Fitle: Investigación sobre las arquitecturas de CPU.

Keyword

CPu

Anquitectura Procesador maquina Turing Walcolos

Aritmetica Patos

memoria Logico

Questions

¿ Cual trabia side la ferena

fue apays a Alan Turing con su idea Porque en su

Tiempo ne con conscientes del impacto de su invention?

Topic: Origen de las arquitecturas de CPU.

2 - Maquina de Turing (1936): Aunque na es una arquitetura de cou en si, la idea de la magiona de Turing de Han Turing padia procesar datos en pasos discutos siguiendo un conjunto de reglas, lo que inspiro el concepto de un Procesador.

2 - La arquitectura de Von Neumann (1945): Esta es la base de la mayoria de las aquitecturas de CPU modernas. Propuesta por John von Neumann, la arquitectura de Von neumann introdujo el concepto de una unidad de procesamiento que realiza cálculos aritméticos y lógicos, una mensoria donde se almacenan tanto les datos corro las instrucciones, y una secuencia de execución de instrucciones paso a paso. Este modelo de "almacenamiento de programa" la fundamental en las computadoras actuales.

Summary: En resumen, virnos las primeras arquitecturas de CPu, serian coma los abuelos de las cfu modernas. En pocas palabres estas "CPu" eran usadas para el procesamiento de loter y hacer calculos aritméticos y lógicos.

By Carles Fichardo Vingue

NAME

PAGES

SPEAKER/CLASS

DATE - TIME 1019/24

Kennedy Rodrigus H.

2/4

Microcontulation

Title: Investigación sons les arquitectures de cha.

Keyword

IOM FOL

LnivAG

CPa TULBS OF VALLE

Mansister

IC

Topic: Origen de los orquitectures a con (cont.)

3- Primeros CPUs de préparite general (2950-2960): Durante esta era, se desarrollaron las primeros CPUS, como el IBM 70 24 Urivac, que se basacan en tubos de vacio. Estas arquitectura implementaban los principios de Van Neumann pero eran fisicimente grandes y lentes comparados con los estandores actuales.

Questions cluster Icy Transitos. hobren terile son CPu7

4- Transistors y circuitos integrados (2960): La invención del transista permiter la miniaturezción de les componentes del cea, la que repoliciona el diseño de requitecturas 11 procesadores. Esto llego al desarrollo de los primeros procesadores integrador en circuitos, permitiendo que los confutadoras Jueron mas plqueñas, mas rapidas y mas eficientes.

Summary: En resurren, Virnos aun mas CPu anteriores all dividen de boge para las CPU modernos. Admos Vimos que los tronsistors aireileren para extinizar los Ctu y hateles mos rigides y pequetes.

rennedy Redriguez H.

PAGES

SPEAKER/CLASS Microcontroladores DATE-TIME 2019/24

Title: Invertigación sobre los orquitectures de CPU.

Keyword
CISC
RISC
Multipuncional
Cooligo
IBM
ARM
CPU

Topic: origen de los arquitectures de Ctu (cont.)

5- Arquitectura CISC VSRISC (década de 2920-2980): A medida que los arquitecturas evolucionaron, surgieron des enfoques claves;

· CISC (complex Instruction Set computing): Wilizado por componios como Intel, esto, arquitectura tiene un conjunto de instrucciono complejo y multifuncional, lo que permite hacer más con menos cádigo.

Questions clause d RISC-V7

eficiente.

Rafido

· RISC (Reduced Instruction Set computing):
Papularizado por IBM y ARM, esta
arquitectura simplifica los instrucciones
para que el CPU procese de manera
más rápida y efficiente a trajes de
aperaciones básicas, papareciendo la
velocidad y la simplicidad.

summary: En resumen, Vimos soone el CISC y RISC que man las arquitecturas de CPU ripales en los 7015 mientros uno se enfocaba en la complezada y funcionalidad el otro se enfocaba en la simpleza y rapidez.

By Carles Ficharde Vings

PAGES

SPEAKER/CLASS Microcontroladores

DATE - TIME 20/9/24

Title: Investigación sobre los arquitecturos de CPU.

Keyword
Microprocorder
CPU
Transistense
Chip
SIMD
Procorder
RISC-V

Tand Ware

Topic: Origen de las arquitectures del CRe (cont.)

6-Microprocesadores madernos (4980) en adiante); El desarrello de los microprocesadores en la dicada de 1970 y su capularización en la dicada de 1980, como el Intel 400 4 y el Motorala 61000, llegaron a una en de CPU más ayanzados, en donde se integraban millones de transistores en un sala chip. Las arquitecturas de CPU comenzación a incluir capacidades assenzados como múltiples mícleos, unidades de procesamiento vectorial (SIMD), y procesadores paralelos.

Porqui debera

El RISC-V es una orquitectura de conjunta de instrucciones (ISA en inglés) basada en RISC por la simplicidad y eficiencia en el diseño del Hardware. RISC-V se diferencia parser libre y abierta, la que la hace atractiva para investigación y desarrolla.

de las arquitecturas de CPU y además vimos el RISC-V. El and este última es una arquitectura de CPU libre y abierta, la cuál es muy atractiva para proyectos.