



Tytuł Prezentacji

Autor: Autor prezentacji
Drugi autor/Promotor

Nazwa wydziału
Politechnika Gdańska
Data



Plan prezentacji

1. Pierwsza sekcja prezentacji

Pierwsza podsekcja

Druga podsekcja

2. Druga sekcja prezentacji

Podsekcja

3. Trzecia sekcja prezentacji

Podsekcja



Przykładowy slajd



Rys. 1: Przykładowy rysunek
zamieszczony w prezentacji

Tutaj znajduje się odniesienie
do obrazka nr 1,
umieszczonego po lewej
stronie slajdu.



Przykładowy slajd c.d.

```
1 architecture OR_arch of OR_ent is — linia komentarza
2 begin
3
4     process(x, y) — linia komentarza
5     begin
6         — linia komentarza
7         if ((x='0') and (y='0')) then
8             F <= '0';
9         else
10            F <= '1';
11        end if;
12    end process;
13
14 end OR_arch;
```

Listing 1: Przykładowy listing w języku VHDL



Materialy źródłowe

1. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
2. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
3. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
4. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
5. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
6. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data
7. Autor J., Autor D.: Tytuł publikacji, Wydawnictwo, Miasto i Data



HISTORIA MĄDROŚCIĄ
PRZYSZŁOŚĆ WYZWANIEM