ОГЛАВЛЕНИЕ

	Стр.
ГЛАВА 1 Общие сведения о работе отладчика	6
1.1 Принципы работы отладчика	6
1.2 Трассировка	7
1.3 Точки останова	9
1.3.1 Программные точки останова	9
1.3.2 Аппаратные точки останова	10
1.4 Наиболее распространенные отладчики	11
1.4.1 SoftICE	11
1.4.2 IDA Pro	11
1.4.3 WinDBG	12
1.4.4 OllyDbg	12
1.5 РЕ формат	12
ГЛАВА 2 Проектирование методов защиты от отладчика	15
2.1 Обзор методов защиты от отладчика	15
2.1.1 Возможности предоставляемые операционной системой	15
2.1.2 Замер времени выполнения	16
2.1.3 Нахождение контрольной суммы участка кода	17
2.2 Нахождение необходимой секции в памяти	17
2.3 Нахождение базового адреса загрузки	19
2.4 Таблица базовых релокаций	20

ГЛАВА 1

Общие сведения о работе отладчика

1.1 Принципы работы отладчика

Отладчик — это программа, которая упрощает разработку программного обеспечения, предоставляя разработчику способы поиска ошибок. Обычно функционал отладчика предоставляет следующие возможности:

- Поставить точку останова. Например, пометить инструкцию, дойдя до которой, программа должна остановить свое выполнение и передать управление отладчику.
- Трассировать программу. То есть, последовательно выполнять инструкции, и после каждой останавливать выполнение программы и передавать управление отладчику.
- Отобразить состояние регистров процессора на момент останова.
- Отобразить состояние стека процесса на момент останова.

Возможности предоставляемые отладчиком могут быть использованы злоумышленниками для изучения уязвимостей программного обеспечения и обхода ограничений и защиты. Для лучшего понимания способов защиты от отладчика рассмотрим, как работает каждая из предоставляемых им возможностей более подробно.

Отладчик может самостоятельно запустить отлаживаемый процесс. В рассматриваемой системе Microsoft Windows для этого нужно вызвать функцию CreateProcess, с указанием ей в качестве параметра fdwCreate константы DEBUG_PROCESS. И также отладчик может подключиться к уже работающему процессу. Для этого ему необходимо получить идентификатор процесса при помощи функции OpenProcess, после чего вызвать DebugActiveProcess и таким образом подключиться к нему. Обычно отладчик открывает процесс с доступом на чтение и запись в виртуальную память процесса.

Затем отладчик в цикле обрабатывает события отладки, используя функцию WaitForDebugEvent. После завершения обработки очередного события отладки вызывает функцию ContinueDebugEvent. Общую схему работу отладчика можно представить следующим образом:

1.2 Трассировка

Трассировка — последовательное выполнение программы, при котором после каждой инструкции управление передается отладчику. В этом режиме программист может детально отследить изменения значений всех параметров процесса. Обеспечение режима пошагового выполнения программы предусмотрено на аппаратном уровне.

В процессоре (**TODO** каком) есть регистр флагов (EFLAGS), который состоит из 32 бит, каждый из которых отображает состояние процессора (рис. 1.1).

Восьмой из них является флагом трассировки (trap flag). Если этот флаг равен 1, то процессор будет выполнять прерывание типа 1 после каждой инструкции. При выполнении прерывания 1 процессор выполняет передачу управления в обработчик прерывания, который помещает состояние всех ре-

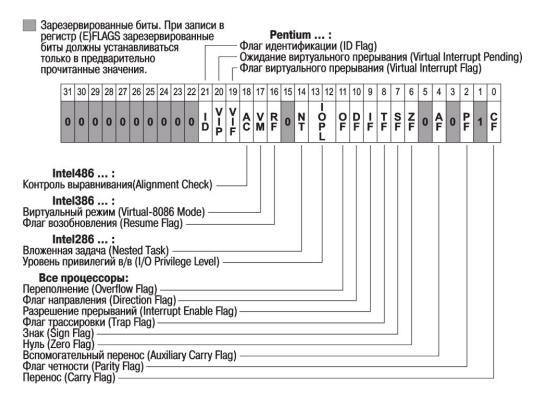


Рисунок 1.1 — Регистр флагов процессора

гистров процессора в стек после чего предает необходимую информацию отладчику. Обработчик прерывания в конце своей работы может либо оставить флаг трассировки равным 1, либо перевести его значение в 0.

Пример установки флага трассировки:

```
pushf ; Помещаем регистр флагов в стек mov EBP, ESP ; Сохраняем адрес вершины стека or WORD PTR[EBP], 0100h ; Устанавливаем флаг TF popf ; Восстанавливаем регистр флагов
```

Соответственно, чтобы снять флаг трассировки достаточно заменить инструкцию OR на инструкцию:

```
and WORD PTR[EBP], FEFFh
```

Таким образом, можем заметить, что при проведении трассировки исходный код отлаживаемой программы никак не меняется.

1.3 Точки останова

Точка останова — место в коде программы, дойдя до которого процессор должен прервать выполнение программы и передать управление отладчику. После этого программист может просмотреть параметры состояния программы, поставить или убрать другие точки останова или запустить трассировку. Точки останова бывают двух типов: программные и аппаратные.

Рассмотрим принцип работы каждой из них.

1.3.1 Программные точки останова

Программные точки останова реализованы следующим образом. Когда программист ставит точку останова на какой-либо инструкции, отладчик запоминает данную инструкцию у себя в памяти, а затем заменяет данную инструкцию на

int 3 ; Генерация программного прерывания

Таким образом, когда процессор доходит до данной инструкции, возбуждается прерывание, управление переходит в обработчик прерывания, откуда затем информация передается в отладчик.

Инструкция int 3 имеет специальный однобайтовый код операции (0xCC), в то время, как обычно прерывания имеют двухбайтовый код операции: int $x \to 0xCD$ x. Это связано с тем, что может потребоваться заменить в коде однобайтовую операцию, например команду инкремента inc. В таком случае, если бы инструкция замены была больше одного байта, то повреждалась бы следующая инструкция. Это в свою очередь накладывает дополнительные расходы в ситуации, когда требуется из точки останова произвести трассировку.

Как видно, установка программной точки останова изменяет исходный код программы.

1.3.2 Аппаратные точки останова

В архитектуре x86 есть шесть регистров предназначенных специально для отладки. Именуются они DRO...DR7, при этом регистры DR4 и DR5 не используются. Данные регистры позволяют устанавливать точки останова с различными условиями. Также они являются привилегированным ресурсом, следовательно инструкции, устанавливающие данные регистры, могут выполняться только с нулевого уровня защиты.

Регистры с DR0 по D3 содержат линейные адреса точек останова, каждая из которых связана с условием остановки. Условия определены в регистре DR7.

В регистре DR6 содержится статус отладки. Он позволяет отладчику определить, какие условия отладки возникли. Первые четыре бита указывают, какая из четырех точек останова в регистрах DR0... DR3 сработала. Бит 13 указывает, что следующая инструкция обращается к регистрам отладки. Бит 14 указывает на пошаговое выполнение (включает Trap Flag в регистре EFLAGS).

Регистр DR7 предназначен для управления процессом отладки, он позволяет выборочно включать условия остановки для точек останова в регистрах DR0...DR3. Есть два режима включения регистра: локальный (биты 0, 2, 4, 6) и глобальный (биты 1, 3, 5, 7). При локальном включении процессор сбрасывает условия остановки при каждом переключении задачи. При глобальном включении условия остановки не сбрасываются, а следовательно они используются для всех задач. Биты 17:16; 21:20; 25:24 и 29:28 позволяют установить следующие условия срабатывания точек останова:

- 00b При выполнении инструкции.
- 01b При записи данных.
- 10b При обращении к порту ввода/вывода.
- 11b Чтение и запись данных.

Как можно заметить, установка аппаратных точек останова никак не меняет исходный код программы.

1.4 Наиболее распространенные отладчики

Для лучшего противодействия отладчику полезно рассмотреть какие отладчики используются на сегодняшний день. Исходя из этой информации можно организовать простой способ защиты. Например, программа в процессе работы может просмотреть процессы запущенные в системе, и, если среди них встретится какой-либо знакомый отладчик, программа может изменить свое поведение или просто прервать выполнение.

1.4.1 SoftICE

Наиболее важным свойством отладчика SoftICE является то, что он работает на нулевом кольце защиты.

В архитектуре x86 есть три кольца защиты (ring-1, 2, 3). Данные кольца предназначены для ограничения взаимодействия выполняющихся программ между собой и с операционной системой. Как правило, на нулевом кольце защиты выполняется сама операционная система, которая одна имеет доступ ко всем привилегированным операциям. Рассматриваемый отладчик также располагается на нулевом кольце защиты, что позволяет ему отлаживать не только пользовательские приложения, но также драйвера и саму операционную систему.

Поддержка отладчика разработчиками прекратилась 11 июля 2007 года.

1.4.2 IDA Pro

IDA Pro — интерактивный дизассемблер и универсальный отладчик.

Дизассемблер — программный инструмент, позволяющий получить из машинного кода код на языке ассемблера. По принципу работы они делятся на пассивные и интерактивные. Автоматические предоставляют пользователю готовый листинг программы, а интерактивные позволяют на ходу изменять правила по которым производится трансляция.

Как дизассемблер IDA Pro способен создавать карты выполнения фрагментов программы, делая полученный код ассемблера еще более понятным человеком.В качестве отладчика IDA Pro охватывает все рассмотренные ранее возможности отладки, обеспечивает доступ ко всем сегментам пространства памяти процесса, а также обеспечивает подробную визуализацию.

Проект активно поддерживается и развивается.

1.4.3 WinDBG

WinDBG — отладчик предоставляемый фирмой Microsoft, предназначенный специально для работы в операционной среде Windows. Является более мощной альтернативой широко применяемому отладчику Visual Studio Debugger. Может использоваться как отладчик режима. Имеет поддержку сторонних расширений. На данный момент является одним из самых применяемых, благодаря своей универсальности.

1.4.4 OllyDbg

OllyDbg — отладчик уровня приложений (ring-3). Помимо поддержки всех рассматриваемых ранее возможностей отладки, большая часть мощности OllyDbg заключается в расширениях, которые разрабатывают пользователи этого отладчика и выкладывают в сеть Internet. OllyDbg имеет бесплатное распространение, а также не требует установки.

Для тестирования разработанных методов в данной работе применяется именно этот отладчик.

1.5 РЕ формат

Исполняемые файлы в системе Windows имеет общую сигнатуру, называемую РЕ (Portable Executable). В РЕ формате содержится различная информация о исполняемом файле, как например: таблицы импорта и экспорта,

информация о различных секциях, точка входа и так далее. Структура PE формата представлена на рисунке 1.2.

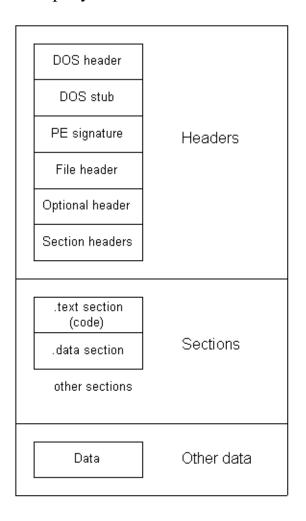


Рисунок 1.2 — Формат РЕ

Рассмотрим те части РЕ формата, которые будут использованы в данной работе. Первым идет MS-DOS заголовок, первыми двумя байтами которой является сигнатура "MZ". Большая часть полей данного заголовка предназначены для запуска из-под DOS. Для дальнейшей работы, кроме проверки сигнатуры, потребуется поле e_lfanew, в котором содержится указатель на начало PE-заголовка.

PE-заголовок также имеет свою сигнатуру, которую необходимо проверить на корректность, а именно четыре байта "PE\0\0". В данном разделе хранится количество секций NumberOfSection, а также размер идущего за следующим опционального заголовка в байтах SizeOfOptionalHeader.

Далее расположен опциональный заголовок. Данный раздел содержит сме-

щение адреса входа относительно базового адреса загрузки файла — AddresOfEntryPoint, рекомендуемый базовый адрес загрузки файла ImageBase, количество элементов в таблице DATA_DIRECTORY — NumberOfRvaAndSizes. DATA_DIRECTORY представляет собой таблицу, каждый элемент которой представляет из себя структуру из двух полей, а именно виртуального адреса тех данных, на который указывает данный элемент, и их размер.

Далее идет таблица секций. Для каждой секции в этой таблице приведена следующая информация:

- Name имя секции.
- VirtualAddress виртуальный адрес секции в памяти.
- PointerToRawData указатель на данные в файле.
- VirtualSize размер, занимаемый секцией в памяти.
- Characteristics свойства секции. Так, например, секция, которую можно запустить на выполнение должна обладать свойством IMAGE_SCN_CNT_CODE.

В данной работе также будет использована секция .reloc, в которой содержится таблица базовых смещений. В целях безопасности исполняемый файл может быть загружен по случайному адресу. Соответственно, адреса, используемые в коде программы, необходимо изменить в соответствии с базовым адресом загрузки. Информация о всех местах, которые необходимо скорректировать, содержится с таблице базовых смещений. Таблица состоит из блоков. Первые четыре байта каждого блока содержат виртуальный адрес, относительно которого заданы записи смещений. Следующие четыре байта содержат размер блока в байтах. Оставшееся место в блоке занимают записи смещений. Каждая запись занимает два байта, первые четыре бита которой — тип смещения, а оставшиеся двенадцать бит задают смещение относительно адреса, указанного в первых четырех байтах блока.

ГЛАВА 2

Проектирование методов защиты от отладчика

2.1 Обзор методов защиты от отладчика

Как было отмечено в предыдущей главе, отладчик может предоставить злоумышленникам большой инструментарий по взлому программы. Следовательно, необходимо разработать механизм, который будет препятствовать работе отладчика. Рассмотрим несколько способов обнаружить, что программа работает под отладчиком.

2.1.1 Возможности предоставляемые операционной системой

Операционная система Windows предоставляет следующие функции:

```
BOOL IsDebuggerPresent();
BOOL CheckRemoteDebuggerPresent(
    [in] HANDLE hProcess,
    [out] PBOOL pbDebuggerPresent );
```

Первая функция позволяет понять находится ли процесс, который совершил вызов, под отладчиком. Если процесс выполняется под отладчиком, то функция вернет ненулевое значение, а иначе вернет ноль.

Вторая функция принимает первым параметром дескриптор процесса, а вторым указатель на переменную типа BOOL, в которую функция занесет TRUE, если указанный процесс выполняется под отладчиком, или FALSE, если отладчика нет. Функция возвращает ненулевое значение в случае успеха и ноль, если произошла ошибка.

Недостаток метода основанного на данных функциях заключается в его очевидности. Большинство отладчиков имеют расширения, которые позволяют обойти проверку данных функций.

2.1.2 Замер времени выполнения

При отладке программы время выполнения инструкций многократно увеличивается, так как программа выполняется пошагово. Можно замерить время выполнения участка кода, и если время выполнения этого участка окажется сильно больше планируемого при штатной работе (например несколько секунд), то можно сделать вывод, что программа выполняется под отладчиком.

Есть несколько доступных способов замерить время выполнения участка программы:

• Использовать инструкцию rdtsc. Эта инструкция считывает текущее значение счетчика меток времени процессора (64-битный MSR) в регистры EDX: EAX. В регистр EDX загружаются старшие 32 бита MSR, а в регистр EAX младшие 32 бита. В коде такую проверку можно представить следующим образом:

```
rdtsc
xchg
     esi, eax
      edi, edx
mov
rdtsc
sub
     eax, esi
subb edx, edi
      _being_debugged
jne
      eax, elapsed; elapsed содержит максимальное
cmp
                   ; время выполнения без отладчика
jnbe
     _being_debugged
```

- Использовать API операционной системы Windows:
 - Функции работы со временем GetSystemTime или GetLocalTime. В этом случае придется переводить полученной время в 8-байтовое

число, чтобы можно было посчитать разницу между двумя значениями времени.

- Функции счетчики, которые возвращают количество миллисекунд (микросекунд) с момента запуска системы. Это соответственно функции GetTickCount и QueryPerformanceCounter. При использовании этих функций переводить время в число не требуется, что делает их более предпочтительными.
- Прочитать время с платы CMOS. Но, чтобы получить доступ к портам ввода/вывода, необходимо установить соответствующий драйвер.

2.1.3 Нахождение контрольной суммы участка кода

Данная работа посвящена реализации самого трудоемкого и сложного метода защиты от отладчика. Суть метода заключается в том, чтобы посчитать контрольную сумму участка кода программы и занести в одну из переменных. При необходимости проверки наличия отладчика программа будет проверять соответствует ли текущее значение контрольной суммы кода сохраненному ранее значению.

Преимуществом данного метода является то, что он не только позволяет обнаружить отладчик, но и защищает программу от любых изменений вносимых в ее код. Также в работе будет рассмотрен способ нахождения контрольной суммы без обращения к системным вызовам, что дополнительно усложняет нахождение участка защиты.

Рассмотрим проблемы и особенности, с которыми предстоит столкнуться при реализации данного метода.

2.2 Нахождение необходимой секции в памяти

Разрабатываемый метод будет вычислять контрольную сумму секции кода программы. Путем несложных изменений можно адаптировать метод так,

чтобы он искал контрольную сумму секции данных, ресурсов или любой другой секции. Для этого необходимо найти начало и размер конкретной секции в памяти. Для решения этой задачи можно воспользоваться знаниями об устройстве РЕ формата.

Для нахождения нужной секции программа будет выполнять следующий алгоритм:

- 1. Прибавить к базовому адресу загрузки 60 и прочитать четыре байта по этому адресу. По смещению в шестьдесят байт от базового адреса загрузки находится относительный виртуальный адрес РЕ-заголовка.
- 2. Перейти к РЕ-заголовку, прибавив к базовому адресу прочитанные четыре байта.
- 3. По смещению в 6 байт от РЕ-заголовка находятся 2-байтовое число, в котором содержится количество секций.
- 4. По смещению в 20 байт от РЕ-заголовка находится 2-байтовое число, в котором содержится размер опционального заголовка. Это значение нам нужно для того, чтобы перейти к разделу секций.
- 5. После этого необходимо перейти к опциональному заголовку, который находится по смещению в 24 байта от РЕ-заголовка.
- 6. По смещению в 96 байт от опционального заголовка находится массив 8-ми байтовых значений. Первые четыре байта содержат адрес секции, а вторые четыре байта содержат размер секции. Пятый элемент этого массива соответствует таблице базовых релокаций, которая нам понадобится при подсчете контрольной суммы. Эти значения необходимо сохранить.
- 7. После этого необходимо перейти к разделу секций, прибавив к началу опционального заголовка его размер, полученный на 4 этапе.
- 8. Раздел секций представляет собой массив структур, в которых находится информация о всех секциях, которые есть в программе. Необходимо

циклом пройти по всем элементам данного массива, пока не встретится структура интересующей нас секции. Определить необходимую структуру можно по по полю характеристик секции. Так, например, секция кода содержит характеристику IMAGE_SCN_CNT_CODE (0x00000020).

9. При нахождении интересующей секции необходимо сохранить ее относительный виртуальный адрес и размер.

В итоге проделанных действий мы будем иметь относительные виртуальные адреса и размеры искомой секции и таблицы базовых релокаций.

2.3 Нахождение базового адреса загрузки

Чтобы найти расположение нужной секции, нам также нужно знать базовый адрес загрузки программы.

Самый очевидный способ получить базовый адрес загрузки — это вызвать соответствующую функцию Windows API. А именно, если вызвать функцию GetModuleHandle и в качестве параметра передать нулевой указатель, то функция вернет переменную типа HMODULE, значение которой будет соответствовать базовому адресу загрузки программы.

Для нашей задачи такой подход имеет недостаток в виде системного вызова. Так как отследить обращение к системным вызовам при помощи отладчика очень просто, такой подход может поставить защиту под угрозу.

Чтобы получить базовый адрес загрузки программы без обращения к функциям API Windows, обратимся к структуре PEB. PEB (process environment block) — это структура, которая содержит информацию о процессе, в памяти которого она хранится. Процесс может получить доступ к этой структуре при помощи регистра fs (для 64-битного процесса регистр gs). Получить адрес PEB можно, выполнив следующий код:

mov eax, fs:0x30

После чего в регистре EAX будет содержаться адрес PEB. По смещению в 8 байт в PEB хранится базовый адрес загрузки.

Таким образом можно получить базовый адрес загрузки, который необходим в дальнейшем для определения границ секций, без обращения к системным вызовам.

2.4 Таблица базовых релокаций

Как отмечалось ранее, операционная система Windows использует механизм ASLR. ASLR (Address space layout randomization) — это метод компьютерной безопасности предназначенный для предотвращения использования уязвимостей, связанных с повреждением памяти. Таким образом можно предотвратить простой переход злоумышленника, например, к конкретной функции в памяти. ASLR случайным образом упорядочивает позиции адресного пространства ключевых областей данных процесса, включая базовый адрес загрузки, позиции стека, кучи и загружаемых библиотек.

Из вышеизложенного следует, что адреса конкретных функций и переменных невозможно определить до запуска программы. Следовательно, должен быть механизм корректировки адресов в различных секциях программы. Например, необходимо изменить все абсолютный адреса из инструкций jmp в соответствии с конкретным базовым адресом.

В системе Windows для этого в каждом исполняемом файле, который поддерживает ASLR, есть таблица базовых релокаций. При помощи этой таблицы загрузчик приложений Windows скорректировать участки программы в соответствии с адресом загрузки.

Таблица базовых релокаций содержит записи для всех исправлений в образе программы. Общий размер таблицы содержится в опциональном заголовке. Вся таблица разбита на блоки исправлений. Каждый блок содержит исправления для страницы размера 4Кбайт и выровнен по 32-битной границе.

Каждый блок исправлений начинается со структуры описанной в таблице 2.1.

После описанной структуры следуют поля таблицы. Каждое поле занимает 2 байта и имеет структуру, описанную в таблицы 2.2.

Смещение	Размер	Поле	Значение
0	4	Относительный	Базовый адрес загрузки плюс
		виртуальный	относительный виртуальный
		адрес страницы	адрес страницы прибавляется к
			каждому смещению в таблице,
			чтобы получить виртуальный
			адрес по которому необходимо
			провести исправление
4	4	Размер блока ис-	Общее количество байтов, за-
		правлений	нимаемых блоком исправле-
			ний, включая эту структуру.

Таблица 2.1 — Структура блока исправлений

Смещение	Размер	Поле	Значение
0	4 бита	Тип	Размещенное в старших четы-
			рех битах слова значение ука-
			зывает на тип исправления.
			Всего типов исправлений мо-
			жет быть 16, каждый тип указы-
			вает, как необходимо провести
			коррекцию значения в памяти.
0	12 бит	Смещение	Размещенное в младших две-
			надцати битах слова значение
			указывает смещение относи-
			тельно относительного вирту-
			ального адреса страницы. Это
			смещение указывает место, где
			необходимо произвести кор-
			рекцию.

Таблица 2.2 — Структура поля таблицы базовых релокаций