1、冯.诺依曼结构的计算机的基本思想是什么?按此思想设计的计算机硬件系统应由哪些					
部件组成?它们各自有何作用?					
基本思想:					
1.存储程序:	将程序按地址顺序存放,	在计算机的	存储器中。		
	,			. 地名托雷的拉制库里 克亚亚科	
		拟山柏文,	经库姆依从厂生指令	执行所需的控制信号,实现对计	
算的控制完成	成指令的功能。				
按照冯诺依曼	曼思想设计的计算机由输入	设备、存储	锋器、运算器、控制器	导、输出设备五部分组成。	
输入设备(作用: 将信息转换成机器能	识别的形式	<u>,</u>		
存储器作用	用:存放数据和程序。				
运算器作序	用: 算术运算以及逻辑运算	0			
• 控制器作用: 指挥程序运行。					
	·	知的形式			
* 柳山以田!	F/TD: 155219945 [C/9/\ IJ#	ンロロブハンエグ。			
- \\ \\ \\ \\ \\ \\ \\ \\ \\ \\ \\ \\ \\		7)		+7.4.4.45 FD0	
2、计算机系	统在功能上可划分为哪些原	長次? 各层。	次在计算机系统里面。	起什么作用?	
		5级	高级语言级	作用:面向用户,支持各种	
	软件级			高级语言编译程序	
		4级	汇编语言级	作用:提供汇编语言的支持	
五级结构	(软件/硬件)混合级	3级	操作系统级	作用:实现操作系统程序	
		2级	一般机器级	作用:执行微程序从而解释	
				机器指令系统	
	硬件级				
		1级	微程序设计级	作用:由硬件执行微指令	

3、试参照第一条指令的执行过程(上图右侧),写出第二条指令的详细执行过程。
第二条指令的取址:
• PC的内容10002H送到地址缓冲器
• PC自动加1,变为10003H
• 把地址缓冲器中的10002H送到外部地址总线通至存储器,经地址译码后,选中10002H单元
CPU发出读控制命令
• 存储器把10002H单元中的内容送到外部数据总线上
• CPU从数据从线上取数据送到数据缓冲器
• 先取出的是操作码,所以缓冲区的内容被送到IR中,经ID译码之后发出相应命令
第二条指令的执行:
• 把PC的内容10003送到地址缓冲器
• PC的内容自动加1
• 把地址缓冲器的内容送到外部地址总线,经地址译码后选中10003H单元
• CPU发出读控制命令
• 在读控制命令下,存储器把10003H单元中的内容34H送到数据缓冲区
• 取出的是操作数,按指令将其送到累加器
• 进入ALU(算数逻辑单元)进行计算,若产生进位等情况,临时存储于标志寄存器F,反之结果送回
累加器