Embedded Systems 1 - Dokumentation

Kevin Fritz

5. April 2017, Aalen



Inhaltsverzeichnis

Eii	nleitung	3
1	Getting Started1.1 Aufgabenstellung	4 4
2	Rechenleistung 2.1 Aufgabenstellung	10 10 10
3	IO-Bibliothek3.1 Aufgabenstellung	15 15 15
4	Mitschrift aus Vorlesung4.1Vorlesung 04.04.2017 - IO-Bibliothek	16 16 16
5	Kapitelbezeichnung5.1 Aufgabenstellung	17 17 17
6	Quellcode 6.1 C-Code	18

Einleitung

Einleitung muss noch verfasst werden.

1 Getting Started

1.1 Aufgabenstellung

- 1. Nehmen Sie das Programm "HelloWorld2" in Betrieb.
- 2. Entfernen Sie die Verzögerungsfunktion und messen Sie die Frequenz, mit der die LED angesteuert wird. Überprüfen Sie das Ergebnis durch Analyse des generierten Assembler-Codes. Wie groß ist die Rechenleistung in MIPS?
- 3. Erhöhen Sie die CPU-Frequenz auf den maximal möglichen Wert. Weisen Sie durch eine Messung nach, dass die CPU-Frequenz tatsächlich erhöht wurde. Wie groß ist die Rechenleistung in MIPS?

1.2 Lösung

- 1. Programm "HelloWorld2" in Betrieb nehmen. Der Programmcode ist in Listing 1 zu sehen.
- 2. Die Verzögerungsfunktion wurde auskommentiert. Der Oszi-Aufnahme aus Abbildung 1 kann entnommen werden, dass die Zeitdauer um einen Port einbzw. auszuschalten jeweils ungefähr 5,75us beträgt. Daraus ergibt sich eine Frequenz von $f=\frac{1}{T}=\frac{1}{5,75us}\approx 174kHz$. Aus Listing 2 geht hervor das zum Toggeln der LED 16 Assemblerbefehle benötigt werden.

$$MIPS = \frac{16}{5,75us} * 10^{-6} \approx 2,783MIPS \tag{1}$$

Die Einheit MIPS gibt an, wie viele Maschinenbefehle (Instruktionen) ein Mikroprozessor pro Sekunde ausführen kann. 1 MIPS bedeutet, er kann eine Million Maschinenbefehle pro Sekunde ausführen. MIPS ist eine ungenaue Einheit, da verschiedene Assemblerbefehle verschieden viel Zeit benötigen.

3. Um die CPU-Frequenz auf den Maximalen Wert zu erhöhen wird die auf dem Board verbaute PLL verwendet. Die Parameter zur Konfiguration der PLL sind dem Datenblatt (Abbildung 2) zu entnehmen. Der Wertebereich der PLL Parameter kann Abbildung 3 entnommen werden. Die Parameter wurden (mit einem Excel Sheet, Abbildung 4) so ausgelegt, dass sich eine Taktfrequenz F_{OSC} von 140MHz ergibt. Aus dem Oszillator Modul (online zu finden bei mikrochip) kann eine Code-Sequenz entnommen werden wie die jeweiligen PLL-Parameter zu setzen sind. Der Ausschnitt aus dem Datenblatt wurde für unsere Zwecke angepasst (Listing 3). Nach Konfigurieren der PLL wurde wieder die Zeitdauer zum toggeln der LED gemessen (302ns für 16 Assembler-Befehle), hieraus ergibt sich eine Rechenleistung von:

$$MIPS = \frac{16}{302ns} * 10^{-6} \approx 52,980 MIPS$$
 (2)

Setzt man die ausgerechneten MIPS ins Verhältnis, kommt man zu dem Entschluss das die gemessenen Werte plausibel sind, da: $2,783*\frac{140}{7,37}\approx 52,867$.

```
1 // Check for Project Settings
2 #ifndef __dsPIC33EP512MU810__
3 #error "Wrong Controller"
4 #endif
5 #include <xc.h>
                     //Include appropriate controller specific
     headers
6 #include <stdint.h>//Standard typedefs
7 // Oscillator Configuration
s _FOSCSEL(FNOSC_FRC); //Initial Oscillator: Internal Fast RC
9 FOSC(POSCMD_NONE); //Primary Oscillator disabled (not used)
/* Substitute for stdlib.h */
12 #define EXIT_SUCCESS
13 #define EXIT_FAILURE
                           1
  /* Hardware */
15
16 #define _LED200 LATBbits.LATB8
17
void delay_ms(uint16_t u16milliseconds){
          uint16_t ui16_i=0;
          while(u16milliseconds) {
20
                   for (ui16_i=0; ui16_i<331; ui16_i++){//1} ms delay
21
                           __asm__ volatile("nop \n\t"
^{22}
                           "nop \n\t"
23
                           "nop \n\t");
24
                   }//for
25
          u16milliseconds --;
26
          }//while
28 }
29 int main() {
30 /* Port Configurations */ // DS70616G-page 209
 // ODCB (open drain config) unimplemented (DS70616G, Table 4-56)
32 ANSELBbits.ANSB8=0;
                           //Digital I/O
33 CNENBbits.CNIEB8=0;
                           //Disable change notification interrupt
34 CNPUBbits.CNPUB8=0;
                           //Disable weak pullup
35 CNPDBbits.CNPDB8=0;
                           //Disable weak pulldown
36 TRISBbits.TRISB8=0;
                           //Pin B8: Digital Output
37 LATBbits.LATB8=0;
                           //Pin B8: Low
38 /* Endless Loop */
39 while (1) {
           /* LATBbits.LATB8 = !(LATBbits.LATB8); //Toggle Pin B8 */
40
          _LED200=!_LED200; //Toggle LED
41
          delay_ms(500);
43 } // while
44 return (EXIT_SUCCESS); //never reached
45 } //main()
```

Listing 1: Quellcode HelloWorld2

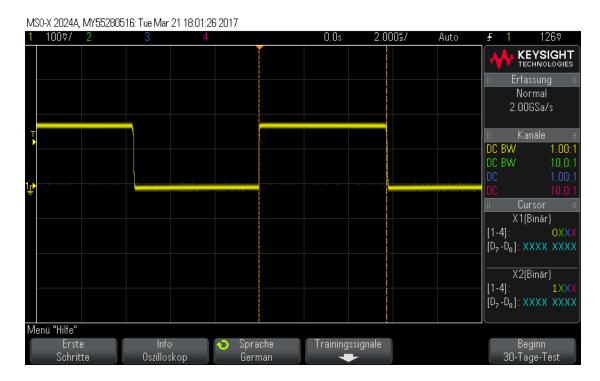


Abbildung 1: Ansteuerungsfrequenz der LED

```
//while(1){
  // _LED200=! _LED200; // Toggle LED
  00033E
           8070A1
                       MOV LATB, W1
  000340
                       \texttt{MOV} #0x100, W0
           201000
  000342
           608000
                       AND W1, WO, WO
  000344
           A7F000
                       BTSC WO, #15
  000346
                       NEG WO, WO
           EAOOOO
                       DEC WO, WO
  000348
           E90000
                       LSR WO, #15,
  00034A
           DE004F
10 00034C
           784000
                       MOV.B WO, WO
11 00034E
          FB8000
                       ZE WO, WO
12 000350
           600061
                       AND WO, #0x1, WO
                       SL W0, #8, W0
13 000352
           DD0048
14 000354
           8070A1
                       MOV LATB, W1
15 000356
                       BCLR W1, #8
           A18001
                       IOR WO, W1, WO
16 000358
           700001
                       MOV WO, LATB
17 00035A
           8870A0
18 //}//while
19 00035C 37FFF0
                       BRA 0x33E
20 //return (EXIT_SUCCESS); //never reached
21 //} //main()
```

Listing 2: Assembler Befehle zum toggeln

```
1 // Select Internal FRC at POR
2 FOSCSEL(FNOSC_PRIPLL); //Initial Oscillator: Primary Oscillator
     (XT, HS, EC) with PLL
3 FOSC(POSCMD_HS); //HS Crystal Oscillator Mode
5 int main()
6 {
7 // Configure PLL prescaler, PLL postscaler, PLL divisor
8 PLLFBD=455; // PLLDIV
9 CLKDIVbits.PLLPOST=2;
10 CLKDIVbits.PLLPRE=2;
12 // Wait for PLL to lock
13 while (OSCCONbits.LOCK!= 1);
14
15
16 while (1)
17 {
18 //endless loop
21 return 1; //never reached
22 }
```

Listing 3: Code Example for Using PLL with 7.37 MHz Internal FRC

CPU Clocking System 9.1

The dsPIC33EPXXX(GP/MC/MU)806/810/814 and PIC24EPXXX(GP/GU)810/814 family of devices provides seven system clock options:

- · Fast RC (FRC) Oscillator
- FRC Oscillator with Phase-Locked Loop (PLL)
- · Primary (XT, HS or EC) Oscillator
- · Primary Oscillator with PLL
- · Secondary (LP) Oscillator
- Low-Power RC (LPRC) Oscillator
- FRC Oscillator with postscaler

Instruction execution speed or device operating frequency, FCY, is given by Equation 9-1.

DEVICE OPERATING EQUATION 9-1: FREQUENCY

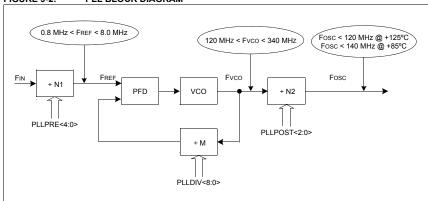
$$FCY = FOSC/2$$

Figure 9-2 is a block diagram of the PLL module.

Equation 9-2 provides the relation between input frequency (FIN) and output frequency (FOSC).

Equation 9-3 provides the relation between input frequency (FIN) and VCO frequency (FVCO).

FIGURE 9-2: PLL BLOCK DIAGRAM



EQUATION 9-2: Fosc CALCULATION

Where,

$$FOSC = FIN \times \left(\frac{M}{N1 \times N2}\right) = FIN \times \left(\frac{(PLLDIV + 2)}{(PLLPRE + 2) \times 2(PLLPOST + 1)}\right)$$
 Where,
$$N1 = PLLPRE + 2$$

$$N2 = 2 \times (PLLPOST + 1)$$

$$M = PLLDIV + 2$$

EQUATION 9-3: Fyco CALCULATION

$$FVCO = FIN \times \left(\frac{M}{N1}\right) = FIN \times \left(\frac{(PLLDIV + 2)}{(PLLPRE + 2)}\right)$$

© 2009-2012 Microchip Technology Inc.

DS70616G-page 179

Abbildung 2: CPU Clocking System mit PLL Block Diagramm

```
PLLPOST<1:0>: PLL VCO Output Divider Select bits (also denoted as 'N2', PLL postscaler)
11 = Output divided by 8
10 = Reserved
01 = Output divided by 4 (default)
00 = Output divided by 2
Unimplemented: Read as '0'
PLLPRE<4:0>: PLL Phase Detector Input Divider Select bits (also denoted as 'N1', PLL prescaler)
11111 = Input divided by 33
00001 = Input divided by 3
00000 = Input divided by 2 (default)
PLLDIV<8:0>: PLL Feedback Divisor bits (also denoted as 'M', PLL multiplier)
111111111 = 513
000110000 = 50 (default)
000000010 = 4
000000001 = 3
0000000000 = 2
```

Abbildung 3: Wertebereich der PLL Parameter

B8	3	: [×	√ f _x	=B2*(B4+2)/((B5+2)*2*(B6-	+1))
4	Α		В	С	D	Е	
1				Einheit	Wertebereich		
2	FIN		7,37	[MHz]			
3							
4	PLLDIV		455		2513		
5	PLLPRE		2		233		
6	PLLPOST		2		2;4;8		
7							
8	FOSC	140,3	337083	[MHz]			

Abbildung 4: PLL Parameter Excel

2 Rechenleistung

2.1 Aufgabenstellung

- 1. Ermitteln Sie die durchschnittliche Laufzeit einschließlich Streuung arithmetischer Grundoperationen für verschiedene vom XC-16-Compiler unterstützten Datentypen. Wie erklären Sie die Unterschiede?
- 2. Berechnen Sie die ersten 10 Primzahlen, die größer als 1.000.000 (1E6) sind. Implementieren Sie denselben Algorithmus auf einem PC und vergleichen Sie die Rechenzeiten.

2.2 Lösung

1. Der Programmcode wird so umgeändert wie in Listening 4 zu sehen. Zuerst wird mit dem Oszi nur die Zeit gemessen wie lange eine LED aus ist (ohne Rechenoperation, 29, 1ns). Anschließend kann man mit dem Oszi messen wie lange eine Grundoperation (mit Zufallszahlen) inklusiv LED ein/ausschalten benötigt. Die folgende Auflistung beinhaltet nur die Zeitdauer für die jeweilige Rechenoperation (ohne LED ein/aus).

(ounc nno					
Datentyp	Operation	Zeitdauer	Datentyp	Operation	Zeitdauer
uint8_t	+	43,7 ns	int8_t	+	57,4 ns
	-	58,1 ns		-	57,4 ns
	*	72,1 ns		*	71,9 ns
	/	72,5 ns		/	343,9 ns
uint16_t	+	43,4 ns	int16_t	+	43,3 ns
	-	43,5 ns		-	43,4 ns
	*	86,2 ns		*	87.4 ns
	/	330,9 ns		/	329,9 ns
uint32_t	+	115,4 ns	int32_t	+	142,9 ns
	-	114,9 ns		-	112,9 ns
	*	245,9 ns		*	230,9 ns
	/	7,559 us		/	7,95 us
uint64_t	+		int64_t	+	254,9 ns
	-			-	226,9 ns
	*			*	$1,5~\mathrm{us}$
	/			/	131 us
float	+		long double	+	
	-			-	
	*			*	
	/			/	

2. Der geforderte Algorithmus ist in Listening 5 abgebildet. Bei dem verfügbaren Computer (Intel Core i7 2.6GHz, 16GB RAM, 64Bit Windows 10) ergab sich eine Laufzeit von ungefähr 5us. (Gemessen mit CodeBlocks, 50s für 10^7 Durchläufe) Die Laufzeit des selben Programms (angepasst auf die Hardware) benötigte auf dem Mikrocontroller Board 47,8ms. Der Code hierzu ist in Listing 6 abgebildet. Damit ist der Computer ca 10.000 mal schneller als der μ C. ($\frac{47,8ms}{5us} = 9560$, Abbildung 5).



Abbildung 5: Laufzeit der Primzahlenberechnung

```
/* Endless Loop */
while(1) {
    _LED200=0;
    ui8Var1 *= ui8Var2;
    _LED200=1;
    }//while
```

Listing 4: Bestimmen der Rechenleistung

```
1 #include < stdint.h>
  #include < stdlib . h >
  #include <math.h>
  uint8_t isPrim(uint32_t ui32Number);
  int main()
           uint32_t ui32Number= 1e6; //start value
           uint16_t ui8PrimeCounter=0; //counts the number of
10
              calculated prime numbers
           const uint16_t ui8PrimMax=100;
1.1
12
           for(; ui8PrimeCounter<ui8PrimMax; ui32Number++)</pre>
                    if(isPrim(ui32Number)) //check if the number is
14
                       prime
                    //printf("%d\t%d\n",ui8PrimeCounter,ui32Number);
16
                    ui8PrimeCounter++; //increase PrimeCounter, if
17
                       the number is prime
                    }
18
           return 0;
19
20 }
  uint8_t isPrim(uint32_t ui32Number){
^{21}
           uint32_t ui32Divider;
22
           uint32_t ui32SqrtNumber =((uint32_t)
23
              sqrt((double)(ui32Number)))+1;
           for(ui32Divider=2; ui32Divider < ui32SqrtNumber;</pre>
24
              ui32Divider++)
25
                    if((ui32Number%ui32Divider) == 0)
26
27
                            return 0; //uiNumber32 isn't a prime
                                number
                    }
29
30
           return 1; //ui32Number is a Prime Number
31
32 }
```

Listing 5: Algorithmus zur Berechnung der ersten 100 Primzahlen größer als 1E6

```
int main() {
                 //scope_25 47,8ms
2
3
          PLLFBD = 418;
          CLKDIVbits.PLLPOST = 2;
4
          CLKDIVbits.PLLPRE = 2;
          /* Port Configurations */
          // DS70616G-page 209
          // ODCB (open drain config) unimplemented (DS70616G,
              Table 4-56)
          ANSELBbits.ANSB8=0;
                                    //Digital I/O
10
          CNENBbits.CNIEB8=0;
                                    //Disable change notification
11
              interrupt
          CNPUBbits.CNPUB8=0;
                                    //Disable weak pullup
12
                                    //Disable weak pulldown
          CNPDBbits.CNPDB8=0;
13
                                    //Pin B8: Digital Output
14
          TRISBbits.TRISB8=0;
15
          LATBbits.LATB8=0;
                                    //Pin B8: Low
          _{LED200} = 1;
16
                         ui32Var1=2;
          //uint32_t
17
          //uint32_t
                         ui32Var2=2;
          //uint32_t
                       ui32Var3=2;
19
          while (OSCCONbits.LOCK!= 1);
20
          /* Endless Loop */
21
22
          uint32_t ui32Number= 1000000;
                                              //start value
23
          uint16_t ui8PrimeCounter=0;
                                               //counts the number of
24
              calculated prime numbers
          const uint16_t ui8PrimMax=10;
26
          while(1){
27
                                    //hard on/off 28,5ns scope_15
29
                   _LED200=1;
30
                   ui32Number= 1000000;
                                              //start value
31
                   ui8PrimeCounter=0;
                                              //counts the number of
                      calculated prime numbers
                   //ui8PrimMax=10;
33
34
                   for(; ui8PrimeCounter<ui8PrimMax; ui32Number++)</pre>
35
                   if(isPrim(ui32Number)) //check if the number is
36
                      prime
                   {
37
                            //printf("%d\t%d\n",ui8PrimeCounter,ui32Number);
                           ui8PrimeCounter++; //increase
39
                               PrimeCounter, if the number is prime
                   }
40
41
                   _LED200=0;
42
                   delay_ms(500);
43
```

```
44
           }//while
45
46
           return (EXIT_SUCCESS); //never reached
47
  } //main()
48
49
  uint8_t isPrim(uint32_t ui32Number){
50
           if (ui32Number == 0 || ui32Number == 1)
52
           return 0;
53
54
55
           if((ui32Number%2) ==0)
56
57
                    if(ui32Number == 2)
58
                             return 1;
60
                    }
61
                    else
62
                    {
63
                             return 0;
64
                    }
65
           uint32_t ui32Divider;
67
           uint32_t ui32SqrtNumber =((uint32_t) sqrt((long
68
               double)(ui32Number)))+1;
           for(ui32Divider=3; ui32Divider<ui32SqrtNumber;</pre>
70
               ui32Divider+=2)
           {
71
                    if((ui32Number%ui32Divider) == 0) //check if
72
                        ui32Divider is a in whole divider of ui32Number
                    {
73
                             return 0; //uiNumber32 isn't a prime
74
                                 number
                    }
75
76
           return 1; //ui32Number is a Prime Number
77
78 }
```

Listing 6: Algorithmus zur Berechnung der ersten 100 Primzahlen größer als 1E6 auf dem uC

3 IO-Bibliothek

3.1 Aufgabenstellung

Die populäre Arduino-Plattform (https://www.arduino.cc/en/Reference/) kapselt die Pinkonfiguration und -ansteuerung mit folgenden Funktionen:

- pinMode()
- digitalRead()
- digitalWrite()

Übertragen Sie dieses Konzept auf das EDA-Board. Anwendungsbeispiele:

• pinMode(SW1, IPUT_PULLUP)

soll den Pin, an den SW1 angeschlossen ist, als digitalen Eingang konfigurieren und den Pullup-Widerstand einschalten.

• digitalWrite(LED203, HIGH)

soll an dem Pin, an den LED203 angeschlossen ist, einen High-Pegel ausgeben. Verwenden Sie die Bezeichner aus dem Schaltplan. Modularisieren Sie Ihre Software, verwenden Sie dazu die Dateinamen edaPIC33Hardware.h und edaPIC33Hardware.c.

Dokumentieren Sie die Funktionen mit Doxygen.

Messen Sie die Zeit, die zur Ansteuerung eines Ausgangspins mit den IO-Bibliotheksfunktionen notwendig ist und vergleichen Sie diese mit einem direkten Schreiben in die entsprechenden Hardwareregister.

3.2 Lösung

- 1. Lösungsansatz 1
- 2. Lösungsansatz 2
- 3. Lösungsansatz 3
- 4. Lösungsansatz 4

```
//Quellcode
```

Listing 7: Listening Bezeichnung

4 Mitschrift aus Vorlesung

4.1 Vorlesung 04.04.2017 - IO-Bibliothek

- jeder uC is universell aufgebaut und muss für jeden Fall individuell konfiguriert werden
- kleine Bibliothek zum anpassen der IO-Ports ist praktisch
- Lese und Schreib Funktionalität soll realisiert werden
- Datenblatt Figure 11-1 -> Pins müssen über Treiber realisiert werden, Schmitt-Trigger ist enthalten
- Pegel um Treiber zu aktivieren? nachlesen Schaltbild könnte falsch sein
- Lesezugriff über Port, Schreibezugriff über Latch
- Erkenntnis: Lesen des Datenblattes liefert Aufschluss wie die Pins zu beschalten sind.

4.2 Lösung

- 1. Lösungsansatz 1
- 2. Lösungsansatz 2
- 3. Lösungsansatz 3
- 4. Lösungsansatz 4

//Quellcode

Listing 8: Listening Bezeichnung

5 Kapitelbezeichnung

5.1 Aufgabenstellung

- 1. Aufgabe 1
- 2. Aufgabe 2
- 3. Aufgabe 3
- 4. Aufgabe 4

5.2 Lösung

- $1.\ L\"{\rm o}sungsansatz$ 1
- $2.\ L\"{\rm o}sungsansatz$ 2
- 3. Lösungsansatz 3
- $4.\ L\"{\rm o}sungsansatz$ 4

1 // Quellcode

Listing 9: Listening Bezeichnung

6 Quellcode

6.1 C-Code

Anhang C-Code Syntax highlighting.

```
void delay_ms(uint16_t u16milliseconds){
2
      uint16_t ui16_i=0;
      while(u16milliseconds){
          for (ui16_i=0;ui16_i <331;ui16_i++) {</pre>
                                                    //1 ms delay loop
               __asm__ volatile("nop \n\t"
                                  "nop \n\t"
                                  "nop \n\t");
          }//for
          u16milliseconds --;
10
      }//while
11
12 }
13
  int16_t i16_x;
```

Listing 10: Das Listing zeigt C Quellcode

```
1 //leeres listing
```

Listing 11: leeres listing