Para simular la memoria de datos colocar en la entidad las sgtes. Constantes con generic:

El arreglo será declarado así: TYPE MEMORIA IS ARRAY(0 TO 2**ADDR_N-1) OF STD_LOGIC_VECTOR(Di'RANGE);

Vectores de prueba 1	
Señales de entrada	Valores
Di	0XA25B
Α	0X23
WD	0

Vectores de prueba 2	
Señales de entrada Valores	
Di	0XA25B
Α	0X23
WD	1

Vectores de prueba 3	
Señales de entrada	Valores
Di	0X1234
Α	0X24
WD	0

Vectores de prueba 4		
Señales de entrada	Valores	
Di	0X1234	
Α	0X24	
WD	1	

Vectores de prueba 5		
Señales de entrada	Valores	
Di	0X9875	
Α	0X25	
WD	0	

Vectores de prueba 6	
Señales de entrada Valores	
Di	0X9875
Α	0X25
WD	1

Vectores de prueba 7	
Señales de entrada	Valores
Di	0XABCD
Α	0X26
WD	0

Vectores de prueba 8	
Señales de entrada Valores	
Di	0XABCD
Α	0X26
WD	1

Vectores de prueba 9	
Señales de entrada Valores	
Di	0XB832
Α	0X23
WD	0

Vectores de prueba 10	
Señales de entrada Valores	
Di	0XABCD
Α	0X24
WD	0

Vectores de prueba 11	
Señales de entrada	Valores
Di	0XA268
Α	0X25
WD	0

Vectores de prueba 12	
Señales de entrada Valores	
Di	0X8736
Α	0X26
WD	0

Colocar los resultados así:

Di	A	WD	Do

COLOCAR A, Di Y Do EN HEXADECIMAL

Completar la siguiente tabla:

Completed to eighter to tooler				
Recurso	Usado	Disponible	Porcentaje utilizado	
No de LUT's				
No de FF's				
No de Slices				
No de RAM's de				
un puerto				
No de RAM's de				
dos puertos				
<u> </u>				

Dispositivo	usado:
Frecuencia	máxima de reloi:

Entregar:

- > Archivo de resultados.
- Gráfica de simulación en pdf.
- ➤ La tabla de recursos, frecuencia máxima de reloj y dispositivo; en un archivo llamado estadisticas.pdf
- > Anexar código fuente del programa de implementación de la memoria de datos (.vhd).
- Anexar código fuente del test bench (.vhd).
- ➤ Entregar todos los archivos en un archivo llamado data_memoryNoEquipo.zip. Por ejemplo para el equipo 7: data_memory7.zip

Enviar a vgarciaortega@yahoo.com.mx, poner en asunto: "Data Memory".