

“电子学基础II实验” 硬件电路评分表

| | | | | | | |
|------|------|------------|-----------------------------|------|----|----|
| 学生信息 | 姓名 | | 学号 | 房间号 | | |
| | | | | 评分教师 | | |
| | | | | 总分 | | |
| | | | | | | |
| 序号 | 类别 | 项目 | 主要内容 | 满分 | 得分 | 备注 |
| 1 | 基本技能 | 资源使用 | 电子元器件合理使用 | 5 | | |
| | | PCB布局 | PCB布局布线合理性 | 5 | | |
| | | 焊接技术 | PCB板整洁焊点合适 | 5 | | |
| | | 仪器使用 | 仪器使用熟练度 | 5 | | |
| 2 | 设计指标 | 仿真电路 | 输入阻抗 $\geq 5\text{M}\Omega$ | 5 | | |
| | | | 中心频率处差模增益1000倍 | 5 | | |
| | | | 带宽0.05 ~ 100Hz | 5 | | |
| | | 实际制作 | 输入阻抗 $\geq 5\text{M}\Omega$ | 5 | | |
| | | | 中心频率处差模增益1000倍 | 5 | | |
| | | | 带宽0.05 ~ 100Hz | 10 | | |
| | | | 共模抑制比 $\geq 60\text{dB}$ | 10 | | |
| | | | | | | |
| 3 | 作品文档 | 系统方案 | 比较与选择、方案描述 | 5 | | |
| | | 理论分析与计算 | 关键电路及关键技术理论分析与计算 | 5 | | |
| | | 电路设计 | 电路设计 | 5 | | |
| | | 测试结果 | 测试结果分析 | 5 | | |
| | | 设计报告结构及规范性 | 设计报告正文的结构图表的规范性 | 5 | | |
| 4 | 发挥部分 | | | 10 | | |