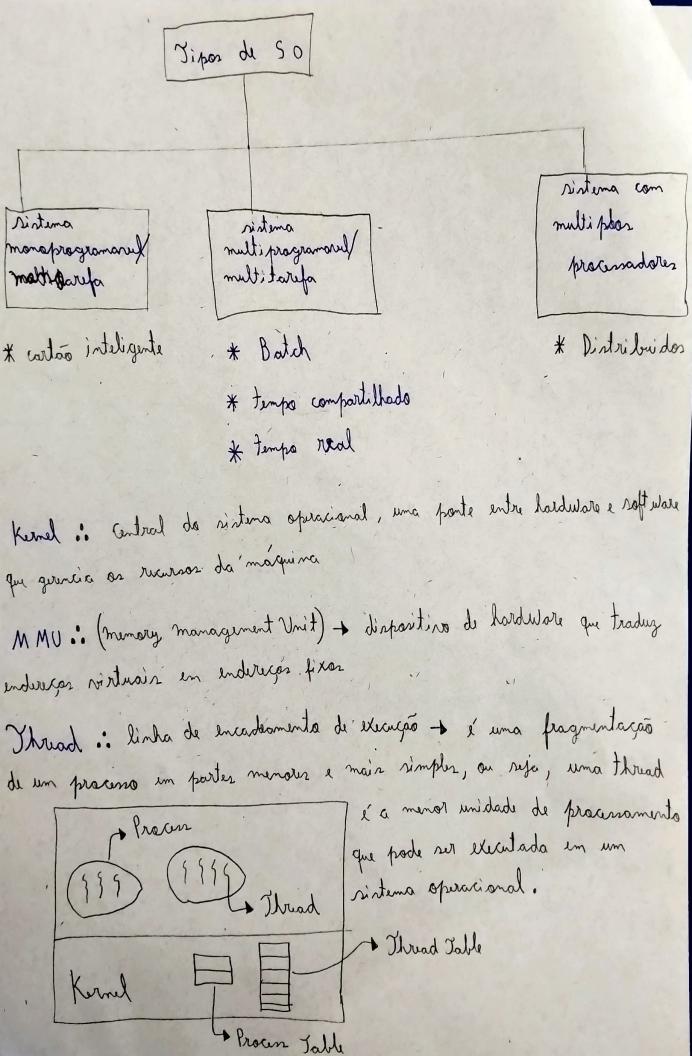
- Dipor de Distemas Operacionais
 - 1-Botch: pracisamento em lote, infliciemento de processos
 - 2- Jime-Maring: tempo compartilhado da CPU (entral Process Unit) entre nários usuários
 - 3 Tempo real : foro total no tempo de resporta
 - 4- Distribuido : sistema entre vários máquinas, onde se distribui os procesos

maquina Virtual: Inception + são maquinas implementadas atraires de saft mare, ande cada maquina afrece uma cópia virtual do hardmare, incluindo mados de acerso, interrupções, perifericas, ou seja, são Sos dentre de Sos até ande a hardmare limitar.

Vipon de So

- * So de computador persoal
- * So de computador de grande porte
- * So de sinsidores
- * So de tempo rual
- * So de embarcado
- * So de cortos inteligentes



aplication (50) Hard Ware Promoders, memories, per fires chanadas de rintema: rão chanadas de instruções priviligiadas to mado kurnel (system call) monapragramanel: Processodor, memoria, perifericos etclivirramente dedicado a un unico programa multi pragramarel. Variar aplicações compartilham or mesmos recursos concorrencia: O programa que rai da CPU, sen completar a execução deve retornor posteriormente em estado identico mecanismo de interrepear: mecanismo que toma possívul a concorrencia, para que a CPU possa fazer Vaires tarela.

rimeltamemente, fundamenta basico de sistemas multiplagramaneis enentos sinceros - exceçõe desido à execução de una instrução de programa enentos assinceros - interlupção DMA: (Direct memory access) i un ricurs da placa mão que capacita os perificos a term acono dela à memora RAM Buffering: minimiza a disparidade da relacidade de processamento entre processador e dispositios de E/2 para que ambos estejam sempre ocupados. rem robre callegar o procurador spaoling: as informações que seram impressas são gravadas antes em um arquiso em duco, contiado como arquire spool, librando o pragrama para outras atividades.

Tuntrância: apuras uma cópia do código é necessaria na memoria RAM Bara varios usualas. Núcleo: tratamento de interrupción e exações, cração e eliminação de processos e theads mada usualio: aplicação só podem execular instruções não privilegiadas mada kiral: a aplicação tem acesso ao numero total de instruções do processados Boot: Fixa nei memoria hom, este programa chama um outro programa que testa a elistencia de recursos menimos.

4 Post (Poucer on self test) pota iniciar o sistema. arquitetura+mondities: modulos que se comunicam livremente le canadas: Classifica as, funções em cada camada Progranação orintada a objetor: organizar tudo como uma coleção de objetos que incorporam extretues de dados e um confinto de operações que manipulam estes dados, todas as coisas podem ser representadas através de objetos e suas propriedades.

Diteras Operacionais - P2 quinca de processador 1 1 Guincia de memória 2 O sistemas de arquivois (3) • Guincia de dispositivos (4) Politica de escalanamento de um 50 - soo critirios estabellados para determina qual processo em estado de pronto será escalhido para fazer uso do processador - excelorador - rotina do SO para implementar a política de exceloramento - Dispatcher - responsavel pela traca de contexto das processos após a escalanador determinar (sual processo dive fazer uso do processos) - Principais critérios pora política de escalonamento * Junpo de processamento. Jempo que um processador leva no estado de execução durante seu processamento. * Sumpo de expera * Jempo total que percesso permanece na fila de pronto devante ren processamento, aguardando para ser executado. * Tempo de Turnaround - Tempo que um processo lua desde sua criação de ren termino, desde o tempo de espera para alocação de memória, espera na fila de pronto (tempo de esperta), tempo de processamento (tempo de processador) e na fila de espera, como nos operações de entrada e saida. * Tempo de resporta - Jempo dicarida entre uma requisição ao sistema ou à aplicação e o instante em que a resporta é existida - Diferença de escalanamento preemptizoa e Não preemptivo * Premptino - 6 So pode interromper um processo em elecução e passá-lo para o estado de pronto, com obstiros de alacar outra processa na CPU. * Não Premptivo - Quando um processo esta em elecução, renhum evento externo pode ocasionar a perda do uso do processador, até que o processo se encerte.

- Diferença entre escalanamento FIFO e circular * FIFD - First in First out, i un erlalonamento não premptivo a processo que clega primiro ao estado de pronto i o selecionado por execução. * Circular -> E'un escalaramento preemptivo, propitado especialmente por sistemas de tempo compartilhado, onde existe um tempo limite para o usa contínuo do processador denominado fatia de tempo (time - Slice) ou quantum. - Ercalanamenta SJF - Shortest Job First, reliciona o processo que tiver menor tempo de processador ainda por escutar. - Encolanamento por prioridades - Do tipo premptivo, é realizado com bese em um valor acossiado a cada processo, desamenado prioridade de exercão - Prempção por tempo - O So intertampe a processo em função de expiração da fatia de tempo -Prempção por prioridade + 6 So intercompe a processo em exercão em função de um outro processo entrar em estado de pronto com prioridade ruperior ao processo em exerção. - Erectoramento adaptativo + 6 So identifica o comportamento dos placersos durante sua execução, adaptando políticas de escaloramento dinamicamente. - Ercalonamento para aplicações de tempo teal - Ercalonamento por prioridades, onde é posserul atribuir prioridades aos processos em função da sua inportância.

serência de memória mejor básicar da gerência de memária - maximizar o número de processos na memária e protecto da memária utilizada em Rada processo e pelo sistema operacional. -Best 3it - relicioner o menor regmento livre disposirel con taranho reficiente para armazenar o arquista. -Word 3it + 6 maior regmento de memoria é alocado - Alacação de memárica contigua + sistema que atribui blocar de memárica con induces consecutivos. - Duapping - ¿ una permetação de memórias afim de contarnar o problema da insuficiencia da memória principal. O So escalle um processo residente, que é transferido da memória principal para memória processo residente, que é transferido da memória principal para memória recondaria (Sulap out), geralmente direa. Porteriormente a processa é carrigade de Volta da memoria secundaria para memoria principal (Sulap in) e pode continuar sua exerção normalmente. 3 Sistemas de arquivos - 0 que é un arquiro → ¿ constituido por informações logicamente relacionadas, podenda representar instruções ou dados. - como arquivos padem ser organizados quanto ao métado de acesso a registros * requercial - a leitura dos registros é realizada na ordem em que são gravados e a gravação de movos registros só é possivel no final do orquis gravados e a gravação de movos registros só é possivel no final do orquis * Acomo direta - a hitura/gravação de um registro ocorre diretamente na ma posição relativa ao inicio do orgaino *Acero indicado - le arquivo possi una area de indice onde elisten
ponteiros para os diresos registros.

sentre qui a aplicação dereja acessar um registro, deve sur especia una chara através da qual o sestema perquisara na área de indio porteiro correspondente.

- Tecnicas de alacação de blacas

* Waração contigua + dispoi or arquiros em requirira no dises, pola a hitura o 50 usa como referencia o primeiro blaca do arquiro.

* Wiscoção encadeada -> Or blocos podem ficar fora de requência, pois são ligados logicamente, cada bloco entre si.

* Colocação indivada - aperas um blaca tem os indireços de todas as blacas do arquivo, agilizando a processo de bitura.

- Tipos de proteção de acerso a arquivos

* senha de acesso -> ¿ un metado simples, parem, dificulta o comporte llamento de arquiros, ja que todos os usuários precisam saber a senha e não

* Gupo de usuarios → somete as usuarios desse grupo podim podem Vigualizar e madificar os arquivos.

*Lista de controle de acono - consiste em una lista associada a cada.
orquiro, que determina qual usuaria pode fazer a que com tal arquiro.

- Buffer cache - Jernica em que o So reserva uma área da memária para que se tomem disponiveis caches utilizados em operações de acessa os dires.

gerincia de Dispositivos modelo de camadas - les comodos de mais faixo nivel escondem caracteristicas tos dispositivos das camadas superiores, aprecindo uma interface simples e confiárel ao usuario e suas aplicações. -Ratinas de entrada e raida + Jorna as aperações de entrada e raida a mais simples passivul para a usuário e ruas aplicações. - Junio de um Device driver - Simplementar a comunicação do subsistema de entrada e saida con os dispositivos, através de contralados - Diferença de dispositivo de entrada e saida * Estruturados - (Black Devices), amazenam informações em blocas de Jamanho fixo, possuindo cada qual um endurço que pode set lido ou gravado de forma independente dos demais. Exemplos são: Discos magneticos e ópticos. * Não Estruturados - Environ ou recebem uma sequência de caracteres nem entar entruturada noi formata de um bloca. Desse modo, a requincia de caracterez não é indireçável, não permitindo operações de acessa de caracterez não é indireçável, não permitindo operações de acessa e direta ao dado. Exemplos são: Serminais, impressoras, interfaces de

