## Laboratorio MultiDropBus Arquitectura de procesadores



## MultiDropBus

A partir de los conocimientos adquiridos en clase diseñar un MultiDropBus con un bus de datos de ocho bits y tres receptores, las entradas habilitadoras se deben manipular a través de un vector de [1:0], además, tiene que tener su respectivo reloj y reset.
Después se debe crear un módulo que instancie el MultiDropBus del punto anterior completo junto con dos decodificadores por cada receptor que permita mostrar en dos display's el valor almacenado en cada receptor.
La metodología de calificación de este laboratorio contará con la verificación completa del diagrama en bloques y una prueba de funcionamiento que deberá ser realizada por cada miembro del grupo de laboratorio.

Muchos éxitos

Ing. Alejandro Beltrán M.Sc.