



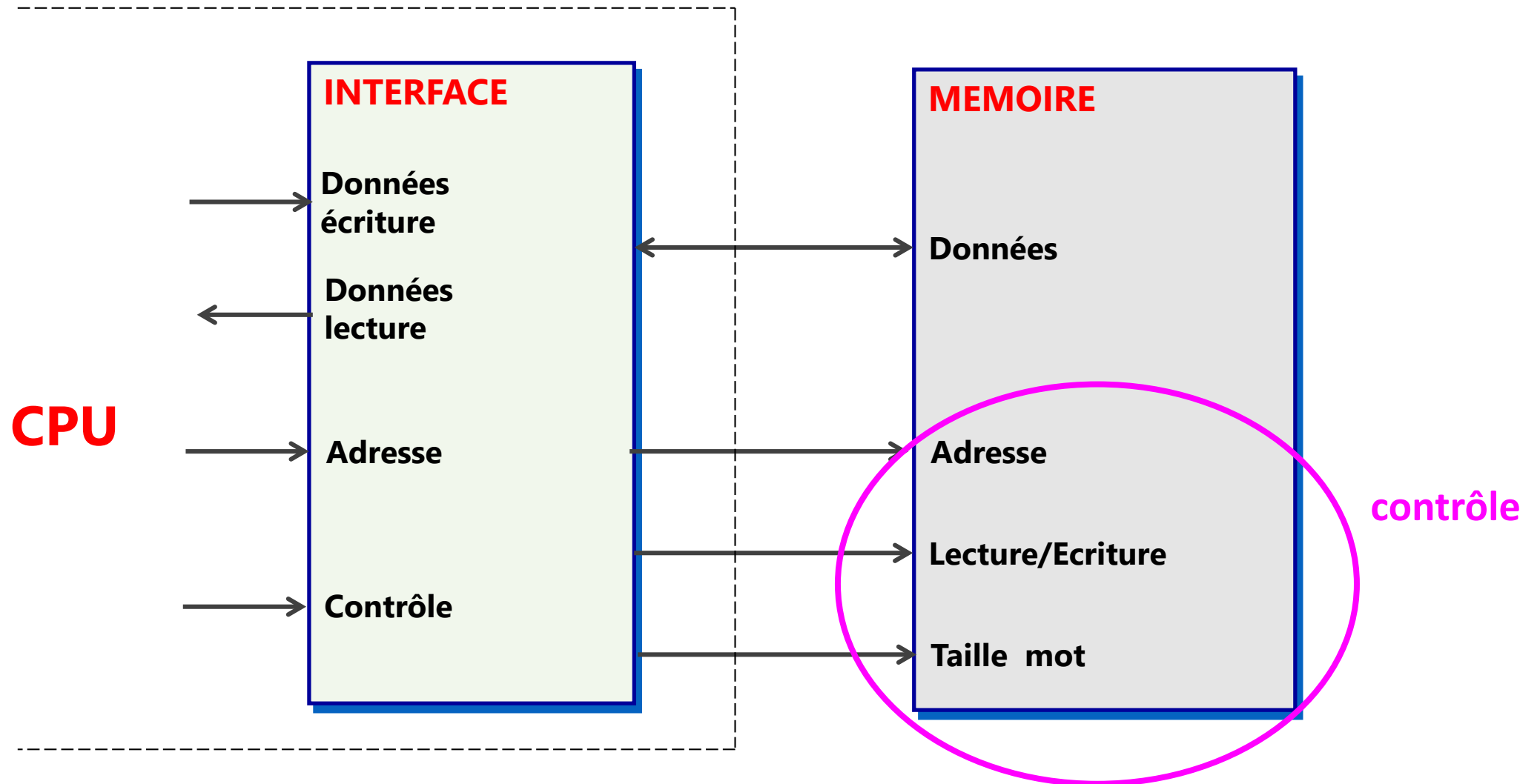
Architecture des ordinateurs: **Tips laboratoire Fetch**

Profs. Romuald Mosqueron et Olivier Auberson

Février 2021

Basé sur le cours du Profs. Sanchez et Conti, et le cours ASP du Prof. Starkier

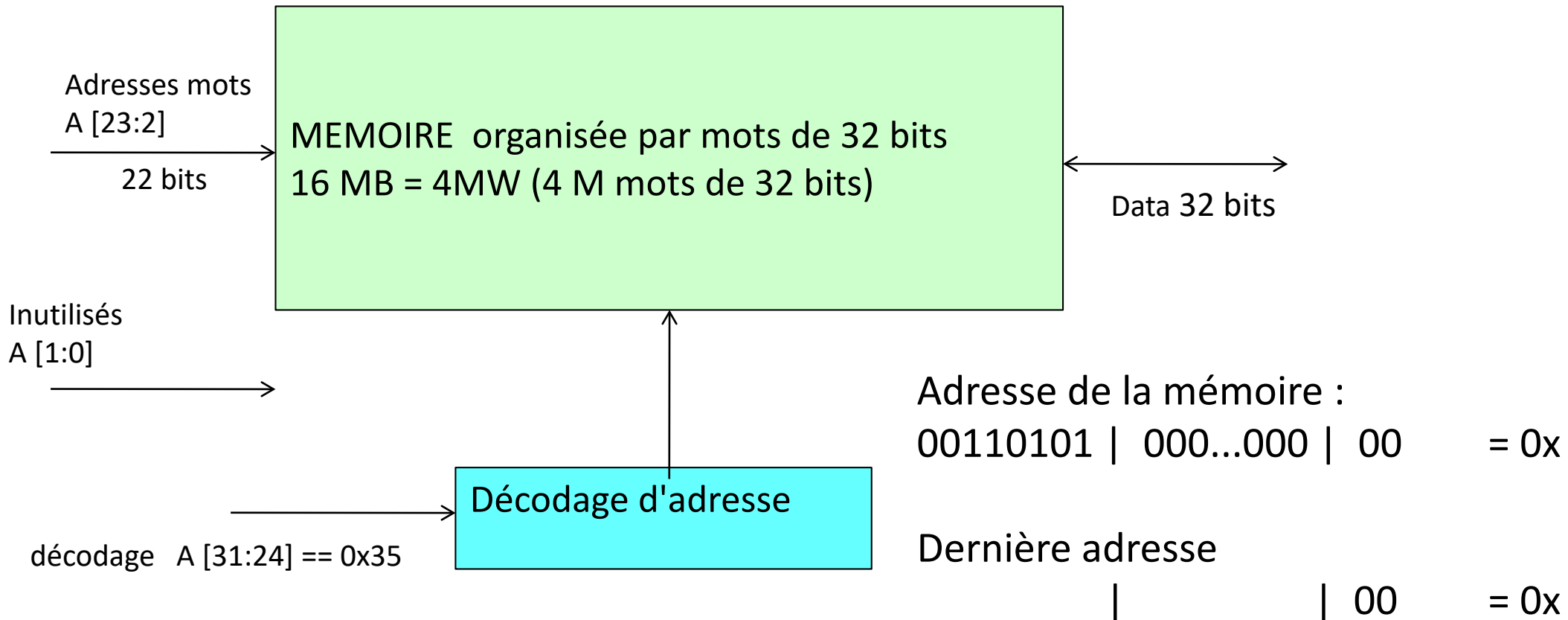
Interface mémoire de données



Décodage d'adresse d'une mémoire

- Bus d'adresse de **32 bits**
- L'adresse se décompose ainsi :

8 bits [31:24]		22 bits [23:2]		2bits [1:0]
adresse mémoire			adresse mot	non utilisés



Décodage d'adresse d'une mémoire

- Bus d'adresse de **32 bits**
- L'adresse se décompose ainsi :

8 bits [31:24]		22 bits [23:2]		2bits [1:0]
adresse mémoire			adresse mot	non utilisés

