

AR			Pins	
T0	LD		0	LD
T2	LD		1	BUS
D4T3	BUS		2	INC
D5T3	INC			
D5T4	BUS			
DR				
D0T3	LD		Pins	
D0T4	AND => LD		1	LD
D1T3	LD		0	BUS
D1T4	ADD => LD			
D2T3	LD			
D2T4	BUS			
MR				
T1	BUS			
D0T3	BUS		Pins	
D1T3	BUS		0	BUS
D2T3	BUS		1	LD
D3T3	LD			
D5T3	LD			
D6T3	BUS			
IR			Pins	
T1	LD		0	LD
T2	BUS		1	BUS

AC				
D0T4	LD		Pins	
D1T4	LD		0	LD
D2T4	LD		1	CLR
D3T3	BUS		2	INC
D7T3	CLR		3	BUS
D9T3	COM => LD			
D10T3	INC			
D11T3	Shift Right => LD			
D12T3	Shift Left => LD			
D13T3	LD			
D14T3	BUS			
SC				
D0T4	CLR			
D1T4	CLR			
D2T4	CLR			
D3T3	CLR			
D4T3	CLR			
D5T4	CLR			
D6T3	CLR			
S				
D15T3	CLR			
E				
D1T4	LD			
D8T3	CLR			

OUTR				
D14T3	LD			
ALU			Pins	
D0T4	AND		0	
D1T4	ADD		1	
D9T3	CMP		2	
D2T4	DR		3	
D13T3	INPR		4	
D11T3	SHR		5	
D12T3	SHL		6	
PC			Pins	
T0	BUS		0	LD
T1	INC		1	INC
D4T3	LD		2	BUS
D5T3	BUS			
D5T4	LD			
D6T3	LD			
E				

D1T4	$E \leftarrow \text{Cout}$			
D8T3	$E \leftarrow 0$			
D11T3	$AC(3) \leftarrow E, E \leftarrow AC(0)$			
D12T3	$AC(0) \leftarrow E, E \leftarrow AC(3)$			