Logic circuit Laboratory

Lap4 Combination Circuits 3:

- 1. ฝึกทักษะการอ่านคู่มือดุขาไอซี (IC TTL Datasheet)
- 2. ทดลองต่อใช้งานไอซีเกตแบบ Tri-State และ Open Collector
- 3. วงจรเชิงประสมสำเร็จรูปประเภท วงจร Decoder / วงจร Selector
- 4. วงจรปฏิบัติการเบื้องต้นเกี่ยวกับเลขฐาน 2

4.1 Combination Circuits 3

อุปกรณ์

บอร์ดทดลอง Logic circuit trainer 1 กล่อง
สายไฟสำหรับการต่อวงจร 1 ชุด
Adapter แปลงไฟ AC to DC12V 1 อัน

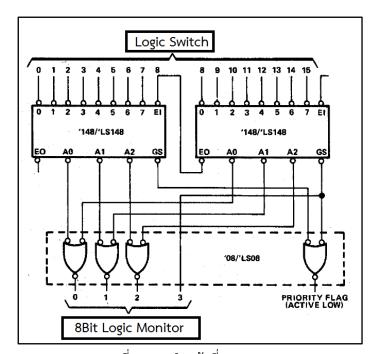
4. ICs Logic gate 08, 83, 85, 153 อย่างละ 1 ตัว

5. ICs Logic gate 148 2 ตัว

ขั้นตอนการทดลอง

Lab4.1 ให้นิสิตต่อใช้งาน ICs ตามเบอร์ที่กำหนด โดยให้นิสิตอ่าน Datasheet ให้เข้าใจก่อนว่าการที่จะต่อให้ทำงานได้ตาม หน้าที่ของ ICs นั้น ต้องใช้ขาอะไรบ้าง และต้องมีอินพุตกำหนดเป็นอย่างไรบ้าง เพื่อให้ ICs ทำงาน

4.1.1	เบอร์ 153	อินพุต	Logic Switch	เอาต์พุต	8 bit Logic Monitors
4.1.2	เบอร์ 83	อินพุต	Logic Switch	เอาต์พุต	8 bit Logic Monitors
4.1.3	เบอร์ 85	อินพุต	Logic Switch	เอาต์พุต	8 bit Logic Monitors
4.1.4	เบอร์ 148 x 2	อินพุต	Logic Switch	เอาต์พุต	8 bit Logic Monitors
	(ใช้เบอร์ 148 x 2 ตัว	และใช้เบอ	วร์ 08 ร่วมด้วย))		



Schematic ของวงจรที่ 4.1.4 ทำหน้าที่ 16-Line To 4 Line Encoder

4.1.1 เบอร์ 153 อินพุต Logic Switch และเอาต์พุต 8Bit Logic Monitor

ให้นิสิต	ขียนเบอร์และชื่อตาม	Datasheet ไอซีจริง ฯ	ๅ ที่ใช้งาน	วาดวงจรและการต่อขาไล	อซีที่ใช้งาน	และเขียนตาร	างค่าความจริง	

ตารางค่าความจริง ICs 74153

			INPUT				OUTPUT
SEL	ECT.		DA	TA		1 G	Υ
В	Α	1C0	1C1	1C2	1C3	10	
0	0	0	1	1	1	0	
0	0	1	0	1	0	0	
0	1	1	0	1	1	0	
0	1	0	1	1	0	0	
1	0	Х	Х	0	Х	0	
1	0	Х	Х	1	Х	0	
1	1	Х	Х	Х	0	0	
1	1	Х	Х	Х	1	0	
0	0	1	Х	Х	Х	1	
0	1	Х	1	Х	Х	1	
1	0	Х	Х	1	Х	1	
1	1	Х	Х	Х	1	1	
	•	•	•	•		•	

X คือ logic 1 หรือ 0 ให้นิสิตทดลอง input ทั้ง logic 1 และ 0)

จากการผลการทดลอง ICs 74153 คืออะไร มีหน้าที่อะไ	š?			
ความแตกต่างของขา 1C0 1C1 1C2 1C3 และ 2C0 2C	1 2C2 2C3			
1C0 1C1 1C2 1C3 แตกต่างกับขา 2C0 2C1 2C2 2C	23 (ใช่ หรือ ไม่) _			
อธิบาย				
	(-	٩ _		
ถ้าต้องการใช้ 2C0 2C1 2C2 2C3 ขา $\overline{\mathbf{G}}$ ที่ควบคุมคือ	(G) เพราะเหต	าุเด		
ขา $\overline{f G}$ มีหน้าที่อะไร? เครื่องหมาย XBar หรือขีดที่อยู่บนจ	บาอุปกรณ์หมายถึง	?(-)		
G มีหน้าที่	·			
		ುಷ್ಟೆ o o)		
() หมายถึง จะทำงา		. (บังเทา	<u></u>	
ให้นิสิตค้นหา Datasheet ด้วยตนเอง และตอบค่าทางไข	ไฟ้าของ ICs และต	อบคำถามด้านล่า	1	
	Min	TYP	Max	Unit
ไฟเลี้ยง ICs หรือ Vcc				
oosaa lasalla ICa esto I				
การกินกระแส ICs หรือ I_{cc}				
ค่าความเร็วของการเปิดปิด gate หรือ t_{pd}				
กระแสไฟฟ้า(mA) ที่แต่ละขา Pin สามารถจ่ายได้				
ถ้าต้องออกแบบให้ ICs 74153 ไปใช้ในโรงงานอุตสาห	กรรม ที่ต้องทำในอ	าณหภูมิโดยเฉลี่ย	70C- 100C	
ต้องเลือกใช้ ICs เบอร์ เพรา:				

4.1.2 เบอร์ 83 อินพุต Logic Switch และเอาต์พุต 8Bit Logic Monitor

ให้นิสิตเขียนเบอร์และชื่อตาม Datasheet ไอซีจริง ๆ ที่ใช้งาน วาดวงจรและการต่อขาไอซีที่ใช้งาน และเขียนตารางค่าความจริง

ตารางค่าความจริง เบอร์ 7483

				INPUT						(DUTPU	Τ	
A ₄	A ₃	A ₂	A ₁	B ₄	B ₃	B ₂	B ₁	Co	\sum_{4}	\sum_3	\sum_2	Σ_1	C_4
0	0	0	0	0	0	0	0	1					
1	1	1	1	1	1	1	1	1					
1	1	1	1	0	0	0	0	1					
1	1	1	0	0	0	0	1	0					
1	0	1	1	0	1	0	0	1					
1	0	1	0	0	1	0	1	0					
0	1	1	1	1	0	0	0	1					
0	1	1	0	1	0	0	1	0					
0	0	1	1	1	1	0	0	1					
0	0	1	0	1	1	0	1	0					
0	1	0	0	0	1	0	0	0					
0	1	0	1	0	1	0	1	1					
1	0	1	0	0	0	1	0	0					

จากการผล	ลการทด	ลอง ICs	7483	า๋ออะไร	มีหน้าที่	อะไร?								
ขา A4 A3	A2 A1	และ B4	1 B3 B2	B1 คิอส	วะไร มีห	หน้าที่?								
A4 A3 /	۸2 ۸1 ä	່າວ					DΛ	D2 D2	D1 គឺ១					
A4 A3 /	AZ AI r	เย					D4	DJ DZ	בו גום -					
ຄນຸດ														
ให้นำเอ	า													
A ₄	A_3	A_2	A_1	B_4	B_3	B_2	B_1	C_0	\sum_4	\sum_3	\sum_{2}	\sum_1	C_4	
ไปเติมล	งช่องว่าง	เข้างล่าง	ให้ถกตัว	กง		I			I			l		
606116161	100131	10 1161 11	1 6 VI GII I VI I	J 1										
										ב 1				
]				
											+			
						Ш	Ш	Ш	Ш					
				ш		Ш	Ш	Ш		I				

ให้นิสิตค้นหา Datasheet ด้วยตนเอง และตอบค่าทางไฟฟ้าของ ICs และตอบคำถามด้านล่าง

	Min	TYP	Max	Unit
ไฟเลี้ยง ICs หรือ Vcc				
การกินกระแส ICs หรือ I_{cc}				
ค่าความเร็วของการเปิดปิด gate หรือ t_{pd}				
กระแสไฟฟ้า(mA) ที่แต่ละขา Pin สามารถจ่ายได้				

4.1.3 เบอร์ 85 อินพุต Logic Switch และเอาต์พุต 8Bit Logic Monitor

ให้นิสิตเขียนเบอร์และชื่อตาม	ı Datasheet โอซิจรี	ง ๆ ที่ใช้งาน วาดวงจร	รและการต่อขาโอซีที่ใช้งาน	เ และเขียนตารางค่าความจริง

ตารางค่าความจริง เบอร์ 7485

				INPUT					(OUTPUT	-
A ₃	A ₂	A ₁	A ₀	B_3	B ₂	B ₁	B ₀	$I_{A=B}$	$O_{A>B}$	$O_{A < B}$	$O_{A=B}$
0	0	0	0	0	0	0	0	1			
0	1	1	1	1	0	0	1	1			
1	1	1	1	1	1	1	1	1			
0	1	1	0	0	1	0	0	1			
1	0	1	0	0	0	1	0	1			
1	1	1	0	1	1	1	1	1			
1	1	1	1	1	1	1	0	1			

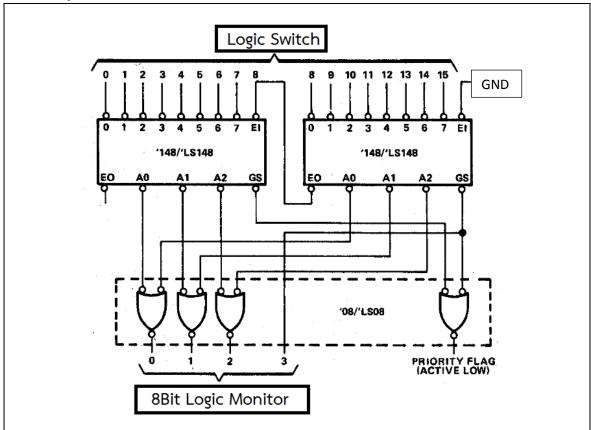
จากการผลการพดลอง ics 7485 คออะเร ม	หนาทอะเร?		
		_	
	и a v d		
ขา A4 A3 A2 A1 และ B4 B3 B2 B1 คิออะ	ไร มัหนาท์?		
A4 A3 A2 A1 :			
,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,			
B4 B3 B2 B1 :			
$I_{A=B}$:			
O _{A>B} :			
O _{A<b< sub=""> :</b<>}			
O _{A=B} :			

ให้นิสิตค้นหา Datasheet ด้วยตนเอง และตอบค่าทางไฟฟ้าของ ICs และตอบคำถามด้านล่าง

	Min	TYP	Max	Unit
ไฟเลี้ยง ICs หรือ Vcc				
การกินกระแส ICs หรือ I_{cc}				
ค่าความเร็วของการเปิดปิด gate หรือ t_{pd}				
กระแสไฟฟ้า(mA) ที่แต่ละขา Pin สามารถจ่ายได้				

4.1.4 เบอร์ 148 อินพุต Logic Switch และเอาต์พุต 8Bit Logic Monitor

74148 เป็นวงจร 8-Line To 3-Line Priority Encoder ให้นิสิตอ่าน Datasheet แล้วต่อทดลองทำให้ เบอร์ 148 กลายเป็นวงจร 16-Line To 4-Line Priority Encoder โดยใช้ไอซีเบอร์ 74148 สองตัว และ 7408 1 ตัว โดยต่ออินพุตเข้ากับ Logic Switch x 2 ชุด และ เอาต์พุต ต่อกับ 8Bit Logic Monitor



ตารา	งค่าค	วามจ'	ริง 1	6-Lin	e To	4 Lir	ne Pr	iority	' Enc	oder									
							IN	PUT									OUT	PUT	
0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	3	2	1	0
Χ	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0				
Χ	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0	1				
Х	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	X	Χ	0	1	1				
X	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0	1	1	1				
Χ	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0	1	1	1	1				
Χ	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0	1	1	1	1	1				
Χ	Х	Χ	Χ	Χ	Χ	Χ	Χ	Χ	0	1	1	1	1	1	1				
X	Х	Χ	Χ	Χ	Χ	Χ	Χ	0	1	1	1	1	1	1	1				
Χ	Х	Χ	Χ	Χ	Χ	Χ	0	1	1	1	1	1	1	1	1				
Χ	Х	Χ	Χ	Χ	Χ	0	1	1	1	1	1	1	1	1	1				
Χ	Х	Χ	Χ	Χ	0	1	1	1	1	1	1	1	1	1	1				
Χ	Х	Χ	Χ	0	1	1	1	1	1	1	1	1	1	1	1				
Χ	Х	Χ	0	1	1	1	1	1	1	1	1	1	1	1	1				
X	Х	0	1	1	1	1	1	1	1	1	1	1	1	1	1				
Χ	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1				
0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1				