

ร่างเอกสารประกอบโครงงาน
รหัสวิชา 03603222 Logic Circuit Laboratory
ประจำภาคต้น ปีการศึกษา 2560

เอกสารประกอบด้วย

1. ชื่อหัวข้อโครงงาน
2. รายชื่อสมาชิก
3. รูปแผนผังวงจรที่ออกแบบ
 - a. ถ้าใช้โปรแกรม Simulation ให้ screen captor ตั้วงจรมาใส่
 - b. อัปโหลด Simulation ใส่ใน google drive เปิดแชร์สาธารณะ และนำ link มาใส่ในรายงาน
4. อธิบายการทำงานของวงจรที่ออกแบบ
 - a. อธิบายการทำงานของภาพรวมทั้งหมดของวงจร
 - b. อธิบายการทำงานของ gate หรือ flipflop ที่นำมาใช้งานทุกตัวที่นำมาใช้
5. รูปการต่อทดลองจริง + คลิปการทำงาน
 - a. รูปการต่อทดลอง ประกอบด้วย วงจรที่ต่อ และรูปสมาชิกในกลุ่มถ่ายรูปพร้อมกัน (ต้องแจ้งอาจารย์ให้ตรวจโปรเจกต์ให้เรียบร้อยก่อน)
 - b. คลิปวิดีโอ ถ้าขนาดใหญ่ให้แปลงเป็นไฟล์ .mp4 และนำไปอัปโหลดใส่ใน google drive และนำ link มาใส่ไว้

หมู่เรียน 830 และ 831

ให้ทำการส่งเอกสารทาง Email

โดยตั้งชื่อไฟล์ดังนี้

หมู่เรียน_รหัสนิสิต4ตัวท้ายคนที่1_รหัสนิสิต4ตัวท้ายคนที่2_รหัสนิสิต4ตัวท้ายคนที่3.rar
เช่น 830_0062_0101_0119.rar

Send to: LogicPr.qd5zhlqdt6i0jz3d@u.box.com