

Đề thi CUỐI KỲ lớp CHÍNH QUY Môn thi: ĐIỆN TỬ THÔNG TIN

Ngày thi: 16/12/2016 (Thời gian: 110 phút)

	Điểm	Cán bộ coi thi	Cán bộ duyệt đề	Cán bộ tổng hợp đề
Câu 1:				
Câu 2:				
Câu 3:				
Câu 4:				

- Sinh viên được phép sử dụng tài liệu là 2 trang A4 viết tay
- Đề thi gồm 03 trang, sinh viên kiểm tra và ghi đầy đủ thông tin ở mỗi trang.

Họ và tên sinh viên: ...... MSSV: ...... Nhóm: ......

# I. PHẦN BẮT BUỘT

#### **Câu 1** (2đ):

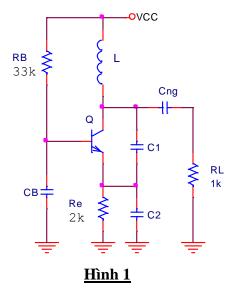
Xét mạch dao động như Hình 1 TAI LIEU SƯU TAP

BJT Q có :  $h_{fe} = 90$  ,

**B**ŐI HCMUT-CNCP

Các điện dung:  $CB, Cng \rightarrow \infty$ 

- a. Mạch này là mạch dao động gì? Giải thích.
- b. Giả sử hệ số phẩm chất khung cộng hưởng của mạch dao động đủ lớn, xác định biểu thức tính tần số dao động của mạch.
  Nếu có ảnh hưởng của các tụ ký sinh C<sub>b'e</sub> và C<sub>b'c</sub> tần số dao động của mạch ảnh hưởng như thế nào.
- c. Xác định tỉ số  $\,C_1\,/\,C_2$  để điều kiện biên độ được thỏa mãn.
- d. Sử dụng thêm một Varicap và một số phần tử mạch thụ động khác biến đổi mạch này thành mạch VCO. Vẽ mạch VCO này.

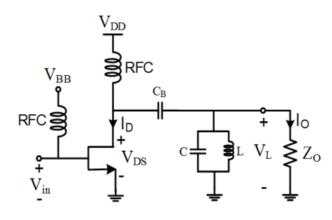


Họ và tên sinh viên: MSSV: Nhóm: 1/3

#### **Câu 2** (2.5đ):

Cho mạch khuếch đại công suất (KĐCS) lớp B (góc cắt  $\theta = 90^{\circ}$ ) như **Hình 2** 

- Mạch hoạt động ở tần số 1 GHz. Tải Zo = 50 Ohm,
   VDD = 6V, L = 10 nH.
- Transistor MOSFET có điện áp ngưỡng VT = 0.7 V
- a. Giải thích vai trò của khung công hưởng LC và xác định giá trị tụ C.
- Xác định điện áp VBB và điện áp đánh thủng của Transistor.



<u> Hình 2</u>

- c. Xác định công suất lớn nhất trên tải Zo và hiệu suất của mạch khuếch đại.
- d. Mạch khuếch đại công suất trên được thiết kế lại để công suất trên tải Zo là 2W. Hãy trình bày thiết kế và vẽ lại mạch KĐCS đầy đủ.
- e. Khi mạch KĐCS ở câu d hoạt động với công suất trên tải là 1W. Xác định biên động dòng và áp trên tải Zo và hiệu suất của mạch KĐCS lúc này.

#### Câu 3 (1.5đ):

Một máy phát AM, khi chưa có tín hiệu tin tức đưa vào điều chế thì công suất trung bình ra anten phát là 7,5W, khi tin tức là một tín hiệu sin thì công suất trung bình ra anten là 10W.

- a. Tính hệ số điều chế m.
- b. Biết rằng trở kháng anten là 50Ω, tính biên độ điện áp và công suất các thành phần phổ của tín hiệu AM trên anten

## II. PHẦN TỰ CHỌN

(Sinh viên chọn 1 trong 2 câu sau 4A hoặc 4B)

#### Câu 4A (4đ):

Giả sử phần thu RF của một máy thu gồm các khối sau:

- Một bộ khuếch đại nhiễu thấp, có hệ số nhiễu NF1 = 2 dB, độ lợi công suất G1 = 10 dB.
- Một bộ đổi tần có hệ số nhiễu NF2 = 4 dB, độ lợi công suất G2 = 0 dB.
- Một bộ khuếch đại trung tần có NF3 = 8 dB, độ lợi công suất G3 = 20 dB.

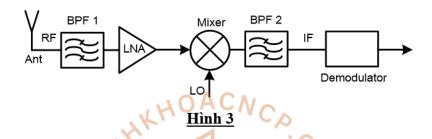
Cho nhiệt độ tại máy thu là T = 290oK. Giả sử điều chế/giải điều chế QPSK được dùng trong hệ thống thu phát với tốc độ bit là 2 Mbps..

a. Tính băng thông tín hiệu sau điều chế QPSK.

- b. Tính độ lợi công suất tổng cộng và hệ số nhiễu tổng cộng của toàn phần thu RF ở trên.
- c. Xác định công suất nhiễu ở ngõ vào phần thu RF.
- d. Xác định độ nhạy tại ngõ vào của phần thu RF nếu tỉ số tín hiệu trên nhiễu (SNR) yêu cầu tại ngõ vào bộ giải điều chế ở máy thu ít nhất là 16 dB (để đảm bảo yêu cầu tỉ số sai bit BER ở ngõ ra bộ giải diều chế nhỏ hơn hoặc bằng 10-3).

### **Câu 4B** (4đ):

Cho một máy thu đổi tần trong hệ thống điện thoại di động GSM như hình 1. Biết rằng tần số tín hiệu IF là 30 MHz



- a. Biết rằng tín hiệu GSM thay đổi từ 890-915 MHz, xác định phạm vi thay đổi của tín hiệu dao động nội LO.
- b. Cho biết băng thông của BPF 1 và BPF 2.
- c. Với tín hiệu cao tần RF có tần số 900 MHz. Xác định tần số dao động nội và tần số ảnh của máy thu.
- d. Cho biết cách triệt tần số ảnh đối với máy thu ở Hình 3.