



二. 1) $T_{\text{clock}} = T_{\text{pd}} + T_{\text{p}} + T_{\text{su}} = 10\text{ns} + 100\text{ns} + 20\text{ns} = 130\text{ns}$
 $\therefore \text{max freq} : \frac{1}{T_{\text{clock}}} = 7.69\text{MHz}$

2) $T_{\text{pd}} + T_{\text{p}} > T_{\text{h}}$ 即 $10\text{ns} + 3\text{ns} < 15\text{ns}$ \therefore 不能正常工作
 组合逻辑延迟 $> 5\text{ns}$

