《汇编语言》实验报告

班级	2022 秋	实验日期	2022.12.9	实验成绩	
姓名	任宇	学号	33920212204567		
实验名	汇编语言第六次实验				
称	호····································				
实验目的	一. 实验目的1) 汇编指令综合应用2) 熟悉 32 位 Intel 汇编指令				
, 113	二. 实验题目				
要求	使用 32 位的 Intel x86 的指令,编写计算冒泡排序算法的程序;并在 32 位的 Intel x86 汇编语言环境下运行通过。 数据原顺序: 7,5,3,2,6,9,10,1,8,4				
	具体程序如下: 以降序排列为例,首先引入必要的头文件及定义程序模式 实 1 ; asm文件注释格式为分号 验 2 ; 定义程序模式 内 3 .386				
验					
容	4 .MODEL 5 option	FLAT, STDCA casema			
步	6 7 ; 包含必要头文件,基本每个win32 汇编程序都需要包含这几个 8				
骤及	10 INCLUDE	.IB \MASM32\LII .IB \MASM32\LII .IB \MASM32\LII	3\USER32.LIB		
结果	12 INCLUDELIB \MASM32\LIB\MSVCRT.LIB				
	15 INCLU 16 INCLU 17 INCLU 18 INCLU 19 INCLU 20 INCLU	JDE \MASM32\ING JDE \MASM32\ING JDE \MASM32\ING JDE \MASM32\ING	CLUDE\KERNEL32. INC CLUDE\USER32. INC CLUDE\GDI32. INC CLUDE\WINDOWS. INC CLUDE\MSVCRT. INC CLUDE\MASM32. INC acros. asm		
	定义数据段				
	23 .DATA 24 szOut1 db '%d ', 0 25 szOut2 db '从大到小: ', 0 26 DATA1 DW 7, 5, 3, 2, 6, 9, 10, 1, 8, 4, '\$' 27 szLINE db Oah, Odh, 0				

```
编写冒泡排序算法,使用两个循环,外层用 ECX 控制 loop 循环,内层用 EDX 控制
   30 . CODE
   31
            START:
   32
                 MOV ECX, 9
   33
                 DEC ECX
   34
  35
  36
           LOOP2:
          ;存储cx到dx
  37
                   MOV
   38
                           EDX, ECX
                            EDX, 1
 39
                   SHL
                            ESI, 0
                   MOV
 40
           LOOP1:
 41
                   MOV
                             AX, DATA1 [ESI]
 42
                   CMP
                             AX, DATA1 [ESI+2]
 43
 44
                   JA
                             NEXT
         ;bx相当于是中间变量,交换
 45
                             BX, AX
 46
                   MOV
                             AX, DATA1 [ESI+2]
                   MOV
 47
                   MOV
                             DATA1[ESI+2], BX
 48
                   MOV
                             DATA1[ESI], AX
 49
 50
           NEXT:
                   ADD
                            ESI, 2
 51
                   CMP
                             ESI, EDX
 52
                            LOOP1
 53
                   JNZ
 54
 55
                  LOOP
                           LOOP2
 56
                 invoke crt_printf, addr szOut2
 57
 58
                 MOV SI, 8
                                     :数据打印
                 MOV BP, 0
 59
                 LEA EBX, DATA1
 60
 61 PRINT:
                 MOV AX, [EBX]
 62
                 invoke crt_printf, addr szOutl, AX
 63
                 INC BP
 64
                 ADD EBX, 2
 65
 66
                 CMP BP, SI
                 JLE PRINT
 67
     END START
 68
最后编译,链接,运行结果如下:
```

总结

通过这次实验,对于 32 位汇编语言程序设计有了更深的理解,在 32 位系统下,仍可以使用 16 位寄存器,但是地址变成 32 位了,所以内存寻址要用 32 位寄存器,此外,要特别注意定义程序模式,缺一不可。