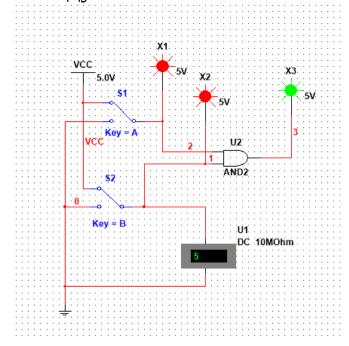
Лабораторна робота з ФОКЕ №4
Тема. Логічні схеми на функції
Виконав студент групи ІПС-11
Факультету комп'ютерних наук
та кібернетики
Міцкевич Костянтин

Мета роботи:

- дослідження логічних схем;
- реалізація логічних функцій за допомогою логічних елементів.

1. Дослідження логічної функції "AND"

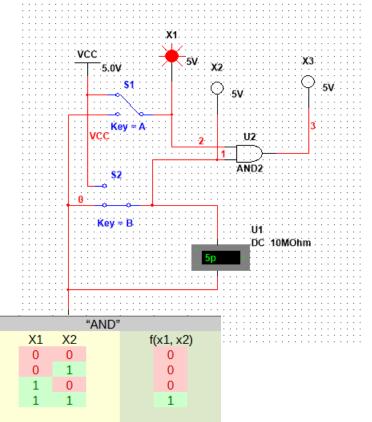
Для дослідження цієї логічної схеми складемо схему вигляду:



Поставивши перемикач S2 у верхнє положення. У результаті на виході отримаємо напругу у 5V. Рівень сигналу при цьому 1.

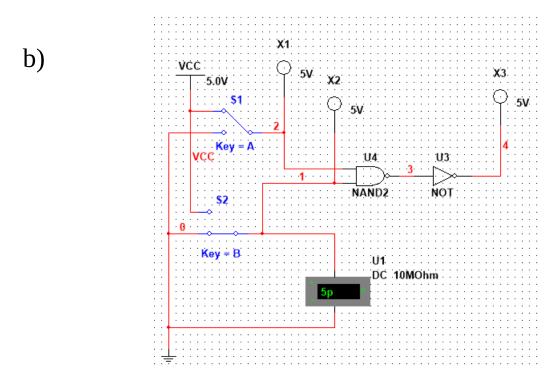
Поставивши перемикач S2 у нижнє положення. У результаті на виході отримаємо напругу у 5pV. Отже, логічна 1 = 5 V, а логічний 0 = 5 pV.

Далі побудуємо таблицю істинності для логічної функції "AND":



2. Дослідження логічної функції "AND-NOT"

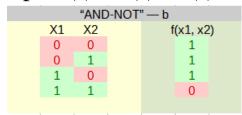
Для дослідження цієї логічної схеми складемо дві схеми вигляду:



Тепер по черзі дослідімо ці схеми. Проведемо дослідження схеми a:

"AND-NOT" — a									
	X1	X2		f	(x1, x2)			
	0	0			1				
	0	1			1				
	1	0			1				
	1	1			0				

Проведемо дослідження схеми b:

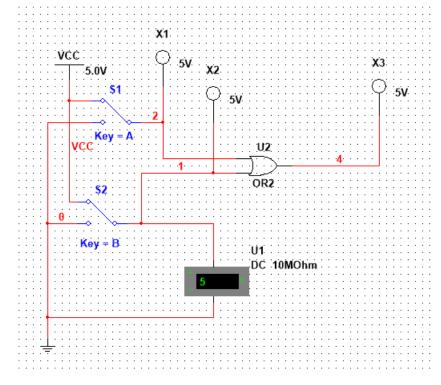


3 результату дослідження можемо зробити висновок, що схема з двома елементами "AND" та "NOT" і схема з одним елементом "NAND" працюють ідентично.

3. Дослідження логічної функції "OR"

Для дослідження цієї логічної схеми складемо схему

вигляду:



Дослідімо її так складемо таблицю істинності:

"OR"							
	X1	X2		f(x1, x2)			
	0	0		0			
	0	1		1			
	1	0		1			
	1	1		1			

2. Дослідження логічної функції "OR-NOT" Для дослідження цієї логічної схеми складемо дві схем вигляду:

A)

X1

VCC

55,0V

51

51

52

0R2

NOT

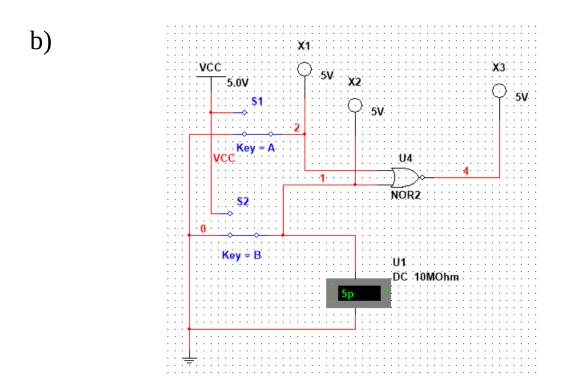
6

Key = B

U1

DC:10MOhm

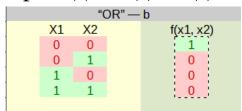
5p



Тепер по черзі дослідімо ці схеми. Проведемо дослідження схеми a:

"OR" — a								
X1	X2		f(x1, x2)					
0	0		1					
0	1		0					
1	0		0					
1	1		0					

Проведемо дослідження схеми b:

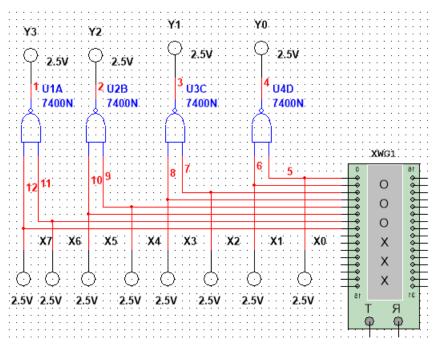


3 результату дослідження можемо зробити висновок, що схема з двома елементами "OR" та "NOT" і схема з одним елементом "NOR" працюють ідентично.

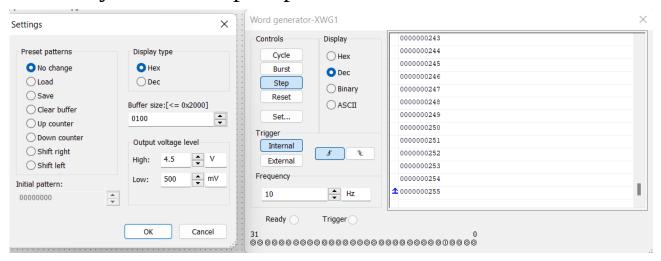
5. Дослідження генератор слів

У цьому пункті ми дослідімо генератор слів. Для цього ми складаємо його схему та запрограмуємо його щоб на його виході послідовно отримувати комбінації від 00000000 до 11111111.

Схема автогенератора слів:



Налаштування генератора слів:



Запустимо нашу схему для дослідження. Зробивши близько 20-30 кроків можна стверджувати, що виконується така закономірність:

Якщо X0 & X1 - кон'юнкія, то Y0 = 0;

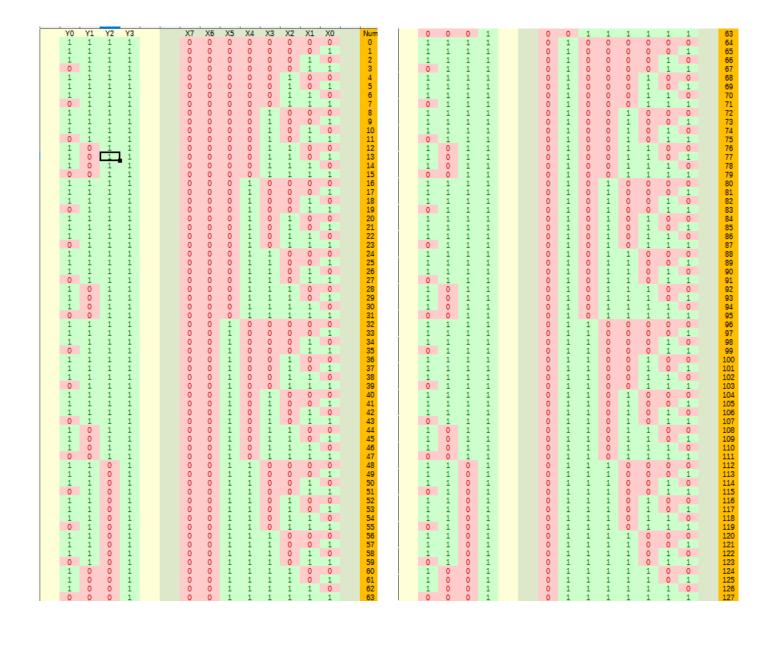
Якщо X2 & X3 – кон'юнкія, то Y1 = 0;

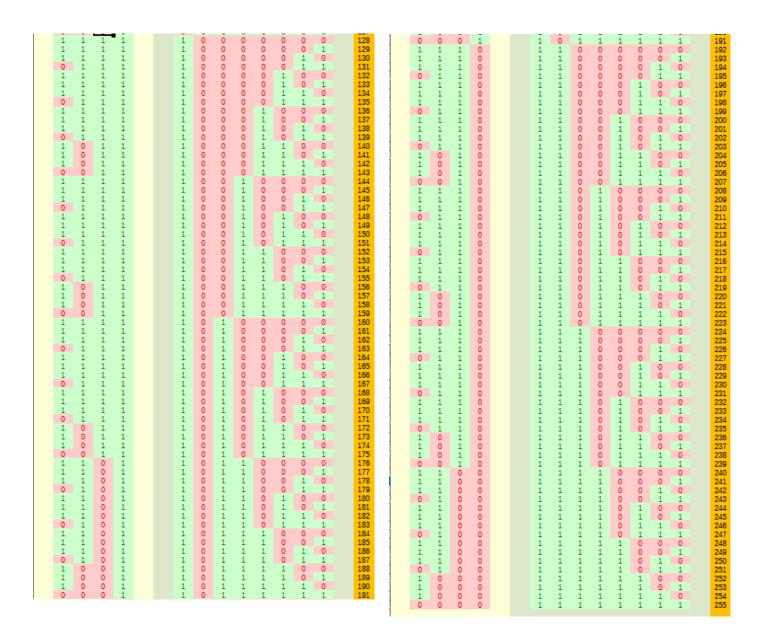
Якщо X4 & X5 - кон'юнкія, то Y2 = 0;

Якщо X6 & X7 - кон'юнкія, то Y3 = 0;

Тобто можемо записати булеву функції настпуного вигляду:

 $Y_{2i} = \neg (X_{2i} \& X_{2i+1})$, де i = 0, 3 - тобто інверсна кон'юнкція. Тепер використовуючи можливості та функції Excel побудуємо нашу таблицю істинності для нашої мікросхеми.





Висновок.

В ході лабораторної роботи №1 "Логічні схеми та функції" ми дослідили логічні схеми та навчилися реалізовувати логічні функції за допомогою логічних елементів. Використовуючи програму Multisim, ми зібрали схеми для логічних елементів "І", "І-НЕ", "АБО", "АБО-НЕ". Для логічних елементів "І-НЕ" та "АБО-НЕ" ми склали дві схеми та дійшли висновку, що рівень логічного сигналу у них однаковий. Також у

даній роботі ми зібрали схему генератора слів та дослідили таблицю істинності його мікросхему, послідовно передаючи на неї слова з заданої послідовності — цілі числа від 0 до 255.