

# Klisver Javier REYES CABULO

Recherche une alternance en Master 2 électronique – Spécialité Intégration Hardware & Software –  
Rentrée septembre 2025 – Rythme : 3 jours à l'école / 2 jours en entreprise.

Brest, France | +33 7 67 97 33 02 | [klisver.reyes-cabulo@imt-atlantique.net](mailto:klisver.reyes-cabulo@imt-atlantique.net) | [in/klisver-reyes](https://in/klisver-reyes)

## Compétences

**Protocoles de communication** : Bluetooth, Wi-Fi, LoRaWAN, I2C, RS232.

**Conception mécanique** : SolidWorks.

**Conception et simulation électronique** : PSpice, Altium Designer, Cadence (Virtuoso, Layout, OrCAD), Proteus.

**Langages de programmation** : C++, C, Python, Matlab.

**Microcontrôleurs** : ESP32, ATmega328, JM60.

**Langues** : Espagnol (Langue maternelle), Français (Courant), Anglais (Intermédiaire), Portugais (Notions).

**Soft skills** : Rigueur, autonomie, esprit d'initiative, capacité à travailler en équipe et à communiquer efficacement, organisé.

## Éducation

**Master en sciences de l'ingénierie, spécialisation en systèmes embarqués**

**Septembre 2024 - Août 2026**

*IMT Atlantique, grande école d'ingénieurs.*

*Brest, France*

- **Cours suivis** : Traitement du signal, électronique analogique et numérique, programmation C/C++, réseaux de télécommunications pour IoT, architectures des microcontrôleurs.

**Licence en ingénierie électronique**

**Février 2019 – Décembre 2023**

*Université Technologique de Pereira*

*Pereira, Colombie*

- **Cours suivis** : Électronique analogique et numérique, programmation C/C++, développement firmware, microcontrôleurs, conception de cartes électroniques, traitement du signal.

## Expérience professionnelle

**Stage : Conception d'une carte électronique pour un générateur thermoélectrique.**

**Mai 2025 – Août 2025**

*Irispace, Institut Régional de l'Innovation Spatiale.*

*Brest, France*

- Développement d'une carte électronique avec Altium Designer.
- Réalisation de tests et de mesures électroniques pour la validation des performances du prototype.
- Programmation du microcontrôleur ESP32.
- Mise en œuvre du protocole de communication I2C.
- Réalisation de tests unitaires et d'intégration pour valider le firmware.
- Rédaction d'un rapport détaillé et présentation des résultats obtenus au client.

## Projets

**Conception d'un circuit numérique pour le traitement du signal sur FPGA.**

**Mars 2025**

- Conception de l'architecture du circuit numérique sous forme de modules organisés hiérarchiquement.
- Description des modules à travers le langage de description matérielle VHDL.
- Simulation et intégration des modules pour la réalisation du circuit complet.
- Implémentation physique sur FPGA et vérification des performances.
- Présentation et capitalisation des résultats sous forme orale et écrite.

*Outils utilisés : FPGA Xilinx Artix 7, carte Nexys4, VHDL, logiciel Vivado.*

**Caractérisation d'une antenne cornet large bande pour la détection RF.**

**Septembre 2025**

- Documentation sur la caractérisation d'une antenne cornet large bande.
- Conception du support mécanique de l'antenne et modélisation 3D sur SolidWorks.
- Acquisition de mesures en chambre anéchoïque pour l'antenne orientée dans les plans horizontal et vertical.
- Développement d'un algorithme sur MATLAB pour tracer les diagrammes d'amplitude et de phase.
- Présentation et documentation des résultats au client.

**Conception d'une carte électronique pour un dispositif mesurant la température et l'humidité.**

**Juillet 2023**

- Conception et simulation d'un schéma électronique.
- Sélectionner et intégrer des composants électroniques (capteurs, actionneurs, microcontrôleurs).
- Interaction et collaboration avec une équipe sur les différents aspects techniques du prototype.
- Participation au développement et au routage du circuit imprimé sur Altium Designer.
- Suivi de la fabrication et de l'impression de la carte.
- Rédaction et soutenance du rapport sur le développement du projet.

## Certifications

**Hardware Description Languages for FPGA Design** – University of Colorado Boulder

**Mai 2025**

## Distinctions et prix

- Quatre mentions honorables décernées par l'Université Technologique de Pereira.
- Bourse Colfuturo attribuée par le gouvernement colombien.

## Expérience Bénévole

**Coup de pouce** : Distribution de biens essentiels et de repas aux personnes dans le besoin.

**Majorettes Nouvelle Génération** : Contribution à la réussite de l'organisation d'un événement sportif.