**Indkaldelse til vejledermøde**

**Dato: 23/11-2017**

**Tid: 16:15**

**Deltage: Nicolai + Vejleder**

**Sted: Arnes kontor (E317)**

**Dagsorden:**

Status på test af converter

Use cases

* Nødvendighed

Kravspec:

* Den er kort i forvejen.
* Fjerner vi UC’erne, er kravspcen kun MOSCOW og ikke-funktionelle krav.
* Synes ikke de fortæller noget nyt.
* Ikke præcist sådan det foregår.
* Har overvejet et overordnet sekvensdiagram.

Flow diagram, sekvensdiagram el.

Tag billede af Transistor OFF med Strøm.

Load step målinger.