| Mon espace / Mes cours / LORRAINE-INP : Ecoles d ingénieurs et cycle préparatoire / Telecom Nancy (ESIAL)  / Réseaux et Système avancés - Systèmes / Gestion de la mémoire / Questionnaire M1 |                                      |  |
|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------|--|
| , <u></u>                                                                                                                                                                                     |                                      |  |
|                                                                                                                                                                                               |                                      |  |
| Commencé le                                                                                                                                                                                   | jeudi 5 mai 2022, 10:32              |  |
| État                                                                                                                                                                                          | Terminé                              |  |
| Terminé le                                                                                                                                                                                    | jeudi 5 mai 2022, 10:47              |  |
| Temps mis                                                                                                                                                                                     | 15 min 1 s                           |  |
| Points                                                                                                                                                                                        | 6,71/18,00                           |  |
| Note                                                                                                                                                                                          | <b>7,46</b> sur 20,00 ( <b>37</b> %) |  |
| Question <b>1</b>                                                                                                                                                                             |                                      |  |
| Correct                                                                                                                                                                                       |                                      |  |
| Note de 1,00 sur 1,00                                                                                                                                                                         |                                      |  |
|                                                                                                                                                                                               |                                      |  |

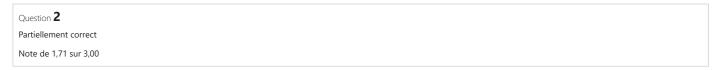
Quelle est le mécanisme qui permet de charger en mémoire une page lorsqu'elle est référencée

Veuillez choisir une réponse :

- la pagination principale
- la pagination à la demande
- la post-pagination
- la pré-pagination

Votre réponse est correcte.

La réponse correcte est : la pagination à la demande



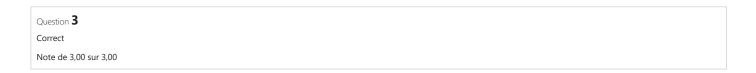
## Choisir le bon mécanisme



Votre réponse est partiellement correcte.

Vous en avez sélectionné correctement 4.

La réponse correcte est : Le swap est plus facile à réaliser → Pagination, La gestion est plus facile → Pagination, Il y a plusieurs espaces d'adressage linéaires → Segmentation, La traduction d'adresse est assurée en partie par le matériel → Pagination et segmentation, Les partitions mémoires sont de tailles variables → Segmentation, Le programmeur doit connaître la technique utilisée → Segmentation, Produit moins de fragmentation de la mémoire → Pagination



## Vrai ou faux

un appel système est exécuté pour prendre en charge le défaut de page
un défaut de page majeur provoque l'arrêt du programme
un défaut de page entraîne la réexécution de l'instruction qui l'a provoqué
vrai

Votre réponse est correcte.

La réponse correcte est : un appel système est exécuté pour prendre en charge le défaut de page  $\rightarrow$  faux, un défaut de page majeur provoque l'arrêt du programme  $\rightarrow$  faux, un défaut de page entraîne la réexécution de l'instruction qui l'a provoqué  $\rightarrow$  vrai

| 05/2022 10:48                                     | Questionnaire M1 : relecture de tentative                                  |
|---------------------------------------------------|----------------------------------------------------------------------------|
| Question 4                                        |                                                                            |
| Correct                                           |                                                                            |
| Note de 1,00 sur 1,00                             |                                                                            |
|                                                   |                                                                            |
| L'algorithme LRU :                                |                                                                            |
| Laigontime Lito .                                 |                                                                            |
|                                                   |                                                                            |
| Veuillez choisir au moins une réponse :           |                                                                            |
| remplace la dernière page utilisée (last rec      | ently used)                                                                |
| est, en pratique, implantée sous une autre        | forme comme la seconde chance ✓                                            |
| est pratiquement irréalisable au même titr        | e que l'algorithme optimal                                                 |
|                                                   |                                                                            |
|                                                   |                                                                            |
| Votre réponse est correcte.                       |                                                                            |
| La réponse correcte est : est, en pratique, impla | ntée sous une autre forme comme la seconde chance                          |
|                                                   |                                                                            |
|                                                   |                                                                            |
| Question <b>5</b>                                 |                                                                            |
| Incorrect                                         |                                                                            |
| Note de 0,00 sur 5,00                             |                                                                            |
|                                                   |                                                                            |
| Dans une machine 32 bit et un seul niveau d       | e pagination.                                                              |
|                                                   |                                                                            |
| La taille de page : 1 Ko                          |                                                                            |
| La table ci-dessous donne le contenu des entré    | es de la table des pages (TPE) dont le bit de présence est positionné à 1. |

Où se trouve la donnée dont l'adresse virtuelle est 2650 (hexa) en mémoire physique ? Autrement dit, donner son adresse physique en hexa. On prend soin de mettre les chiffres hexa sans séparations ...

Si défaut de page alors mettre DP comme réponse

## **Table des pages**

indice i (décimal) 1 2 3 15 175 entrée (hexa) ffff 804 bf 10a 20b

Réponse : 8650

La réponse correcte est : 2fe50

Question **6** 

Incorrect

Note de 0,00 sur 5,00

Soit une machine 32 bits avec une taille de page de 4K. On suppose une pagination à 2 niveaux où pour chaque niveau de pagination, on attribue le même nombre de bits.

Donner le taille de la table des pages nécessaire en octets pour un processus de 8 Mo.

Une entrée d'une table est de 4 octets.

Réponse :

$$2^{12} + 2^{22}$$



La réponse correcte est :  $2^{12} + 2^{13}$ 

→ Slides partie 2 version imprimable

Aller à...

Questionnaire M2 ►