

[Mon espace](#) / [Mes cours](#) / [LORRAINE-INP : Ecoles d ingénieurs et cycle préparatoire](#) / [Telecom Nancy \(ESIAL\)](#)

/ [Réseaux et Système avancés - Systèmes](#) / [Gestion des processus et ordonnancement](#) / [Questionnaire - implantation des processus](#)

Commencé le lundi 9 mai 2022, 17:02

État Terminé

Terminé le lundi 9 mai 2022, 17:14

Temps mis 11 min 27 s

Points 4,85/8,00

Note **6,06** sur 10,00 (61%)

Question **1**

Correct

Note de 1,50 sur 1,50

Soit la déclaration suivante:

```
union thread_union {  
    struct thread_info thread_info;  
    unsigned long stack[1024];  
}
```

Cocher si vrai :

Veuillez choisir au moins une réponse :

- ☐ La taille de **thread_info** est 1Ko
- ☐ La pile fait 2Ko
- ☒ La **thread_union** fait 4Ko ✓

Votre réponse est correcte.

La réponse correcte est : La **thread_union** fait 4Ko

Question **2**

Correct

Note de 2,00 sur 2,00

Sur la base des listings suivants, donner la taille de la thread_union en Ko

[REDACTED]

Listing 1 – include/linux/sched.h

```
2058 union thread_union {
2059     struct thread_info thread_info;
2060     unsigned long stack [THREAD_SIZE/sizeof(long)];
2061 };
```

Listing 2 – arch/x86/include/asm/page_32types.h

```
18 #define THREAD_ORDER 0
19 #define THREAD_SIZE (PAGE_SIZE << THREAD_ORDER)
```

Listing 3 – arch/x86/include/asm/page_types.h

```
#define PAGE_SHIFT 12
#define PAGE_SIZE (1UL << PAGE_SHIFT)
#define PAGE_MASK (~ (PAGE_SIZE-1))
```

Réponse :

4



La réponse correcte est : 4

Question **3**

Non répondue

Noté sur 2,00

[REDACTED]

Listing 1 – include/linux/sched.h

```
2058 union thread_union {
2059     struct thread_info thread_info;
2060     unsigned long stack [THREAD_SIZE/sizeof(long)];
2061 };
```

Listing 2 – arch/x86/include/asm/page_32types.h

```
18 #define THREAD_ORDER 0
19 #define THREAD_SIZE (PAGE_SIZE << THREAD_ORDER)
```

Listing 3 – arch/x86/include/asm/page_types.h

```
#define PAGE_SHIFT 12
#define PAGE_SIZE (1UL << PAGE_SHIFT)
#define PAGE_MASK (~ (PAGE_SIZE-1))
```

La première ligne du code ASM suivant de la macro current est à compléter en se basant sur les listings ci-dessus.

Reprendre juste la ligne manquante. On évite de rajouter des blancs là où ce n'est pas nécessaire

```
<ligne manquante>
andl %esp,%ecx
movl (%ecx),p
```

Réponse :



La réponse correcte est : movl \$0xfffff000,%ecx

Question **4**

Correct

Note de 1,00 sur 1,00

Linux permet le multi-threading mais ne permet la création que d'un seul thread par processus

Sélectionnez une réponse :

- ☒ Vrai ✓
- ☐ Faux

La réponse correcte est « Vrai ».

Question **5**

Partiellement correct

Note de 0,35 sur 1,50

Parmi les transitions suivantes, lesquelles ne devraient pas être possibles ?

Veuillez choisir au moins une réponse :

- ☐ Running --> Blocked
- ☒ Running --> Ready ✓
- ☐ Ready --> Running
- ☒ Blocked --> Ready ✗
- ☐ Ready--> Blocked
- ☐ Blocked --> Running

Votre réponse est partiellement correcte.

Vous en avez sélectionné correctement 1.

Les réponses correctes sont : Running --> Ready, Ready--> Blocked , Blocked --> Running

[◀ Slides partie 3 version imprimable](#)

Aller à...

[Questionnaire - ordonnancement ►](#)