

[Mon espace](#) / [Mes cours](#) / [LORRAINE-INP : Ecoles d ingénieurs et cycle préparatoire](#) / [Telecom Nancy \(ESIAL\)](#)
/ [Réseaux et Système avancés - Systèmes](#) / [Gestion de la mémoire](#) / [Questionnaire M1](#)

Commencé le jeudi 5 mai 2022, 10:32

État Terminé

Terminé le jeudi 5 mai 2022, 10:47

Temps mis 15 min 1 s

Points 6,71/18,00

Note **7,46** sur 20,00 (37%)

Question **1**

Correct

Note de 1,00 sur 1,00

Quelle est le mécanisme qui permet de charger en mémoire une page lorsqu'elle est référencée

Veuillez choisir une réponse :

- ☐ la pagination principale
- ☒ la pagination à la demande ✓
- ☐ la post-pagination
- ☐ la pré-pagination

Votre réponse est correcte.

La réponse correcte est : la pagination à la demande

Question **2**

Partiellement correct

Note de 1,71 sur 3,00

Choisir le bon mécanisme

Le swap est plus facile à réaliser	Pagination	✓
La gestion est plus facile	Segmentation	✗
Il y a plusieurs espaces d'adressage linéaires	Segmentation	✓
La traduction d'adresse est assurée en partie par le matériel	Pagination et segmentation	✓
Les partitions mémoires sont de tailles variables	Segmentation	✓
Le programmeur doit connaître la technique utilisée	Pagination et segmentation	✗
Produit moins de fragmentation de la mémoire	Segmentation	✗

Votre réponse est partiellement correcte.

Vous en avez sélectionné correctement 4.

La réponse correcte est : Le swap est plus facile à réaliser → Pagination, La gestion est plus facile → Pagination, Il y a plusieurs espaces d'adressage linéaires → Segmentation, La traduction d'adresse est assurée en partie par le matériel → Pagination et segmentation, Les partitions mémoires sont de tailles variables → Segmentation, Le programmeur doit connaître la technique utilisée → Segmentation, Produit moins de fragmentation de la mémoire → Pagination

Question **3**

Correct

Note de 3,00 sur 3,00

Vrai ou faux

un appel système est exécuté pour prendre en charge le défaut de page	faux	✓
un défaut de page majeur provoque l'arrêt du programme	faux	✓
un défaut de page entraîne la réexécution de l'instruction qui l'a provoqué	vrai	✓

Votre réponse est correcte.

La réponse correcte est : un appel système est exécuté pour prendre en charge le défaut de page → faux, un défaut de page majeur provoque l'arrêt du programme → faux, un défaut de page entraîne la réexécution de l'instruction qui l'a provoqué → vrai

Question **4**

Correct

Note de 1,00 sur 1,00

L'algorithme LRU :

Veuillez choisir au moins une réponse :

- ☐ remplace la dernière page utilisée (last recently used)
- ☒ est, en pratique, implantée sous une autre forme comme la seconde chance ✓
- ☐ est pratiquement irréalisable au même titre que l'algorithme optimal

Votre réponse est correcte.

La réponse correcte est : est, en pratique, implantée sous une autre forme comme la seconde chance

Question **5**

Incorrect

Note de 0,00 sur 5,00

Dans une machine 32 bit et un seul niveau de pagination.

La taille de page : 1 Ko

La table ci-dessous donne le contenu des entrées de la table des pages (TPE) dont le bit de présence est positionné à 1.

Où se trouve la donnée dont l'adresse virtuelle est 2650 (hexa) en mémoire physique ? Autrement dit, donner son adresse physique **en hexa**.**On prend soin de mettre les chiffres hexa sans séparations ...****Si défaut de page alors mettre DP comme réponse****Table des pages**

indice i (décimal)	1	2	3	9	15	175
entrée (hexa)	ffff	8	804	bf	10a	20b

Réponse : 8650



La réponse correcte est : 2fe50

Question **6**

Incorrect

Note de 0,00 sur 5,00

Soit une machine 32 bits avec une taille de page de 4K. On suppose une pagination à 2 niveaux où pour chaque niveau de pagination, on attribue le même nombre de bits.

Donner la taille de la table des pages nécessaire en octets pour un processus de 8 Mo.

Une entrée d'une table est de 4 octets.

Réponse :

$$2^{12} + 2^{22}$$



La réponse correcte est : $2^{12} + 2^{13}$

[◀ Slides partie 2 version imprimable](#)

Aller à...

[Questionnaire M2 ▶](#)