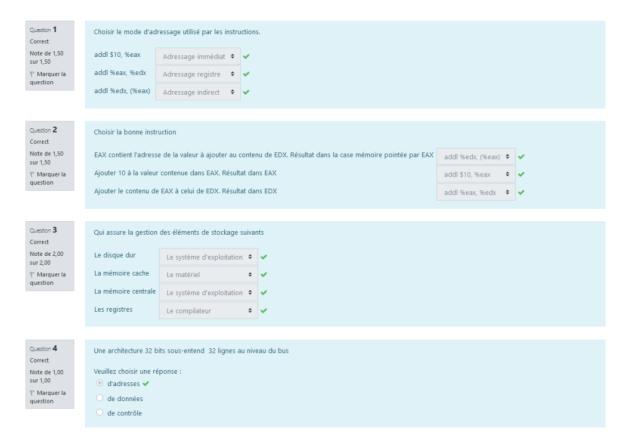
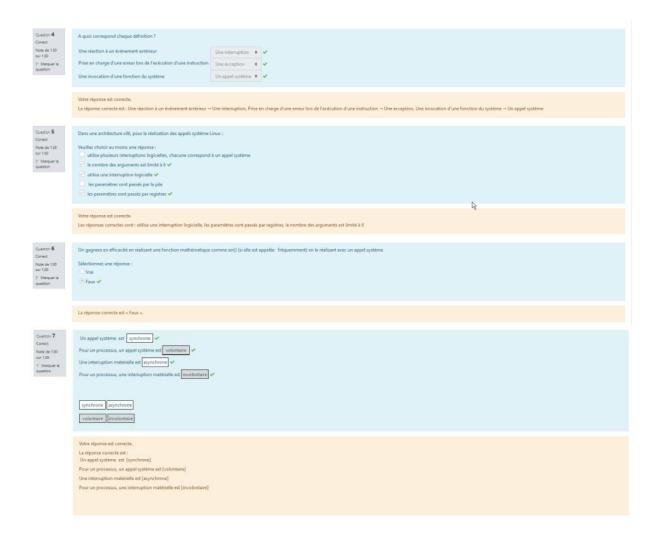
#### **SYSTEMES**

#### 1.1



### 1.2

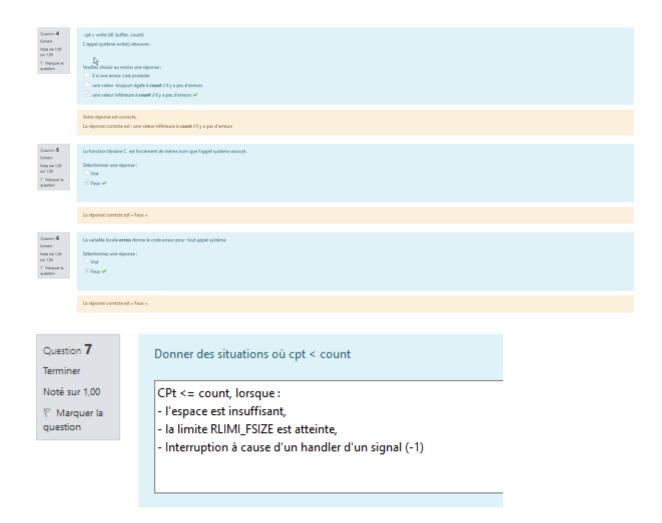




## 1.3 Pas de relecture autorisée..

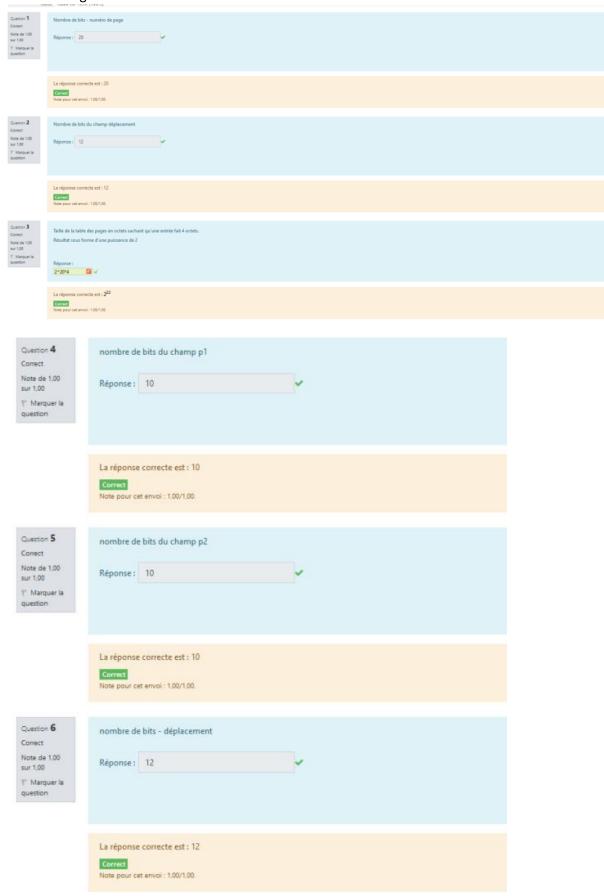
#### 2.0





3.0 Pas de relecture autorisée..

## Exercice: Pagination Multi-niveaux



Question **7**Correct
Note de 2,00
sur 2,00
Marquer la question

Donner la taille d'une table de page de niveau 1 en octets. La taille est la même pour les tables de pages de niveau 2. Réponse :

B

La réponse correcte est : 2<sup>12</sup>

Correct

Note pour cet envoi : 2,00/2,00.

Question **8**Correct
Note de 2,00
sur 2,00

Marquer la

question

Donner la taille totale (en octets) nécessaire pour stocker toutes les tables des pages si on suppose une utilisation maximale (théorique).

Réponse :

(2^10 + 2^10 \* 🔽 🧹

Cf slides du cours pour la correction

La réponse correcte est : 2<sup>12</sup>+2<sup>22</sup>

Correct

Note pour cet envoi : 2,00/2,00.

Exercice: Segmentation paginée Question 1 Notation pages : S1A-1 désigne la 2ème page du segment S1A associé au processus A Correct Note de 10.00 sur 10.00 S18-3 S2A-1 ₹ Marquer la question S1A-0 8 V 6 S3A-0 S1B-2 10 S1A-1 15 v S2B-0 8 V 3 12 1 6 10 0 15 -Votre réponse est correcte. Correct Note pour cet envoi : 10,00/10,00. Dans un système segmenté paginé, l'adresse virtuelle est sous a forme < segment, offset> où offset est le déplacement dans le segment, codé donc sur 32 bits ici. L'adresse virtuelle : > 32 bits L'@finéaire correspond à une adresse où les segments sont "éliminés" (pas d'hiérarchie) qui est donc relative au début du premier sergment. Adresse linéaire et adresse physique : 32 bits Merci de consulter le schéma de conversion d'adresse dans le cas de la segmentation paginée : @virtuelle ---> @ linéaire ----> @physique lci la donnée est l'@linéaire et on demande l'@virtuelle et ensuite l'ac Le segment auquel appartient l'adresse 3004 du processus A est S2A 💉 et un déplacement par rapport à ce segment de 1004 🗸 ce qui donne une adresse virtuelle : « S2A 🗸 1004 🗸 > L'adresse physique sous la forme < case, déplacement> est < S2A × , 004 \* > (résultat de la MMU) S2A 1004 1 004 2004 S1A 3 12 6 10 0 indéfini S3A Votre réponse est partiellement correcte. Vous en avez sélectionné correctement 5. 3 004 La taille d'une page est de 2^12 donc il faut 3 chiffres hexa pour coder le déplacement dans une page. Le déplacement p/p page = 004 = 4 soit le 5ême octet On est à la page 3 soit la 4ême en comptant à partir de la première page du STA. STA comporte 2 pages. SZA contient les pages 2.4 si on compte à partir de la 1ère page de STA. La réponse correcte est :

Dans un système segmenté paginé, l'adresse virtuelle est sous a forme « segment, offset » où offset est le déplacement dans le segment, codé donc sur 32 bits ici. L'adresse virtuelle : > 32 bits L'@linéaire correspond à une adresse où les segments sont "éliminés" (pas d'hiérarchie) qui est donc relative au début du premier sergment. Adresse linéaire et adresse physique : 32 bits Merci de consulter le schéma de conversion d'adresse dans le cas de la segmentation paginée : Øvirtuelle ---> Ø linéaire ----> Øphysique lci la donnée est l'@linéaire et on demande l'@virtuelle et ensuite l'adresse physique Le segment auquel appartient l'adresse 3004 du processus A est [S2A] et un déplacement par rapport à ce segment de [1004] ce qui donne une adresse virtuelle : <[S2A],[1004]> L'adresse physique sous la forme «case, déplacement» est «[1][004]» (résultat de la MMU) Potitellement torrett

Points pour cet envoi : 250/3,00. En tenent compte des tentatives précédentes, cela donne 2,50/3,00. Le segment auquel appartient l'adresse 832 (en hexa) du processus B est S1B 🗸 et un déplacement par rapport à ce segment de 832 🗸 ce qui donne une adresse virtuelle : < S1B 🗸 , 832 🗸 > L'adresse physique sous la forme < case, déplacement> est < indéfini 🗸 , indéfini 🗸 > (résultat de la MMU) S1B indéfini S3B S2B 832 indéfini 1832 3 1 10 0 15 Le traitement associé consiste en le chargement de la page absente en mémoire. L'instruction qui a causé l'exception est ré exécutée. Pas de défaut de page cette fois-ci car la page est présente en mém

Le segment auquel appartient l'adresse 832 (en hexa) du processus B est [S1B] et un déplacement par rapport à ce segment de [832] ce qui donne une adresse virtuelle : <[S1B][832]>

L'adresse physique sous la forme < case, déplacement> est < [indéfini], [indéfini]> (résultat de la MMU)

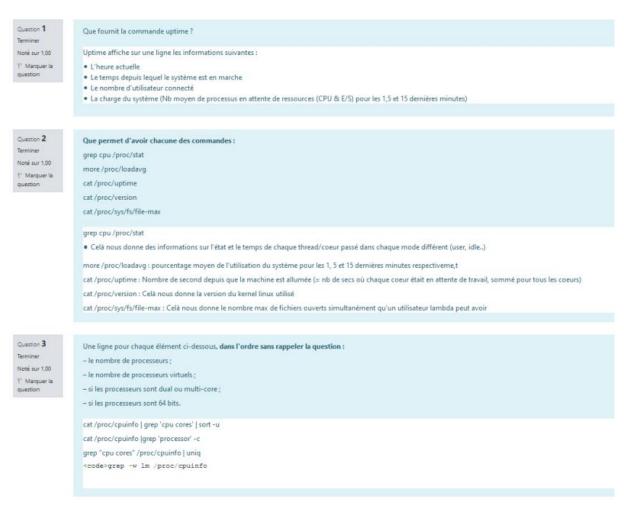
Correct
Note pour cet envoi : 3,00/3,00.

#### Exercice: Remplacement de pages



#### TP1: Gestion de la mémoire

## Informations générales sur le système



### Information sur la mémoire



### Alignement des structures

Question 2
Terminer
Noté sur 1,00

Marquer la question

Que remarquez vous par rapport à la taille d'un élément du tableau dans les 2 programmes ? C'est dú à quoi d'après vous ?

Quelle règle de programmation pouvez-vous vous fixer par rapport aux structures ?

dans align, on a "int, short, short" permettant à la structure de n'occuper que 8 octets en mémoire (4,2,2)

contrairement à non align ou on a "short, int, short", et le int est placé sur le début d'un mot de 32 bits, on a donc 2 octets perdus par short donc on a 4°3 octets = 12 octets en mémoire NonAlign est sujet à bcp plus de page en défaut qu'Align;

On peut définir comme règle de programmation la fixation de déclaration des champs de même ordres à la suite, afin de faire des groupes et éviter des pertes (comme montrés avec les shorts ici)

### Ecroulement

Question 1 Terminer Noté sur 1,00 Marquer la

question

Il est question de restituer les principaux résultats obtenus de cet exercice et les interpréter avec des conclusions.

En C, les tableaux sont lignes par lignes en mémoire

Dans gentil1 et 2, les tableaux sont remplis ligne par ligne, de gauche à droite et de droite à gauche respectivement;

Dans méchant, on remplit le tableau colonne par colonne, ce qui provoque beaucoup de "memory fault"

sys 0m0,008s

```
q2)
total used free shared-buff/cache-available
Mem: 8055760 3640180 534260 728956 3881320 3393508
Swap: 11718652 160 11718492
q3)
time ./gentil
real 0m0,058s
user 0m0,058s
sys 0m0,000s
time ./gentil2
real 0m0,056s
user 0m0,051s
sys 0m0,005s
time ./mechant
real 0m0,227s
user 0m0,220s
```

# Questionnaire – Ordonnancement

Cuestion 1 Correct Note de 1,00 sur 1,00 F Marquer la question	Parmi les propositions suivantes, lesquelles correspondent à un scheduling non-preemptive :  Veuillez choisir au moins une réponse :  ✓ quand un processus se termine ✓  ☐ lors de la transition "Running in kernel"> "Ready"  ☐ lors de la transition "Asleep"> "Ready"  ✓ lors de la transition "Running in kernel"> "Asleep" ✓
	Votre réponse est correcte.  Les réponses correctes sont : quand un processus se termine, lors de la transition "Running in kernel"> "Asleep"
Question 2 Correct Note de 1,00 sur 1,00 V' Marquer la question	Les processus A, B, C et D arrivent en même temps et ils ont besoin de 9, 6, 3 et 5 cycles d'horloge. Quel ordre d'ordonnancement non Donner l'ordre sans blanc entre les lettres représentants les processus. Par exemple : ABCD  Réponse : CDBA
	La réponse correcte est : CDBA
Question 3 Correct Note de 1,00 sur 1,00 V Marquer la question	Dans un ordonnancement type round-robin : un grand quantum permet une bonne utilisation du processeur un petit quantum permet une bonne utilisation des périphériques d'E/S
	Votre réponse est correcte.  La réponse correcte est :  Dans un ordonnancement type round-robin :  un grand quantum permet une bonne utilisation [du processeur]  un petit quantum permet une bonne utilisation [des périphériques d'E/S]
Question 4 Incorrect Note de 0,00 sur 1,00 V Marquer la question	Cocher les réponses valables pour l'ordonnanceur Linux 2.6  Veuillez choisir au moins une réponse :  on utilise un bitmap au même titre que la runqueue utilisée dans SOLARIS\ 40 niveaux de priorité conventionnelle sont possibles  le timeslice est calculé sur la base de la priorité dynamique d'un processus  la valeur de nice d'un processus détermine sa priorité dynamique  99 niveaux de priorité temps réel sont possibles
	Votre réponse est incorrecte.  Les réponses correctes sont : 40 niveaux de priorité conventionnelle sont possibles, on utilise un bitmap au même titre que la runqueue utilisée dans SOLARIS\