3.1 Использование текстового редактора Quartus II

В этой главе демонстрируется текстовый редактор Quartus II. Вы можете пропустить эту главу, если использовали другой текстовый редактор или скопировали файл из директории *altera/81/qdesigns/vhdl verilog tutorial*.

1. Выберите **Файл** > **Новый** для получения окна, как на рисунке 13, далее выберите **Файл Verilog HGL** и кликните **ОК**. Перед вами откроется окно текстового редактора.

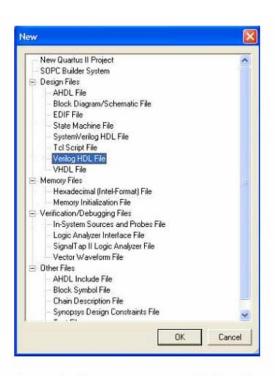


Figure 13: Choose to prepare a Verilog file.

2. Изначально, необходимо определить имя созданного файла. Выберите Файл > Сохранить как, чтобы раскрыть окно, как на рисунке 14. В помеченном поле Сохранить как, выберите тип файла Verilog HDL. В помеченном поле Имя файла, наберите addersubtractor. Установите галку в окне Добавить файл в текущий проекту, кликните Сохранить, тогда файл размещается в директории quartus_tutorial, и открывается окно текстового редактора, как показано на рисунке 15.

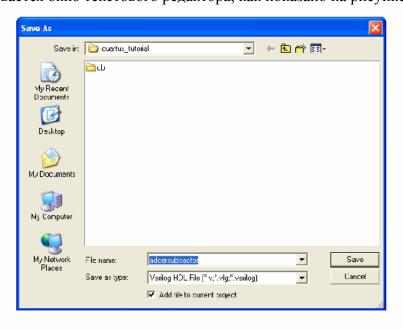


Figure 14: Name the file.

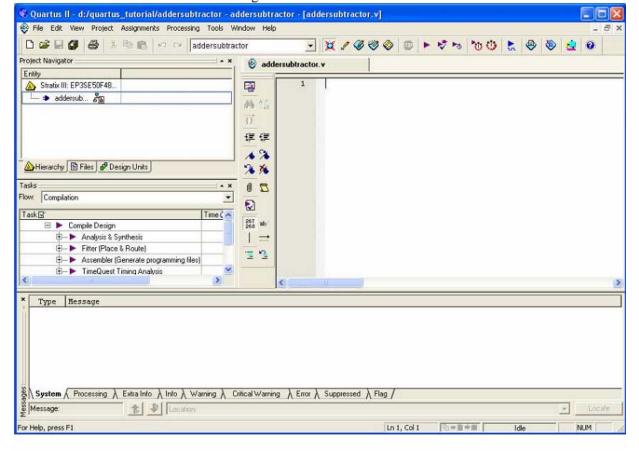


Figure 15: The Quartus® II display after saving the file.

3. Введите код Verilog из рисунка 12 в окне текстового редактора, расположенном справа. Сохраните файл, выбрав **Файл** > **Сохранить**, или нажмите **CTRL+S**.

Большинство команд текстового редактора понятны без объяснений. Текст вводится в позиции курсора, обозначенного короткой вертикальной линией. Курсор может быть перемещён с помощью стрелок на клавиатуре, либо с помощью мыши. Два средства текстового редактора особенно удобны при вводе кода Verilog. Первое, редактор может отображать различные типы конструкций языка различными цветами, как это установлено по умолчанию. Второе, редактор делает автоматический отступ текста в позиции, как на предыдущей строке. Эти средства доступны для настройки в меню Инструменты > Опции > Текстовый редактор, как это показано на рисунке 16.

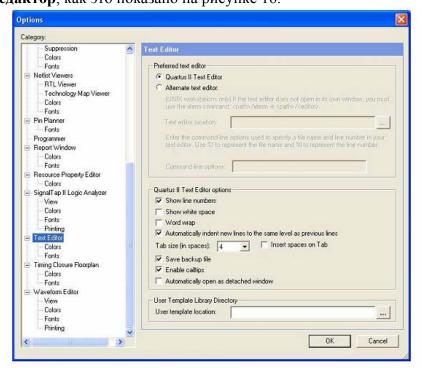


Figure 16: Text Editor Options.