ΓΟCT 2.730-73

Группа Т52

МЕЖГОСУДАРСТВЕННЫЙ СТАНДАРТ

Единая система конструкторской документации

ОБОЗНАЧЕНИЯ УСЛОВНЫЕ ГРАФИЧЕСКИЕ В СХЕМАХ

Приборы полупроводниковые

Unified system for design documentation. Graphical symbols in diagrams. Semiconductor devices

MKC 01.080.40 31.080

Дата введения 1974-07-01

ИНФОРМАЦИОННЫЕ ДАННЫЕ

- 1. РАЗРАБОТАН И ВНЕСЕН Государственным комитетом стандартов Совета Министров СССР
- 2. УТВЕРЖДЕН И ВВЕДЕН В ДЕЙСТВИЕ Постановлением Государственного комитета стандартов Совета Министров СССР от 16.08.73 N 2002
 - 3. Соответствует СТ СЭВ 661-88
 - 4. ВЗАМЕН ГОСТ 2.730-68, ГОСТ 2.747-68 в части пп.33 и 34 таблицы
- 5. ИЗДАНИЕ (апрель 2010 г.) с Изменениями N 1, 2, 3, 4, утвержденными в июле 1980 г., апреле 1987 г., марте 1989 г., июле 1991 г. (ИУС 10-80, 7-87, 6-89, 10-91), Поправкой (ИУС 3-91)
- 1. Настоящий стандарт устанавливает правила построения условных графических обозначений полупроводниковых приборов на схемах, выполняемых вручную или автоматическим способом во всех отраслях промышленности.

(Измененная редакция, Изм. N 3).

2. Обозначения элементов полупроводниковых приборов приведены в табл.1.

Таблица 1

| Наименование | Обозначение |
|--|-------------------------|
| 1. (Исключен, Изм. N 2). | |
| 2. Электроды: | |
| база с одним выводом | Т |
| база с двумя выводами | ערש, ערש בארי אינע בארי |
| <i>Р</i> -эмиттер с <i>N</i> -областью | |

| <i>N</i> -эмиттер с <i>P</i> -областью | |
|---|---|
| несколько <i>Р</i> -эмиттеров с <i>N</i> -областью | / |
| несколько <i>N</i> -эмиттеров с <i>P</i> -областью | 7 * * * * · · · · · · · · · · · · · · · |
| коллектор с базой | |
| несколько коллекторов, например, четыре коллектора на базе | \ \ \ \ |
| 3. Области: | ` |
| область между проводниковыми слоями с различной электропроводностью | |
| Переход от <i>Р</i> -области к <i>N</i> -области и наоборот | |
| область собственной электропроводности (<i>I</i> -область): | |
| 1) между областями с электропроводностью разного типа <i>PIN</i> или <i>NIP</i> | |
| 2) между областями с электропроводностью одного типа <i>PIP</i> или <i>NIN</i> | |
| 3) между коллектором и областью с противоположной электропроводностью <i>PIN</i> или <i>NIP</i> | |
| 4) между коллектором и областью с электропроводностью того же типа <i>PIP</i> или <i>NIN</i> | |
| 4. Канал проводимости для полевых транзисторов: | |
| обогащенного типа | ΤT |
| обедненного типа | Π̈́ |
| 5. Переход <i>PN</i> | † |
| 6. Переход <i>NP</i> | _ |
| 7. <i>Р</i> -канал на подложке <i>N</i> -типа, обогащенный тип | - - - |
| 8. <i>N</i> -канал на подложке <i>P</i> -типа, обедненный тип | ¥ |
| 9. Затвор изолированный | <u> </u> |
| 10. Исток и сток | Затвор G |
| | нсток S Сток D |

| Примечание. Линия истока должна быть |
|--|
| изображена на продолжении линии затвора, |
| например: |
| |
| |
| 11. Выводы полупроводниковых приборов: |
| |
| электрически не соединенные с корпусом |
| STORT PIN TO STORT THE COORDINATION OF REPTHY SOM |
|) 11011 -) 11011 -) |
| электрически соединенные с корпусом |
| электрически сосдиненные с корпусски |
| |
| עות אין לייני אין אין אין אין אין אין אין אין אין אי |
| 12. Вывод корпуса внешний. Допускается в |
| месте присоединения к корпусу помещать точку |
| <i>2 0/10</i> |

(Измененная редакция, Изм. N 2, 3).

- 3, 4. (Исключены, Изм. N 1).
- * Таблицы 2, 3. (Исключены, Изм. N 1).
- 5. Знаки, характеризующие физические свойства полупроводниковых приборов, приведены в табл.4.

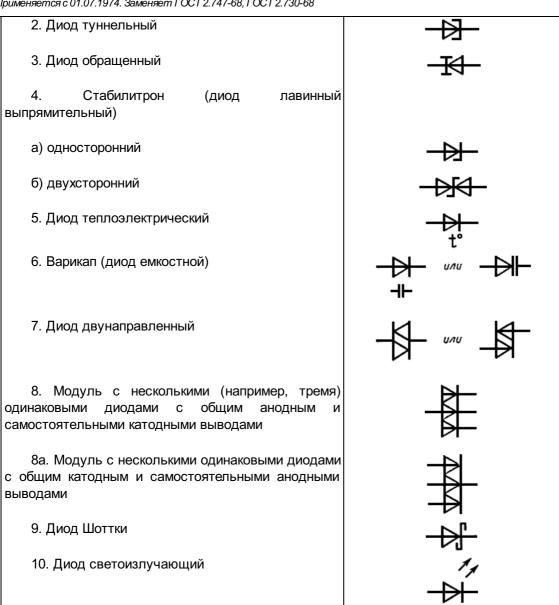
Таблица 4

| Наименование | Обозначение |
|-----------------------------|-------------|
| 1. Эффект туннельный | |
| а) прямой | 3 |
| б) обращенный | I |
| 2. Эффект лавинного пробоя: | |
| а) односторонний | L |
| б) двухсторонний | J |
| 3-8. (Исключены, Изм. N 2). | |
| 9. Эффект Шоттки | ſ |

6. Примеры построения обозначений полупроводниковых диодов приведены в табл.5.

Таблица 5

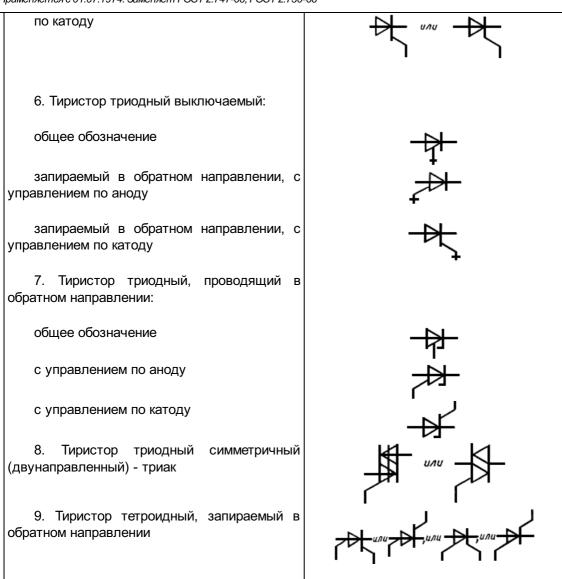
| Наименование | Обозначение |
|-------------------|-----------------|
| 1. Диод | |
| Общее обозначение | - N- |



7. Обозначения тиристоров приведены в табл.6.

Таблица 6

| Наименование | Обозначение |
|--|---|
| 1. Тиристор диодный, запираемый в обратном направлении | - D - |
| 2. Тиристор диодный, проводящий в обратном направлении | - N - |
| 3. Тиристор диодный симметричный | ₩ ₩ |
| 4. Тиристор триодный. Общее обозначение | |
| 5. Тиристор триодный, запираемый в обратном направлении с управлением: | |
| по аноду | |



Примечание. Допускается обозначение тиристора с управлением по аноду изображать в виде продолжения соответствующей стороны треугольника.

8. Примеры построения обозначений транзисторов с *P-N*-переходами приведены в табл.7.

Таблица 7

| Наименование | Обозначение |
|---|-------------|
| 1. Транзистор | |
| а) типа <i>PNP</i> | \ |
| б) типа <i>NPN</i> с выводом от внутреннего экрана | |
| 2. Транзистор типа <i>NPN</i> , коллектор соединен с корпусом | |
| 3. Транзистор лавинный типа <i>NPN</i> | 4 |

| 4. Транзистор однопереходный с <i>N</i> -базой | 1 |
|---|------|
| 5. Транзистор однопереходный с <i>Р</i> -базой | 1 |
| 6. Транзистор двухбазовый типа <i>NPN</i> | |
| 7. Транзистор двухбазовый типа $PNIP$ с выводом от i области | 17 |
| 8. Транзистор двухбазовый типа $PNIP$ с выводом от i -области | 17 |
| 9. Транзистор многоэмиттерный типа <i>NPN</i> | 1111 |

Примечание. При выполнении схем допускается:

а) выполнять обозначения транзисторов в зеркальном изображении, например,



- б) изображать корпус транзистора.
- 9. Примеры построения обозначений полевых транзисторов приведены в табл.8.

Таблица 8

| Наименование | Обозначение |
|--|-----------------|
| 1. Транзистор полевой с каналом типа <i>N</i> | +- |
| 2. Транзистор полевой с каналом типа <i>P</i> | 1 - |
| 3. Транзистор полевой с изолированным затвором без вывода от подложки: | |
| а) обогащенного типа с <i>P</i> -каналом | L |
| б) обогащенного типа с <i>N</i> -каналом | ¥ <u>L</u> |
| в) обедненного типа с <i>P</i> -каналом | ↑ <u>L</u> |
| г) обедненного типа с <i>N</i> -каналом | ¥ <u> </u> |
| 4. Транзистор полевой с изолированным затвором обогащенного типа с заналом, с внутренним соединением истока и подложки | ↑ |

| 5. Транзистор полевой с изолированным затвором с выводом от подложки | |
|--|--|
| обогащенного типа с <i>Р</i> -каналом | <u> </u> |
| | 1 7 1 |
| | |
| | |
| 6. Транзистор полевой с двумя изолированными затворами обедненного | |
| типа с Р-каналом с выводом от подложки | - |
| | ITI |
| 7. Транзистор полевой с затвором Шоттки | l D |
| 1. Tpanonorop honoson o darbopom mornion | <u> </u> |
| | |
| 8. Транзистор полевой с двумя затворами Шоттки | inin |
| о. транзистор полевой с двумя затворами шоттки | 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 |
| | |
| | |

Примечание. Допускается изображать корпус транзисторов.

10. Примеры построений обозначений фоточувствительных и излучающих полупроводниковых приборов приведены в табл.9.

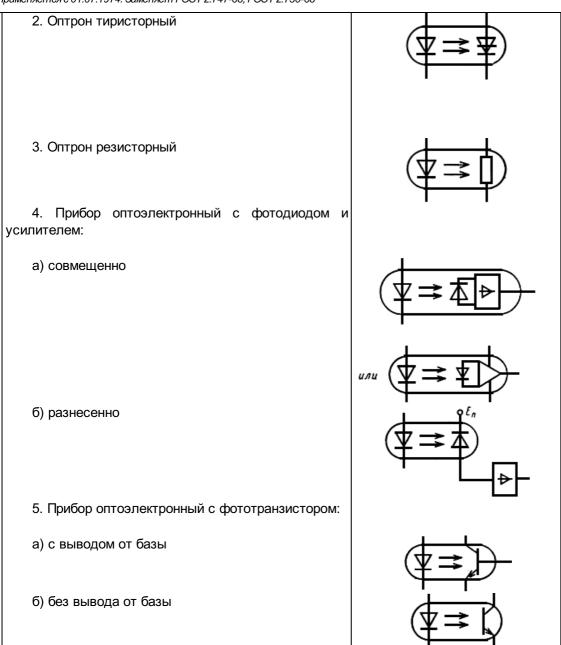
Таблица 9

| Наименование | Обозначение |
|----------------------|--|
| 1. Фоторезистор: | |
| а) общее обозначение | <u>»</u> |
| б) дифференциальный | 1 |
| 2. Фотодиод | |
| 3. Фоторезистор | <i>M</i> |
| 4. Фототранзистор: | -131- |
| а) типа <i>PNP</i> | ×r |
| б) типа <i>NPN</i> | »K |
| 5. Фотоэлемент | 1 |
| 6. Фотобатарея | - - - +- - |

11. Примеры построения обозначений оптоэлектронных приборов приведены в табл.10

Таблица 10

| Наименование | Обозначение |
|-------------------|-------------|
| 1. Оптрон диодный | ♥ ▼ |



Примечания:

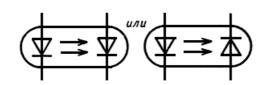
1. Допускается изображать оптоэлектронные приборы разнесенным способом. При этом знак оптического взаимодействия должен быть заменен знаками оптического излучения и поглощения по ГОСТ 2.721-74,

например:





2. Взаимная ориентация обозначений источника и приемника не устанавливается, а определяется удобством вычерчивания схемы, например:



12. Примеры построения обозначений прочих полупроводниковых приборов приведены в табл.11.

Таблица 11

| Наименование | Обозначение |
|--|----------------|
| 1. Датчик Холла | - X |
| Токовые выводы датчика изображены линиями, отходящими от коротких сторон прямоугольника | |
| 2. Резистор магниточувствительный | - \ |
| 3. Магнитный разветвитель | X T |

13. Примеры изображения типовых схем на полупроводниковых диодах приведены в табл.12.

Таблица 12

| Наименование | Обозначение |
|--|---------------|
| 1. Однофазная мостовая выпрямительная схема: | |
| а) развернутое изображение | л 2 или |
| | 2 4 |
| б) упрощенное изображение (условное графическое обозначение) | |

Примечание. К выводам 1-2 подключается напряжение переменного тока; выводы 3-4 - выпрямленное напряжение; вывод 3 имеет положительную полярность.

Цифры 1, 2, 3 и 4 указаны для пояснения.

Пример применения условного графического обозначения на схеме

2. Трехфазная мостовая выпрямительная схема

3. Диодная матрица (фрагмент)

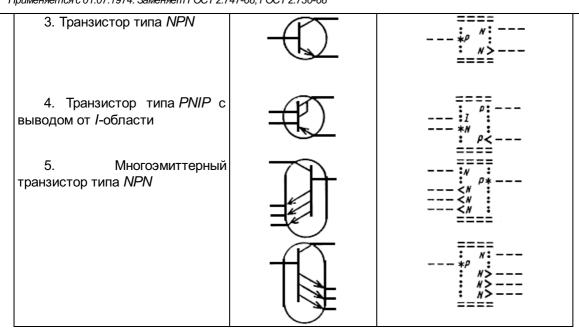
Примечание. Если все диоды в узлах матрицы включены идентично, то допускается применять упрощенный способ изображения. При этом на схеме должны быть приведены пояснения о способе включения диодов



14. Условные графические обозначения полупроводниковых приборов для схем, выполнение которых при помощи печатающих устройств ЭВМ предусмотрено стандартами Единой системы конструкторской документации, приведены в табл.13.

Таблица 13

| Наименование | Обозначение | Отпечатанное обозначение |
|-------------------------------|-------------|------------------------------------|
| 1. Диод | | +> |
| | или | <+ |
| 2. Транзистор типа <i>PNP</i> | | ==== : p: ** : p< ==== |



Примечание к пп.2-5. Звездочкой отмечают вывод базы, знаком "больше" или "меньше" - вывод эмиттера.

15. Размеры (в модульной сетке) основных условных графических обозначений даны в приложении 2.

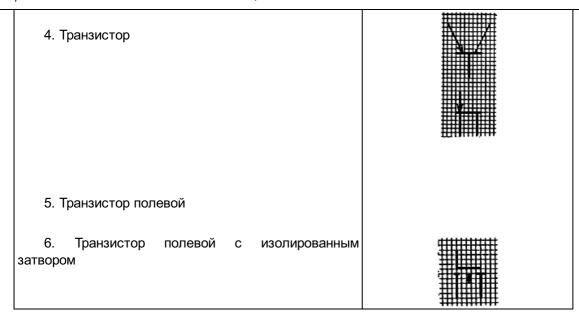
(Измененная редакция, Изм. N 4).

ПРИЛОЖЕНИЕ 1. (Исключено, Изм. N 4).

ПРИЛОЖЕНИЕ 2 Справочное

Размеры (в модульной сетке) основных условных графических обозначений

| Наименование | Обозначение |
|----------------------|-------------|
| 1. Диод | > |
| 2. Тиристор диодный | |
| 3. Тиристор триодный | |



ПРИЛОЖЕНИЕ 2. (Введено дополнительно, Изм. N 3).

Электронный текст документа подготовлен АО "Кодекс" и сверен по: официальное издание Единая система конструкторской документации. Обозначения условные графические в схемах: Сб. ГОСТов. - М.: Стандартинформ, 2010