HomeWork 2

Name: Yi Zihong ID: U201613634

Test 7

These are the pictures which should be attached.

□ 😭 GPIO_59924 (8)	OUT				34 LVCMOS33*	*	3.300	12	▼ SLOW	→ NONE
⊕ 😼 jc_gpio_tri_o (8)	OUT				34 LVCMOS33*	-	3.300	12	▼ SLOW	→ HONE
✓ jc_gpio_tri_o[7]	OUT	JC_gpio_tri_o_7	U12	* 🗸	34 LVCMOS33*	*	3, 300	12	▼ SLOW	→ HONE
jo_gpio_tri_o[6]	OUT	JC_gpio_tri_o_6	T12	+ ✓	34 LVCMOS33*	*	3.300	12	▼ SLOW	₩ HOME
✓ jc_gpio_tri_o[5]	OUT	JC_gpio_tri_o_5	Y14	+ ☑	34 LVCMOS33*	*	3.300	12	▼ SLOW	→ NONE
✓ jc_gpio_tri_o[4]	OUT	JC_gpio_tri_o_4	W14	+ ☑	34 LVCMOS33*	~	3.300	12	▼ SLOW	→ HONE
✓ jo_gpio_tri_o[3]	OUT	JC_gpio_tri_o_3	T10	▼ 🗸	34 LVCMOS33*	*	3.300	12	▼ SLOW	₩ NOME
✓ jc_gpio_tri_o[2]	OUT	JC_gpio_tri_o_2	T11	+ ☑	34 LVCM0S33*	*	3.300	12	▼ SLOW	- NONE
- ✓ jc_gpio_tri_o[1]	OUT	JC_gpio_tri_o_1	₹15	* 🗸	34 LVCMOS33*	*	3, 300	12	▼ SLOW	₩ HONE
✓ jo_gpio_tri_o[0]	OUT	JC_gpio_tri_o_0	V15	+ ✓	34 LVCMOS33*	*	3.300	12	▼ SLOW	₩ NOME



