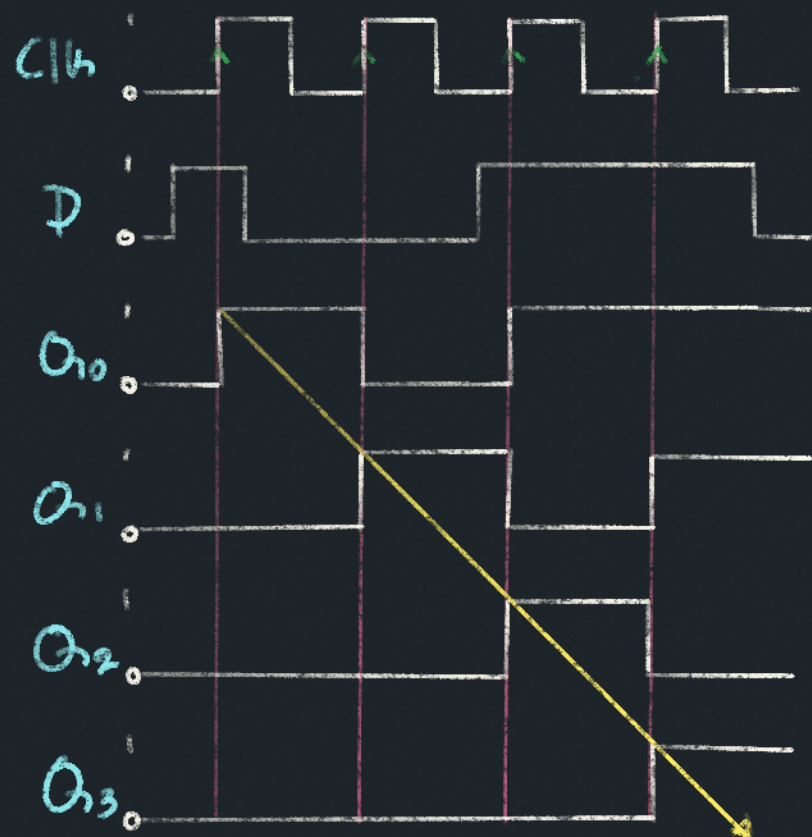
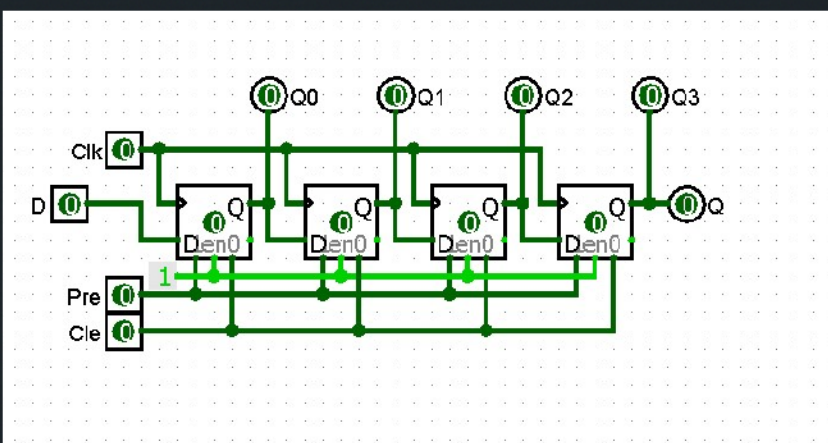


# ΚΑΤΑΧΩΡΗΤΗΣ ΟΛΙΣΘΗΣΗΣ 4 bit

ΟΝΟΜΑ: Shift Register (pm D-FF)

ΛΕΙΤΟΥΡΓΕΙΑ: καταχωρεί το σήμα που λαμβάνει από την είσοδο **D** μέσα σε τέσσερα D Flip Flops και το μεταφέρει στην έξοδο **Q**

ΣΗΜΕΙΩΣΕΙΣ: • θετικά ακροαυροδοτούμενο



# ΣΕΙΡΙΑΚΟΣ ΑΘΡΟΙΣΤΗΣ 4 bit

ΟΝΟΜΑ: Sh.Reg.Adder (JK)

ΛΕΙΤΟΥΡΓΕΙΑ: Χρησιμοποιεί μια παραλλαγή του παραπάνω κυκλώματος για να αναθηκεύει τετραψήφιους δυαδικούς αριθμούς και προσθέτει τα ψηφία τους ένα-ένα (κρατώντας το κρατούμενο σε ένα από JK Flip Flop) για να βρεί το άθροισμά τους.

