

Факултет за информатички науки и компјутерско инженерство, Скопје

Микропроцесори и микроконтролери

Лабораториска вежба број 03

РАБОТЕЊЕ СО НИЗИ И МАТРИЦИ ВО АСЕМБЛЕР 8086

Работење со низи и матрици во асемблер 8086

Целта на оваа вежба е изучување на наредбите за работа со низи и матрици во асемблер 8086.

Предмет на работа

- 1. Запознавање со низи во асемблер.
- 2. Запознавање со матрици во асемблер.

Запознавање со низи во асемблер

Низа може да се дефинира како секвенца од повеќе последователни елементи од ист тип. Така на пример, во виш програмски јазик низа од 10 целобројни елементи може да се дефинира како: NIZA : ARRAY[0..9] OF INTEGER; До секој елемент се пристапува според целоброен индекс. Во меморија овие низи се претставуваат како последователен простор во меморија каде се сместени соодветните елементи:



Во асемблер, за да се пристапи до секој од елементите во низата потребно е да се знае нивната адреса. Таа може да се добие според следната формула:

Element Address = Base Address + ((Index - Initial Index) * Element Size)

- Base Address е адресата на првиот елемент во низата (A[0])
- Index е на индексот елементот што го бараме (пр. за A[1] индекс е 1)
- Initial Index е индексот на првиот елемент во низата (најчесто нула)
- Element_Size е големината на секој од елементите изразена во бајти. Ако елементите од низата се од тип db големината е 1, а ако се од тип dw големината е 2.

Дефинирање на низи

Низите вообичаено се дефинираат во податочниот сегмент со следната синтакса:

каде ime_na_niza е името на променливата со која ќе се пристапува до низата, TIP е основниот тип на сите елементи (db = byte, dw = word итн), n е бројот на елементи во низата а dup (?) означува да се направат n дупликати од основниот тип кои се неиницијализирани. При самата дефиниција може и да се иницијализираат низите. Еден пример е:

broevi db 5, 10, 15, 20, 25, 30

Пример за пристап до низи во меморија

Во овој пример потребно е да напишете код во асемблер кој што ќе изврши печатење на елементите од една низа на екран. Низата се пристапува преку променливата NIZA дефинирана во податочниот сегмент.

Во податочниот сегмент додадете го следниот код:

На точното обележано место на кодот треба да го напишете следниот код:

```
MOV BX, OFFSET NIZA
      MOV CX, 05h
      MOV AH, 02h
      MOV AL, Oh
CIKLUS:
      MOV DL, [BX]
      ADD DL, 30h
      INT 21h
      INC BX
      LOOP CIKLUS
      Да ги појасниме сите редови еден по еден:
1.
```

NIZA DB 2, 4, 1, 6, 7

Во податочниот сегмент се дефинира простор за променливата NIZA која содржи пет елементи.

```
2.
      MOV BX, OFFSET NIZA
```

Во регистарот ВХ се сместува адресата на почетокот на низата (поместувањето во рамките на DS сегментот, бидејќи NIZA е дефинирана во тој сегмент). Оваа линија код може да се замени со следната која го има истото значење:

```
LEA BX, NIZA
```

Со инструкцијата LEA(Least effective Address) се копира ефективната адреса на првиот елемент во NIZA во регистерот ВХ.

```
3.
      MOV CX, 05h
```

Во регистарот СХ внесуваме вредност 05h, колку елементи треба да се отпечатат, т.е. колку пати треба да се повтори циклусот.

```
MOV AH, 02h
MOV AL, Oh
```

Во регистарот АН внесуваме вредност 02h, што означува печатење при повик на INT 21h.

4. CIKLUS:

```
MOV DL, [BX]
ADD DL, 30h
INT 21h
INC BX
LOOP CIKLUS
```

Ја запишуваме вредноста сместена на локацијата каде покажува регистарот BX во регистарот DL. Потоа го зголемуваме регистарот DL за 30h за да се добие соодветниот ASCII код во DL (30h e ASCII код за знакот 0). Со повик на INT 21h се печати ASCII кодот од DL на екран. Потоа го зголемуваме BX да покажува на следниот елемент. Со наредбата LOOP циклусот продолжува доколку СХ е поголемо од нула.

Извршете ја програмата чекор по чекор, и анализирајте ги вредностите на регистрите ВХ, СХ и DL во секој чекор од циклусот. На која локација (физичка и логичка) се запишани податоците? Погледнете ја меморијата.

Запознавање со матрици во асемблер

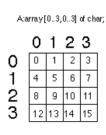
Познато е дека матриците се дводимензионални, но сепак тие треба да се зачуваат во еднодимензионалниот мемориски простор (секоја мемориска локација во податочниот сегмент има точно определена ефективна адреса). На пример, нека имаме матрица од тип char, со големина 3х3. Значи, таа има 9 елементи организирани во три редици и три колони. За тие девет елементи треба да се најде континуиран простор од девет бајти во меморијата. Секој од елементите секогаш треба да е соодветен на единствен бајт од меморијата.

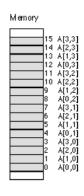
За да ги претставиме деветте елементи во меморијата, ни треба функција со два влезни параметри (за редица и колона) чиј излезен резултат е поместување во еднодимензионална низа со големина од девет. Функцијата треба да е независна од големината на матрицата, а може дури и да не зависи од димензиите на низата (значи да може да се употреби врз еднодимензионални низи, матрици, тридимензионални низи итн.). Оваа постапка е всушност мапирање (хаширање). Програмерите употребуваат два различни пристапа за оваа намена, а тоа се редење на елементите по редици (row major) и редење на елементите по колони (column major). Од нив, најчесто се употребува row major.

Редење на елементите по редици

Со овој пристап последователните елементи од една низа при формирање на матрица се редат по редици. На пример, ако имаме 9 елементи, првите три ќе бидат во првата редица, (редицата со индекс 0), вторите три во втората (со индекс 1), а третите три во третата редица (со индекс 2). Според пристапот на редење на елементите по редица, откако ќе се исполни првата редица, се преминува на полнење на втората, потоа на третата итн.

Пресликувањето на матрицата наредена според редици во мемориски простор се прави на следниов начин: првата редица се пресликува во еднодимензионалниот меморискиот простор. На нејзиниот крај се надоврзува втората редица. На крајот на втората редица се надоврзува почетокот на третата редица итн.





Елементите се мапираат според следната формула:

Element Address = Base Address + (rowindex*row size+colindex)* Element Size

При тоа, за произволна матрица А секоја од променливите го означува следново:

- Base Address адресата на првиот елемент од матрицата (A[0][0])
- colindex левиот индекс на елементот (на пример, кај елементот A[0][1], тоа е 0)
- row_size број на елементи во една од редиците во матрицата (еднакво на бројот на колони по множено со големината на секој елемент во колоната, во примерот на матрицата на сликата овој број е 4)
- rowindex десниот индекс на елементот (на пример, кај елементот A[0][1], тоа е 1)
- Element_Size големината на произволен елемент од матрицата, изразен во бајти (ако елементот е word, Element Size ќе биде 2, ако е byte ќе биде 1)

Ако претпоставиме дека Element_Size=1, rowindex=2, colindex=1, row_size=4, според горната формула ќе добиеме:

```
Element Address = 0 + (2 * 4 + 1) * 1 = 9
```

Навистина елементот A[1][2], кој се наоѓа во редицата со индекс 2 и колоната со индекс 1, кога ќе се запише во меморија тој се запишува во низа со поместување 9 од почетниот елемент. Погледнете ја сликата дадена погоре.

Пример за пристап до матрици во меморија

Напишете код во асемблер кој ќе иницијализира матрица со нумеричките вредности на знаците т.е. цифрите (0-9) кои се внесуваат од тастатура. Даден е кодот со објаснувања.

Во податочниот сегмент се дефинираат индексите на елемент од матрица і и ј како и самата матрица MATRICA која има 4 редици и 5 колони, па оттука има 20 елементи.

```
data segment
    i db ?
    j db ?
    MATRICA db 20 dup (?)
ends
```

```
Во кодниот сегмент се дефинира кодот на програмата.
code segment
start:
      ; се поставуваат сегментните регистри DS и ES
     MOV ax, data
     MOV ds, ax
     MOV es, ax
     MOV i, Oh ; се иницијализира на О бројачот по редици
RED:
     MOV j, 0h ; се иницијализира на 0 бројачот по колони
KOLONA:
      MOV ah, 01h
      INT 21h ; се чита знак од тастатура (ASCII код на цифра) и се сместува
во AL
      MOV cl, al ; AX ќе се користи понатаму па знакот се копира во CL
      SUB cl, 30h ;од CL се одзема 30h (ASCII кодот за '0') за да се добие
нумеричката вредност за внесената цифра ('5'-> 5)
      ; следно се пресметува поместувањето за матрицата со индекси і и ј
      MOV ax, 4;4 големината на една редица
             ;се множи 4 со і и производот се сместува во АХ
      MOV dh, 0h
      MOV dl, j
      ADD ax, dx
                  ;се додава ј на АХ и се добива поместувањето од
почетниот елемент на матрицата
      MOV bx, ax
      MOV MATRICA[bx], cl ;вредноста на цифрата се копира во меморија
      INC ; се зголемува бројачот на колони
      СМР j, 4h ;се проверува дали се поминати елементите од сите колони
      JNE KOLONA ; ako he ce враќаме
```

```
INC i ; се зголемува бројачот на редици

СМР i, 5h ; се проверува дали се поминати елементите од сите редици

JNE RED

MOV ax, 4c00h ;излез

INT 21h

ends
ends
end start
```