

Fragensammlung an die bishergeschafften Prüfungen VU V Betriebssysteme (Pauschal) [aNeWoW verfügbare, bis 02.2020 + 2010]

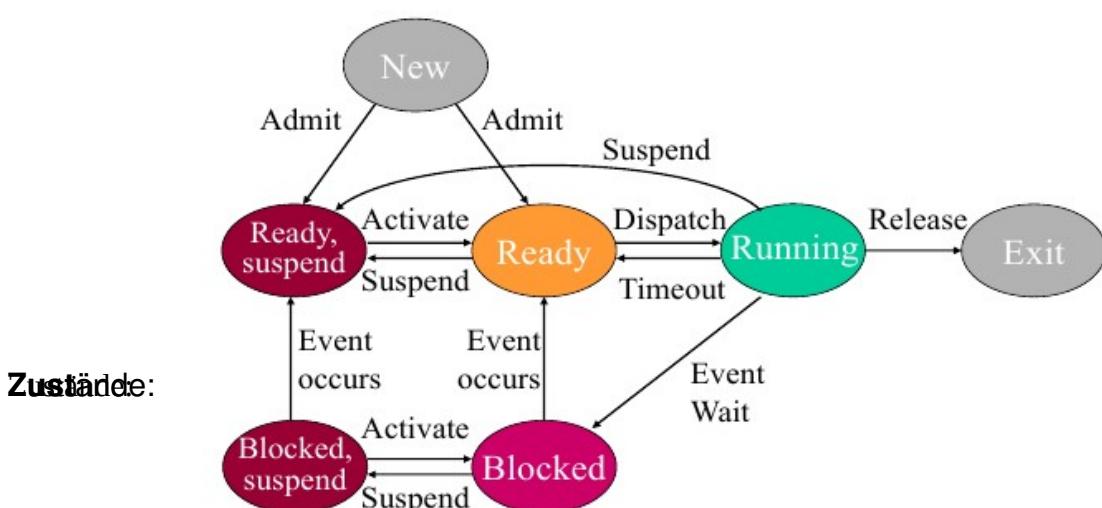
Foliensatz 11 – Betriebssysteme I – Einführung

Nennen Sie zwei Abstraktionen die im Betriebssystem Benutzerwelt und welche Aufgaben führt das Betriebssystem durch, um die Abstraktionen zu realisieren?

- „ungestörte“ Programmabarbeitung Prozessmanagement
- „unendlîch“ großer Speicher Betriebssystem für Speicherverwaltung durch
- „private“ Maschine Betriebssystem für Zugriffsschutz und Datensicherheit zuständig

Foliensatz 22 – Prozesse

Zeichnen Sie das Zustandsdiagramm eines Prozesses beginnend mit der Entstehung bis zur Beendigung des Prozesses. Geben Sie die Namen der Zustände und beschreiben Sie kurz jeden Zustand und Übergang.



Zustände:

•
•
•
•

New: OS hat einen neuen Prozess erstellt. Der Prozess ist jedoch noch nicht bereit zur Ausführung

- Ready bereit zur Ausführung, ist Ready Queue, wartet auf Zuteilung CPU
- Running Prozess läuft gerade auf CPU
- Blocked Prozess wartet auf Event (By (Bsp: IO Operations)) sodass er weiter arbeiten kann.
- Ready suspendiert Ready, ausgelagert durch Swapping in einem Sekundärspeicher
- Blocked suspendiert Blocked, ausgelagert durch Swapping in einem Sekundärspeicher
- Exit: Zustand wird durch Terminierung erreicht. Prozessinformationen/Tabellen werden gelöscht sobald inhaltlich benötigt

Übergänge:

- Admit: Prozess aus New ist nun bereit zur Ausführung
- Suspend: Auslagern des Prozesses in Sekundärspeicher (zur Effizienten Nutzung des Speicherplatzes)
- Activate: Reintegrieren Primärspeicher (entweder in Blocked oder Ready-Zustand)
- Dispatch: Abrufen des Prozesses vom Ready-Zustand in den Running-Zustand (CPU)

- Timeout bezeichnet eine endende Interruption. Dispatching heißt gemäß Scheduling Strategy einen neuen Prozess ein und nimmt daher den (derzeit) Prozess in die Ready Queue stecken.
- Eventwait falls Prozess auf I/O Operation wartet wird er geblockt um in dieser Zeit die CPU hantieren zu nutzen.
- Event occurs ein bestimmtes Event (I/O Operation) fand statt, Prozess ist nun wieder ready.

Wodurch unterscheidet sich der Prozess von Ready Ready Block Blocked?

- Ready jederzeit bereit um wieder von Dispatching ausgewählt zu werden und auf CPU zu arbeiten
- Blocked wartet auf bestimmtes Event (bspw. I/O Operation) um weiter ausgeführt werden zu können

Was ist Swapping? Wann wird es angewandt?

- Swapping ist das Auslagern von Ready Blocked Zuständen in das gleichzeitigen Zustände auf Sekundärspeicher (Festplatte) (Ready, suspend, Blocked, suspend)
- wird angewandt wenn viele Prozesse im Hauptspeicher (RAM) sind, dies führt zu einer Verschlechterung der Performance

Was versteht man unter einer Prozess Control Block? Beschreiben Sie, in welchen Teilen der PCB besteht und welche Informationen die Teilfunktionen verwaltet werden.

Process Control Block ist Teil des Prozess Images, PCB enthält Datei, die das OS benutzt um den Prozess zu verwalten

- Process Identifier (PID) des Prozesses, der dem User zugänglich ist des Parent-Prozesses
- Process State Information Zustand des Prozesses, speichert Register,halte, Kontroll- und Statusregister, und Stackpointer
- Process Control Information Zustand des Prozesses, speichert Scheduling und Prioritätsinformationen, Querverweise auf andere Prozesse, Interprozesskommunikation, Memorymanagement, welche Ressourcen wurden/werden verwendet, Privilegien

Geben Sie drei HW Mechanismen an, mit denen ein Mikroprozessor die Aufgaben des OS unterstützen. Charakterisieren Sie die Funktionen jedes Mechanismus kurz.

- Process Switching Wechsel von Prozessen gehäuft Scheduling Strategy
- I/O und Hardware Access Management zugehörigkeiten HW mittels Interfaces und I/O
- Basic Memory Management gliedert unter Unterstützung bei der Speicherverwaltung

Erklären Sie die Aktionen, die ein Betriebssystem bei einem Prozess Switch durchzuführen sind. Welche Aktionen von Erfolglos sein können und zu einem Prozess Fault führen?

Process Switch ist die Wechsel des aktiven Prozesses, findet statt wenn ein Besitz der CPU ist entstanden durch System Call (intern wird Funktionalität des OS aufgerufen), Trap (interner Fehler im Prozess anzeigt), Interrupt (externe Störung)

- PCB muss gespeichert werden
- CPU Register und Stackträge werden gespeichert, sodass Prozessierung an dieser Stelle weiterarbeiten kann.
- Durchführen den Interrupt/Call/Trap/Aktion
- Umschalten des aktiven Prozesses geschafft Scheduling
- später wenn Prozess wieder geladen werden soll, returniert Prozess und Prozesszustand wird wieder hergestellt

Erklären Sie die Begriffe **Process Switch und Mode Switch**, wie die Bezeichnung dieser beiden Konzepte zusammenhängt. Sie ist weiterhin die Klasse **Event** aus dem Katalog, die einen **Mode Switch** auslösen kann.

Process Switch ist der Wechsel des aktiven Prozesses, findet statt wenn ein Besitz der CPU ist entweder durch **System Call** (intern wird Funktionality des OS aufgerufen) oder **Trap** (interner Fehler im Prozess anweisung) oder **Interrupt** (externe Störung)

Mode Switch (wieder eben durch **Sys Call**, **Trap** oder **Interrupt**) erzeugt Wicht das Wechseln vom User Mode in eine Privileged Mode. **User Mode** sind reines Prozess Switches möglich, insofern bedingen **Mode Switches** (nicht unbedingt, aber möglich) **Process Switches** von **Execution Mode** Wechsel (**Execution Modes** existieren zum Schutz der Datenstruktur Period des Betriebssystems)

Worin liegt der grundsätzliche Unterschied zwischen **Process switch** und **Thread switch**? Welcher Vorteil ergibt sich aus der Einführung von Thread für den Benutzer und was muss der Benutzer beachten?

Prozesse kümmern sich sowohl um die Ressourcenverwaltung als auch um das Dispatching (kurzfristiges Scheduling) mit der Einführung von Threads geht es nicht mehr um diese beiden Aufgaben, Threads kümmern sich nur um das Dispatching.

- Prozesse im Virtual Adressraum mit Prozess, Speicher, Schutz, I/O, Files
- Thread derzeitigen Ausführungszustand, Stack, Kontext, thread lokale Variablen, besitzt Zugriff auf Prozessspeicher und Ressourcen

Vorteile:

- Thread Erzeugung/Terminierung benötigt weniger Zeit,
- Umschaltung zwischen Threads geht schneller als Processswitch
- Kommunikation innerhalb Kernel
- Benutzer muss beachten Synchronisation zwischen Threads bei unterschiedlichen Aufgabe!

Was versteht man unter einer **Process Image**? Erklären Sie, was welche Teile eines Process Image besteht.

- Beschreibt den **derzeitigen Status/Aufbau** des Prozesses, wird von BS benötigt für Speicherverwaltung RAM
- **Process Tables** im BS zeigen auf **Process Images** im **Virtual Memory**
- **Besteht aus:**
 - **Process Control Block** (Process identification, Processor state information, Process control information)
 - **User Program** enthält alle unveränderlichen Information (Programcode, etc.)
 - **User Data** (System Stack wo Variablen gespeichert werden, und Heap zur Variable Allokierung)
 - **System Stack** speichert Parameter und Adressen der System Calls [Shared Address Space]



Was versteht man unter einem **Microkernel**? Welche zentralen Services muss ein Microkernel zur Verfügung stellen? Welche Vorteile/Nachteile ergeben sich bei der Verwendung eines Microkernels?

- Nur die benötigten Basis services befinden sich im Kernel, Kernel nicht zentrale Services des Betriebssystems als Server-Prozesse auf Prozessebene.

- Vorteil: ist flexibel, einheitlich und portabel
- Nachteil: Microkernel ist gleich im Microkernel definiert, unterschiedliche Anzahl an Services)
- Zentrale ServiceBroker-Prozesse für Switching, Memory Management, Interprozess-Kommunikation, Hardware Access und Nachrichtenaustausch zw. Kontrolle zw. zwischen Prozessen und Kernel

Erklären Sie den Begriff Multithreading. Geben Sie Probleme bei der Verwendung von Threads an.

- Multithreading bezeichnet, dass es pro Prozess mehrere Threads gibt. Dies bedeutet, dass jeder Prozess mehrere Threads (Aufgaben) unterteilt werden kann, während der Prozess selbst nur das Ressourcenmanagement/Verwaltung betreibt.
- Problem Zugriff auf gemeinsam genutzte Ressourcen darf während A/R/W Access besitzen.
- Thread Control Block je Thread besteht aus Kontrolle über Thread

Nennen Sie die drei Kategorien von Ereignissen, mit denen die Basis-Betriebssystem die Kontrolle über das Computersystem übernimmt. Geben Sie für jede Kategorie ein Beispiel an.

- System Call: expliziter Aufruf des Programms auf das Betriebssystem (I/O, Fork, etc.)
- Trap: bedingt durch aktuelle Programminstruktion (Fehlerharter Code, etc.)
- Interrupt: Ursache liegt außerhalb des Prozesses

Welcher Vorteile ergibt sich aus der Fähigkeit von Threads für den Benutzer? Wodurch kommt es zu diesen Vorteilen? Woran unterscheiden Benutzer die Programmierung von Threads an?

Vorteile:

- Thread Erzeugung sowie Thread-Termination benötigt weniger Zeit, dies kommt daher, da Threads die Ressourcenverwaltung des Prozesses überlassen. Threads kümmern sich nur um das Dispatching (Prozesse übernehmen die Leitung, daher langsamer)
- Umschalten zwischen Threads geht sehr schnell, kein Process-Switch nötig
- Kommunikation zwischen Threads ist ohne Kette möglich, jedoch ist eine Synchronisierung zwischen den Threads notwendig

Der Benutzer muss bei der Programmierung von User Level Threads darauf achten, dass die Synchronisation bei seiner Händen liegt.

Was versteht man unter einer Kernel-Level Thread (KLT) und unter einer User-Level Thread (ULT)? Beschreiben Sie die beiden Arten der Threadimplementierung und charakterisieren Sie deren Unterschiede.

- Kernel Level Thread:
 - werden vom Kernel gesehen und verwaltet mittels Kernel Thread API
 - Threadswitching durch Kernel (nur in Kernel Mode möglich)
 - blockieren einzelne Threads möglichst nicht ganzer Prozess wird blockiert.
 - Bei mehreren Kernel KLT kann in zweitem Kernel auf User Thread ausgeführt werden, gleichzeitig!
- User Level Thread:
 - Threads sind für den Kernel unsichtbar
 - Threadswitching management durch Thread Library im User Mode möglich
 - anwendungspezifisches Scheduling

- wird Prozessortime **Kerngebiet** blockiert, blockiert **alle Threads** in **ULT** einen **blockierten System Call** auf, so werden **alle Threads** des Prozesses gestoppt
- **Synchronisation ist in User Mode**
- **kein Ausführen auf mehreren Kernen gleichzeitig**

Wie unterscheidet sich das Blockierverhalten von Kernel Level Threads und User Level Threads?

- **ULT:** Threads werden als **ganzes Objekt** blockiert, sobald Prozess geblockt wird
- **KLT:** **einzelne Threads können blockiert werden**, ohne ganze Anweisung

Bestimmen Sie die verschiedenen Arten, wie Prozesse im Betriebssystem geteilt werden können!

- **Nonprocess Kernel:**
 - strikte Trennung von Prozessen und Kernel
 - Prozesse sind nur Benutzerprogramme,
 - BS arbeitet getrennt von Prozessen
 - Kernel ist zentraler Schnittstellenknoten HW/SW
- **Ausführung des Betriebssystems in User-Prozessen:**
 - BS ist Sammlung von Routinen, die in User-Prozessen ausgeführt werden können
 - Verlässt der Prozess den User-Modus zum Processswitching
 - jeder Prozess hat eigenen Kernelstack
- **Prozessbasiertes Betriebssystem:**
 - Betriebssystem ist Ansammlung von Prozessen (wie die Prozesse selbst)
 - nur Basiservices sind keine Prozesse, alle anderen Services sind eigenständige Prozesse

Welche Kernelarchitekturen gibt es?

- **Monolithic OS** nur bei kleineren Betriebssystemen, Menge an Prozeduren die sich gegenseitig abhängen veraltet)
- **Layered OS** geschieht System auf hierarchische Art, durchschichtete Schichten können miteinander interagieren, aufbauen
- **Modular OS** verschiedene Ansätze realisieren die wichtigsten Funktionalitäten vom Betriebssystem, Hardware Abstraktion Layer in unterster Schicht

Foliensatz 33 – Scheduling

Was versteht man unter Long Term Scheduling, Mid Term Scheduling und Short Term Scheduling?

Long Term Scheduling:

- bei der Kreierung von neuen Prozessen aktiv
- befasst sich mit der Frage ob ein neuer Prozess Ready in die Ready Queue die Ready-Suspend Queue kommt, also ob der Prozess in dem Mittelteil Schedule oder den Short-Term Scheduler übergeben wird
- bestimmt Parallelitätsgrad

Mid Term Scheduling:

- Scheduling für das Ein- und Ausladen Sekundärspeicher (Swapping)

Short Term Scheduling:

- bestimmt welchen Prozess aus Ready Queue als nächstes in die CPU geladen wird
- = Dispatcher

- wird bei Interrupt OS Signalsignale aufgerufen
- Interrupt kann durch I/O operation oder durch Timer (max Zeit zur Abarbeitung) ausgelöst werden

Beschreibung der folgenden Strategien für das Scheduling und Vergleichsweise deren Eigenschaften: FCFS, Round Robin, SJF, RR, HRRN, Response Ratio, NakF und Feedback Scheduling

First Come First Serve:

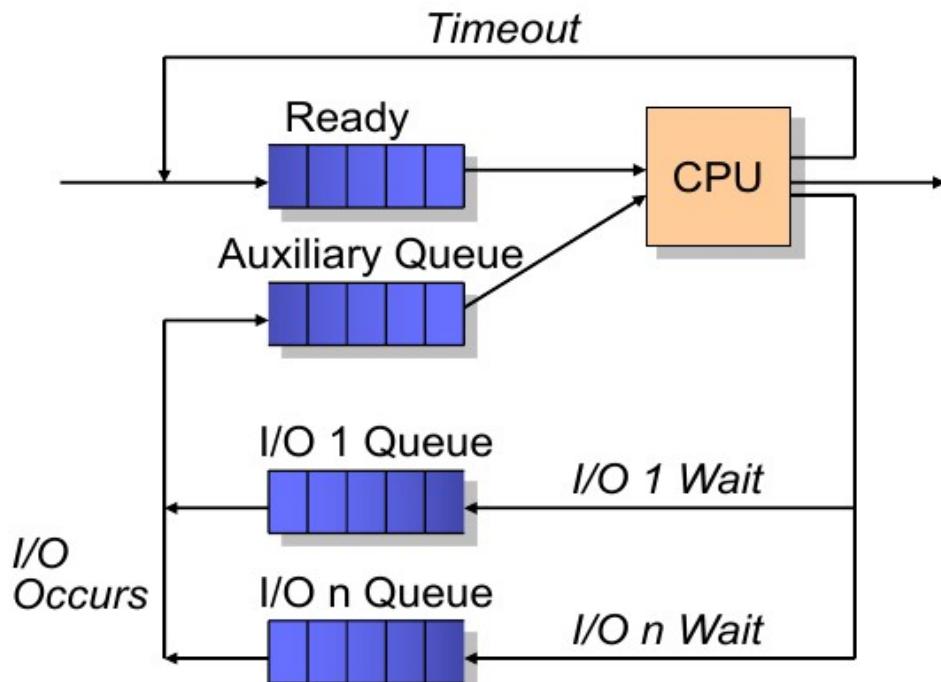
- Selection Function verwendet kein Prioritatem, ist zuerst dran
- Decision Mode Non Preemptive
- beginnigt abgängen und CPU einsteht bis Prozesse währenddessen Prozesse immer wieder an Ende der Ready Queue geschoben werden
- ermöglicht Starvation und Endlosschleifen

Round Robin:

- Selection Function wie bei First Come First Serve, ältester Prozess in Ready Queue wird ausgewählt
- Decision Mode Preemptive (unterbrechend)
- jeder Running prozess bekommt gleichlange (kürzest) Zeitslot, sobald Zeit abgelaufen → Prozesswechsel (zyklische Weitergabe von Zeitslots)

Virtual Round Robin:

- Round Robin beachteig I/O Requests des Prozesses, diese können die Zeitslots nicht voll ausschöpfen, sie werden während Blockzeit im Vont CPU interiven überholt
- daher Virtual Round Robin mit Auxiliary Queue (besitzt höhere Priority als Ready Queue)



Shortest Process Next (SPN):

- Selection Function wählt Prozess mit geringster CPU Dauer aus

- **Decision Model Non Preemptive**
- **kurze Prozessewiederbeginnt begünstigt**
- **besser Response Times FALS FCFS**
- **Probleme Starvation möglich, Berechnung der erwartbaren Programmierung schwierig, non preemptive ermöglicht Blockieren der CPU**

Shortest Remaining Time (SRT):

- **Selection Function wie bei Shortest Process Next, wählt Prozess mit geringster CPU Dauer aus**
- **Decision Model Preemptiven (unterbrechend)**
- **fairer im Bezug auf kürzere Prozesse als Shortest Process Next (SPN)**
- **Probleme Starvation möglich, Berechnung der erwartbaren Programmierung schwierig**

Highest Response Rate Next:

- **Selection Function RR (w/wis) vs. [gesamte bis wartende Wartezeit] / geschätzte Service Time), Priorität höher je größer RR**
- **Decision Model Non Preemptive**
- **fairer im Bezug auf kürzere Prozesse**
- **keine Starvation jedoch Berechnung der erwartbaren Servicezeiten nötigsten**

Feedback Scheduling:

- **Selection Function basiert auf bisheriger Ausführungszeit; je mehr CPU Time ein Prozess konsumiert hat, desto niedriger wird Priorität (eigene Quelle Project Priority)**
- **Decision Model preemptive**
- **Problem Starvation möglich, Abhilfe mittels ansteigender Priority**

Erklären Sie die Begriffe Deadlock, Lifelock und Starvation (4) (4)

- **Deadlock durch zyklische Abhängigkeit bei Zugriff auf Ressource kann keiner der beiden Prozesse die notwendigen Ressourcen anfordert, aber gibt sie auch nicht mehr ab (preemption) → Programm kann nicht weiterlaufen**
- **Lifelock: Prozess wird beim Eintreten des kritischen Abschnitts wiederfort kein Fortschritt möglich**
- **Starvation ein Prozess kann nie auf bestimte Ressourcen zugreifen, weil immer andere vorher abgearbeitet werden**

Nennen Sie die Aktionen Optimerungsziel die die Scheduler bei der Scheduling verfolgen kann und geben Sie jeweils Beispiel an.

- **Durchsatz desto besser Schaltung, desto mehr Prozessen können nacheinander beendet werden → SRT**
- **Fairness alle Programme müssen irgendwann beendet werden, kein Lifelock – Robin**
- **Response Time: möglichst schnelle Antwort Bsp. Shortest Process SPN ()**
- **Einhalten von Deadlines Alle (periodische) Prozesse müssen spätestens dann beenden, wenn gefragt EDF)**
- **Prozesslastanpassung möglichst weigeln auf innerer Arbeit Virtual Round Robin**

	User-Oriented	System-Oriented
Performance	Response Time, Turnaround Time, Deadlines	Throughput, Processor Utilization
Other	Predictability	Fairness, Resource Balance, Priorities

Bei welchen der folgenden Schiedlungsverfahren kann es zu Starvation kommen? (a) FCFS, (b) Shortest Job First, (c) Round Robin, (d) Priority Scheduling. Begründen Sie jeweils Ihre Antwort. (4)

- a) Nein, kein Starvation jedoch sehr lange Wartezeiten möglich
- b) Ja, da eventuell falls immer wieder neue Prozesse kommen, immer kürzere Wartezeiten vorhanden sein könnten
- c) Nein, da jeder Prozess eine zyklische Zeitscheibe erhält und Oftstes Prozesse sind jedoch sehr benachteiligt daher VRR
- d) Ja

Was versteht man unter Realtime Scheduling?

- Echtzeit Scheduling bezieht sich auf die WEGT und auf die Deadlines:
 - Soft Deadline Verpassen ist nicht kritisch (z.B. Temperatursensor)
 - Hard Deadline Deadline muss unbedingt eingehalten werden, sonst Katastrope (FCS, Alto)
- üblicherweise Preemptive
- oft bei periodischen Prozessen
- Schedulability Test überprüft, ob Task Sets调度able ist als Prozesse rechtzeitig bedient werden können

Erklären Sie Earliest Deadline First Scheduling!

- Ist ein Realtime Scheduling Verfahren
- Selection Function Task mit frühestem Deadline (Deadline abgehangen)
- Decision mode preemptive
- Optimierungsziel Minimierung der verpassten Deadline
- Schedulability Test $\sum_{i=1}^n C_i \leq T$ (C_i Dauer, T Periode)
- Wird immer geschaute welcher Task näher an dem Deadline hat wird ausgeführt, danach wieder geschaucht usw.

Foliensatz 44 – Mute & 8 Semaphonen

Was versteht man unter einer Monitor zur Prozesssynchroisation? Nennen Sie die wichtigsten Komponenten und Eigenschaften von Monitors!

- Der Monitor ist ein Softwaremodul bestehend aus Prozeduren, Dekalendaten und Initialisierungscode

- Prozeduren ergeben Zugriff durch Warte auf bestehende Bedingungen (notfull, not empty, etc.)
- Prozeduren kann man ein Prozess zugreifen
- Eigenschaften:
 - Monitor sorgt für MutEx, es muss nicht explizit programmiert werden
 - Shared Memory wird im Monitor angelegt
 - Zugriff auf eine lokale Variable mittels Monitorprozedur
 - Eintritt eines Prozesses in den Monitor mittels Monitorprozeduren
 - max. 11 Prozesse gleichzeitig für Monitorprozedur
 - Bedingungsvariable über Monitorspeicher
 - Bedingungsvariable lokal nur von Monitor zugreifbar (wait, signal, speichert nicht)

Für die Lösung der Probleme des geteilten Eintritts in einen kritischen Abschnitt werden drei Eigenschaften gefordert (a) Nennen Sie diese Eigenschaften und erklären Sie deren Bedeutung. (b) Wodurch werden die drei Eigenschaften gewährleistet, wenn Semaphore zum Schutz eines kritischen Abschnitts verwendet werden?

- a) Mutual Exclusion → nur ein Prozess darf in den kritischen Abschnitt rein
Progress → jeder Prozess muss innerhalb des kritischen Abschnitts darf nicht auf ewig verzögern werden (keine Starvation!)
Bounded Waiting → nach Requests für kritischen Abschnitt gibt es nun eine limitierte Anzahl von Personen/Wartenden in einem
- b) Semaphore besteht aus einem Wert und einer Queue. Es wird immer überprüft ob der Wert <= 0 oder > 0 ist, somit mit Mutex bei mehreren Prozessen erzeugt. Falsch = 0, kommt der Prozess in einer FIFO Queue, welche die Beginning Progress Prozess darf Bounded Waiting sicherstellt

Gegenseitigkeit Computer system, dient Ihnen zur Synchronisation bzw. Kommunikation von Prozessen und Nachrichten zu Verfügung steht (h. dass es gibt keine Semaphore oder andere Synchronisationsstrukturen). Nennen Sie zwei verschiedene Möglichkeiten, wie Sie in diesem Computersystem ein konkurrenzfester Datenaustausch zwischen parallelen Prozessen realisieren können

- blockierend und nicht blockierend Message Passing
- Blockierend Beim Empfangen/Senden einer Message wird gelangt, bis sichergestellt werden kann, dass der Messagepartner alle empfangen hat
- Nicht-Blockierend Prozess sendet Nachricht und arbeitet weiter ohne auf Antwort zu warten

Foliensatz 55 – Deadlocks

Welche Strategie zur Verhinderung gegen Deadlocks bzw. zum Verringern von Deadlocks gibt es? Beschreiben Sie dies kurz! (5)

- Deadlock Prevention beschreibt das Verhindern einer Deadlockbedingungen
 - No Mutex (indirekt) kann nicht verhindert werden, ist nötig aufgrund unserer Aufgabenstellung
 - Hold & Wait (indirekt) Prozesse fordert alle Ressourcen auf ein Blockieren, Blockieren bis alle das sind → lange Verzögerung, Prozess braucht Wissen über Ressourcen, die er verwenden wird
 -

- No Preemption (indirekt) zugewiesene Ressourcen werden nicht weggenommen, Prozess gibt Ressourcen frei, wenn ein beliebiger Prozess verfügbbar bei leicht speicherbarem Ressourcenwechsel (Process Switch)
- Circular Waiting verhindert (direkt) Protokoll mit strikter Reihenfolge bzgl. Ressourcenanfordern, Folgerwendem nur mehr Anforderungen zugelassen die unter der Grenze liegen
- Deadlock Avoidance arbeitet Bedingungen 1 bis 3 selektives Vergabe von Ressourcen
 - Process Initialization: Der Prozess wird gestartet, wenn seine Anforderungen zu einem Deadlock führen könnten. Rückzug (Rücknahme) des Schritts ist sehr defensiv
 - Resource Allocation: Die Ressourcenanforderung wird verworfen, wenn sie zu Deadlock führen könnte. Banker's Algorithmus ergibt Safe oder Unsafe State
 - Voraussetzung: Ressourcenbedarf muss bekannt sein
- Deadlock Detection: Ressourcenanforderungen werden gewährt, sofern vorhanden, Algorithmus und Deadlock erkennen (ähnlich Banker's), legt Strategie zur Deadlock Detektion (Recovery) sehr CPU intensiv

Bei der Deadlock Vermeidung spricht man von einer Safe State bzw. einer Unsafe State. Erklären Sie die Bedeutung dieses Begriffes.

Bei Deadlock Avoidance: Ressourcenvergabe führt meist den sog. Banker's Algorithmus, welcher als Ergebnis einer „safe state“ oder „unsafe state“ liefert. Safe: es gibt die Möglichkeit alle Prozesse abzuarbeiten. Deadlock: Unsafe. Deadlock möglich, aber nicht zwingend nötig.

Nennen Sie die Bedingungen für das Eintreten eines Deadlocks. Erklären Sie diese.

- No Mutex (indirekt Deadlockvermeidung) kann nicht vermieden werden, ist nötig aufgrund unserer Aufgabenstellung
- Hold & Wait (indirekt Deadlockvermeidung) Prozess Ressourcenhalter, während er auf andere wartet
- No Preemption (indirekt Deadlockvermeidung) zugewiesene Ressourcen werden nicht weggenommen bei leicht speicherbarem Ressourcenwechsel (Process Switch)
- Circular Waiting verhindert (direkt) Deadlockvermeidung geschlossener Kette von Prozessen, von der jeder in Ressourcen hält, die der andere Prozess benötigt

Was versteht man unter Deadlock Avoidance? Geben Sie zwei Gründe für Deadlock Avoidance an und beschreiben Sie diese.

Ressourcengabe, die zu Deadlocks führen können, werden nicht gewährt (Bedingungen 1 bis 3 sind erfüllt). Circular Waiting erhöht Parallelität als Deadlock Prevention, jedoch muss jedoch Wissen bezüglich des Ressourcenbedarfs haben

- Process Initialization: Der Prozess wird gestartet, wenn seine Anforderungen zu einem Deadlock führen könnten. Rückzug (Rücknahme) des Schritts ist sehr defensiv (Claimmatrix beschreibt maximalen Ressourcenbedarf für jeden Prozesses)
- Resource Allocation: Die Ressourcenanforderung wird verworfen, wenn sie zu Deadlock führen könnte. Banker's Algorithmus ergibt Safe oder Unsafe State

Foliensatz 66 – Memory Management

Was versteht man unter Virtual Memory Management? Welche Mechanismen benötigt man zur Realisierung von Virtual Memory Management? Welche Vorteile bietet es? (5)

- Unter Virtual Memory Management versteht man die Adressübersetzung: logische Adresse referenziert VM-Adressübersetzung bei jeder Ausführung
- Aufteilung des Speichers in Pages/Segments (nicht zusammenhängend)

- erlaubt es, die in **für den Prozessor relevanten Pages** aus dem RAM zu laden
- **Segmenttabellen für Überprüfung**
- Falls angeforderte Page derzeit nicht im RAM (**Page Fault**) laden aus Sekundärspeicher (kann zu Thrashing führen)
- **Resident Set Größe des Prozesses** geringer als im RAM sind
- Vorteil: Prozess kann große Pages im RAM sein, daher kann alles gleichzeitig geladen werden sein muss, einfache Adressübersetzung

Nennen Sie Möglichkeiten, um in einem Paging System Speicherschutzmaßnahmen? (3)

- **Bound Check**: logischer Adressbereich ist kontinuierlich zusammenhängend, man überprüft ob Adressen innerhalb der (maximalen) Länge des Adressbereichs liegen.
- Bei Speicherbereichshashsharing **Protection Keys**
- Variante 1: jeder (physische) Frame hat eine Key, jeder Prozess hat einen Key, bei Adressierung auf Frame mit Key abgleichen
- Variante 2: jeder Prozess hat eine Menge von Keys, es gibt zu jeder logischen Adresse ein Key hinterlegt, wenn einer der Prozesskeys im Key-Block übereinstimmt → Zutritt
- sonst immer Speicherbereichsverletzung

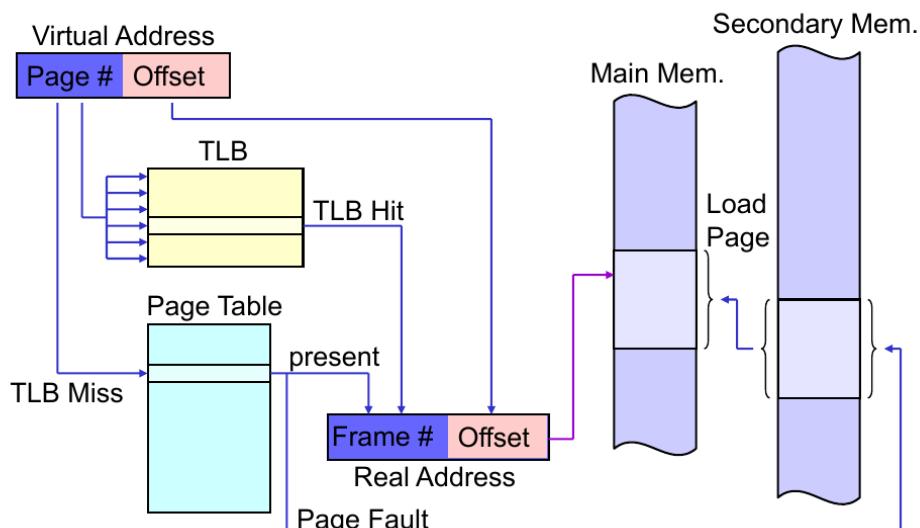
Bestehende Aufgaben für Funktion eines Translation Lookaside Buffer auf Main-Memory hat man bei der Betriebssystemimplementierung bei einem Prozess-Switch zu machen, wenn man einen Translation Lookaside Buffer verwendet?

Aufbau:

- Cache für Einträge der Seitenlücke (Page Frame), der zuletzt verwendeten Seiten
- 16-512 Einträge
- assoziativ Zugriff
- Löschen bei jedem Context Switch

Funktion: möchte man die Adressübersetzung von **virtuell zu physikalischer Adresse**, schaut man zuerst mit dem ersten Teil der virtuellen Adresse (#Page) in den TLB nach und sucht nach der passenden **Page-Nummer**. Findet man eine (TLB Hit), so hat man das assoziative #Frame (Frame-Number), und muss nicht mehr in die Page Table schauen, Offset bleibt gleich.

Translation Lookaside Buffer (TLB)



Bei einem Process Switch muss die TLB gelöscht werden, aufgrund Anfang des neuen Prozesses sind nicht viele Einträge vorhanden (unwahrscheinlich, keinen TLB Hit zu treffen)

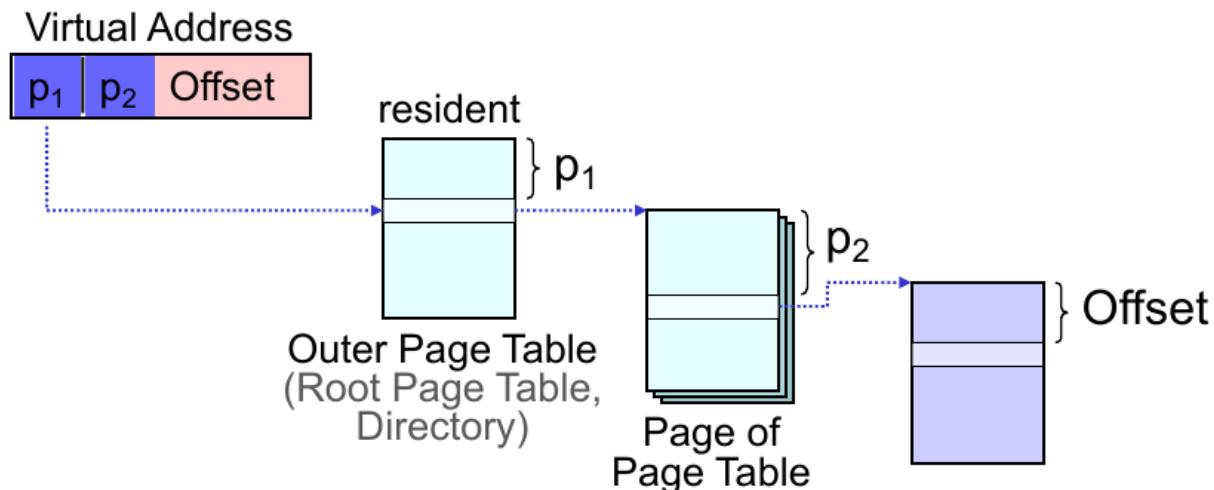
Was versteht man unter dem Begriff Relocation? Worin liegt die Bedeutung?

- Keine statische Fixierung des Speicherbereichs vom Prozess. Instruktionen müssen an verschiedenen Speicherstellen (dynamisch) positioniert werden können (bsp: Swapping)
- Referenzen auf physische Speicher müssen veränderbar sein
- Konzept Unterscheidung zwischen physikalischer (absolut) und logischer Adresse (Referenz unabhängig von Organisation des Speichers) [Relative Adresse: Adresse von bekanntem Punkt aus]

Wir betrachten ein System mit Virtual Memory Management. Diskutieren Sie, welche der folgenden Situationen bei einer Referenz zu einer virtuellen Adresse auftreten kann, nicht auftreten kann: (a) TLB Miss ohne Page Fault, (b) TLB Miss mit Page Fault, (c) TLB Hit ohne Page Fault, (d) TLB Hit mit Page Fault.

- a) möglich
 b) möglich
 c) muss auftreten
 d) kann nicht auftreten, da TLB Hit nur stattfindet, falls physische Adresse gerade aufgerufen wurde (und somit muss sie derzeit Resident Set sein)

Bestellen Sie die Aufbau der vier vorgegebenen Multilevel Page Table (es kann Skizze). Warum werden Multilevel Page Tables verwendet?



Anwendung größerer Prozesse mit großer Page Table, falls Page Table nicht in RAM passt, wird unterteilt in zwei Page Tables (mit 3 Zugriffen dauert länger)

Bestellen Sie wo und wie eine Page Table aufgeteilt wird. Geben Sie weiter an, welche Informationen in den Tabellenräumen einer Page Table gespeichert werden.
 Prozesse wird in Pages unterteilt
 RAM → in Frames

wird gemacht, da **ganz** ein Prozess nicht in den **Hauptspeicher** passt. **Page Table** ist eine Übersetzung zwischen **Prozess (Pages)** und **RAM (Frames)** da.

Page Table wird zur Adressübersetzung einer **virtuellen Adresse** in die **physische Adresse** benutzt. Dabei hat sich eine **Virtuelle Adresse** (**Page#**) **Offset** und **Offset** beide **physikalischen Adressen** gleich. Die **Page#** werden in der **Page Table** als **Index** benutzt. In diesem Index findet man daraufhin die **physischen Frames** und bei der **Adresse** es falls nichtige **Page Table** vorhanden (die **Page#** kommt es zu einem **Page Fault** und die Seite muss aus einem **Sekundärspeicher** in den **RAM** geholt werden (**Page Replacement**)).

Wozu wird die Clock Policy verwendet? Sie sind die **Siemens** Funktionweise.

- Ist eine **Page Replacement** Strategie
- wird also angewandt, um möglichst wenige **Page Faults** durch die optimalen Pages in den **Frames** zu haben
- Funktion: Hat eine Zeigerafel auf die nächste zu ersetzende Seite zeigt. Falls eine Seite aufgerufen wird, wird die Flag aufgesetzt. Es wird immer das ersetzt, auf das der Pointer zeigt. Falls Pointer auf eins zeigt, der Flag wird, wird das höchste liegende Flag = 0 ersetzt.
- Ist nicht viel schlechter als die **LRU** Strategie

Was versteht man unter der Working Set Strategy? Beschränkt sie die Funktionweise und erklären Sie wie diese Strategie optimiertes Paging eingesetzt werden kann

- Ist eine Strategie um möglichst wenige **Page Faults** zu erzeugen
- Working Sets ist $W(D,t)$: blickt zu einem Zeitpunkt t in die **Zeiteinheit** zurück und speichert (variabel hängt von Anzahl) die in dieser Zeiteinheit benutzten Pages ab
- basiert auf dem **Lokalitätsprinzip**
- wächst **schnell** und stabilisiert sich & wächst wieder schnell bei einem **Process Switches**
- Resident Set soll dann immer zu bestimmtem Zeitpunkt **Working Set** orientieren
- Problem: optimales Durchkannat variieren logischen **schwierig** daher **Praxis**:
 - Bedienung der **PFT** Zeitintervall und dementsprechend Anpassung der Anzahl der **Frames** für den Prozess

Was ist Thrashing? Wodurch kommt es dazu? Wie kann das Problem verhindern? Wie kann dieses Problem beobachtet werden?

Häufige **Page faults** erzeugen beim Prozessor viele Ladevorgänge vom **Sekundärspeicher** in den **RAM** – führt zu **dramatischen Einbrüchen** der Effektivität

Belohnungsmethode: Speicherdienst Prozess zuordnen mit **größeres Resident Set** (sonst suspend und sperrbar)

Erkennungsmethode: Zeit zu laden der Seite benötigt länger als für den Prozess (Residentset zu klein)

Was versteht man unter internem Fragmentierung und externer Fragmentierung? Beschreiben Sie die Beispiele an.

Intern: **Fragmentierung** Ver verschwendungen von Speicher innerhalb der Partition, z.B. bei fixer Partitionierung wird eine kleine Speicherbezeichnung in großen Partitionen zugewiesen – dadurch entstehen innerhalb der Partition viele kleinen Speicherplätzen

extern: **Fragmentierung** Zerstückelung des Speicherbereichs ausserhalb von Partitionen, z.B. bei dynamischer Vergabe des Speicherplatzes kommt es beim Lösen/Vergabe eines neuen Speicher-

dazu, dass zwischen den Partitionen keine Bereiche übereinander liegen, die nicht weitergefüllt werden können.

Beim Paging ist ein optimaler Seitenersatzsalgorithmus bekannt. Beobachten Sie diesen und geben Sie an, warum er in der Praxis nicht verwendet wird. (3)

OPT Algorithmus:

- erzeugt minimale Anzahl von Pagefaults
- ersetzt die Seite, die am weitesten in den Zukunftswert wieder verwendet werden
- Praxis unmöglich da normalerweise nicht vorher bekannt ist welche Pages wann verwendet werden
- Sinn und der Bewertung und der Strategien.

Foliensatz 77-100

Was versteht man unter Bufferring? Welche Vorteile bietet es, wozu liegen Grenzen und worauf hat man bei der Verwendung von Pufferbeibehaltung bei der Betriebssystemimplementierung zu achten?

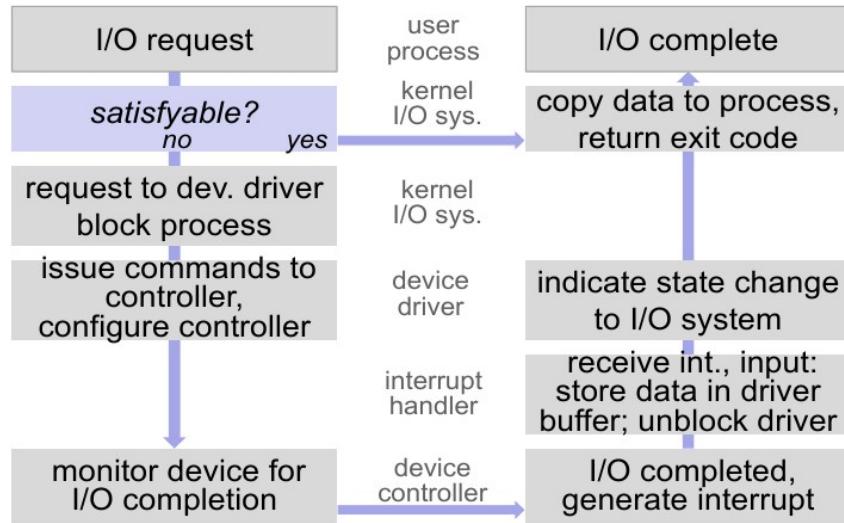
- Zwischenpuffer bei I/O Transfer
- Vorteile Zusammenfassung von I/O Operationen statt 1000 I/O Operationen, nur 1 gesamte Einkopplung von Prozessor/DB Swap (Swapping), Maskieren von Geschwindigkeitsunterschieden bei Lastspitzen
- Grenzen Speicherkapazität Maskieren von Geschwindigkeitsunterschieden bei durchgängiger Lastrichtung mögliches Puffermanagement

Eine Festplatte hat 500 Zylinder, die von 0 bis 499 nummeriert sind. Es wird gerade auf Zylinder 195 zugegriffen und der vorliegende Zugriff erfolgt auf Zylinder 164, 184 Requests auf folgenden Zylindern stehen zur Behandlung an (in I/O Reihefolge gegeben): 92, 1492, 1470, 917, 1841, 906, 71513, 8154, 546206203, 10. Bei Übernahme eines Zylinders muss sich der Schreibkopf von der aktueller Position in Summe bewegen, die die Requests folgenden Strategien abzuarbeiten: (a) FCFS (b) Elevator Algorithm (S-SCAN) und (c) -SEQRN (6)
a) $103 + (1470 - 92) + (1470 - 917) + (1841 - 917) + 841 + 841 - 967 + 1815670 - 967 + 1558 - 1640 + (1620 - 1154) + (1620 - 1738) = 56666$
b) $(917 - 195) + (967 - 917) + (1456 - 967) + (10470 - 4) + 545 + 81 + 5480 + 470 + 20 + (1620) + (588) + (1620) + (1841 - 173) + (173 - 92) = 33995$
c) 37100

Mit welcher logischen Struktur des I/O Systems versteht man bei der Realisierung von I/O Funktionen sowohl ein einheitliches Programmierinterface als, als auch eine möglichst gerätespezifisch Ansteuerung erreichen?

- Schichtmodell mit 3 Schichten
 - Logical I/O: logische Bedienung des Geräts, einheitlicher (einheitlicher Interface), User Input
 - Device I/O: leitet daraus I/O Funktionen ab
 - Scheduling & control: Verwaltung von I/O Operationen zur Maximierung der Performance

Skizzieren Sie die folgenden Schritte, die bei der Abarbeitung eines synchronen I/O Requests ablaufen.



Was versteht man unter Blocking bzw. Non-Blocking I/O?
Beschreiben Sie die Beispiele
Arten, I/O-Operationen durchzuführen.

- **Blocking I/O:** Prozess wird vom Zustand **Running** sofort in den Zustand **Blocked** gewechselt und blockiert.
- **Non-Blocking I/O:** Operation wird sofort durchgeführt, Return liefert sofort Feedback der Operation, kein Blockieren.

Was versteht man unter Synchronous vs. Asynchronous I/O? Beschreiben Sie die beiden Arten, I/O-Operationen durchzuführen.

- **Synchronous:** Bei Synchronous I/O warten auf den Ausführungszeitraum des Prozesses, blockiert, bis die I/O Operation wirklich durchgeführt wurde (Prozess wartet, bis Ausgabe am Bildschirm)
- **Asynchronous:** Hier kann der Prozess die Daten bei einer I/O Operation in den Buffer weitergeben und parallel zur stattfindenden Operation weiterarbeiten (obwohl noch nicht am Bildschirm arbeitet Prozess weiter)

Wie berechnet sich die mittlere Zugriffszeit bei Lesen von Daten einer mechanischen Festplatte? Gebe die charakteristischen Zeitparameter einer Festplatte an! Durch welche Strategie kann das Betriebssystem dazu beitragen, die mittlere Zugriffszeit auf die Festplatte zu reduzieren?

- $T_a = T_s + T_{rd} + T_{tf}$
- $T_s \dots$ Selekt Time benötigte Zeit, Disk Arm bringt richtigen Spur zu bringen (Mittelwert)
- $T_{rd} \dots$ Rotational Delay Zeitverzögerung, bis Anfang des gesuchten Sektors gefunden $T_{rd} = 1/2r$
- $T_{tf} \dots$ Transfer Time benötigte Zeit um Daten übertragen $T_{tf} = b/r * N$ (b Anzahl der übertragenden Bytes, N Anzahl der Bytes pro Spur, r Umdrehungsgeschwindigkeit)
- $T_a \dots$ Average Access Time (benötigte Zeit für Datenzugriff Mittelwert)

Strategien:

- **Disk Scheduling (FCFS, FIFO, Priority, Shortest Seek Time First, Elevator Algorithm, C-SCAN, F-SCAN)**
- **Disk Caching:** Teile der Disk sind im Hauptspeicher, ausgenutzt das Lokalitätsprinzip mittels Cache (Kombinationsaus LRU und LFU Sections)

Beschreiben Sie das Ziel von Disk Scheduling. Nennen Sie die drei wichtigsten Disk Scheduling Algorithmen.

Algorithmen um beschreiben Sie hier kurz.

Disk Scheduling soll dabei helfen, die Anfragen auf Diskus abzuarbeiten, dass die Seek Time möglichst kurz wird.

Intelligente AG:

- Elevator Algorithm
- C-Scan
- FSCAN

Foliensatz 28 - File Management

Nennen Sie Möglichkeiten wie die Blocklegung der Dateien einer Festplatte repräsentiert werden kann.

- unstructured sequence of bytes
- pile: Records variieren in Länge werden in Reihenfolge des Ankommens gespeichert
- sequential file laut Beschreibung des Anwenders mit fixem Format, ein Keyfield bestimmt die Position innerhalb des Dateiformat
- indexed sequential file index für direkten Zugriff
- direct(hash) file Hash-Funktion über Keyfelder keinen sequentiellen Reihenfolge der Dateien

Erklären Sie die Begriffe absolute Pfadnamen und relative Pfadnamen unter jeweils einem Beispiel an! (4)

absolut identifiziert Datei durch Beschreibung des Pfades von Rootweg: Unix

/usr/hans/mailbox/file.txt

relativ: identifiziert Datei vom CDD (Current Directory) aus: /hans/mailbox/file.txt (aus CD Sicht, hier /us)

Wie ist ein inode aufgebaut? Welche Informationen enthält er? (4)

- Jedes File besitzt einen inode in einer Node/File.
- Spezielle Flags zu Bestimmen vom Rechteinhaber; Zähler wie wieviele Einträge im System auf den Node verweisen, owner/group/Großes Ende, File, Speicheradresse zeigt letzter Zugriff, letzte Änderung
- Aufbau: Attribute (File) und Referenzen zu den Datenblöcken der Datei

Was versteht man unter einer File Allocation Table? Wie ist diese organisiert? (2)

- spezialisiert die Aufteilung der File innerhalb des Disk (eine Strategie der Blockallokierung)
- (Filename, Anfangspunkt, Länge) wird gespeichert
- wird bei Index Allocation genutzt (Point auf Dateitabelle Tabelle)
- Vorteil: sowohl direkt sequentielle Zugriffe
- Nachteil: großer Platzbedarf für FAT

Bei der Realisierung von Dateisystemen gibt es verschiedene Möglichkeiten, um die zu einer Datei gehörigen Datenblöcke zugänglich zu machen: Blockallokierung (Block-Allocierung). Nennen Sie vier verschiedene Strategien Blockallokierung von Dateien und beschreiben Sie die seim ihrer Vor- und Nachteile.

- Contiguous Allocation einer Datei Menge an ineinanderliegende Blöcke
 - Vorteil: gute Performance bei kleinen Dateien
 - Nachteil: Probleme bei Vergrößern einer Datei
- Chained Allocation Belegung einzelner Blöcke, die über Zeiger verketten werden (wird in Block gespeichert)
 - Vorteil: keine externe Fragmentierung leichter erweiterbar

- Nachteil: kein Lokalitätsprinzip, längsame Zugriffe daher
- Indexed Allocation wie Chain Allocation, jedoch werden die Pointer in einer Tabelle (FAT), und nicht in den Blöcken.
 - Vorteil: sowohl direkt als auch sequentiell Zugriff gut unterstützt
 - Nachteil: großer Platzbedarf RAM
- I-Nodes: Datenstruktur für das ganze File, File spezifisch mit Attributblöcken und Pointer auf andere Blöcke des Files
 - Vorteil: I-Node wird nur gebraucht, sobald benutzt
 - Nachteil: begrenzt die Anzahl der Blöcke, benötigt mehrere I-Nodes um Verkettung herzustellen und daher Verwaltung doppelter Adressen für Indirekte Blöcke

Bestehende Systemtypen bzw. Systeme im Disk-Disk zuordnen Welche Rolle spielen die einzelnen Teile des Hochfahrsystems? (5)

- Disk ist in Partitionen unterteilt, mit abhängigen Filesystems
- Master Boot Record befindet sich auf der Disk (enthalt Boot Code und Partition Table)
- Systemstart BIOS exekutiert MBR, die Partiton wird lokalisiert und der erste Boot Block wird ausgeführt (Laden des OS oder aktivieren Partition)

Welches Dateiformat eignet sich am besten für eine OS besondere Bedingungen? Warum? Und wie wird es erkannt?

Binary Files erhalten beliebige Bitmuster und haben fürbare Dateien (.exe)

Werterkennung im ersten bestimmt Magic Number Header, Header das das binäre ist. (ist ein spezielles Bitmuster in den ersten Bytes des Headers).

Foliensatz 99 – Security

Die Implementierung einer Zugriffsmatrix kann in der Form von Access Control Lists oder Capability Lists erfolgen. Erklären Sie die Begriffe! (4)

- Access Control List: Zugriffsrechte sind Objekte gespeichert (Spalten) zerlegung), es wird nach Benutzergruppen differenziert, werden im Kernel Space gehalten
- Capability List: pro Prozess gibt es eine Liste mit Objekten und den dazugehörigen Rechten ebenfalls im Kernel Space, Tickets regeln Zugriff (User muss Tickets für die Zugriffsevent auf Objekt besitzen)

Was beschreibt das Modell von Bell und LaPadula? Gehen Sie die Modelle hinsichtlich geforderten Eigenschaften an. (4)

Diese Modelle beschreiben Regeln für den Informationsfluss. Hierarchie von Security Classifications für Subjects und Objects (top, secret, public, secret).

Num können die Subjects auf die Objects Operations ausführen, read-only, read-write, append, execute

geforderte Security Axiome:

- simple security property Read (SC(S) ⊑ SC(O)) (no read up)
- property append SC(S) ⊑ SC(O) (no write down)
- property read & write SC(S) ⊑ SC(O)

Nennen Sie Design Prinzipien für die Konstruktion von sicheren Systemen. Geben Sie für jede Regel ein Beispiel an! (4)

- **Open Design**: keine Sicherheit durch besondere schwere Codes, Sicherheitssysteme müssen verständlich bleiben
- **Default Einstellung**: keine Berechtigung Bsp: Bsp: User soll von Haus aus keine Admin Rechte haben
- **Least Privileges**: so wenige Rechte wie möglich in **den benötigten**
- **Economy of Mechanism**: Fehlervermeidung durch Einhalten der Sicherheitsmechanismen auf einer Ebene implementieren
- **Acceptability System**: ist sinnvoll, dass Nutzer es nicht nutzen möchten
- Überprüfung der gegenwärtigen Berechtigungen ehe ein Update, dass anfängliche Berechtigungen im Moment konstant sind
- **Complete Mediation**: Kontrolliert den Zugriff auf Ressourcen auch in Ausnahmesituationen

Nennen Sie **drei Kategorien von Security Threats**, beschreiben Sie diese. Geben Sie für jede Kategorie an, welche Grundlage die Security-Ziel und Brechwohl wird. (4) grundsätzliche Unterscheidung ist passiva Threats (Abhören/Monitoring ohne Wissen des Betroffenen) und Active Threats (System/Daten werden manipuliert)

- **Denial of Service (Interrupt)**: vorübergehender oder permanenter Unterbrechung eines Services (durch Zerstörung der Überlast) → **AVAILABILITY**
- **Exposure/Inhaltsübersicht/Zugriff** → **CONFIDENTIALITY**
- **Modification**: Veränderung der Datenintegrität (Man in the Middle), Daten werden verändert → **INTEGRITY**

Bestimmen Sie das Prinzip einer Sicherheitsattacke und SPARK/B OFFER/OWF. Wodurch kann man sich bei der Implementierung eines Betriebssystems vor solchen Angriff schützen? (4)

Funktionsweise von **Wie eine Funktion ausgeführt wird**: Schritt der Angreifer führt zu Pufferfüllende, und wir somit die Return Address überschreiben, die sagt, was als nächstes (nach Funktionsaufruf) machen soll. Nun ist das Ziel, den Stack zu schädigen, um Code zuzubringen, und die Returnadresse sie überschreiben, sodass statt der eigentlichen Funktionalität dann der schädliche Code (Remote Code Execution) durchgeführt wird.

Schützen: immer kontrollieren bei Funktionen wie `gets()` `strcpy()` `glob()` für Platz für User-Input vorhanden ist (hängendes Input!)

In welcher Art von System ist die Einsatz von kryptographischen Verfahren zur Sicherung der Vertraulichkeit und Integrität von Daten notwendig? Was stellt kryptographische Verfahren in diesem System sicher? (3)

in offenen Systemen (wie Internet) basiert auf den Besitz von geheimen Schlüsseln Sichersetzung durch Verschlüsseln der Nachricht (Confidentiality) und Signieren der Nachricht (Integrity/Authenticity)