|  |  |  |
| --- | --- | --- |
|  |  |  |
| МИНОБРНАУКИ РОССИИ | | |
| Федеральное государственное бюджетное образовательное учреждение  высшего образования  **«МИРЭА – Российский технологический университет»**  **РТУ МИРЭА** | | |

Институт Информационных технологий

Кафедра Математического обеспечения и стандартизации информационных технологий

**Задание по практической работе №3**

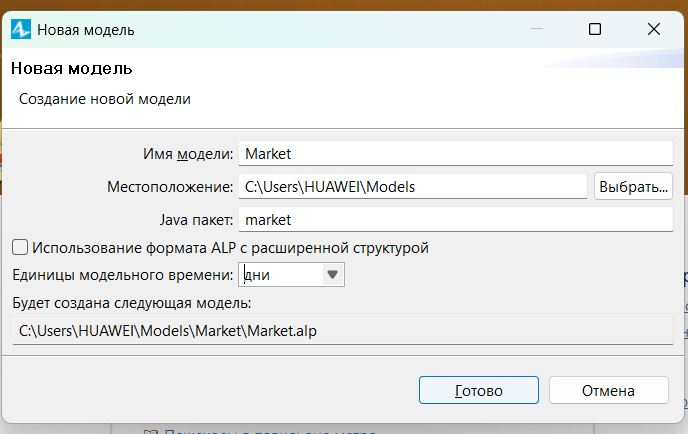
по дисциплине «Моделирование программных систем»

|  |  |
| --- | --- |
| **Выполнили:**  Студент группы | Ковалев А.Э. |
| **Проверил:** | Образцов В.М. |

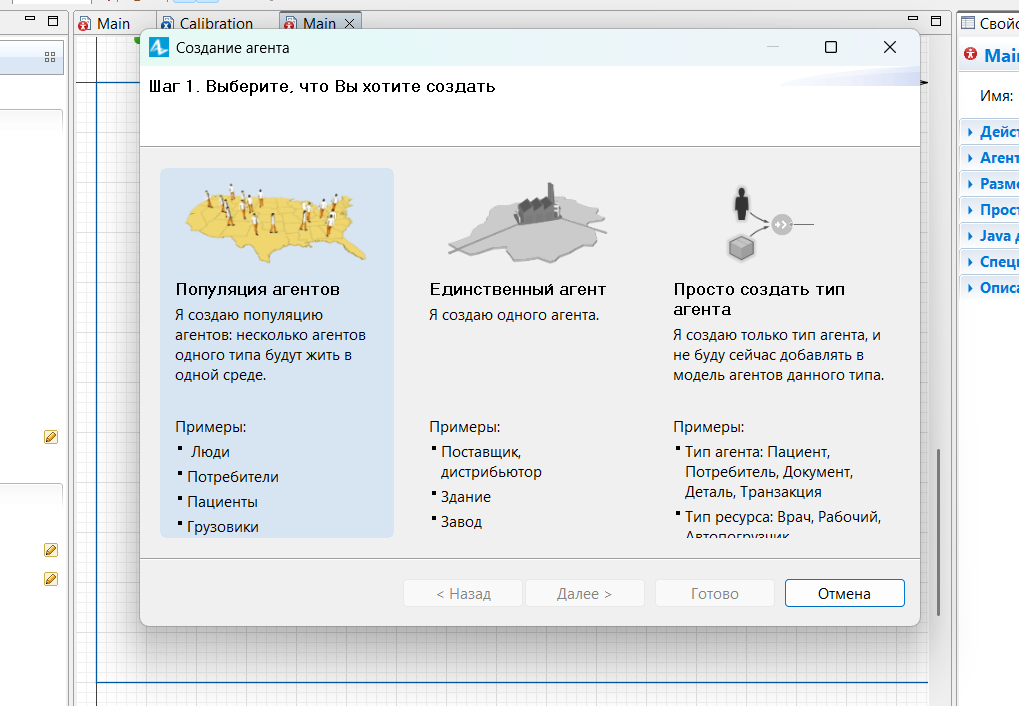
2025 г.

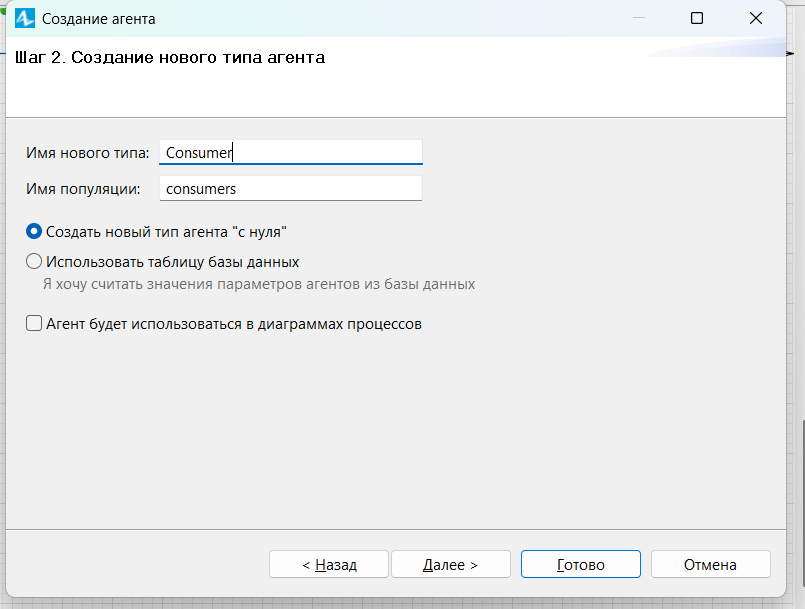
**Фаза 1.**

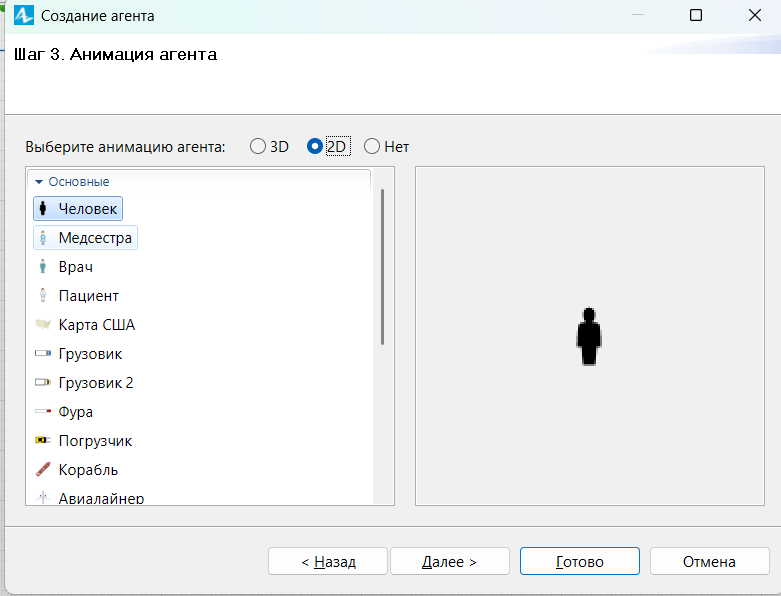
1. Создание модели

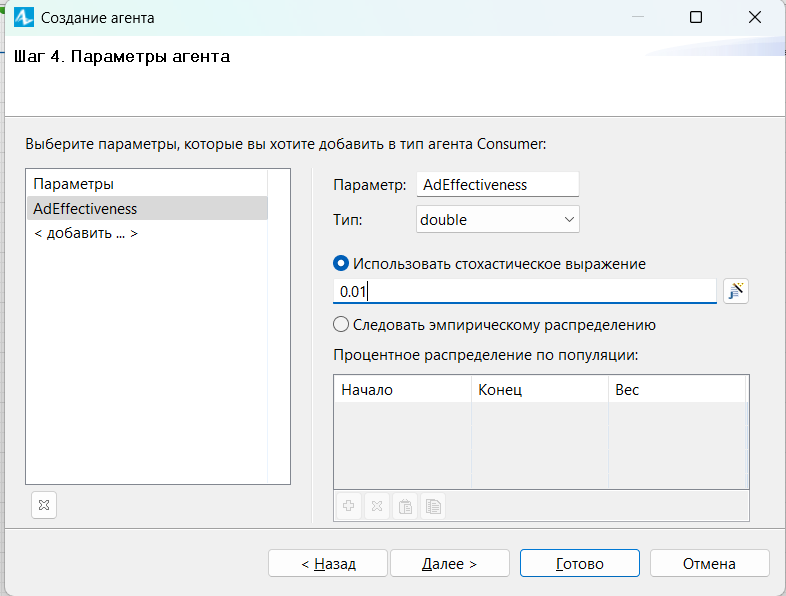


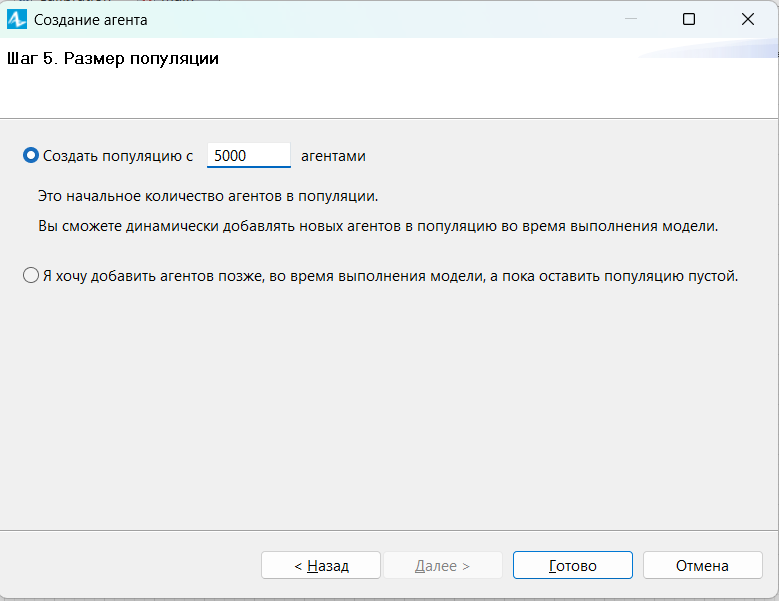
1. Создание агента



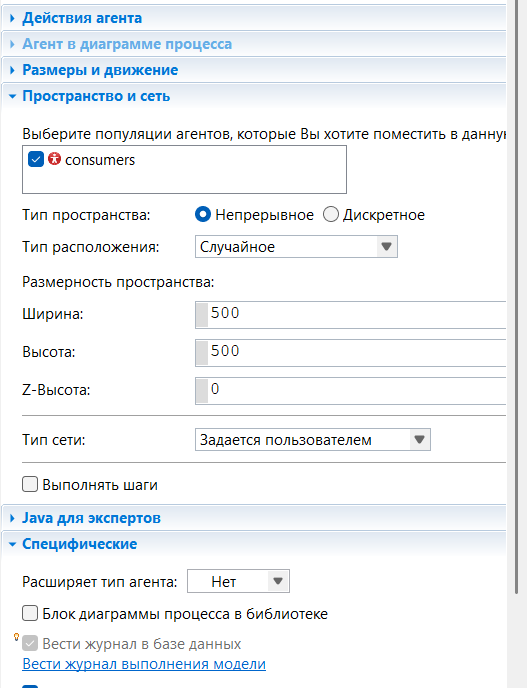




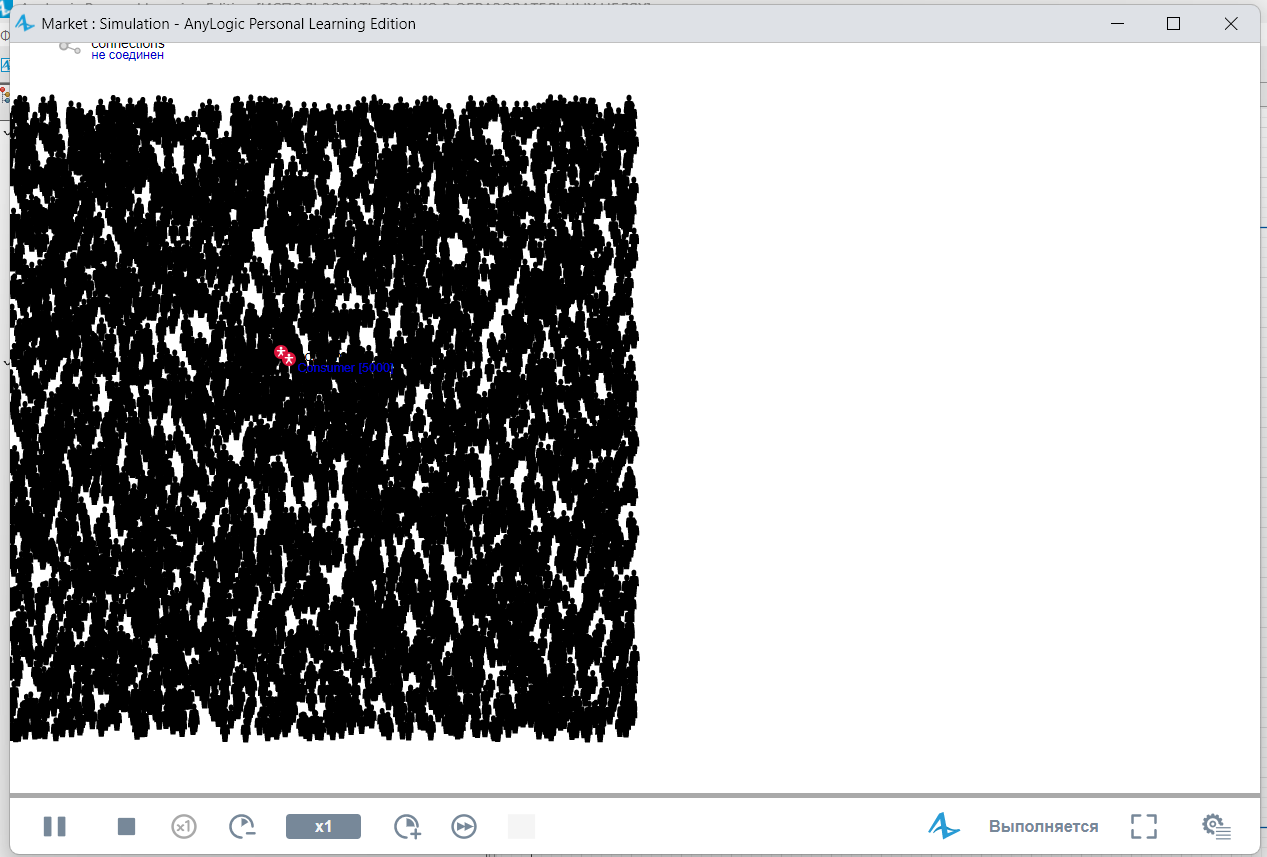




1. Свойства пространства

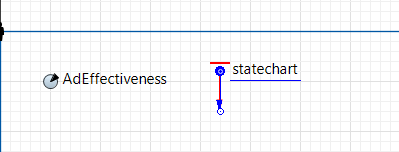


1. Запуск симуляции

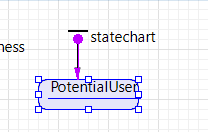


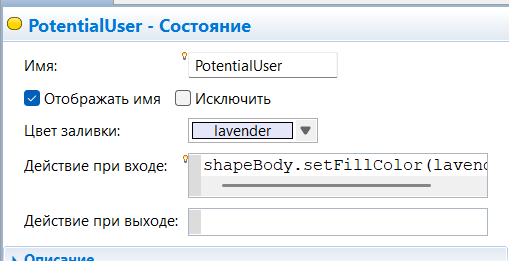
**Фаза 2**

1. Начало диаграммы

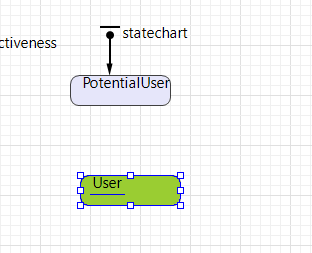


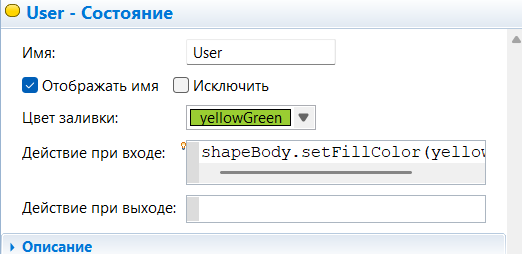
1. Первое состояние



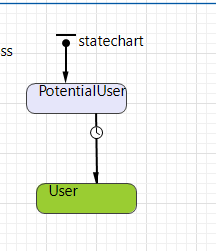


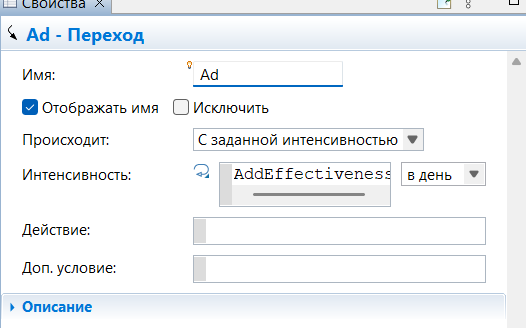
1. Второе состояние



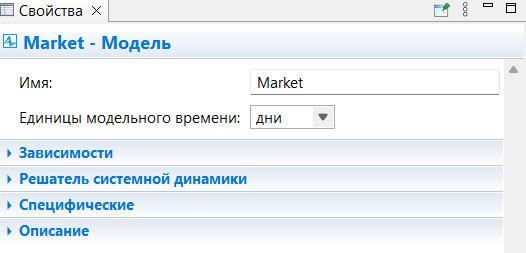


1. Переход

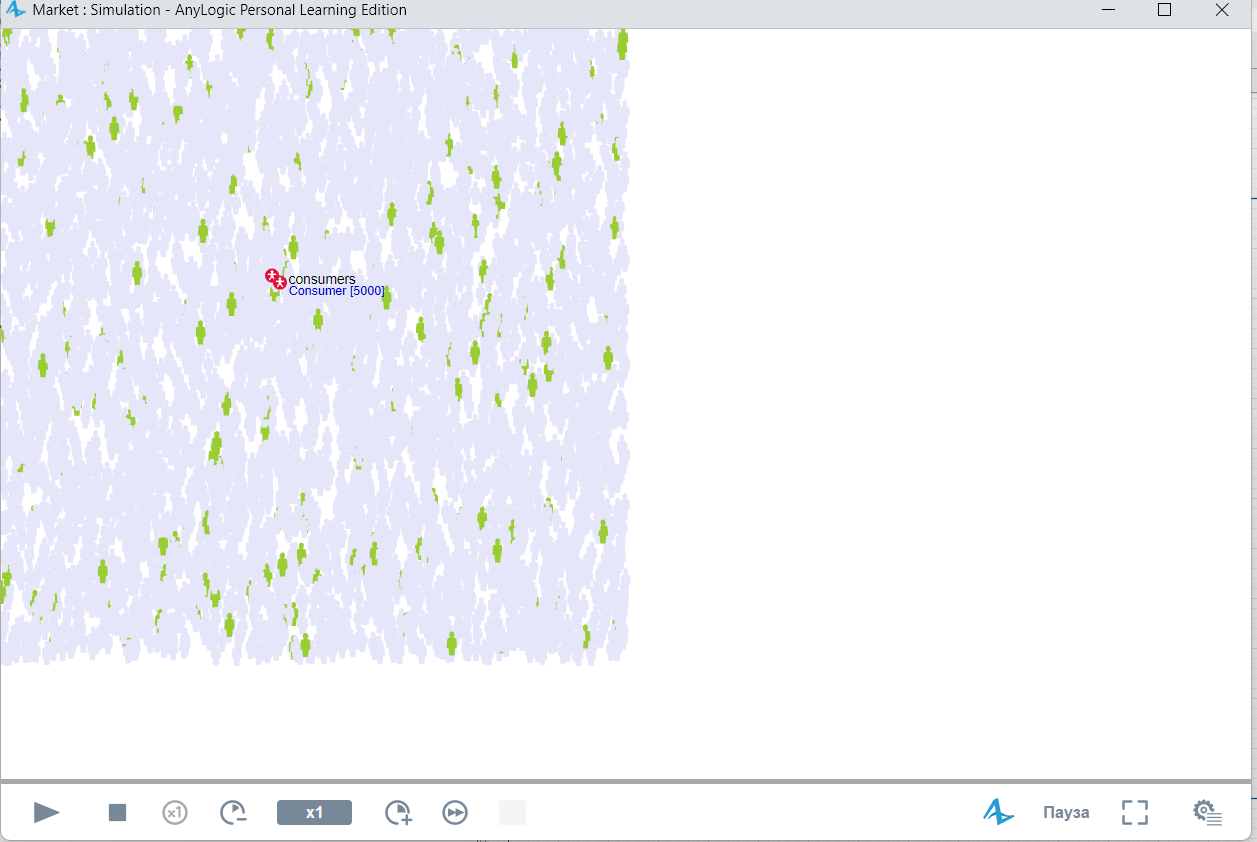




1. Установка модельного времени

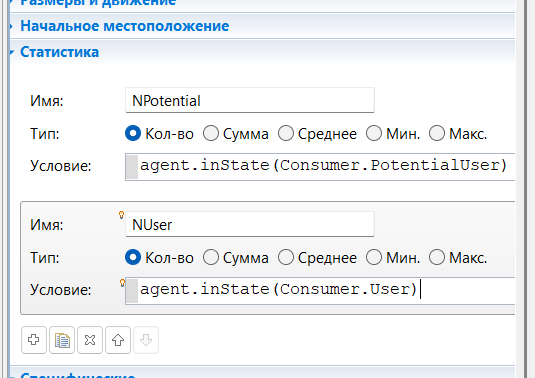


1. Запуск модели

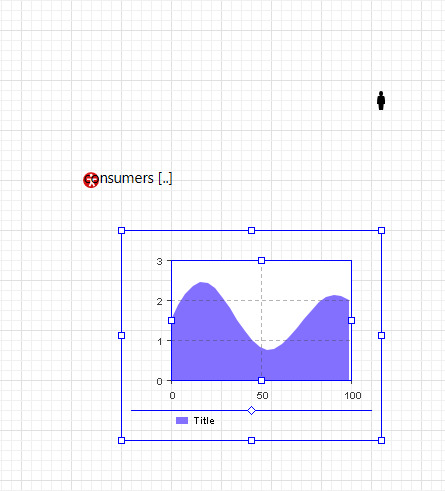


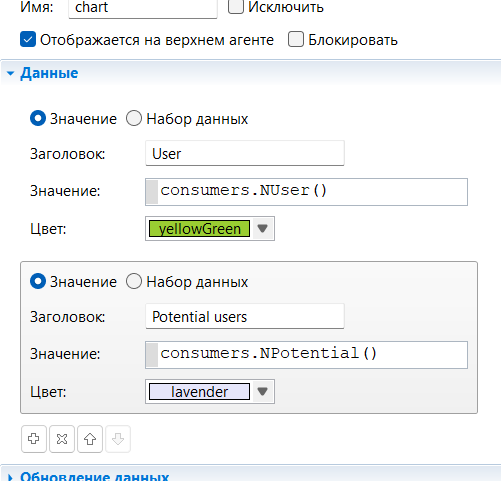
**Фаза 3**

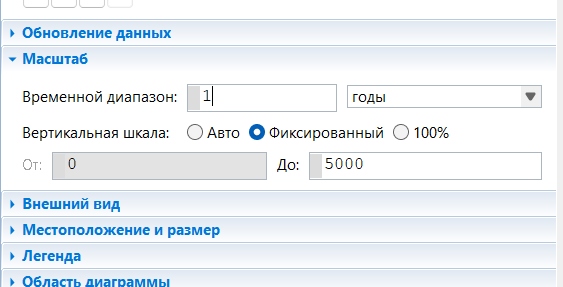
1. Создание функций

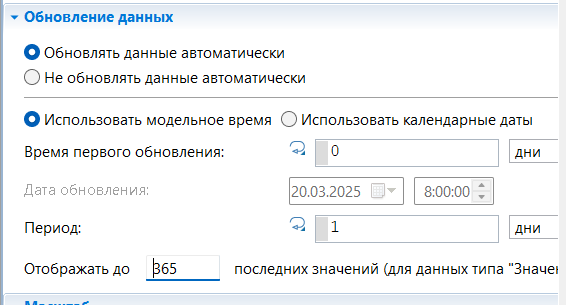


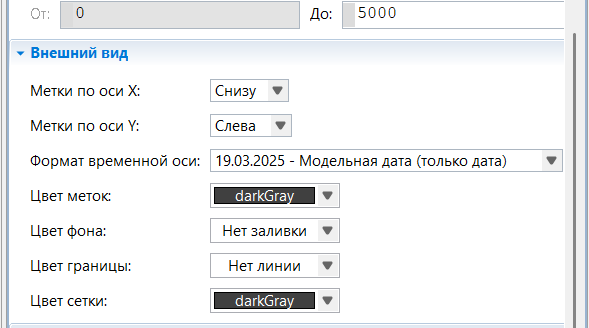
1. Создание графика



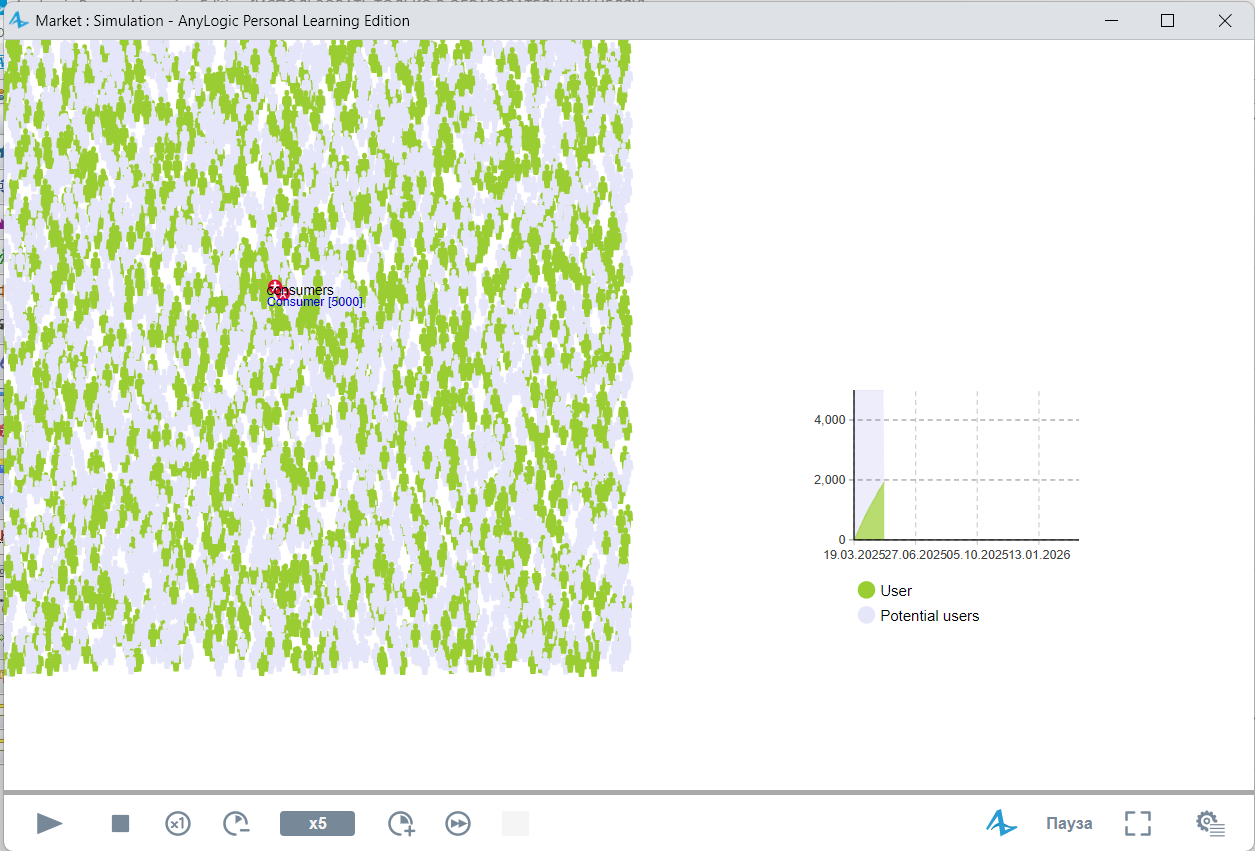






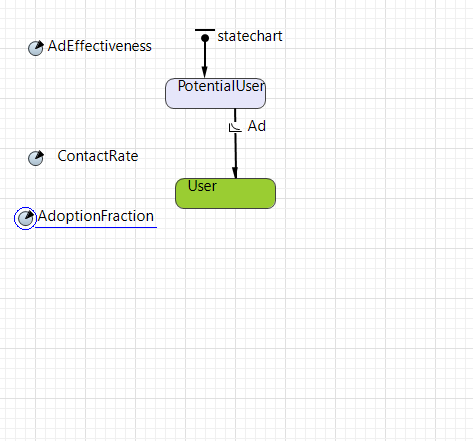


1. Запуск симуляции

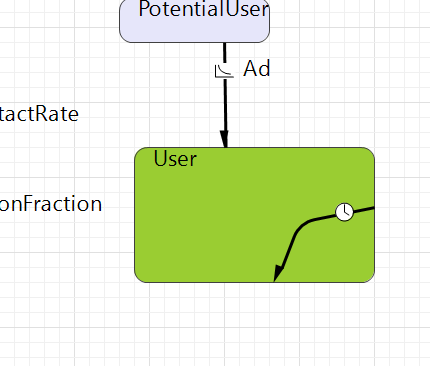


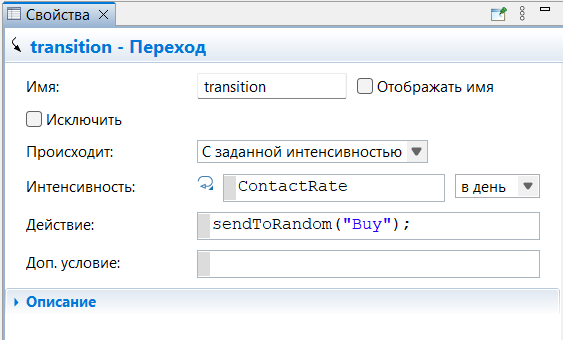
**Фаза 4**

1. Создание переменных

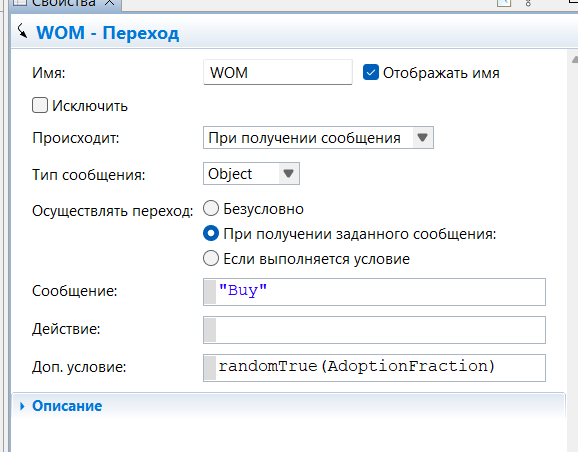


1. Добавление внутреннего перехода

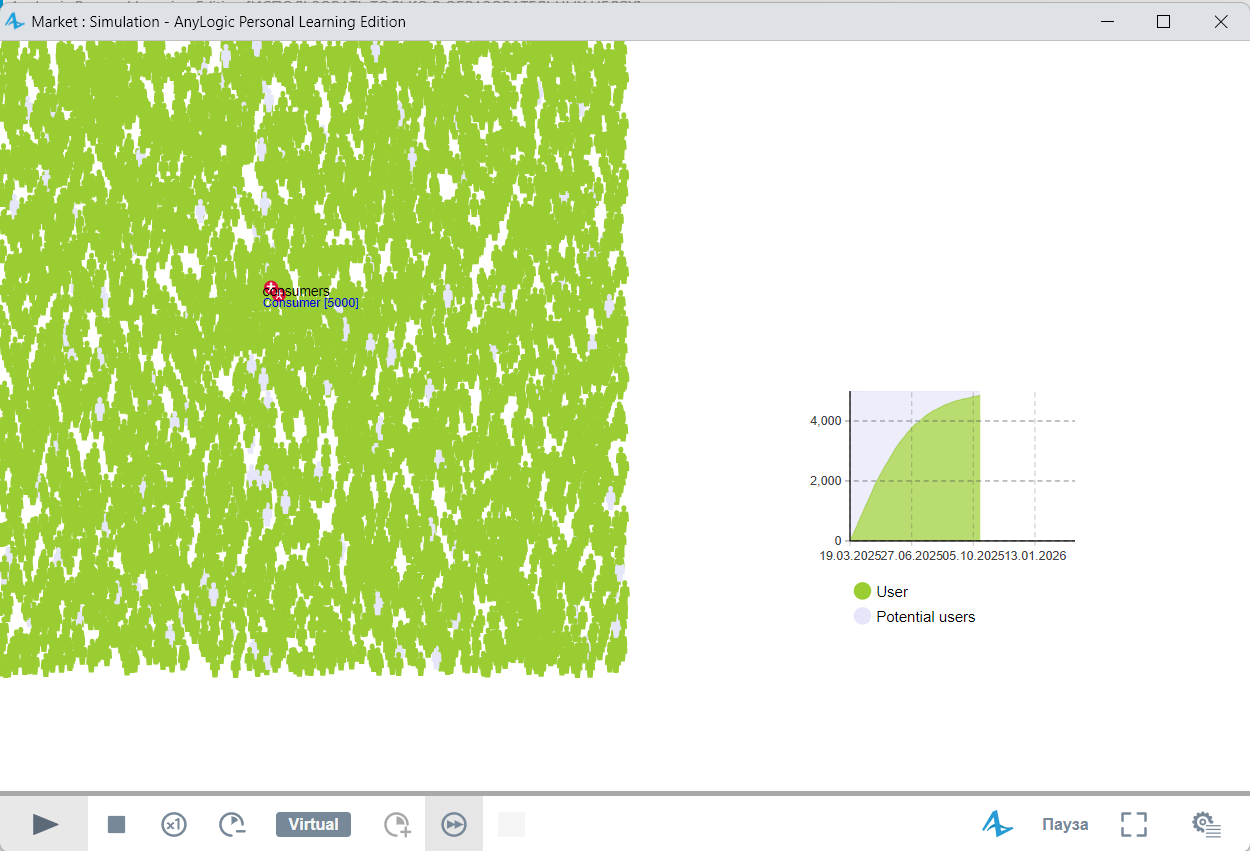




1. Создание ещё одного перехода

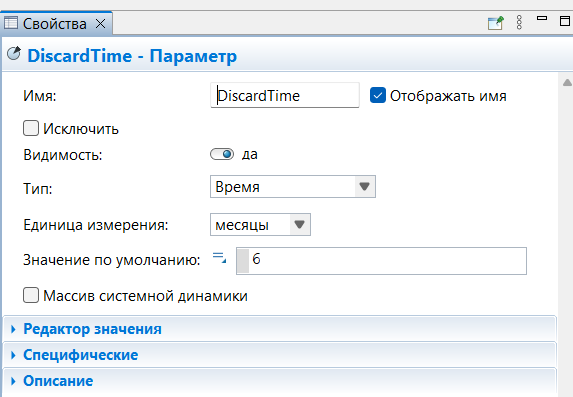


1. Запуск симуляции

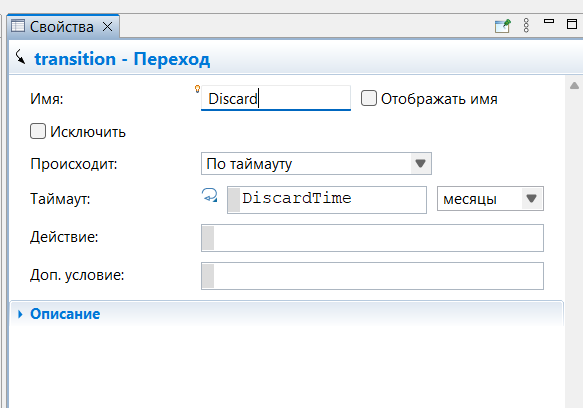


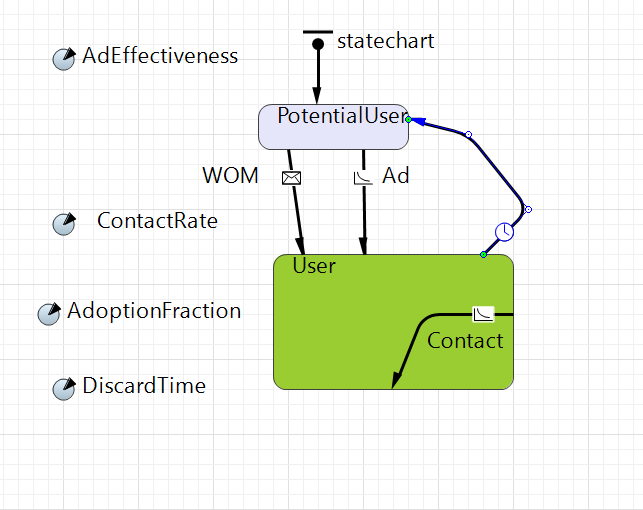
**Фаза 5**

1. Создание переменной DiscardTime

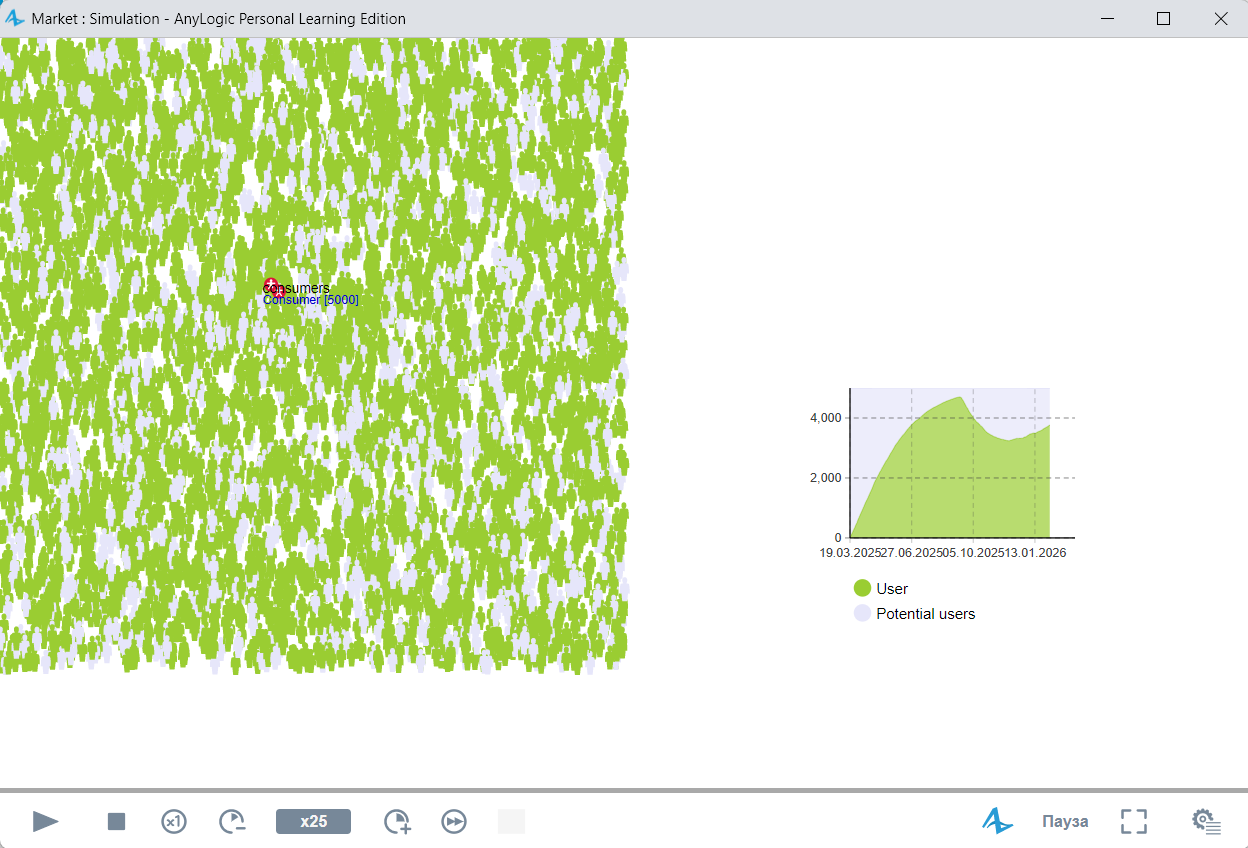


1. Создание обратной связи



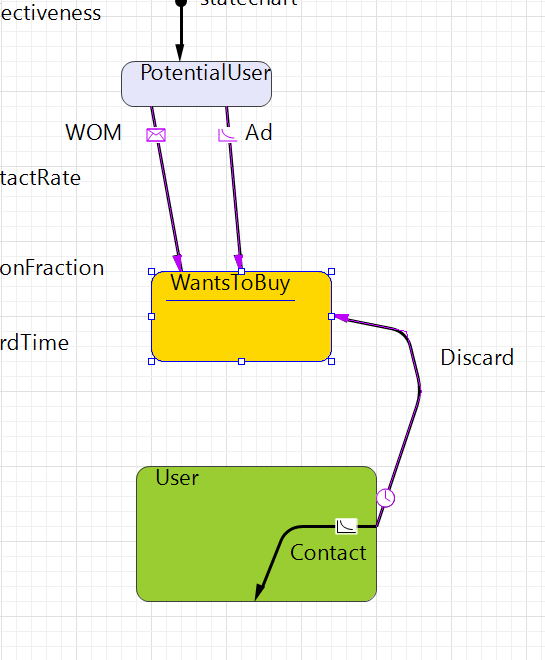


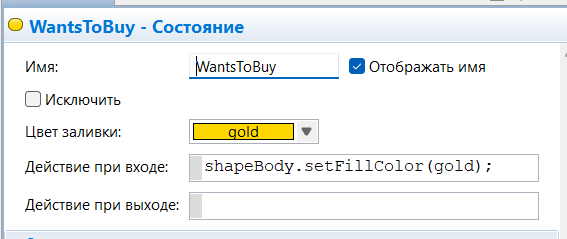
1. Запуск симуляции



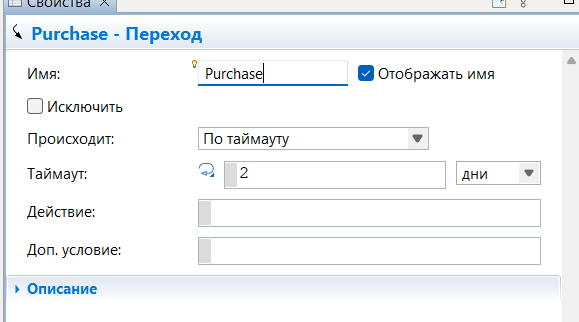
**Фаза 6**

1. Создание промежуточного состояние

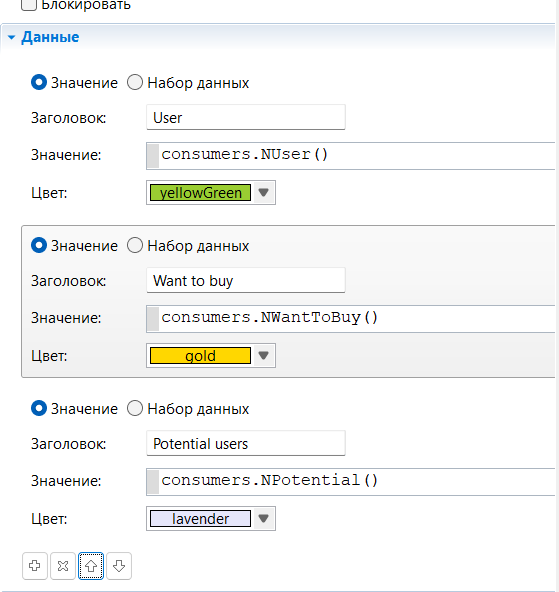


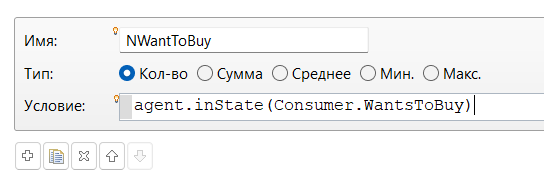


1. Добавление перехода



1. Добавление в статистику и график



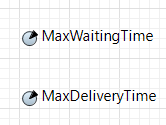


1. Запуск симуляции

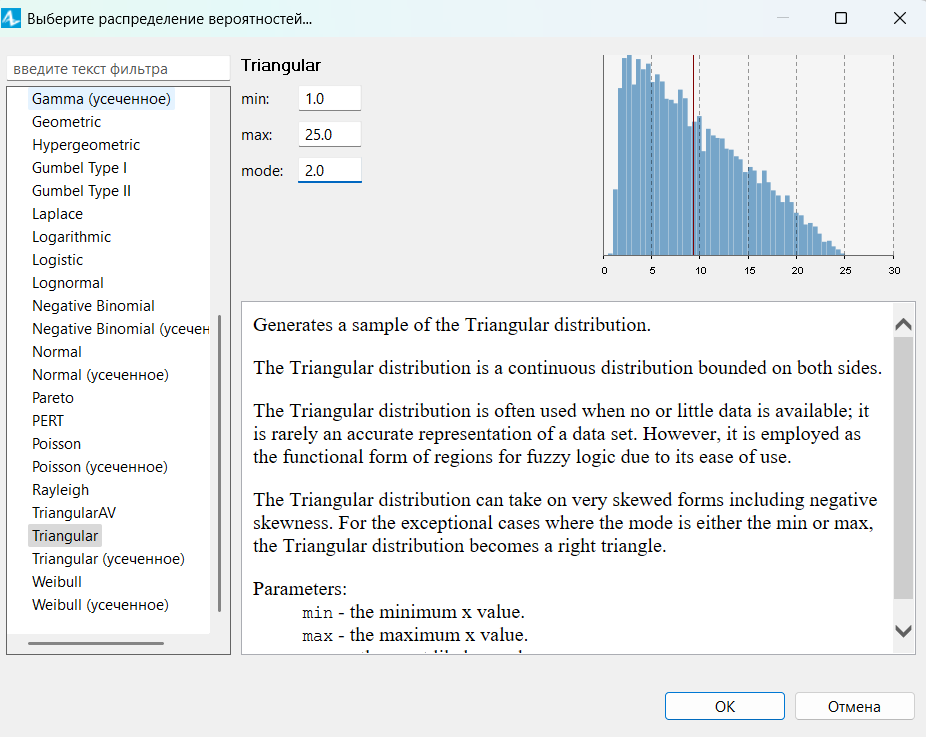


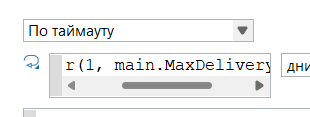
**Фаза 7**

1. Создание новых переменных

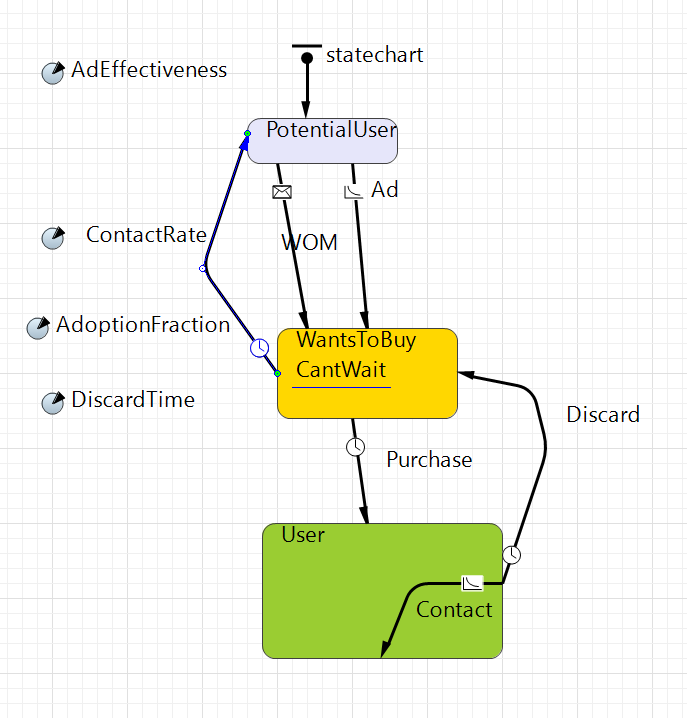


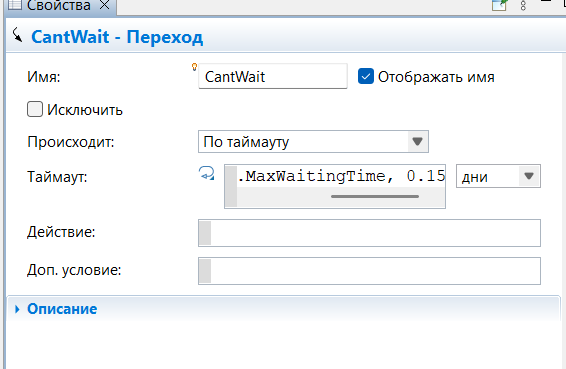
1. Создание распределения вероятностей



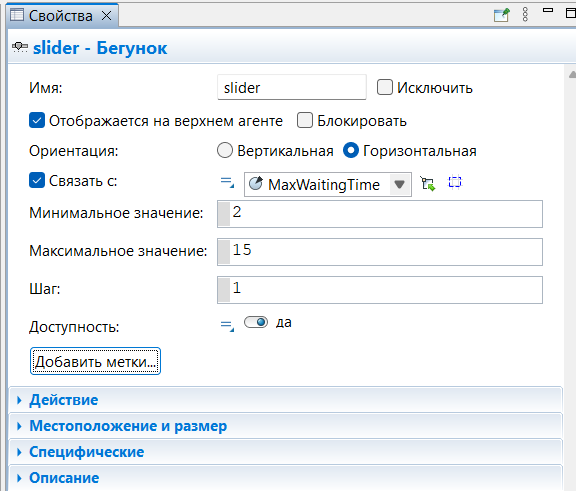


1. Создание перехода

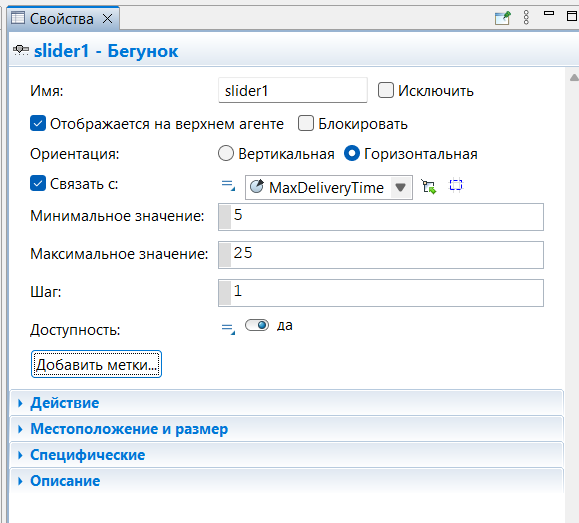




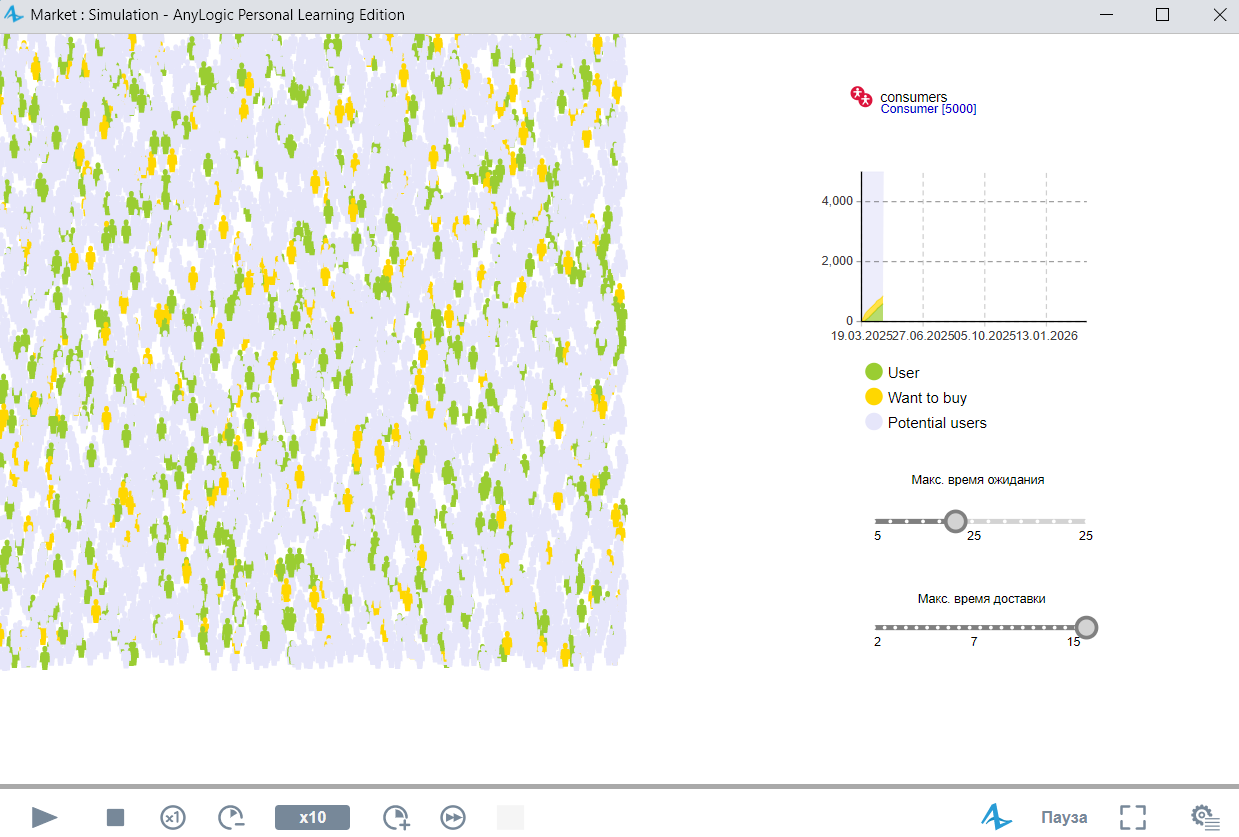
1. Создание бегунка 1



1. Создание бегунка 2

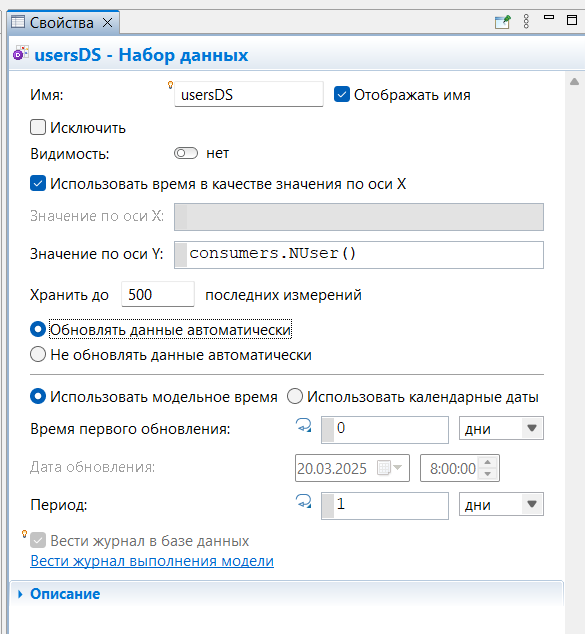


1. Запуск модели

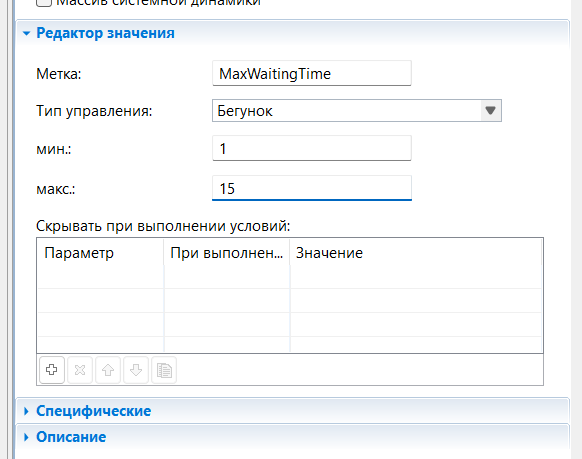


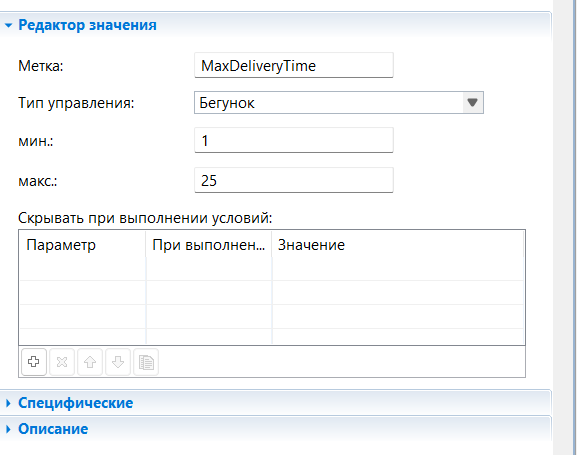
**Фаза 8**

1. Создание набора данных

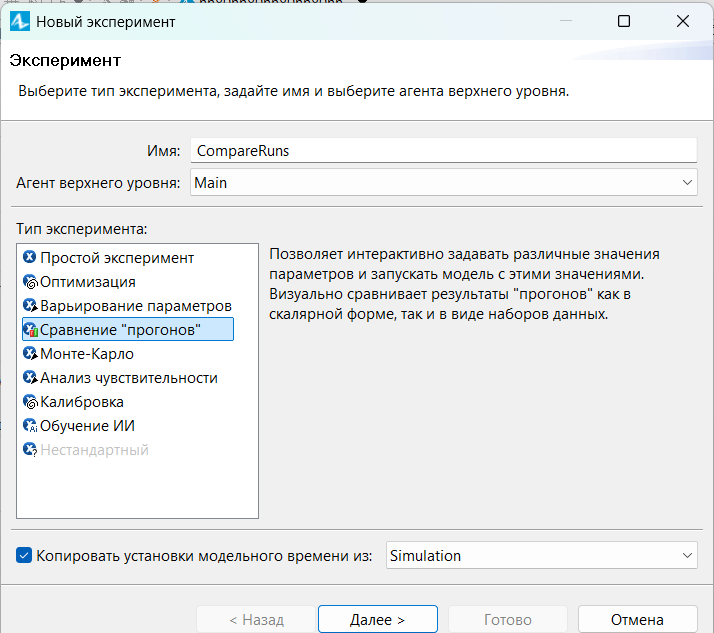


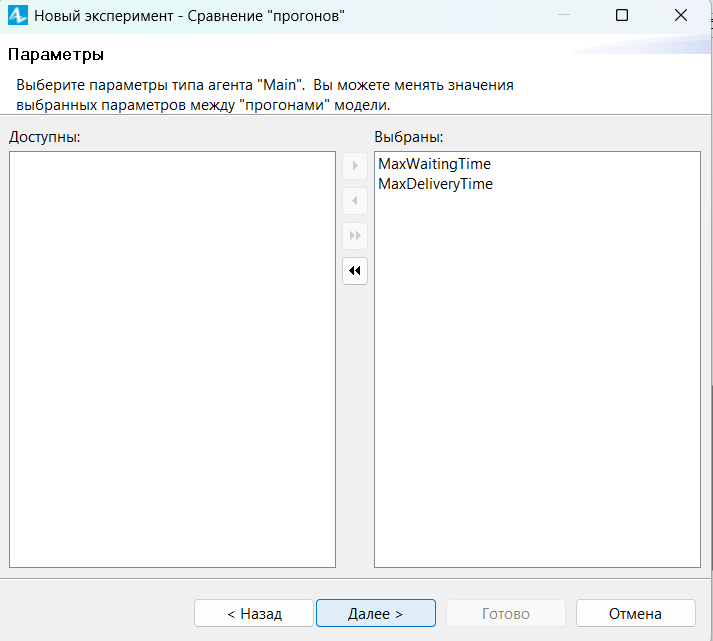
1. Редактирование значений

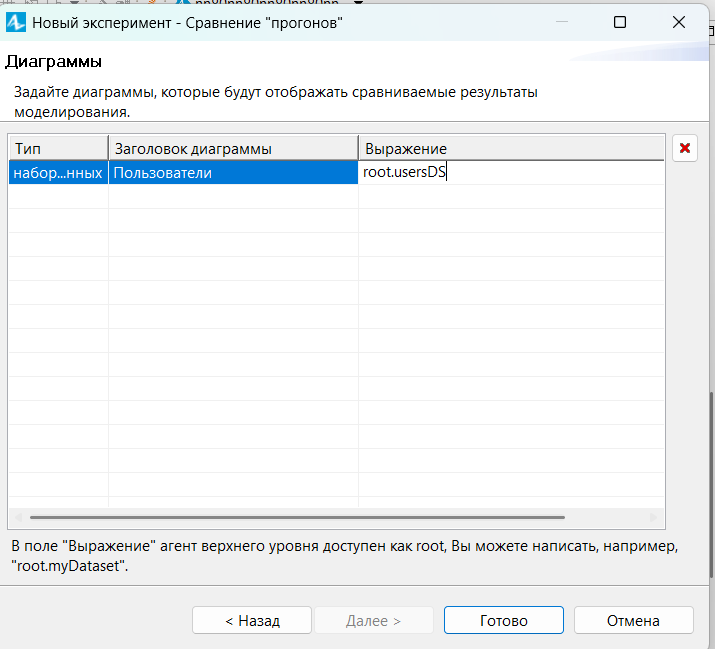


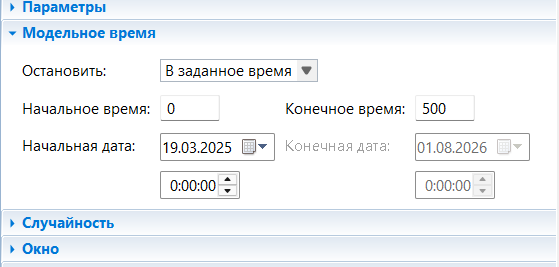


1. Создание эксперимента

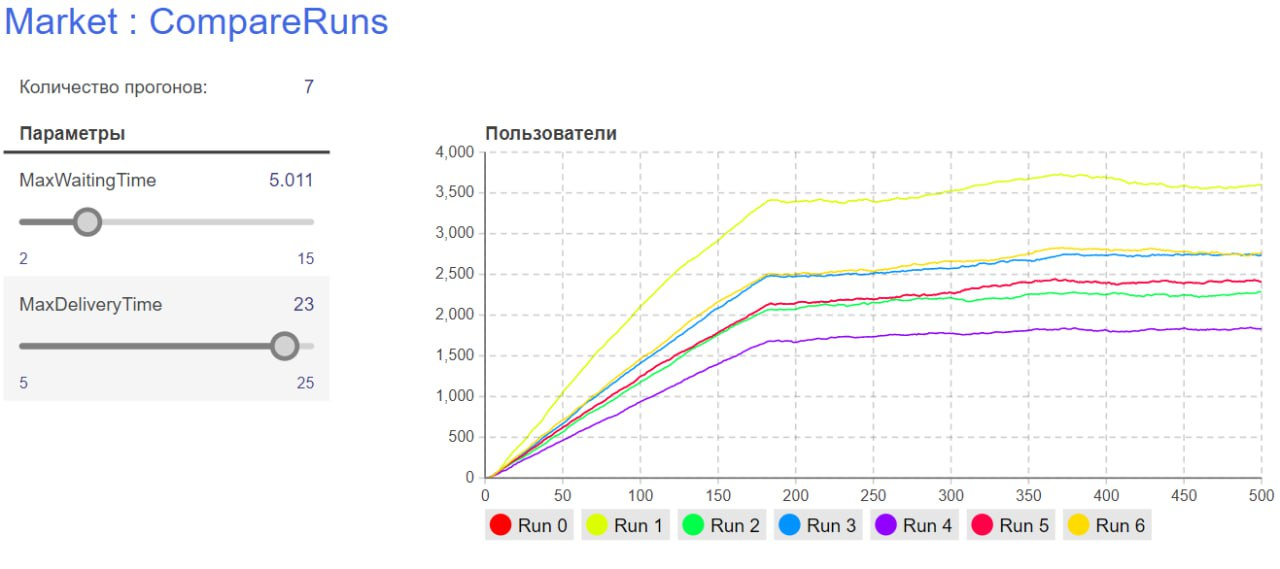


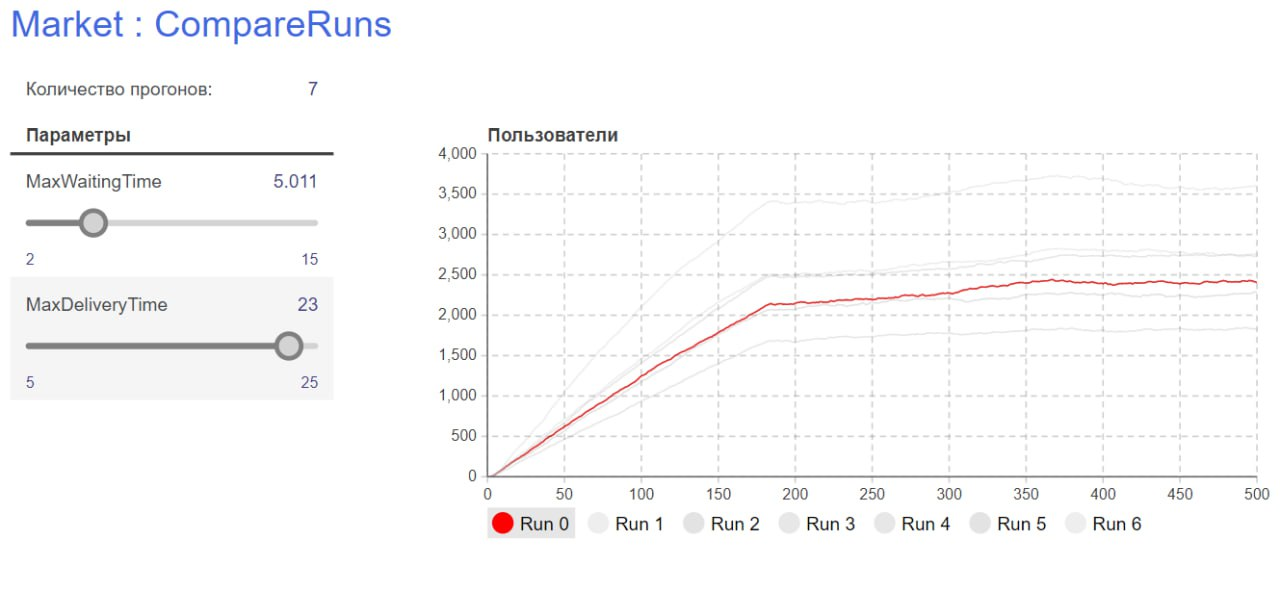






1. Запуск эксперимента





Вывод: было изучена технология построения моделей используя Anylogic и построена модель потребительского рынка.