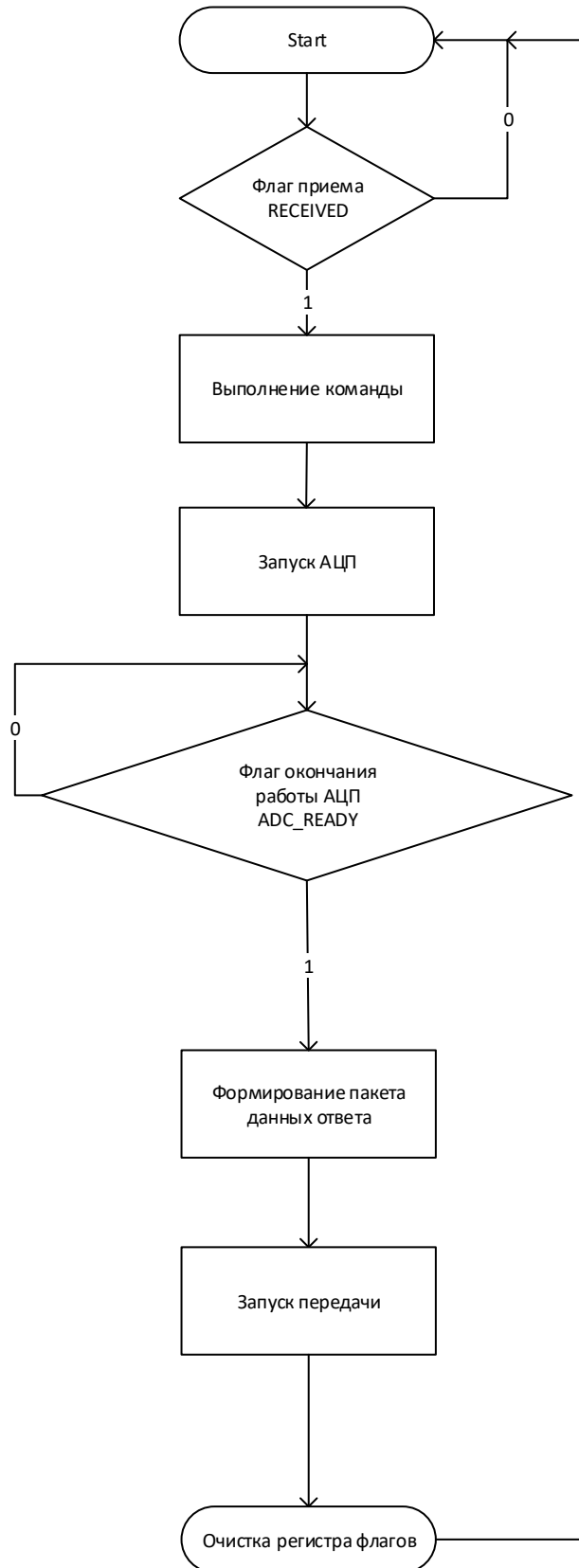
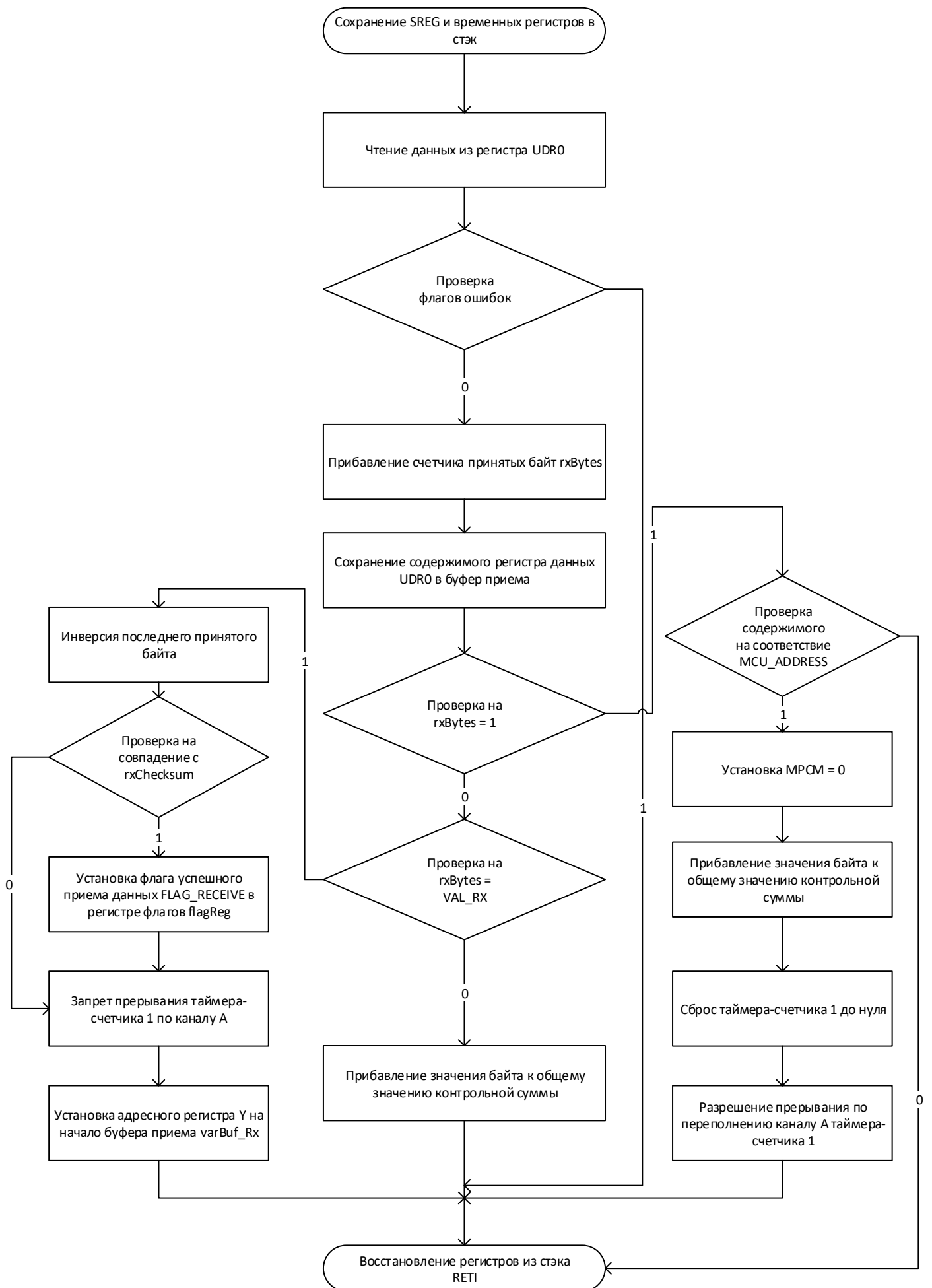


Блок схема главного цикла программы



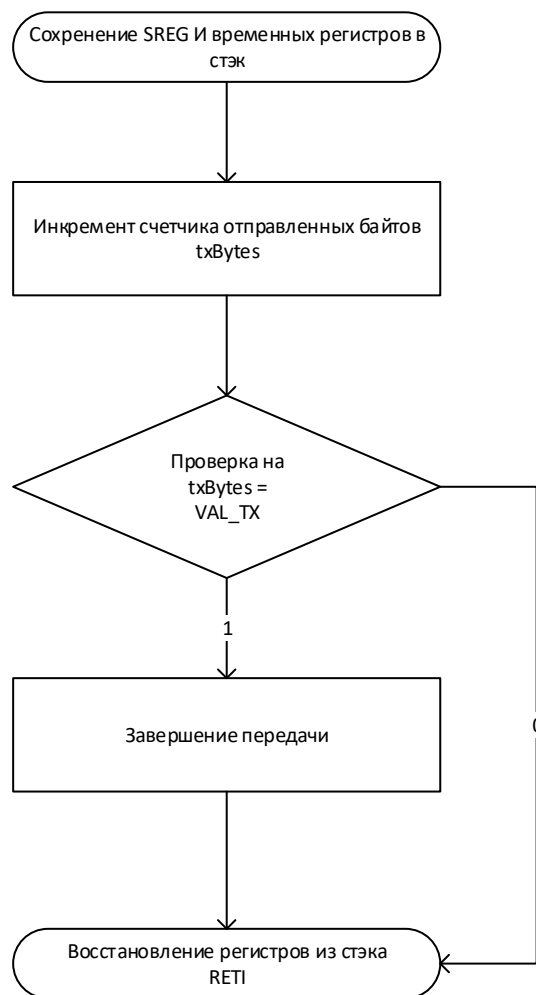
Блок схема прерывания по окончании приема байта по
USART0 RX_Complete



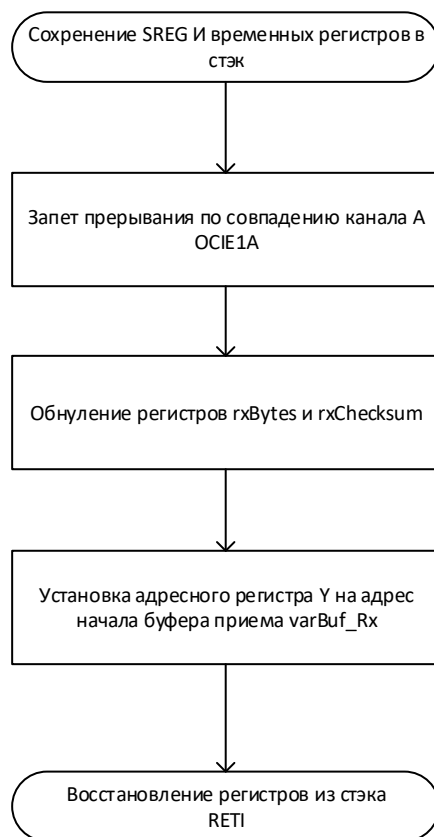
Блок схема прерывания по опустошению регистра данных
UDR0 UDR_Empty



Блок схема прерывания по окончании передачи байта по
USART0 TX_Complete



Блок схема прерывания по совпадению канала А Таймера-счетчика 1 RX_Timeout



Блок схема прерывания по окончании измерения АЦП
ADC_Complete

