

Évaluation écrite

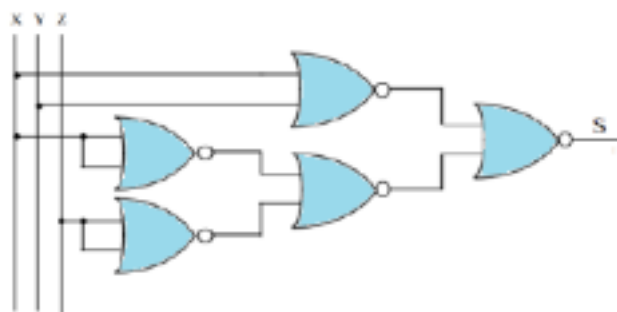
Matière : Électronique combinatoire
Filière : 1A CP/1A GINFO
Cycle de formation : Cycle d'ingénieur

Documents non autorisés

Durée : 1h30

Partie N°1 : Logique combinatoire (14 Pts)

1. Définir :
 - a. un circuit combinatoire,
 - b. une table de vérité
 - c. Un tableau de Karnaugh
2. Quel est le nombre de sorties d'un circuit comparateur ?
 - a. 2
 - b. 4
 - c. 3
 - d. Aucune de ces propositions
3. Donner la différence entre un décodeur et un encodeur ?
4. Donner l'équation de S



5. Pour le logigramme ci-dessous :
 - a. Donner l'équation de X
 - b. Remplir la table de vérité de X
 - c. Dessiner le logigramme de X avec des portes NAND à deux entrées.

