

Лабораторная Работа №13

Задание для самостоятельного выполнения

Козлов В.П.

Российский университет дружбы народов им. Патриса Лумумбы, Москва, Россия

- Козлов Всеволод Павлович
- НФИбд-02-22
- Российский университет дружбы народов
- [1132226428@pfur.ru]

Выполнение лабораторной работы

Реализовать модель из отчета в CPN Tools.

1. Используя теоретические методы анализа сетей Петри, проведите анализ сети, изображённой в отчете ТУИСа (с помощью построения дерева достижимости). Определите, является ли сеть безопасной, ограниченной, сохраняющей, имеются ли тупики.
2. Промоделируйте сеть Петри с помощью CPNTools.
3. Вычислите пространство состояний. Сформируйте отчёт о пространстве состояний и проанализируйте его. Постройте граф пространства состояний.

Заявка (команды программы, операнды) поступает в оперативную память (ОП), затем передается на прибор (центральный процессор, ЦП) для обработки. После этого заявка может равновероятно обратиться к оперативной памяти или к одному из двух внешних запоминающих устройств (В1 и В2). Прежде чем записать информацию на внешний накопитель, необходимо вторично обратиться к центральному процессору, определяющему состояние накопителя и выдающему необходимую управляющую информацию. Накопители (В1 и В2) могут работать в 3-х режимах:

- 1) В1 — занят, В2 — свободен;
- 2) В2 — свободен, В1 — занят;
- 3) В1 — занят, В2 — занят.

P1 — состояние оперативной памяти (свободна / занята);

P2 — состояние внешнего запоминающего устройства В1 (свободно / занято);

P3 — состояние внешнего запоминающего устройства В2 (свободно / занято);

P4 — работа на ОП и В1 закончена;

P5 — работа на ОП и В2 закончена;

P6 — работа на ОП, В1 и В2 закончена;

T1 — ЦП работает только с RAM и B1;

T2 — обрабатываются данные из RAM и с B1 переходят на устройство вывода;

T3 — CPU работает только с RAM и B2;

T4 — обрабатываются данные из RAM и с B2 переходят на устройство вывода;

T5 — CPU работает только с RAM и с B1, B2;

T6 — обрабатываются данные из RAM, B1, B2 и переходят на устройство вывода.

Сеть для выполнения домашнего задания

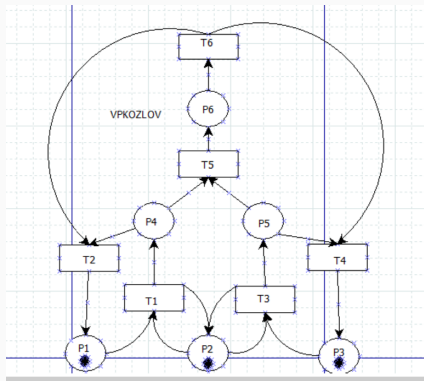


Figure 1: Сеть для выполнения домашнего задания

Построил дерево достижимости

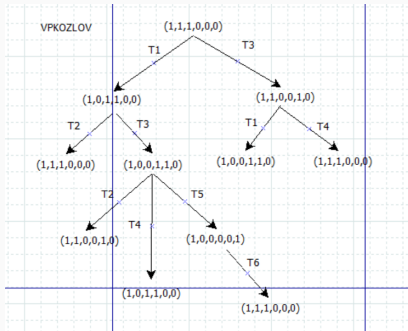


Figure 2: Дерево достижимости

Можем увидеть, что представленная сеть:

- безопасна, поскольку в каждой позиции количество фишек не превышает 1;
- ограничена, так как существует такое целое k , что число фишек в каждой позиции не может превысить k (в данном случае $k=1$);
- сеть не имеет тупиков;
- сеть не является сохраняющей, так как при переходах t_5 и t_6 количество фишек меняется.

Задал декларации



```
► History
▼ Declarations
► Standard declarations
  ▼ memory
    ▼ colset RAM = unit with mem;
    ▼ colset B1 = unit with storage1;
    ▼ colset B2 = unit with storage2;
    ▼ colset B1xB2 = product B1*B2;
    ▼ var ram:RAM;
    ▼ var b1:B1;
    ▼ var b2:B2;
► Monitors
```

Figure 3: Задание деклараций

Построил модель из отчета

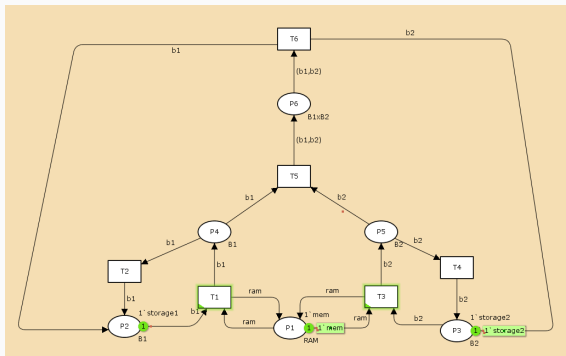


Figure 4: Построение модели из отчета

Запустил симуляцию

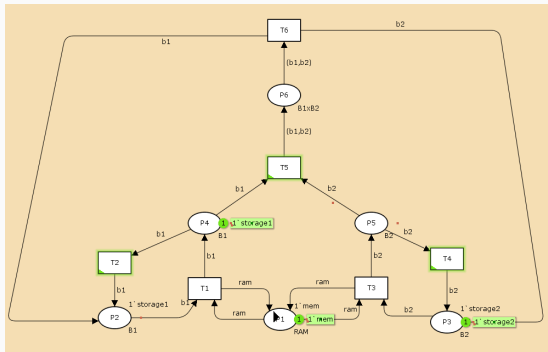


Figure 5: Запуск симуляции

Получил дерево достижимости в CPN Tools

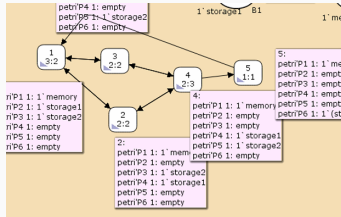


Figure 6: Дерево достижимости в CPN Tools

Заметим

Из отчета можно увидеть:

- есть 5 состояний и 10 переходов между ними, strongly connected components (SCC) graph содержит 1 вершину и 0 переходов.
- Затем указаны границы значений для каждого элемента: состояние P1 всегда заполнено 1 элементом, а остальные содержат максимум 1 элемент, минимум – 0.
- Также указаны границы в виде мультимножеств.
- Маркировка home для всех состояний, так как в любую позицию мы можем попасть из любой другой маркировки.
- Маркировка dead равная None, так как нет состояний, из которых переходов быть не может.
- В конце указано, что бесконечно часто могут происходить переходы T1, T2, T3, T4, но не обязательно, также состояние T5 необходимо для того, чтобы система не попала в тупик, а состояние T6 происходит всегда, если

Реализовал модель из отчета в CPN Tools.