# Tarefa: Efetuar a especificação dos processos de ETL



Especificar os processos de extração, transformação e carga.

Disciplinas: Análise e Design

Expandir Todas as Seções	Reduzir Todas as Seções
--------------------------	-------------------------

#### Finalidade

Efetuar a especificação dos processos de extração, transformação e carga.

♦ Voltar ao Início da Página

#### Relacionamentos

Funções	<ul><li>Executor Primário:</li><li>Arquiteto de Software</li></ul>	<ul><li>Executores Adicionais:</li><li>Analista de Requisitos</li><li>Programador</li></ul>
Entradas	Obrigatório:	Opcional:  • Nenhum
Saídas	Especificação de Processos de ETL	
Uso do Processo	<ul> <li>analise_design &gt; Efetuar a especificação dos processos de ETL</li> <li>Ciclo de Vida BI &gt; Elaboração &gt; Projetar Componentes &gt; Efetuar a especificação dos processos de ETL</li> <li>Elaboração &gt; Projetar_Componentes &gt; Projetar_componentes &gt; Projetar Processos de ETL</li> <li>Projetar Componentes &gt; Projetar Processos de ETL</li> </ul>	

😚 Voltar ao Início da Página

### ■ Descrição Principal

A partir das informações contidas nos fluxos lógico e físico e com o auxílio do modelo de dados, especificação de contexto, mapa de transformação de dados e interface, efetuar a especificação dos processos de extração, transformação e carga.

→ Voltar ao Início da Página

#### Etapas

盽 Expandir Todas as Etapas 📄 Reduzir Todas as Etapas

## Especificar individualmente cada processo componente do mapa de processos de ETL

Especificar individualmente cada processo componente do mapa de processos de ETL.) utilizando portugues estruturado.

#### ■ Detalhar critérios de seleção das informações/dados

Detalhar critérios de seleção das informações/dados, estratégias de transformação dos dados, mecanismos de agrupamento de dados, processo de filtragem e geração de identificadores.

Voltar ao Início da Página

#### Informações Adicionais

**Conceitos** Orientação: Projetar Processos ETL

→ Voltar ao Início da Página



Publicado pela GEARQ - Gerência Nacional de Arquiteturas de TI