



Universidad del Valle
Facultad de ingeniería
Ingeniería en sistemas

Cristian David Pacheco Torres
2227437
Sebastian Molina Cuellar
2224491

28 de Septiembre del 2022

Taller 2: Simular un sumador de n digitos a partir de compuertas lógicas sencillas.

Contents

1 Creación de las compuertas sencillas.	3
1.1 Creando compuertas unarias.	3
1.1.1 Informe de procesos.	3
1.1.2 Informe de corrección.	3
1.1.3 Casos de pruebas.	3
1.2 Creando compuertas binarias.	3
1.2.1 Informe de procesos.	3
1.2.2 Informe de corrección.	3
1.2.3 Casos de pruebas.	3
2 Creando <i>semisumadores</i>.	3
2.1 Informe de procesos	3
2.2 Informe de corrección	3
2.3 Casos de pruebas	3
3 Creando <i>sumadores completos</i>.	3
3.1 Informe de procesos	3
3.2 Informe de corrección	3
3.3 Casos de pruebas	3
4 Construyendo un <i>sumador</i> – n	3
4.1 Informe de procesos	3
4.2 Informe de corrección	3
4.3 Casos de pruebas	3
5 Conclusion	3

1 Creación de las compuertas sencillas.

1.1 Creando compuertas unarias.

1.1.1 Informe de procesos.

1.1.2 Informe de corrección.

1.1.3 Casos de pruebas.

1.2 Creando compuertas binarias.

1.2.1 Informe de procesos.

1.2.2 Informe de corrección.

1.2.3 Casos de pruebas.

2 Creando *semisumadores*.

2.1 Informe de procesos

2.2 Informe de corrección

2.3 Casos de pruebas

3 Creando *sumadores completos*.

3.1 Informe de procesos

3.2 Informe de corrección

3.3 Casos de pruebas

4 Construyendo un *sumador* $- n$

4.1 Informe de procesos

4.2 Informe de corrección

4.3 Casos de pruebas

5 Conclusion

La conclusion

$$a = \sum F \dot{m} = \frac{dv}{dt}$$