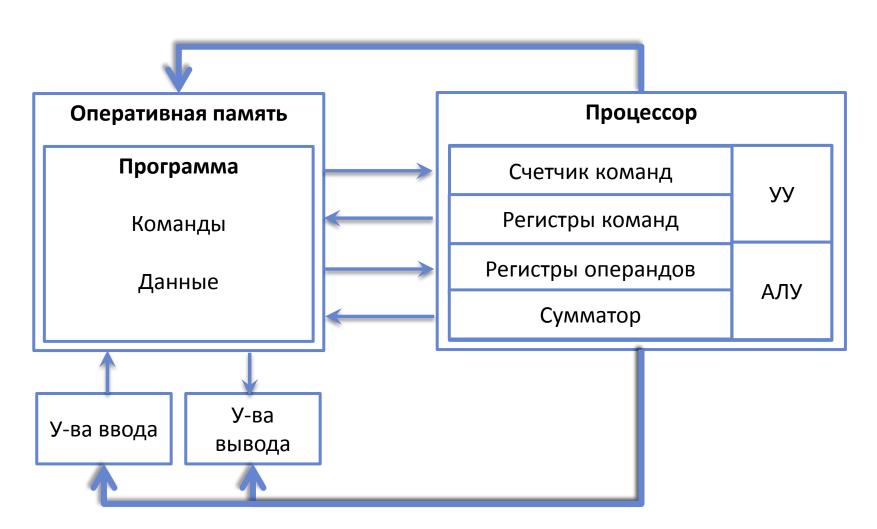
Часть 3. Организация ЭВМ. Информация и данные.

Курс «Программирование» КИТ, 1 семестр Щукин Александр Валентинович

Организация ЭВМ



Организация ЭВМ

- Процессор
 - □ УУ, АЛУ
 - Сумматор
 - Регистры
- Оперативная память
- Устройства ввода-вывода

Принципы построения ЭВМ (архитектура Дж. Фон Неймана)

- Принцип использования двоичного представления данных и команд
- Принцип программного управления
- Принцип однородности памяти
- Принцип адресности
- Принцип последовательности выполнения управляющих команд