# 齐呈祥

18630816527@163.com • GitHub (120 followers) • linkedin

#### **EDUCATION**

天津大学 08/2019 – 07/2023(Expected)

计算机科学与技术, GPA: 3.361/4

## **SELECTED OPEN-SOURCE PROJECTS**

**xv6-rust**: 使用 Rust 语言重新实现与优化 xv6-riscv(**45** stars) 03/2021 – 08/2021

- 使用伙伴内存分配系统优化了内存分配系统
- 重新设计了 SpinLock/SleepLock, 满足 RAII.
- 优化了文件系统, 使之更加满足 Rust 的特性.

**rCore-fat**: 拥有 FAT32 文件系统的 rCore-Tutorial-v3 07/2021 - 08/2021

- 在 alloc 下实现了 FAT32 crate.
- 为 rCore-fat 重新设计了系统调用.

SimpleMIPS: 一个简单的五级流水 mips cpu 10/2021 - 12/2021

- 支持 57 条指令.
- 支持 SRAM 和 AXI 总线.
- 可运行在 GENESYS2 FPGA 上.

**Trivial-TCP**: 使用 C 语言编写的 TCP 协议栈 09/2021 - 10/2021

• 实现了 **连接管理、可靠传输、流量控制、拥塞控制**等 TCP 标准

**NEMU**: 使用 C 语言编写的 x86-32 模拟器 (**10** stars) 09/2020 - 01/2021

- 简单的调试器
- 指令译码、执行
- 分段、分页机制, 二级 Cache

#### EXPERIENCE

 天津大学
 TianJin

 助教
 09/2021 – 11/2021

• 2021 计算机系统实践

天外天工作室 TianJin

Software Enginer 09/2019 – 01/2021

- 开发校务专区系统
- 维护党建系统

### SELECTED AWARDS

- 2021 全国大学生计算机系统能力大赛操作系统设计大赛 功能赛道三等奖
- 开源之夏 2021 最佳质量奖 (仅 5 位)

#### SKILLS

**Programming Languages:** Rust, C, Go, Python, C++, Systemverilog/Verilog, PHP, JavaScript, HTML/CSS (接熟练度由高到低排序)

Tools and Frameworks: Git, GNU Make, CMake, QEMU, Vivado, VSCode, Gin, Vue, Laravel

## **O**THERS

- 自学了 CMU 15-445、MIT 6.S081 等国外公开课并且完成了对应的 lab assignments.
  对操作系统、计算机体系结构、分布式系统感兴趣.
  参与过 rcore-os、cs-self-learning 等开源社区的工作.
  个人开源项目累计获得超过 100 stars.