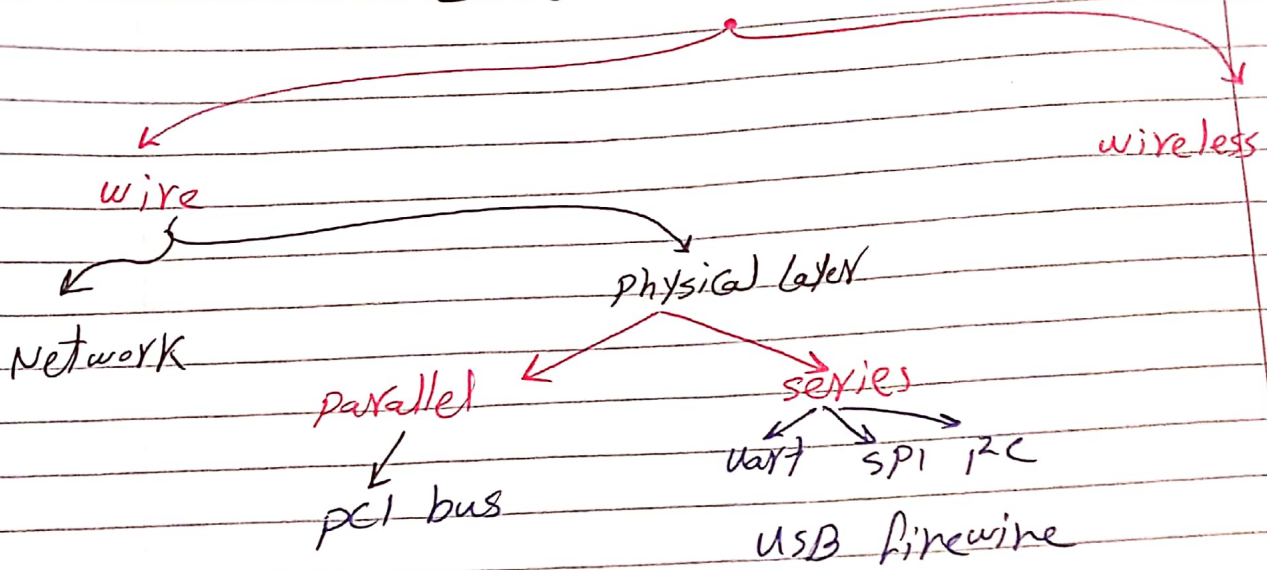


Embedded Communication -

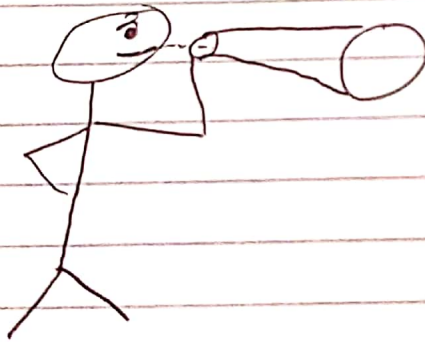


simplex, half-duplex, full-duplex

• simplex;

one way Communication

واحد به طرفين يتكلم لا يرد
ومستقبل يتلقى

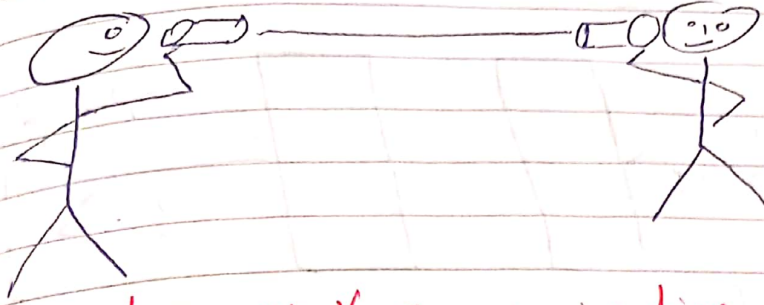


master



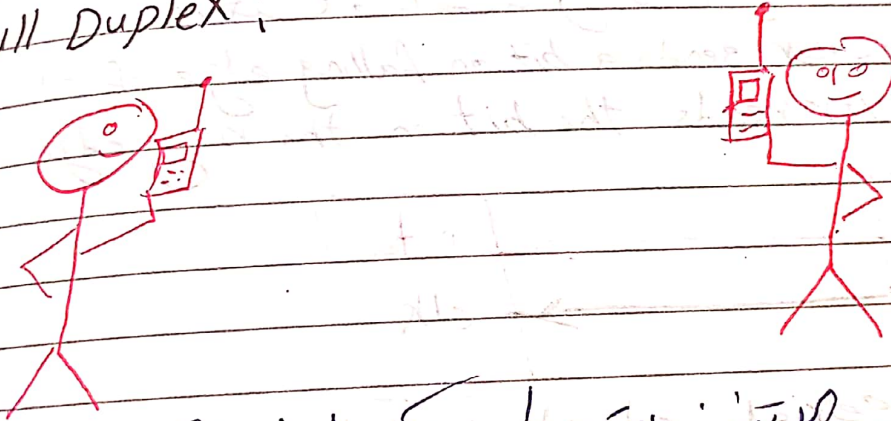
slaves.

Half-duplex :-

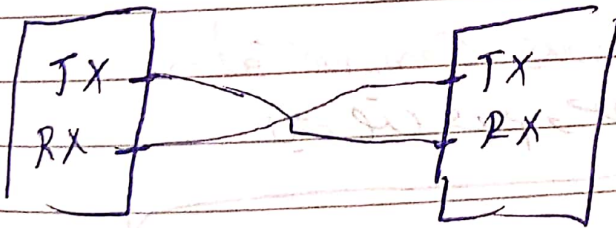


Two way communication
 له واحد بس، بي يتكلم من الالة
 به يقدر يسمع واحد بيك
 زمان بيكلم

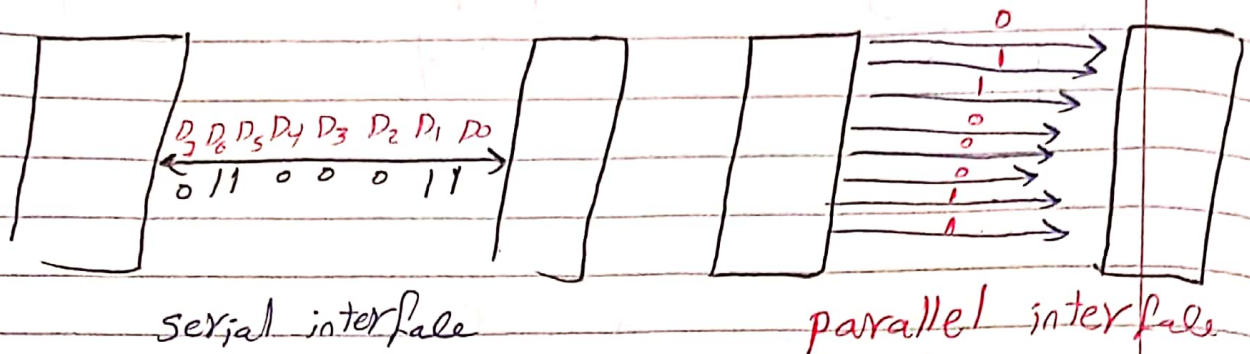
Full Duplex :-



الاستثنائية يقدروا يتكلموا في نفس
 الوقت واحد



* Serial Vs parallel

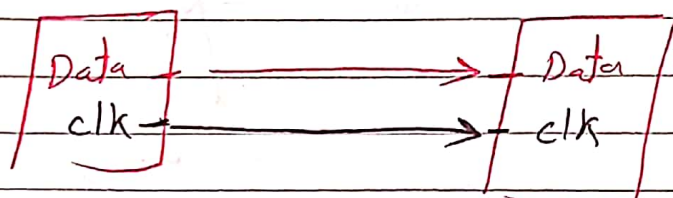


Synchronous Communication

باعتبار وجود إشارات الساعة

ex: Transmitter sends a bit on falling edge of clock

Receiver reads the bit on the rising edge of clock



serial clock is shared

• Asynchronous Communication

لا يوجد إشارات الساعة

Baud rate

simple receiver

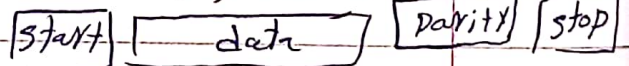
TX

وان إشارات الساعة

Framing

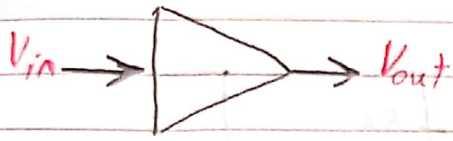
Frame structure -

start, end

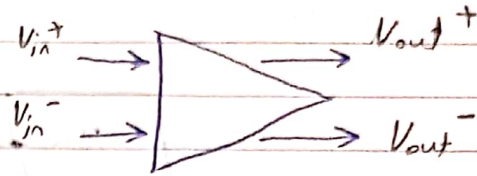


أنجليزية

• single ended V_s differential mode

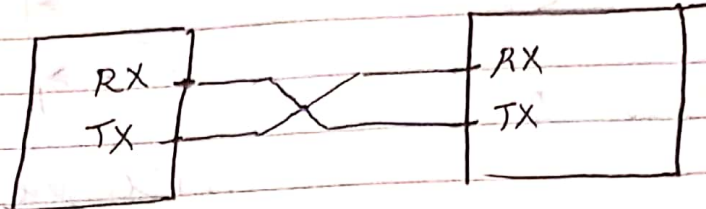


Noise من تأثيرات خارجية



Noise من تأثيرات خارجية
بتأثير من التفاضل

* UART * universal Asynchronous serial Receiver-Transmitter no clock



• Framing the data.



• Parity bits =

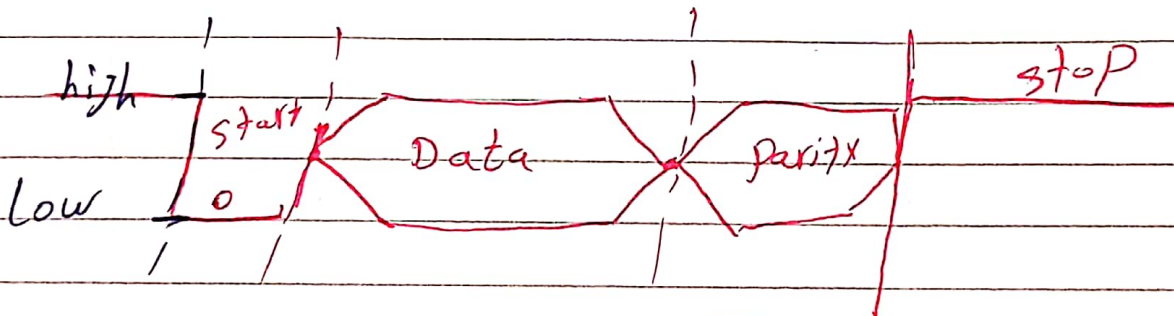
even parity

odd parity

تخلی عدد ال "1"
even
یعنی توفیق ال "1"
ولا "0"

تخلی عدد ال "1"
غير ملاقة توفیق
لعدد و اتصال ال "1" و "0"

• Uart Frame:



أندلسية

UART pins (Flow control)

CTS, RTS

← ۱۸ Receiver یکنون ال buff
 پیا به فاهن و یکنون ال
 ۱۸ Receiver یکنون
 ال buffer پیا به ملین
 سرخودی عت
 ال TX یکنون

