

Plano demux 1x4

- Entrada: Um dado F e 2 bits S0 e S1 para seleção
- Saída: 4 bits, X0, X1, X2, X3. Sendo F no bit equivalente ao valor em binário de S0 e S1 e 0 no restante.

Na placa

- Entrada: SW2 representa o dado F. SW1 e SW0 representam os seletores S1 e S0 respectivamente
- Saída: Xi será apresentado no led vermelho i.

Diagrama

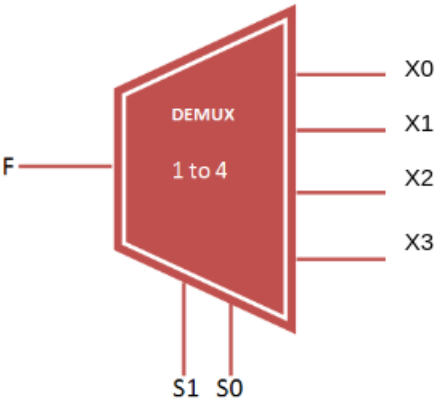


Tabela verdade

S1	S0	X0	X1	X2	X3
0	0	F	0	0	0
0	1	0	F	0	0
1	0	0	0	F	0
1	1	0	0	0	F