

Unit-7

——Multiplexers and Decoders

张彦航

School of Computer Science Zhangyanhang@hit.edu.cn

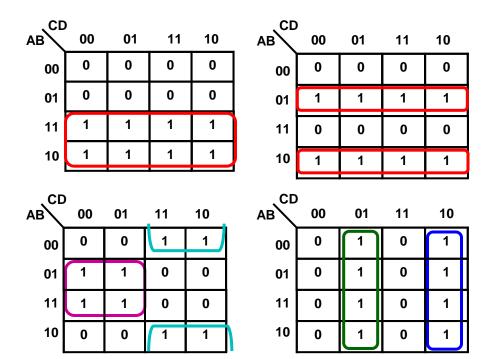
7.3 代码转换译码器及显示译码器

- 代码转换译码器
- ■显示译码器

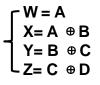
1. 代码转换译码器

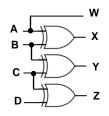
功能:从一种编码转换为另一种编码

例:设计一个译码器,将输入的4位二进制数转换为格雷码



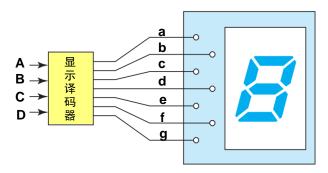
ABCD	WXYZ	ABCD	WXYZ
0000	0000	1000	1100
0001	0001	1001	1101
0010	0011	1010	1111
0011	0010	1011	1110
0100	0110	1100	1010
0101	0111	1101	1011
0110	0101	1110	1001
0111	0100	1111	1000





2. 显示译码器

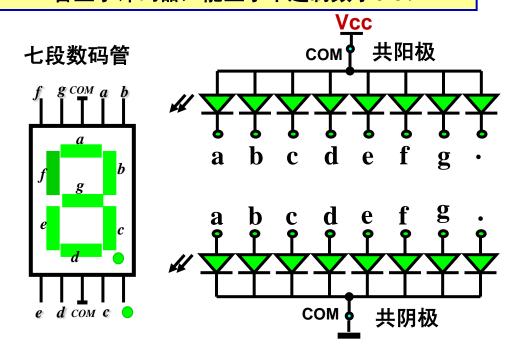
显示译码器:与显示器件(如数码管)配合,将输入代码转换为十进制码或 特定编码,并在显示器件上显示相应的字形



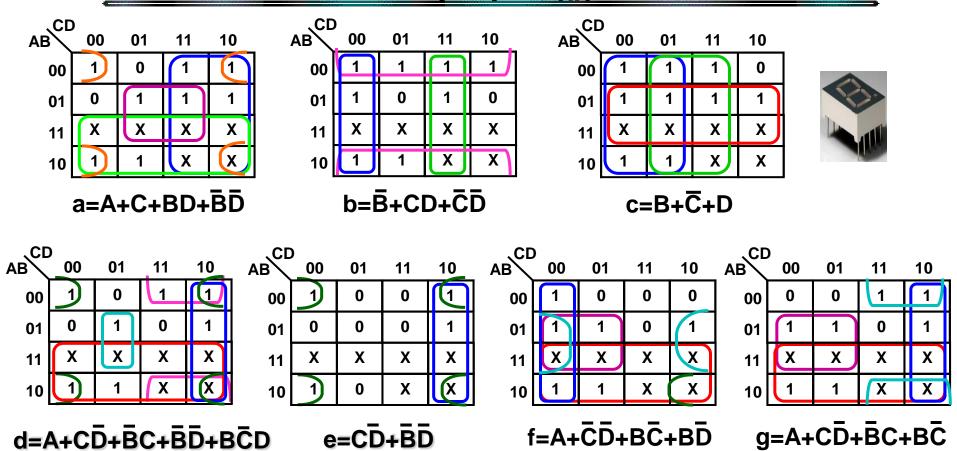
8421BCD码驱动的共阴极七段数码管显示译码器功能表

输入			译码输出								
A	В	C	D	a	b	c	d	e	f	g	字形
0	0	0	0	1	1	1	1	1	1	0	0
0	0	0	1	0	1	1	0	0	0	0	1
0	0	1	0	1	1	0	1	1	0	1	2
0	0	1	1	1	1	1	1	0	0	1	3
0	1	0	0	0	1	1	0	0	1	1	4
0	1	0	1	1	0	1	1	0	1	1	5
0	1	1	0	1	0	1	1	1	1	1	6
0	1	1	1	1	1	1	0	0	0	0	7
1	0	0	0	1	1	1	1	1	1	1	8
1	0	0	1	1	1	1	1	0	1	1	9

任务: 设计一个8421BCD码驱动的共阴极七段数码 管显示译码器,能显示十进制数字0-9。



2. 显示译码器

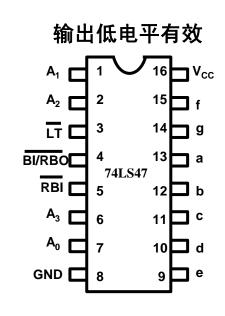


2. 显示译码器

典型芯片: 74LS47, 74LS48

中规模显示译码器74LS47功能表

功能和		输		λ	输出
十进制 数	LT	RBI	BI/RBO	$\mathbf{A_3}\mathbf{A_2}\mathbf{A_1}\mathbf{A_0}$	abcdefg ^{显示}
试灯	0	×	1	××××	0 0 0 0 0 0 0 8
灭灯	×	×	0	××××	1 1 1 1 1 1 全灭
灭0	1	0	0	0 0 0 0	1 1 1 1 1 1 1 灭0
0	1	1	1	0 0 0 0	0 0 0 0 0 0 1 0
1	1	X	1	0001	$1 \ 0 \ 0 \ 1 \ 1 \ 1 \ 1$
2	1	×	1	0010	0 0 1 0 0 1 0 2
3	1	X	1	0011	0 0 0 0 1 1 0 3
4	1	×	1	0100	1 0 0 1 1 0 0 4
5	1	×	1	0101	0 1 0 0 1 0 0 5
6	1	×	1	0110	0 1 0 0 0 0 0 6
7	1	×	1	0111	0 0 0 1 1 1 1 7
8	1	×	1	1000	0 0 0 0 0 0 0 8
9	1	×	1	1001	0 0 0 0 1 0 0 9



7.3 代码转换译码器及显示译码器

- 代码转换译码器
- ■显示译码器