

Fundamentals of Logic Design

张彦航

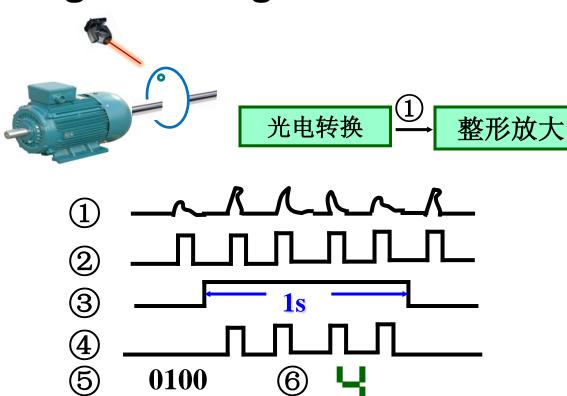
School of Computer Science Zhangyanhang@hit.edu.cn



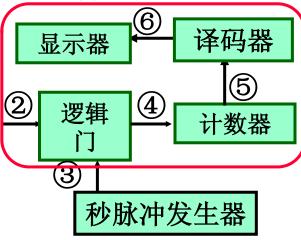
▲本节中的几个问题

- >何为数字逻辑?
- ▶数字系统中的开关器件
- ▶数字系统中的"0"和"1"

Logical Design?



数字电路



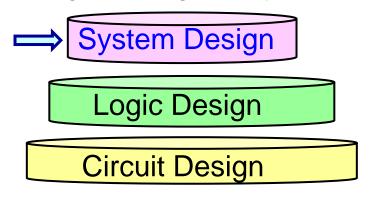






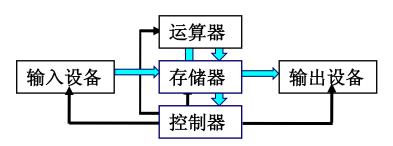


Design of Digital Systems





- 划分成子系统
- 确定各子系统特性



Example: 计算机的系统设计

- 存储单元,运算单元,输入输出设备…….
- 各个子系统之间的互连及控制

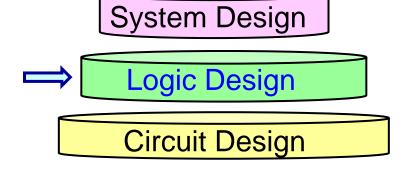


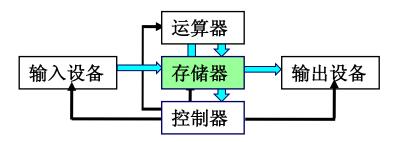


Design of Digital Systems



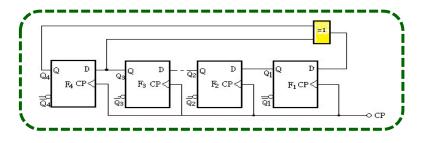
- 实现各子系统的逻辑功能
 - 将各个功能模块互连





Example: 寄存器设计

• 如何用逻辑门和触发器设计实现?







Design of Digital Systems

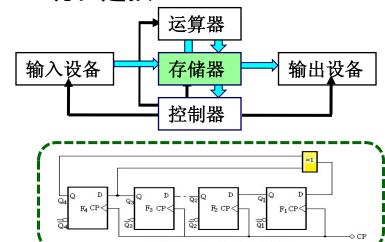
System Design

Logic Design

Circuit Design



■ 确定特定逻辑器件的实 现和连接



Example: 逻辑门、触发器设计

• 二极管、三极管、电阻…

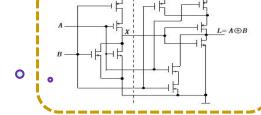
• 各逻辑器件的互连









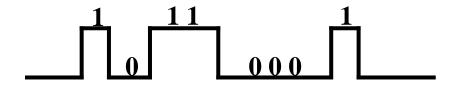


■ 模拟信号:数值的变化在时间上是连续的如:语音信号





■ 数字信号:数值的变化在时间上是不连续的





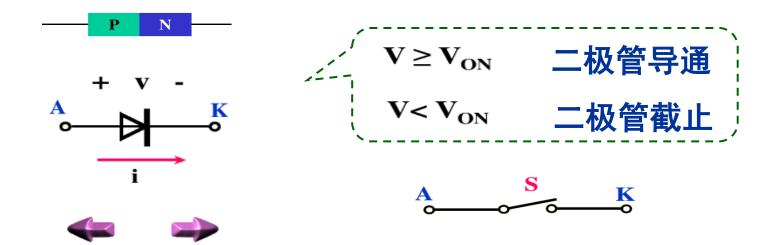


数字系统使用的是具有两种状态的开关器件

如:二极管、三极管

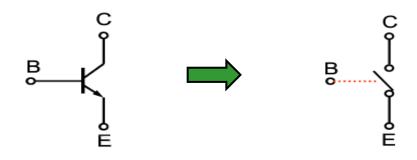


二极管由PN结组成,具有单向导电性





- ■利用三极管的饱和、截止状态作开关
- ■三极管开关的通、断受基极B的电位高低控制



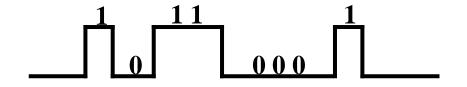
由于大多数开关器件只能取两个不同的值, 所以数字系统内部使用二进制也就很自然了。

4. 数字逻辑中的"0"和"1"

■ 代表两种状态

0 低电平

1 高电平



■ 在开关电路中

0: 开关断开

1: 开关闭合





问题: 为何使用二进制?



- 电路简单
- 对电器元件要求不高
- 可靠稳定
- 精确
- 存储
- 计算机处理





- ■本节中的几个问题
 - ▶何为数字逻辑?
 - ▶数字系统中的开关器件
 - ▶数字系统中的"0"和"1"