

Nama : HANIF FIRDAUS ILLAHI  
NIM : L200180021  
Kelas : A

### TUGAS MODUL 3 SYSTEM OPERASI

1. Buatlah table pemetaan memori pada PC selengkap mungkin.

☐ **Pemetaan Langsung (Direct Mapping)**

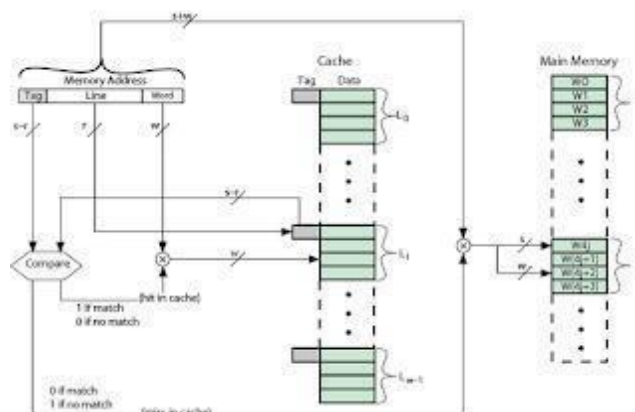
Pemetaan langsung adalah teknik yang paling sederhana, yaitu teknik ini memetakan blok memori utama hanya ke sebuah saluran cache saja. Jika suatu block ada di cache, maka tempatnya sudah tertentu. Keuntungan dari direct mapping adalah sederhana dan murah. Sedangkan kerugian dari direct mapping adalah suatu blok memiliki lokasi yang tetap (jika program mengakses 2 blok yang di map ke line yang sama secara berulang-ulang, maka cache-miss sangat tinggi).

Berikut penjelasan lebih detail :

- ☐ Setiap blok pada main memory dipetakan dengan line tertentu pada *cache*.  $i = j \text{ modulo } C$  di mana  $i$  adalah nomor line pada cache yang **digunakan** untuk meletakkan blok main memory ke- $j$ .
- ☐ Jika  $M = 64$  dan  $C = 4$ , maka pemetaan antara line dengan blok menjadi seperti berikut :
  - Line 0 can hold blocks 0, 4, 8, 12, ...
  - Line 1 can hold blocks 1, 5, 9, 13, ...
  - Line 2 can hold blocks 2, 6, 10, 14, ...
  - Line 3 can hold blocks 3, 7, 11, 15, ...

Pada cara ini, *address* pada main memory dibagi 3 *field* atau bagian, yaitu:

- ☐ Tag identifier.
- ☐ Line number identifier
- ❖ Word identifier (offset)
- ❖ *Word identifier* berisi informasi tentang lokasi word atau unit *addressable* lainnya dalam line tertentu pada cache.
- ❖ *Line identifier* berisi informasi tentang nomor fisik (bukan logika) line pada chace
- ❖ *Tag identifier* disimpan pada cache bersama dengan blok pada *line*.
- ☐ Untuk setiap alamat memory yang dibuat oleh CPU, line tertentu yang menyimpan copy alamat tsb ditentukan, jika blok tempat lokasi data tersebut sudah dikopi dari main memory ke *cache*.
- ☐ *Tag* yang ada pada line akan dicek untuk melihat apakah *benar* blok yang dimaksud ada line tsb.



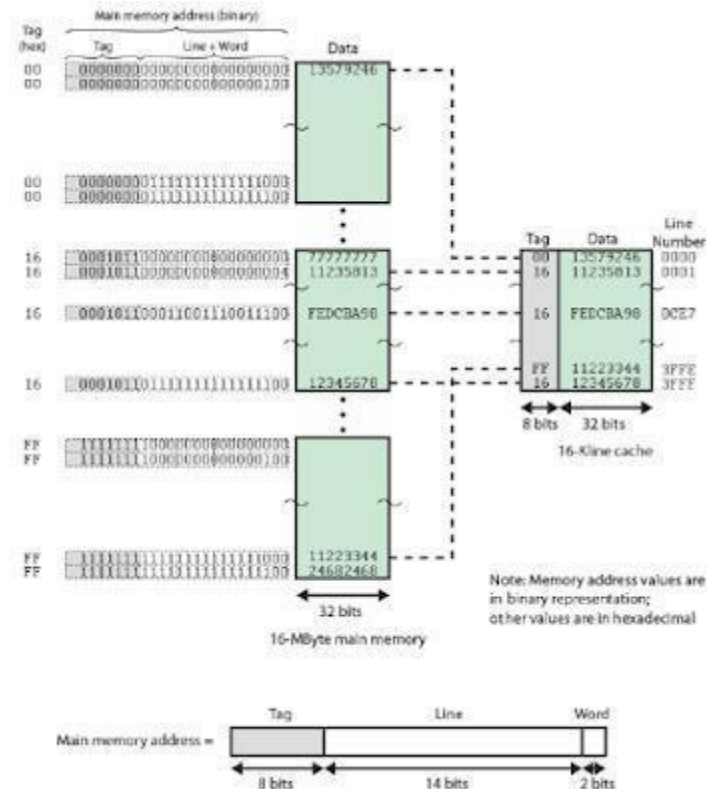
Gambar 2.1 : Gambar Organisasi Direct Mapping.

**Keuntungan Menggunakan Direct Mapping antara lain :**

1. Mudah dan Murah diimplementasikan
2. Mudah untuk menentukan letak salinan data main memory pada chace.

### Kerugian menggunakan Direct Mapping antara lain :

1. Setiap blok *main memory* hanya dipetakan pada 1 line saja.
2. Terkait dengan sifat lokal pada *main memory*, sangat mungkin mengakses blok yang dipetakan pada *line* yang sama pada *cache*. Blok seperti ini akan menyebabkan seringnya sapu masuk dan keluar data ke/dari *cache*, sehingga *hit ratio* mengecil. *Hit ratio* adalah perbandingan antara jumlah ditemukannya data pada cache dengan jumlah usaha mengakses *cache*.



Gambar 2.2 : Gambar Contoh Pengalamatan Direct Mapping.

Ringkasan *direct mapping* nampak pada tabel berikut:

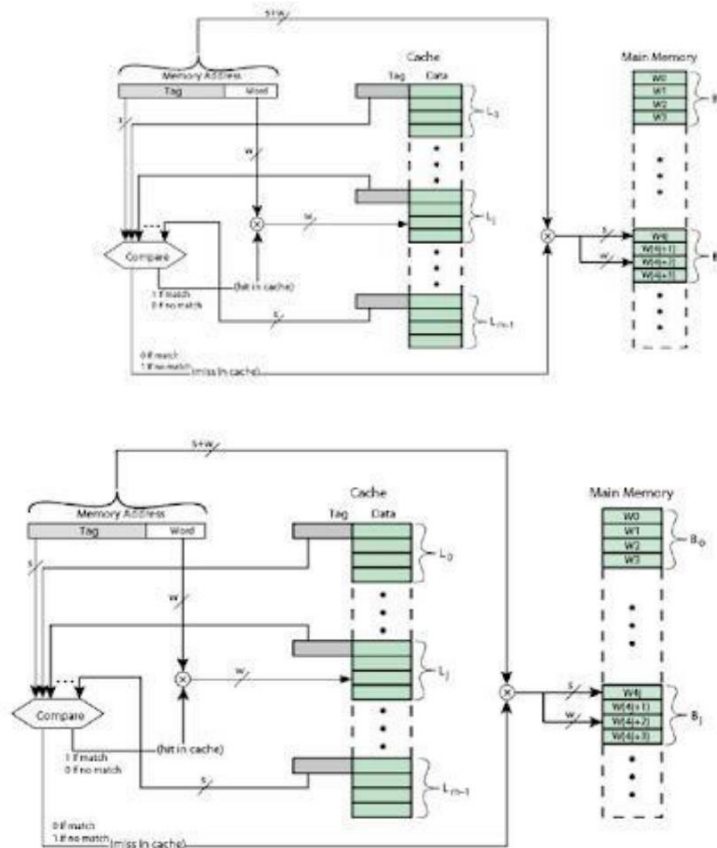
| Item                                 | Keterangan            |
|--------------------------------------|-----------------------|
| Panjang alamat                       | $(s+w)$ bits          |
| Jumlah unit yang dapat dialamati     | $2s+w$ words or bytes |
| Ukuran Bloks sama dengan ukuran Line | $2w$ words or bytes   |
| Jumlah blok memori utama             | $2s + w/2w = 2s$      |
| Jumlah line di chace                 | $M = 2r$              |
| Besarnya tag                         | $(s - r)$ bits        |

#### 1. Pemetaan Asosiatif (Associative Mapping)

Pemetaan asosiatif mengatasi kekurangan pemetaan langsung dengan cara mengizinkan setiap blok memori utama untuk dimuatkan ke sembarang saluran cache. Dengan pemetaan asosiatif, terdapat fleksibilitas penggantian blok ketika blok baru dibaca ke dalam cache. Kekurangan pemetaan asosiatif yang utama adalah kompleksitas rangkaian yang diperlukan untuk menguji tag seluruh saluran cache secara parallel, sehingga pencarian data di cache menjadi lama.

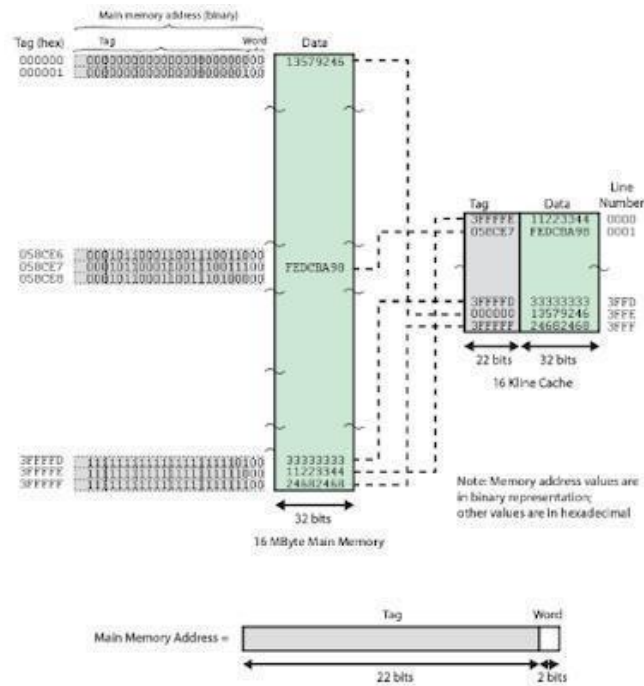
1. Memungkinkan blok diletakkan di sebarang line yang sedang tidak terpakai.
2. Diharapkan akan mengatasi kelemahan utama *Direct Mapping*.
3. Harus menguji setiap *cache* untuk menemukan blok yang diinginkan.
4. Mengecek setiap tag pada line
5. Sangat lambat untuk *cache* berukuran besar.

6. Nomor line menjadi tidak berarti. *Address main memory* dibagi menjadi 2 field saja, yaitu tag dan *word offset*.



Gambar 2.3 : Gambar Organisasi *Associative Mapping*.

7. Melakukan pencarian ke semua tag untuk menemukan blok.
8. Cache dibagi menjadi 2 bagian :
  - ☐ Lines dalam SRAM
  - ☐ Tag dalam associative memory



Gambar 2.4 : Gambar Contoh Pengalamatan Associative Mapping

Keuntungan *Associative Mapping* : Cepat dan fleksibel.

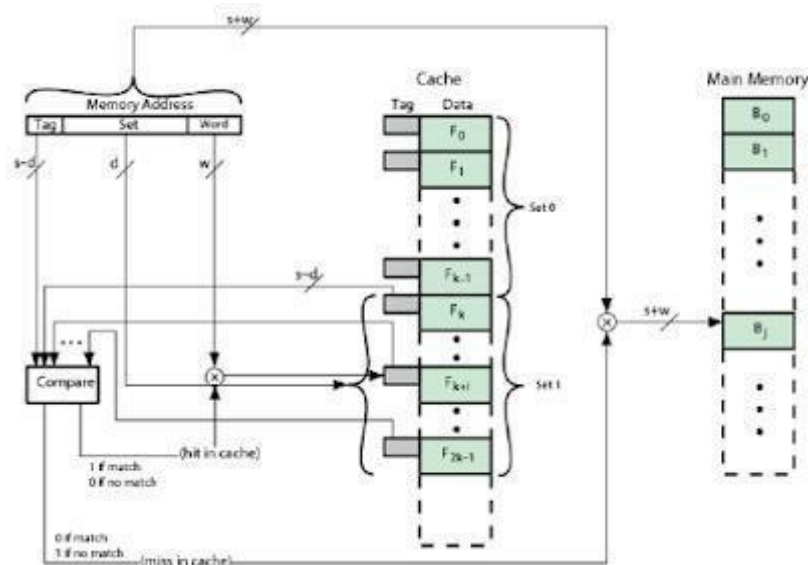
Kerugian *Associative Mapping* : Biaya Implementasi, misalnya untuk cache ukuran 8 kbyte dibutuhkan 1024 x 17 bit *associative memory* untuk menyimpan *tag identifier*. Ringkasan *Associative Mapping* nampak pada tabel berikut:

| Item                                 | Keterangan            |
|--------------------------------------|-----------------------|
| Panjang alamat                       | $(s+w)$ bits          |
| Jumlah unit yang dapat dialamati     | $2s+w$ words or bytes |
| Ukuran Bloks sama dengan ukuran Line | $2w$ words or bytes   |
| Jumlah blok memori utama             | $2s+ w/2w = 2s$       |
| Jumlah line di chace                 | Undetermined          |
| Besarnya tag                         | $s$ bits              |

- **Pemetaan Asosiatif Set (Set Associative Mapping)**

Pada pemetaan ini, cache dibagi dalam sejumlah sets. Setiap set berisi sejumlah line. Pemetaan asosiatif set memanfaatkan kelebihan-kelebihan pendekatan pemetaan langsung dan pemetaan asosiatif.

1. Merupakan kompromi antara *Direct* dengan *Full Associative Mapping*.
2. Membagi cache menjadi sejumlah set ( $v$ ) yang masing-masing memiliki sejumlah line ( $k$ ). Setiap blok dapat diletakkan di sebarang line dengan nomor set: ***nomor set*** =  $j \text{ modulo } v$



Gambar 2.5 : Gambar Organisasi K-Way Set Associative Mapping.

3. Jika sebuah set dapat menampung X line, maka cache disebut memiliki X *way set associative cache*.
4. Hampir semua *cache* yang digunakan saat ini menggunakan organisasi 2 atau 4-way *set associative mapping*.



kata lain, Intel 80286 benar-benar kompatibel dengan prosesor Intel 8086 yang didesain sebelumnya. Sehingga prosesor Intel 80286 pun dapat menjalankan program-program 16-bit yang didesain untuk 8085 (IBM PC), dengan tentunya kecepatan yang jauh lebih tinggi. Dalam Real-mode, tidak ada proteksi ruang alamat memori, sehingga tidak dapat melakukan multi-tasking. Inilah sebabnya, mengapa program-program DOS bersifat single-tasking. Jika dalam modus real terdapat multi-tasking, maka kemungkinan besar antara dua program yang sedang berjalan, terjadi tabrakan (crash) antara satu dengan lainnya.

□ **Protected Mode**

Modus terproteksi (protected mode) adalah sebuah modus di mana terdapat proteksi ruang alamat memori yang ditawarkan oleh mikroprosesor untuk digunakan oleh sistem operasi. Modus ini datang dengan mikroprosesor Intel 80286 atau yang lebih tinggi.

Karena memiliki proteksi ruang alamat memori, maka dalam modus ini sistem operasi dapat melakukan multitasking.

Prosesor Intel 80286 memang dilengkapi kemampuan masuk ke dalam modus terproteksi, tapi tidak dapat keluar dari modus tersebut tanpa harus mengalami reset (warm boot atau cold boot). Kesalahan ini telah diperbaiki oleh Intel dengan merilis prosesor Intel 80386 yang dapat masuk ke dalam modus terproteksi dan keluar darinya tanpa harus melakukan reset. Inilah sebabnya mengapa Windows 95/Windows 98 dilengkapi dengan modus Restart in MS-DOS Mode, meski sebenarnya sistem operasi tersebut merupakan sistem operasi yang berjalan dalam modus terproteksi.