

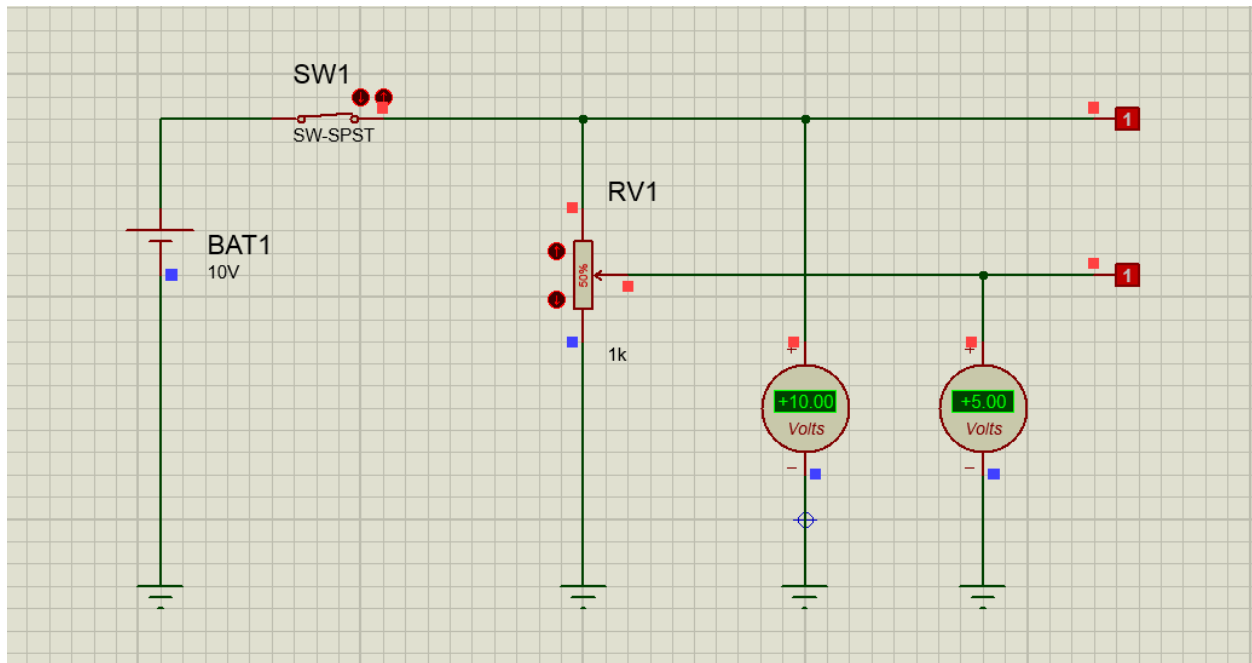
**LAPORAN PRAKTIKUM SISTEM DIGITAL**  
**MODUL 2**  
**PENGENALAN SINYAL**

NIM : L200180111  
Nama : Anggit Astriani  
Kelas : D  
Nama asisten : Arlin Widya R

**PROGRAM STUDI INFORMATIKA**  
**FAKULTAS KOMUNIKASI DAN INFORMATIKA**  
**UNIVERSITAS MUHAMMADIYAH SURAKARTA**

## Percobaan 2. Latihan Range Sinyal Digital

Screenshot hasil :



1. **Klik SW1! Berdasarkan simulasi anda, isi titik-titik dibawah ini!**
  - a. Voltmeter DC1 : +10.00 Volt
  - b. Voltmeter DC2 : + 5.00 Volt
  - c. Logicprobe 1 menunjukkan kondisi logika : 1
  - d. Logicprobe 2 menunjukkan kondisi logika : 1
  
2. **Klik komponen RV 1 (resistor variable/POT-HG) naik dan turun! Dan kemudian isi titik-titik dibawah ini!**
  - a. Logicprobe 2 menunjukkan kondisi logika **1 (High)**,  
Jika Voltmeter DC 2 : +3.60 Volts sampai +10.00 Volts
  - b. Logicprobe 2 menunjukkan kondisi logika **0 (Low)**,  
Jika Voltmeter DC 2 : +0.00 Volts sampai +1.50 Volts
  
3. **Buat kesimpulan berdasarkan analisis anda di latihan range sinyal digital!**  
Jika POT-HG diubah maka DC Voltmeter nya akan berubah dan mempengaruhi Logicprobe