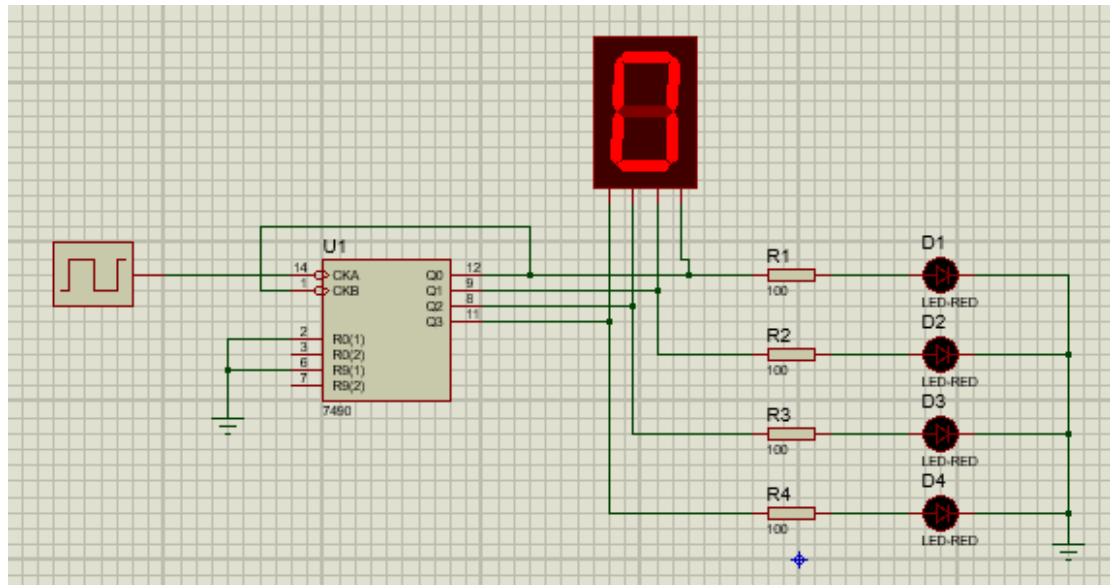


MODUL 10

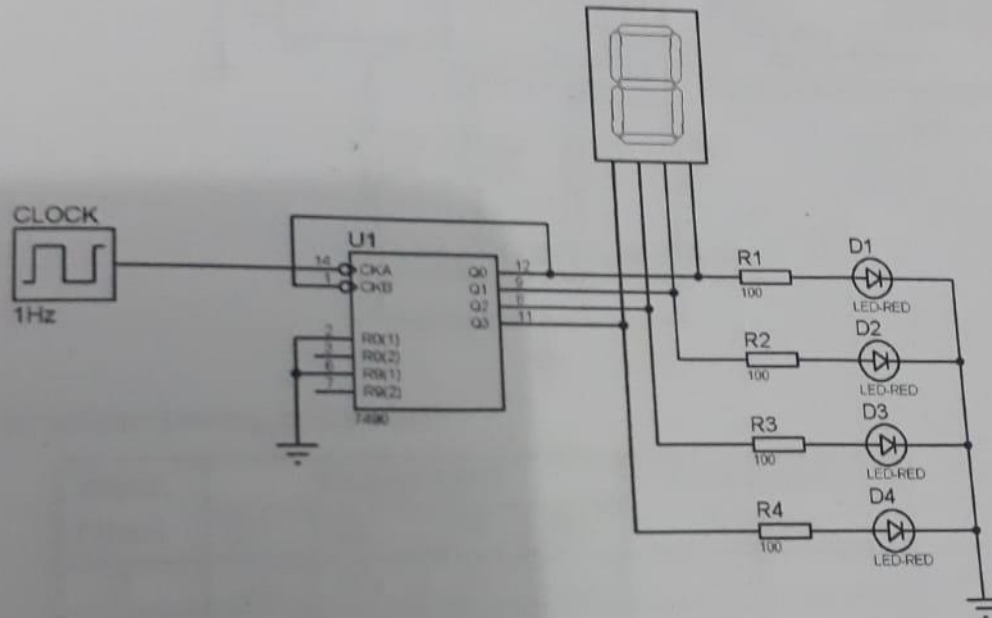
1. Rangkaian clock counter



Percobaan 1. Rangkaian Clock Counter

1. Buat Counter dibawah!

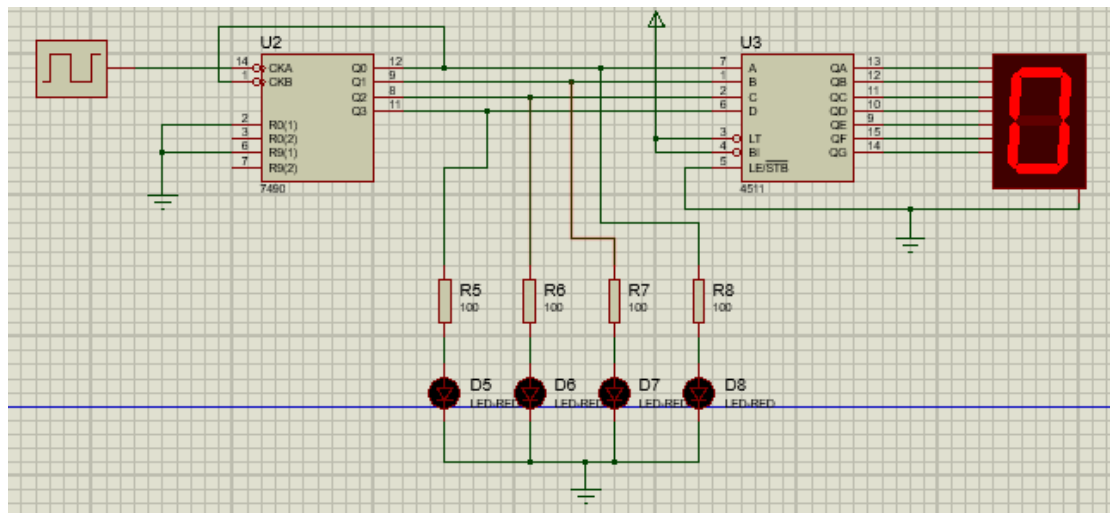
Gunakan IC 7490 (Decade Counter), 7segment(7seg-BCD-red), resistor (res)



Isi kolom kosong pada Tabel!

Input Clock	Output LED				Output Seven Segment
	D1	D2	D3	D4	
1	0	0	0	0	0
2	1	0	0	0	1
3	0	1	0	0	2
4	1	1	0	0	3
5	0	0	1	0	4

2. Penambahan decoder BCD-to-7segment



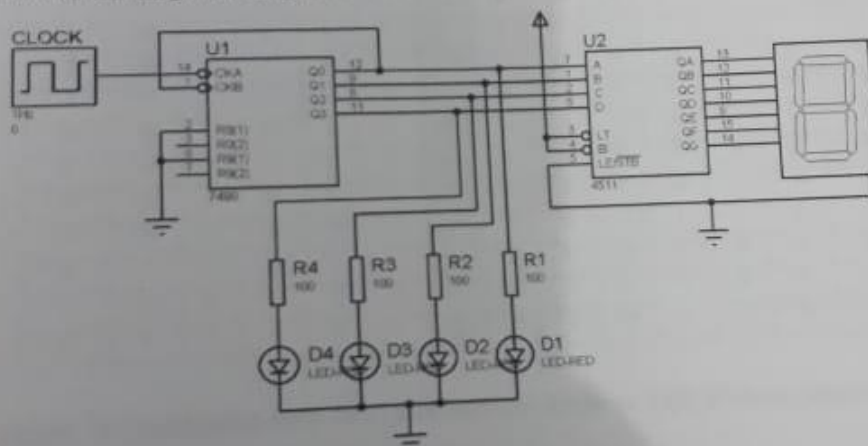
6	1	0	1	0	5
7	0	1	1	0	6
8	1	1	1	0	7
9	0	0	0	1	8
10	1	0	0	1	9
11	0	0	0	0	0
12	1	0	0	0	1
13	0	1	0	0	2

3. Tugas : cari referensi datasheet mengenai IC 7490! Lihat gerbang logika penyusunnya dan laporkan ke dosen pengampu / asisten praktikum!

Percobaan2. Penambahan Decoder BCD-to-7segment

1. Buat rangkaian seperti pada percobaan 1

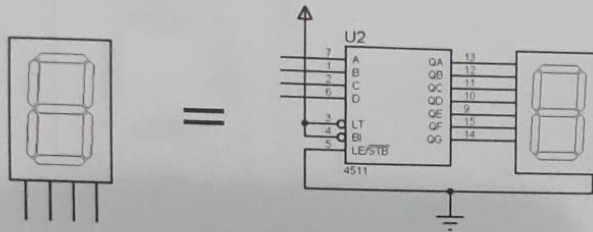
Tambahkan rangkaian dengan IC 4511 dan 7segment common cathode!



2. Isi kolom kosong pada tabel!

Input Clock	Output LED				Output Seven Segment
	D1	D2	D3	D4	
1	0	0	0	0	0
2	1	0	0	0	1
3	0	1	0	0	2
4	1	1	0	0	3
5	0	0	1	0	4
6	1	0	1	0	5
7	0	1	1	0	6
8	1	1	1	0	7
9	0	0	0	1	8
10	1	0	0	1	9
11	1	0	0	0	10

3. Bandingkan percobaan 1 dan percobaan 2! Dapatkan anda melihat persamaannya?
 dari persamaan 1 berbeda dengan persamaan ke 2. Dapat di
 lihat dari IC 4950 dan persamaan IC 4511
4. Apakah benar bahwa 7seg-BCD sama dg BCD-to-7segment decoder? (...Yes... / ...No...)



3. Melihat di dalam BCD-to-7segment Decoder

