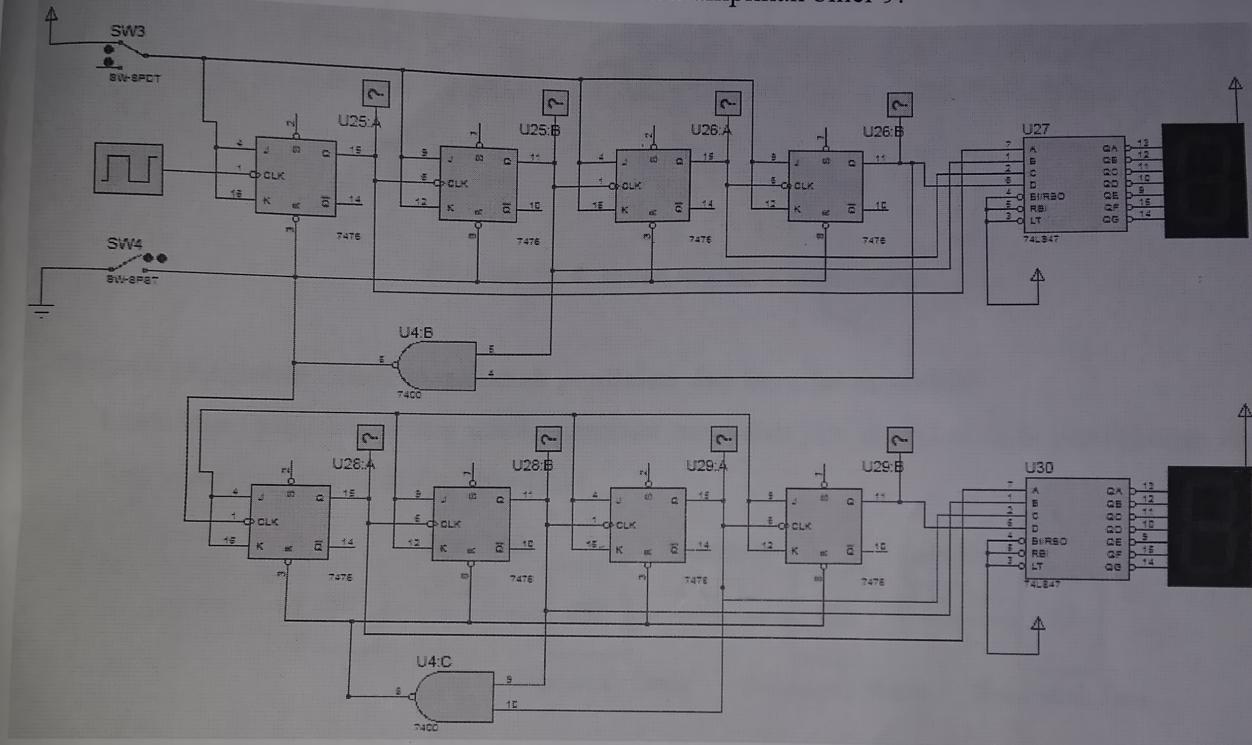


7	Switch-SPST	-
8	BCD-7Segment	-

3. SW-SPST atur dalam keadaan tidak terhubung.
4. Jalankan rangkaian, dan bagaimana output yang terlihat pada seven segment! akan menampilkan output angka mulai dari 0-9 secara berulang-ulang

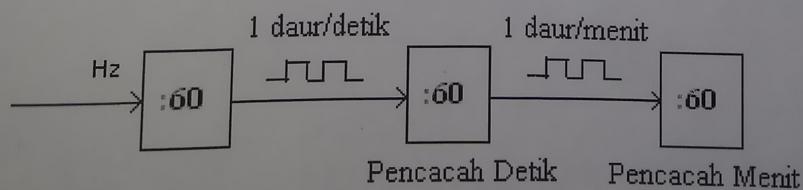
Percobaan 2. Rangkaian Modulus 6 dan Decoder

1. Untuk mencapai hitungan detik, maka perlu ditambahkan rangkaian counter lainnya. gerbang NAND (percobaan pertama) akan mengirimkan clock pada flip flop JK pertama pada percobaan kedua jika output decoder sudah menampilkan biner 9.



Gambar 12.2. MOD10 dan MOD6 untuk membangkitkan daur detik

5. Ubah frekuensi clock menjadi 250 Hz. Apakah fungsi clock pada rangkaian di atas? berfungsi untuk menentukan kecepatan dari tampilan output (mempercepat & memperlambat).
6. Lanjutkan rangkaian di atas hingga perhitungan daur menit, seperti Gambar 12.3!

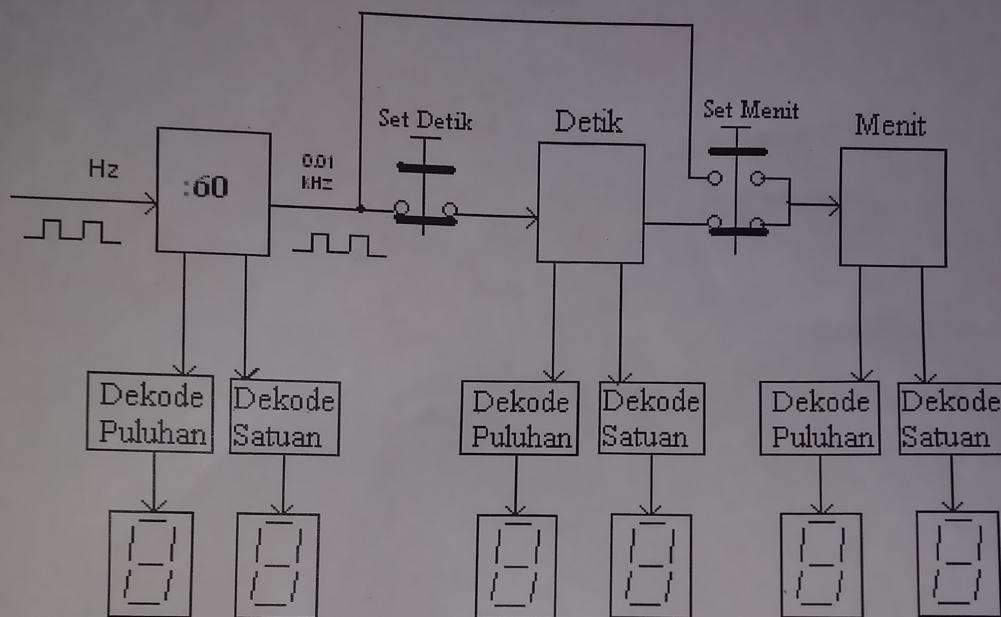


Gambar 12.3. perhitungan waktu daur detik dan daur menit

7. Jelaskan kegunaan dari Switch-SPST pada rangkaian di atas?
Untuk mengerek hilir decoder nol atau satu.
8. Jelaskan kegunaan dari Switch-SPST pada rangkaian di atas?

berguna untuk menghentikan output dan mereset detik menjadi nol dan menit lebih naik 1 dari sebelumnya contoh = 1 : 9 : 2
1 : 5 : 0

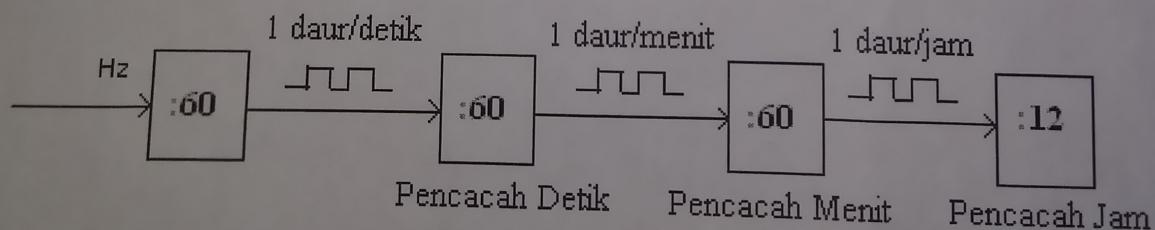
9. Laporkan hasil percobaan anda kepada dosen pengampu / asisten praktikum! Agar memudahkan pengamatan, atur seven segment seperti Gambar 12.4!



Gambar 12.4. seven segment stopwatch

TUGAS (Kegiatan untuk menambah penilaian dan bersifat opsional)

Lanjutkan rangkaian di atas untuk membuat rangkaian jam digital dengan penambahan daur Jam seperti terlihat pada Gambar 12.5!



Gambar 12.5. Pencacah jam digital