

7	Switch-SPST	-
8	BCD-7Segment	-

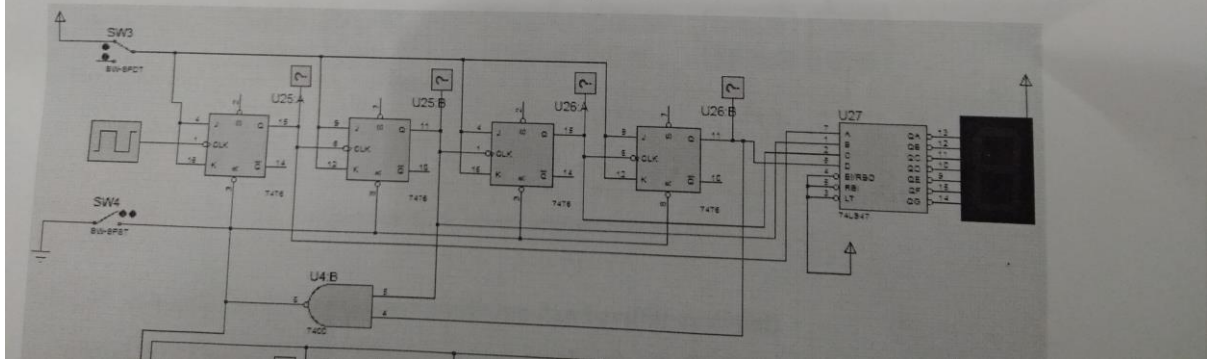
3. SW-SPST atur dalam keadaan tidak terhubung.

4. Jalankan rangkaian, dan bagaimana output yang terlihat pada seven segment!

Akan menampilkan output angka mulai dari 0-9 secara berulang-ulang.

Percobaan 2. Rangkaian Modulus 6 dan Decoder

- Untuk mencapai hitungan detik, maka perlu ditambahkan rangkaian counter lainnya. gerbang NAND (percobaan pertama) akan mengirimkan clock pada flip flop JK pertama pada percobaan kedua jika output decoder sudah menampilkan biner 9.

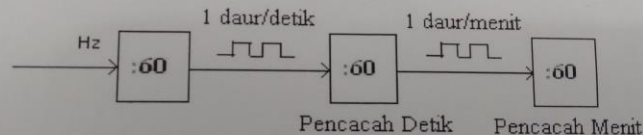


Gambar 12.2. MOD10 dan MOD6 untuk membangkitkan daur detik

- Ubah frekuensi clock menjadi 250 Hz. Apakah fungsi clock pada rangkaian di atas?

berfungsi ul mengontrol kecepatan dari tampilan output (mempercepat & memperlambat)

- Lanjutkan rangkaian di atas hingga perhitungan daur menit, seperti Gambar 12.3!



Gambar 12.3. perhitungan waktu daur detik dan daur menit

- Jelaskan kegunaan dari Switch-SPDT pada rangkaian di atas?

ul mengontrol nilai decoder wol atur sntn.

- Jelaskan kegunaan dari Switch-SPST pada rangkaian di atas?

berguna u/ menghentikan output dan mereset
detik menjadi nol dan menit lebih dari 1 dari
sebelumnya. Contoh $F_4 = 2$
 $1 = 5 = 0$

9. Laporkan hasil percobaan anda kepada dosen pengampu / asisten praktikum! Agar memudahkan pengamatan, atur seven segment seperti Gambar 12.4!

