



3. Klik SW1! Berdasarkan simulasi anda, isi titik-titik dibawah ini!

- a) Voltmeter DC 1 : +10.00 Volt
- b) Voltmeter DC 2 : +5.00 Volt
- c) Logic Probe 1 menunjukkan kondisi logika : 1
- d) Logic Probe 2 menunjukkan kondisi logika : 1 dan 0

4. Klik komponen RV1 (Resistor variable/POT-HG) naik dan turun! Dan kemudian isi titik-titik dibawah ini!

- a) Logic Probe 2 menunjukkan kondisi logika 1 (High),
Jika Voltmeter DC 2 : +3.60 Volts sampai +10.00 Volts
- b) Logic Probe 2 menunjukkan kondisi logika 0 (Low),
Jika Voltmeter DC 2 : 0.00 Volts sampai +2.00 Volts

5. Buat kesimpulan berdasarkan analisis anda di latihan range sinyal digital!

Kondisi 1 akan terpenuhi ketika arus voltmeter DC2 +3.60 Volts sampai +10.00 Volts. Sedangkan kondisi 0 akan terpenuhi ketika arus Voltmeter DC 2 0.00 Volts sampai +2.00 Volts.