

Nama : Aviza Ayuni Wulan
 NIM : L200180187
 Kelas : F

MODUL 12

Percobaan 2

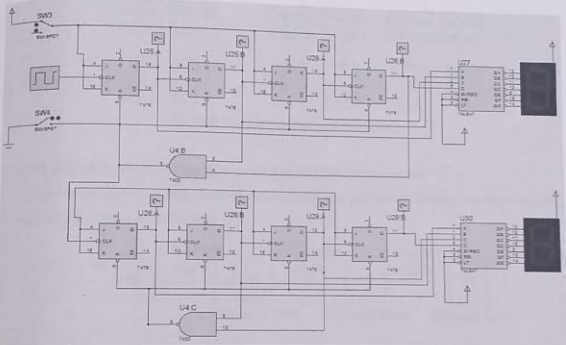
MOD 10 dan MOD 6

7	Switch-SPST	-
8	BCD-7Segment	-

3. SW-SPST atur dalam keadaan tidak terhubung.
 4. Jalankan rangkaian, dan bagaimana output yang terlihat pada seven segment!
Akan menampilkan output angka mulai dari 0-9 secara berurutan

Percobaan 2. Rangkaian Modulus 6 dan Decoder

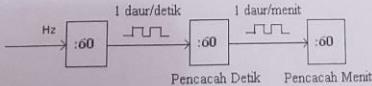
1. Untuk mencapai hitungan detik, maka perlu ditambahkan rangkaian counter lainnya. gerbang NAND (percobaan pertama) akan mengirimkan clock pada flip flop JK pertama pada percobaan kedua jika output decoder sudah menampilkan biner 9.



Gambar 12.2. MOD10 dan MOD6 untuk membangkitkan daur detik

5. Ubah frekuensi clock menjadi 250 Hz. Apakah fungsi clock pada rangkaian di atas?
Berfungsi untuk mengatur kecepatan dari hitungan output (cepat & lambat)

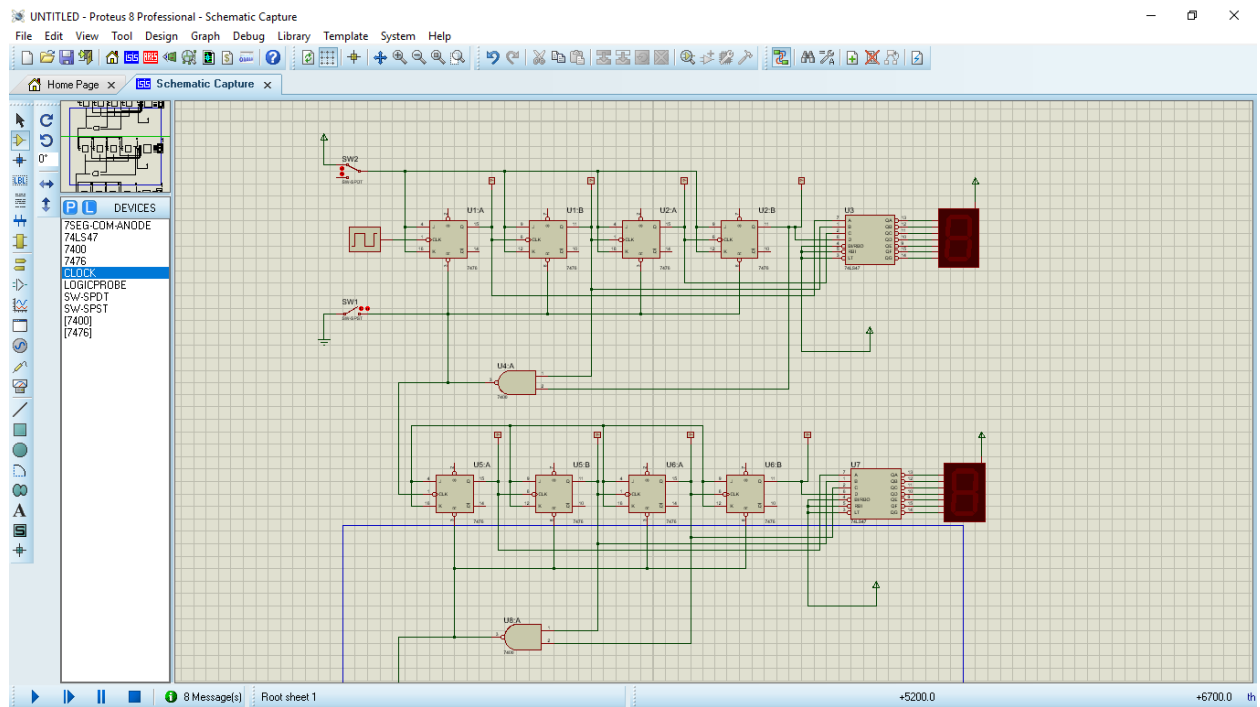
6. Lanjutkan rangkaian di atas hingga perhitungan daur menit, seperti Gambar 12.3!



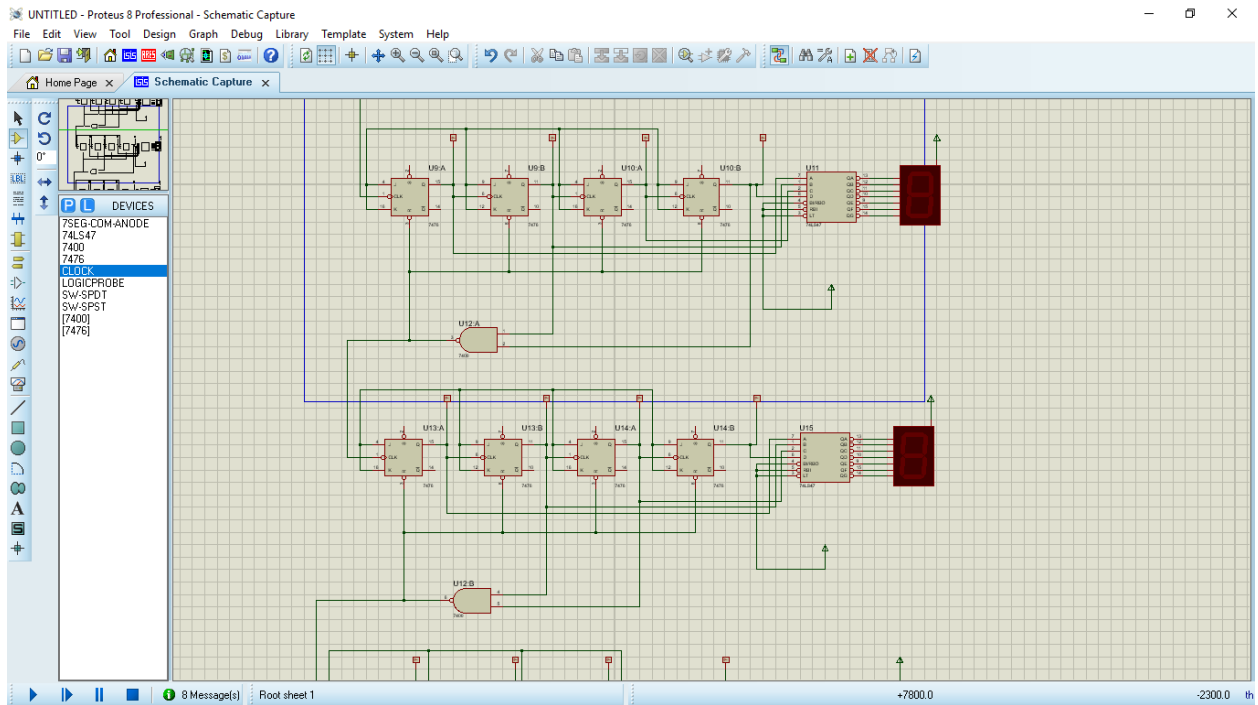
Gambar 12.3. perhitungan waktu daur detik dan daur menit

7. Jelaskan kegunaan dari Switch-SPDT pada rangkaian di atas?
Untuk mengacak nilai decoder ke 0 atau 9

8. Jelaskan kegunaan dari Switch-SPST pada rangkaian di atas?
Berfungsi untuk menghentikan output dan mereset detik menjadi nol dan menit lebih dari 1 dari sebelumnya



MOD 10 dan MOD 6



MOD 4 dan MOD 3

