

1 Introducción

En el presente informe se desarrolla el análisis de un amplificador construido a partir de transistores, la construcción de dicho amplificador y la medición de sus características.

2 Objetivos

Comprovar en la practica algunos de los aspectos mas destacados de los circuitos estudiados durante el curso de Electronica 1, dentro de un marco de simulación de recursos escasos.

3 Amplificador

Se construyó el amplificador de la figura 1. Tal como se observa en ella, el circuito es un colector común con una fuente de corriente, cuyo objetivo es polarizar y ser carga activa.

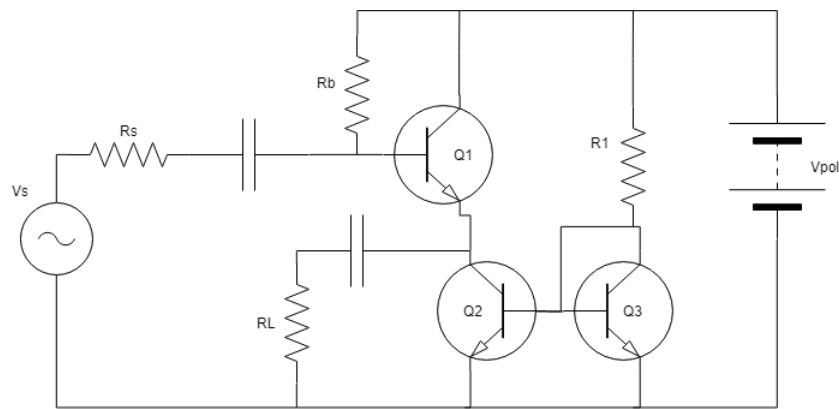


Figura 1: Amplificador

Los valores de los compoenetes del circuito, son los indicados en la siguiente tabla

Las caracterisiticas de los transistores son las siguientes ¹ :

3.1 Análisis del amplificador

En esta sección se analizara la polarización y las características de pequeñas señales del amplificador.

¹Datasheet del BC547: Sparkfun.com. (2018). [online] Disponible en: <https://www.sparkfun.com/datasheets/Components/BC546.pdf> [Accedido 10 Nov. 2018].

Componente	Valor
R_s	560Ω
R_L	$2.2K\Omega$
R_b	$680K\Omega$
R_1	$10K\Omega$
C	$1\mu F$
V_{pol}	$20V$
$Q_1 = Q_2 = Q_3$	BC547

Table 1: Tabla de componentes

$hfe(DC)$	$hfe(AC)$	V_A
110	165	$98v$

Table 2: Caracterisíticas de los transistores

3.1.1 Polarización

Para analizar la polarización del circuito, se pasivaran las fuentes del alterna. Lo primero a calcular es la fuente de corriente de la figura 2.

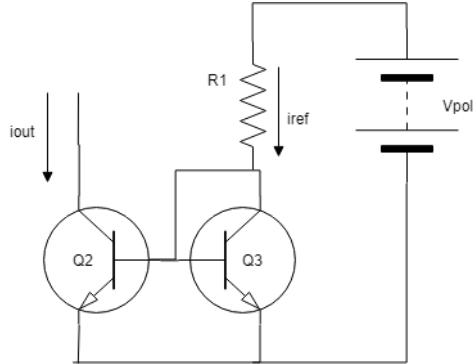


Figura 2: Fuente de corriente constante

Suponiendo que Q_2 y Q_3 son transistores iguales, también sus corrientes de base son iguales, por ende sus corriente de colector también lo son, y asumiendo que la corriente de base es despreciable frente a la de colector, entonces $I_{out} = I_{ref}$.

Recorriendo la malla de entrada de Q_3 obtenemos que:

$$I_{ref} = \frac{V_{pol} - V_{be}}{R_1} \quad (1)$$

Conociendo las características de la fuente de corriente, se analizara la polarización del circuito:

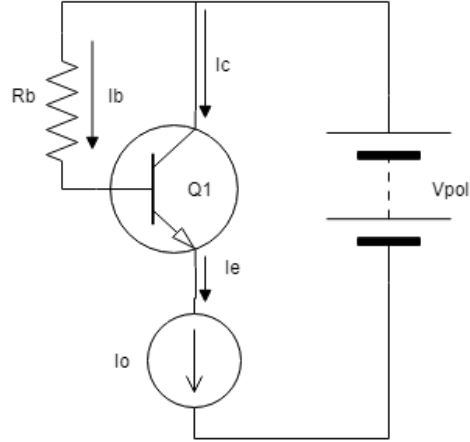


Figura 3: Polarizacion del amplificador

Como $I_e = I_o$ y I_o se obtiene a partir de la ecuación 1, entonces:

$$I_e = (hfe + 1) I_b = I_o \quad (2)$$

despejando I_b se obtiene:

$$I_b = \frac{I_o}{hfe + 1} \quad (3)$$

$$I_c \cong I_o \quad (4)$$

La tensión colector emisor se puede calcular de la siguiente manera:

$$V_c = V_{pol} \quad (5)$$

$$V_e = V_{pol} - R_b I_b - V_{be} \quad (6)$$

restando ambas expresiones obtenemos,

$$V_{ce} = I_b R_b + V_{ce} \quad (7)$$

Finalmente reemplazando con los valores de los componentes, tabla 1 y 2, obtenemos :

$$I_b = 17.5 \mu A$$

$$I_c = 1.93 mA$$

$$V_{ce} = 12.6 V$$

3.1.2 Modelo incremental

Los tres transistores comparten la misma corriente de colector y también de base, ya que los tres transistores son iguales. Por ende poseen los mismos parámetros híbridos.

$$\widehat{\frac{1}{h_{oe}}} \cong \frac{V_A}{I_{Cq}}$$

$$\widehat{h_{ie}} \cong (h_{fe} + 1) \frac{V_T}{I_{Cq}}$$

Evalutando las expresiones anteriores con los resultados obtenidos anteriormente, y con el contenido de las tablas 1 y 2, obtenemos :

$$\frac{1}{h_{oe}} \cong 50.8K\Omega$$

$$h_{ie} \cong 2.2K\Omega$$

3.1.3 Circuito incremental

En la siguiente figura se puede observar el circuito incremental del amplificador. $R_{Os} \cong \frac{1}{h_{oe}} \cong 50.8K\Omega$ es la impedancia de salida de la fuente espejo.

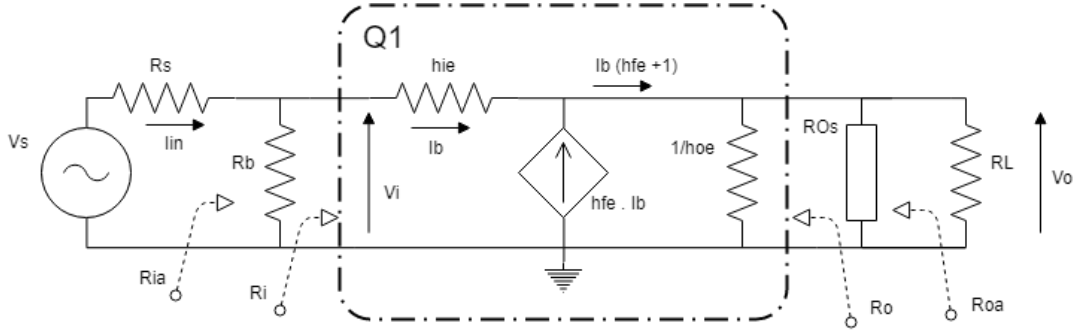


Figura 4: Circuito incremental

A partir del circuito incremental se obtuvieron las siguientes relaciones:

$$R_d = \left(R_L // \frac{1}{h_{oe}} // R_{Os} \right) \quad (8)$$

$$V_o = (h_{fe} + 1) I_b R_d \quad (9)$$

$$V_i = (h_{fe} + 1) I_b R_d + h_{ie} I_b \quad (10)$$

Definiendo $\Delta V = \frac{V_o}{V_i}$ y simplificando:

$$\Delta V = \frac{V_o}{V_i} = \frac{(hfe + 1) R_d}{(hfe + 1) R_d + h_{ie}} \quad (11)$$

Tambien se define $\Delta V_s = \frac{V_o}{V_s}$

$$\Delta V_s = \frac{V_o}{V_s} = \frac{V_i}{V_s} \frac{V_o}{V_i} = \frac{V_i}{V_s} \Delta V \quad (12)$$

Donde

$$\frac{V_i}{V_s} = \frac{R_{ia}}{R_{ia} + R_s} \quad (13)$$

Dividiendo la ecuación 10 por I_b obtenemos R_i

$$R_i = \frac{V_i}{I_b} = (hfe + 1) R_d + h_{ie} \quad (14)$$

$$R_{ia} = R_i // R_b = \frac{R_i R_b}{R_i + R_b} \quad (15)$$

Para hallar la impedancia de salida se pasivo la fuente V_s y se conectó a la salida un generador y se calculó el consiente tensión corriente.

$$R_o = \left(\frac{h_{ie} + (R_s // R_b)}{h_{fe} + 1} \right) // \frac{1}{h_{oe}} \quad (16)$$

$$R_{oa} = R_o // R_{os} \quad (17)$$

Finalmente la ganancia de corriente $\Delta I = \frac{I_{RL}}{I_{in}}$

$$\Delta I = \frac{R_b}{R_b + R_i} \frac{\left(\frac{1}{h_{oe}} // R_{os} \right)}{\left(\frac{1}{h_{oe}} // R_{os} \right) + R_L} (h_{fe} + 1) \quad (18)$$

Finalmente reemplazando los valores obtenidos de las tablas 1 y 2, en las ecuaciones, se obtuvieron los siguientes valores:

$$\Delta V = 0.9937$$

$$\Delta V_s = 0.9912$$

$$R_i = 338184\Omega$$

$$R_{ia} = 225858\Omega$$

$$R_o = 13.25\Omega$$

$$R_{oa} = 13.25\Omega$$

$$\Delta I = 102$$

3.2 Medición del amplificador

Se realizó el amplificador en protoboard (figura 5) y se midieron los parametros calculados anteriormente:

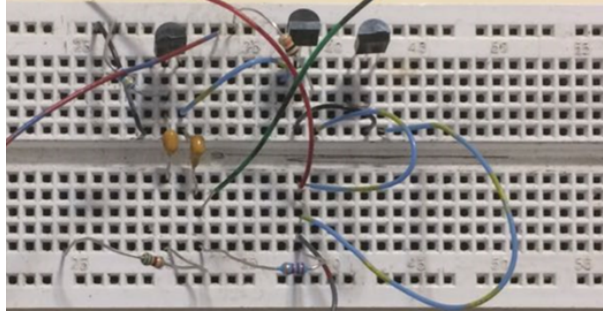


Figura 5: Circuito implementado

$$\Delta V = 0.99$$

$$\Delta V_s = 0.99$$

$$R_{ia} = 434K\Omega$$

$$R_{oa} = 900\Omega$$

$$\Delta I = 78$$

4 Conclusión

Comparando los resultados de la medición se observa que hay gran diferencia en las impedancias de entrada y de salida comparando con las teorica. Esto se pudo deber a que el hfe utilizado no sea el correcto, debido a que el fabricante lo da en un rango, los cálculos se realizaron con el typico.

Las características más sobresalientes del circuito son su alta impedancia de entrada, su baja impedancia de salida, la ganancia de tensión es prácticamente uno y su alta ganancia de corriente.