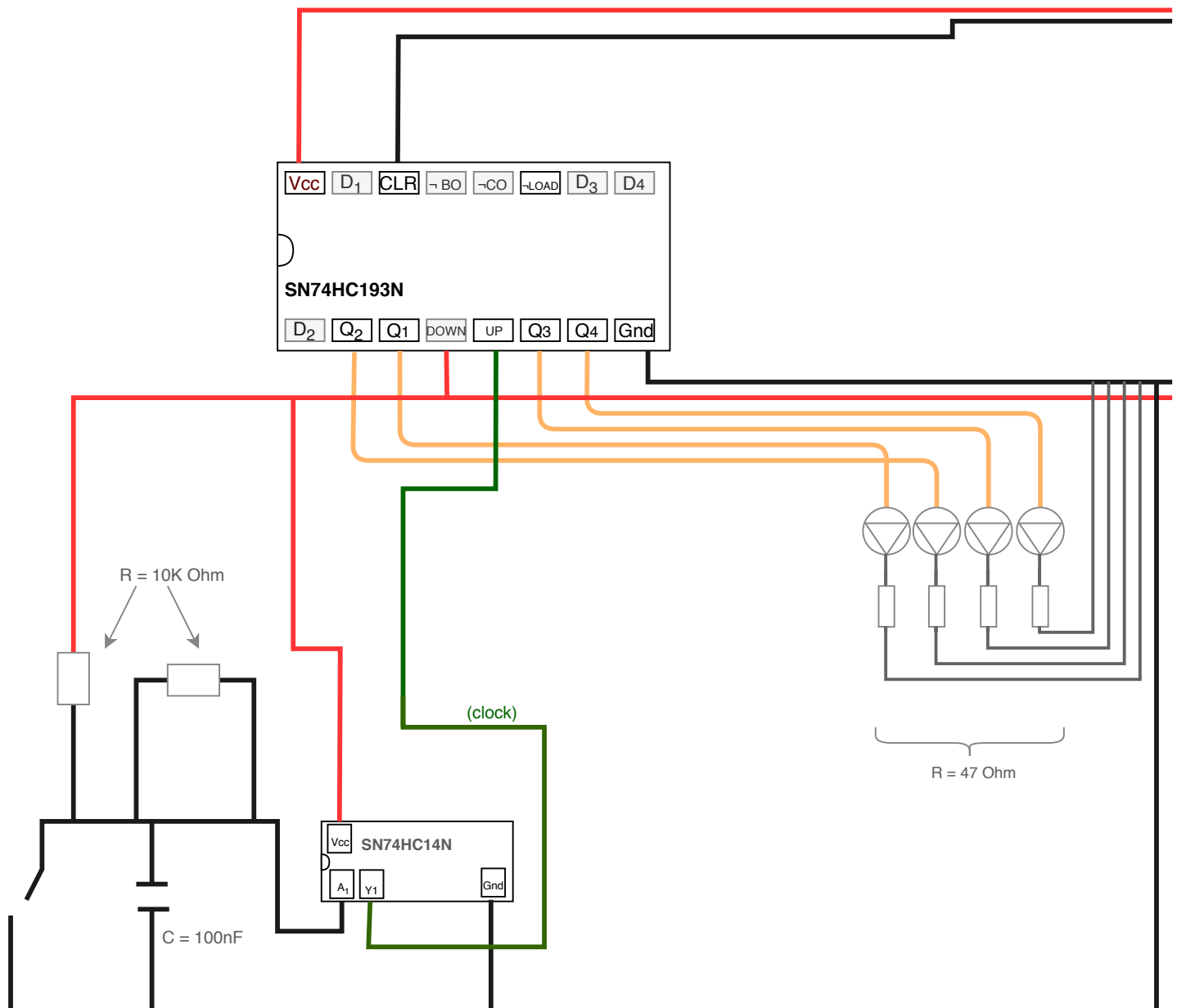


#### 4-bit synchronized counter



### RC debouncer

параметри для резисторів та конденсатора підібрані так, щоб порядок їхнього добутку (RC) був таким, як і порядок бажаного періоду реакції на кнопку в секундах

По суті RC debouncer сам по собі згладжує добре брязкіт, проте використавши тригер Шмідта ми перестраховуємося від незначних пройдених шумів, завдяки тому, що він використовує попередній стан в логіці переходів та має 2 межі вольтажу (lower & upper threshold)