



UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO

FACULTAD DE INGENIERÍA

T E S I S

QUE PARA OBTENER EL TÍTULO DE:

INGENIERO EN COMPUTACIÓN

P R E S E N T A :

LUIS ESTEBAN SERRANO BERMÚDEZ

TUTOR

DR. ... TUTOR



CIUDAD UNIVERSITARIA, CD. Mx., 2020

Dedicatoria ...

Agradecimientos

Resumen

Índice general

Agradecimientos	II
Resumen	III
Prólogo	VI
1. Introducción	1
1.1. Computadora	1
1.1.1. Procesador	1
1.2. Microprocesador	2
1.3. Firmware	2
1.3.1. HSDC	2
2. Resultados	4
3. Conclusiones	5

Índice de figuras

Prólogo

Capítulo 1

Introducción

1.1. Computadora

Una computadora esta conformada por hardware y software. La parte de Hardware consta de 4 componentes: el procesador, que funciona como el cerebro; la unidad de entrada, por la cual los programas y los datos son ingresados; la unidad de salida por donde son presentados los resultados y la memoria que es en donde se almacena el software y los datos.

1.1.1. Procesador

El procesador, tambien llamada como la Unidad Central de Procesamiento se puede clasificar en tres partes:

- **Registros:** Es una locación de almacenamiento dentro de la CPU en la cual se mantienen los datos y las direcciones de memoria durante la ejecución de una instrucción. Accesar a los registros de datos es más rápido que acceder a los datos en la memoria externa. Estos registros varían dependiendo del modelo del procesador.
- **Unidad Lógica Aritmética:** Es la calculadora numérica y evaluadora lógica de operaciones. Aquí se reciben los datos provenientes de la memoria principal

o de los registros, realiza una operación lógica y si es necesario reescribe el resultado de vuelta al registro o memoria.

- **Unidad de Control:** Contiene las instrucciones lógicas del hardware, esta se encarga de decodificar y monitorear la ejecución de las instrucciones. También funciona como árbitro de varios de los servicios del CPU, los cuales se encuentran sincronizados por un reloj de sistema.

1.2. Microprocesador

El procesador en una computadora, está comprendido de varios circuitos integrados, mientras que un microprocesador es un procesador empaquetado en un único circuito integrado. Una microcomputadora usa un microprocesador como su CPU.

Los microprocesadores vienen en diferentes presentaciones, 4-Bits, 8-Bits, 16-bits, 32-Bits e incluso en 64-Bits aunque estos últimos no son demasiado comunes como los anteriores. El número de bits corresponde al número de dígitos binarios que el microprocesador puede manipular en las operaciones.

El acceso de la memoria principal toma mucho más tiempo que el tiempo de reloj disponible por el CPU, por ello es que los microprocesadores de 32 y 64 Bits poseen una *textit*memoria caché de alta velocidad

1.3. Firmware

1.3.1. HSDC

En un principio el sistema medidor de energía estaba pensado para realizar la comunicación entre el microprocesador y el medidor ADE7880 con interfaz SPI sin embargo al momento de realizar las primeras pruebas, los registros correspondientes a los canales de medición de voltaje y corriente pasado un tiempo los valores que se recuperan de los registros pierden coherencia lo que hace que los resultados sean inútiles para la cantidad de valores que se desean medir.

Debido a que para este proyecto es necesario el recopilar una gran cantidad de muestras a alta velocidad la documentación del Circuito Integrado ADE7880 recomienda, para la lectura de estos registros en específico, utilizar una interfaz propia de Analog Devices para este circuito High Speed Data Capture (HSDC) por lo que es necesario configurar el microprocesador de manera que se pueda usar la comunicación I2C como interfaz serial principal y la comunicación HSDC ya que este tipo de comunicación necesita interactuar con un dispositivo esclavo SPI que en este caso será el PIC32MZ que recibirá toda la información de los registros.

Para configurar el puerto HSDC se debe escribir primero al registro HSDC_CFG [0xE706] a través del puerto I2C la configuración con la que se van a estar enviando los datos a través del puerto HSDC. Ya que se configura el puerto se habilita colocando el bit 6 (HSDCEN) en el registro CONFIG [0xE618] a 1, con esto se activa la comunicación, para terminar la comunicación se debe colocar a 0.

La configuración que se ha decidido usar es tener el reloj a 8[MHz] con la transmisión de registros en paquetes de 32-bits, no se agrega una brecha de 7 ciclos de reloj entre transmisiones y únicamente se transmitirá el contenido de los registros de voltaje y corriente: IAWV, VAWV, IBWV, VBWV, ICWV, VCWV, e INWV. lo que permite que se realice la comunicación de manera más rápida. El pin de selección de esclavo (SS ó Chip Select) se mantiene como activo en bajo.

Capítulo 2

Resultados

Capítulo 3

Conclusiones