###############

**Lisez bien ce que suit pour pouvoir implémenter le calculateur\_2**

###############

- Le registre EIFLAGS contient un nombre de bits d'états, l'un parmi d’eux est le bit CF " Carry Flag " ;

- Le bit CF indique si une retenue a été générée sur le bit de poids fort lors d'une opération arithmétique ;

- Le bit CF permet de garder le calcul correct quand les nombres sont plus larges que l'UAL ;

- Les instructions ADD et SUB ne prennent pas le bit CF en considération lors du calcul ;

- Les instructions ADD et SUB peuvent modifier le bit CF lors du calcul ;

- Les instructions INC et DEC ne changent pas le bit CF ;

- L'instruction ASM qui force CF a 0 est : CLC ;

- L'instruction ASM qui force CF a 1 est : STC .