



1. 初始态, rst 为 1, 复位生效, button 为 0, clk 为 0, freq\_set 为 0, 输出 led 为 1, 符合预期
2. 5ns 时, button 变为 1, clk 变为 1, led 为 1, 符合预期
3. 9ns 时, clk 为 1, 时钟生效, 输出变为 2, 符合预期, 后续直到 25ns, clk 不断变化, 输出始终符合预期。
4. 后续 25 到 29ns, 47 到 49ns, 65 到 69ns, rst 为 1, 复位生效, 输出始终符合预期。
5. 后续 29 到 47ns, 49 到 65ns, 69 到 89ns, freq\_set 不断变化, rst 都为 0, 不生效, clk 不断变化, 输出始终符合预期。

注: 周期分别为 4ns, 6ns, 8ns, 10ns