

	A	B	C	D	E	F	G	H	I	J	K	L	M
1	章节	核心考点	2009	2010	2011	2012	2013	2014	2015	2016	2017	2018	2019
2	Ch1	考点35：计算机系统层次结构	#11						#12	#12		#12	
3		考点36：计算机的性能指标		#12	#12	#12 &43	#12 &43	#12			#12		
4		考点37：定点数的表示与运算		&43	&43	&44	#14 &44	#13	#13		&43 &44	#13 #16 #19	#19
5	Ch2	考点38：IEEE 754标准			#13	#14	#13	#14				#14	
6		考点39：各种精度数据的转换		#14	&43	#13				#13	&43		
7		考点40：浮点数运算	#13	#14					#14		&43 &44		
8		考点41：半导体随机存取存储器		#16	#14	#16		#15	#17			#17 &44	
9		考点42：主存储器与CPU的连接	#15	#15	#15					#16			
10	Ch3	考点43：低位交叉存储器				&43			#18		#13		
11		考点44：高速缓冲存储器（Cache）	#14 #21	#17 &44	&44	#17 &43	&43	#16 &45	#15 #16	#15 &45	#14	&44	
12		考点45：虚拟存储器		#17	&44	&43	#16 &43	&45	#16	&45		&44	#19
13		考点46：指令格式		&43			&44	&44	&44		#16	#15	
14	Ch4	考点47：指令的寻址方式	#16	&43	#16 #17		#17 &44	#17 &44		#17	#15	#18	
15		考点48：CISC与RISC	#17								&44		
16		考点49：CPU的功能和基本结构		#18	&43				&43 &44	#18 #20		#19	
17		考点50：指令执行过程							&44				
18	Ch5	考点51：数据通路的功能和基本结构	&44	&43			&44		&43	#20	#19		
19		考点52：控制器的功能和工作原理	#19 &44		#19	#18		#18 &45	&43 &44		#18 &44		
20		考点53：指令流水线	#18	#19	#18	&44	#18	#16 &44		#19	#17	#20	
21		考点54：总线分类	#20		#20		&43		#19	#21 &44	#20		
22	Ch6	考点55：总线的性能指标				#19	&43	#19 #20				#21	
23		考点56：总线标准		#20		#20	#19						
24		考点57：外部设备		#22									
25		考点58：磁盘与RAID					#20 #21		#20				
26	Ch7	考点59：I/O接口				#21		#21	#21		#21	&43	
27		考点60：程序查询方式			#22							&43	
28		考点61：程序中断方式	#22 &43	#21	#21	#22	#22	#22	#22	#22 &44	#22	#22 &43	
29		考点62：DMA方式	&43			&43	#22					&43	
30	其他	CO其他1：数据的对齐和大小端存储								#14		#15	
31		CO其他2：海明码					#15						