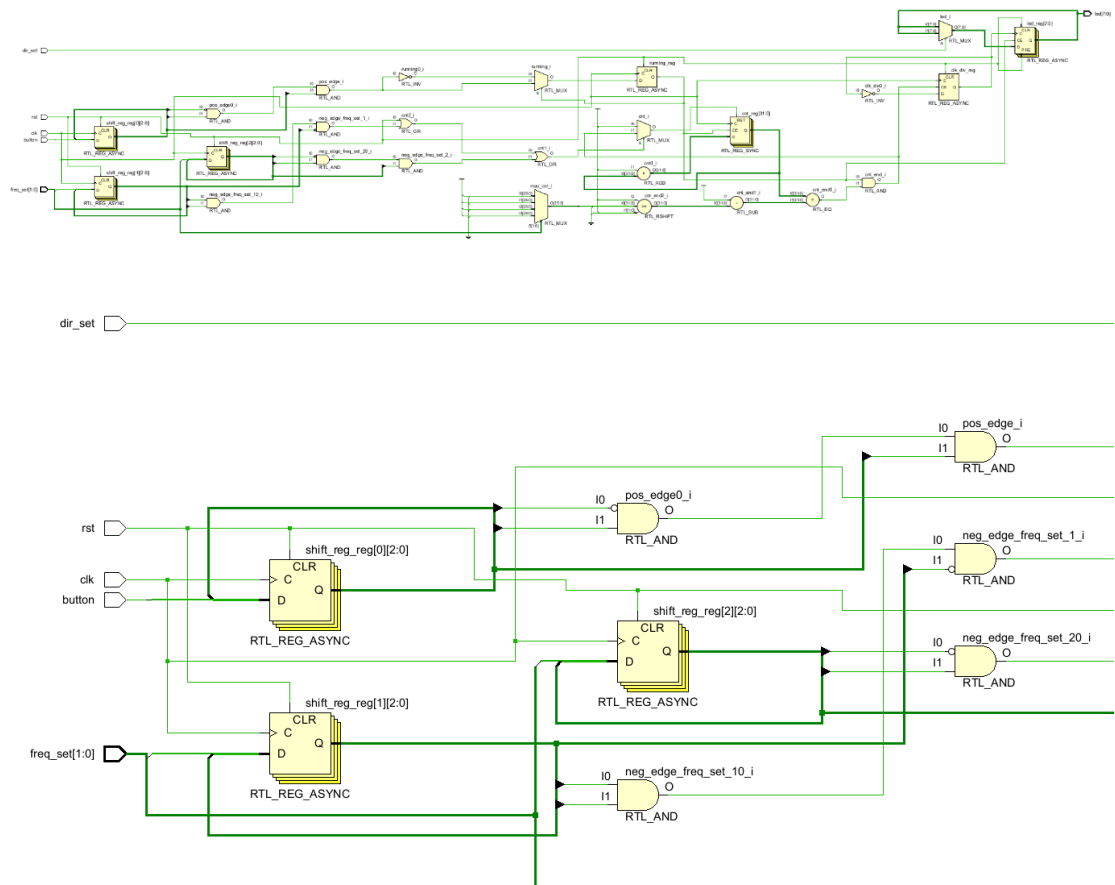
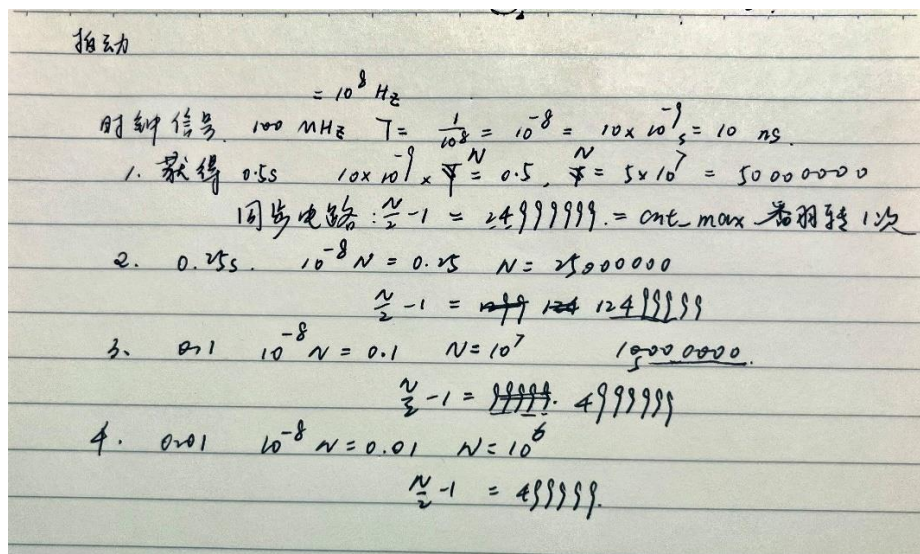


如图, 实现了 reset 复位, 实现了 button 开始与停止, 实现了左右移动的改变 (后面那段, 比较小, 需要仔细看), 实现了频率的改变, 最后按下 button 实现停止

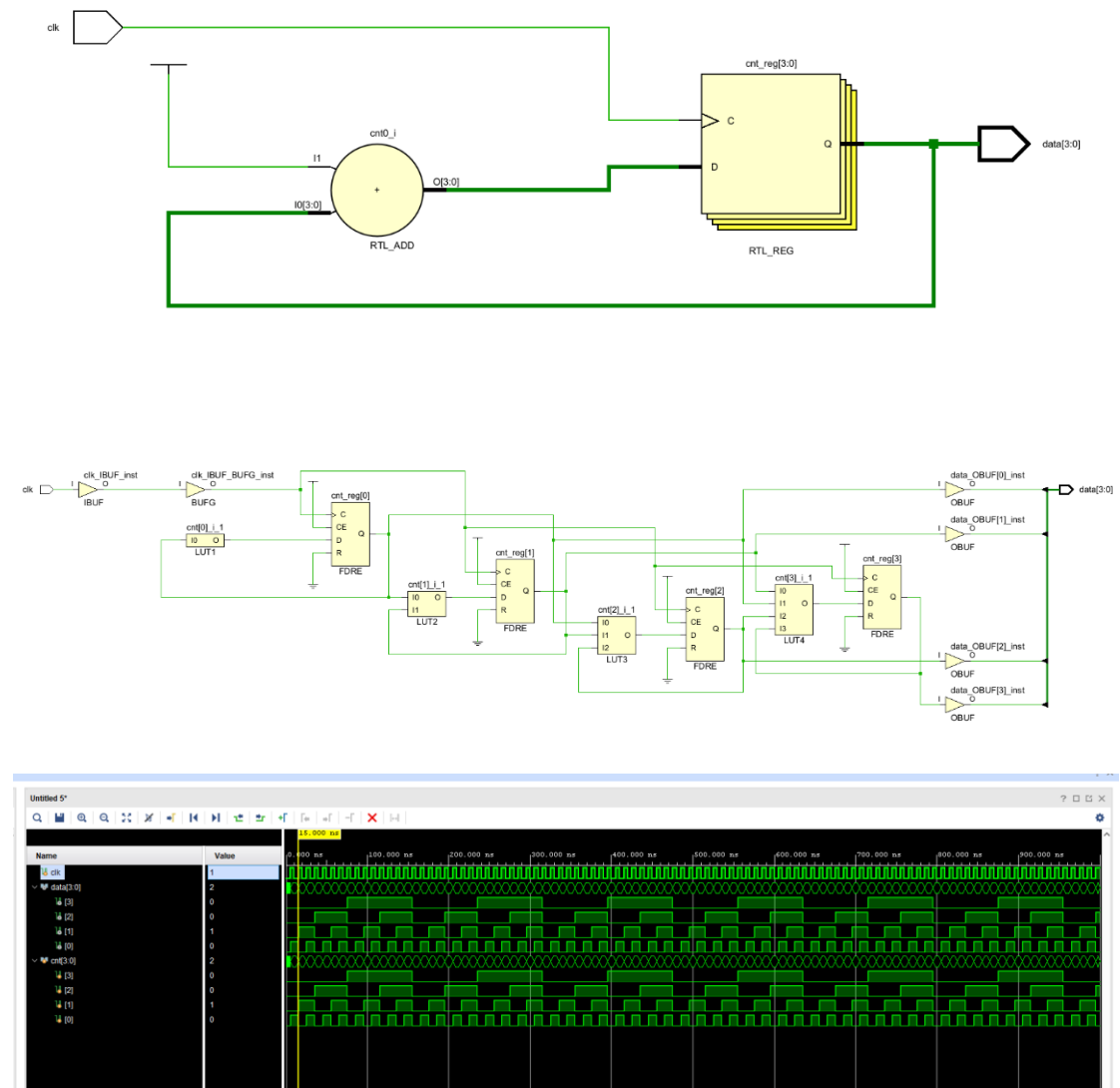
RTL 分析



三个寄存器级联实现 button 上升沿的捕捉

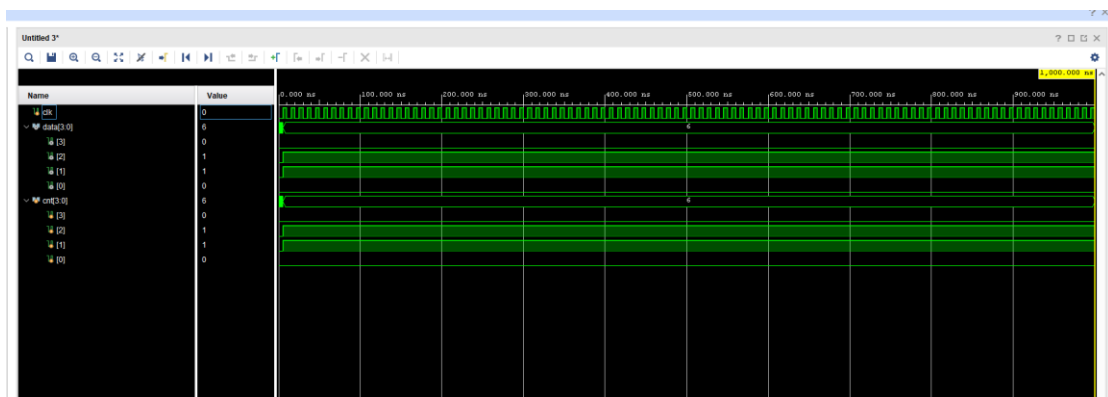
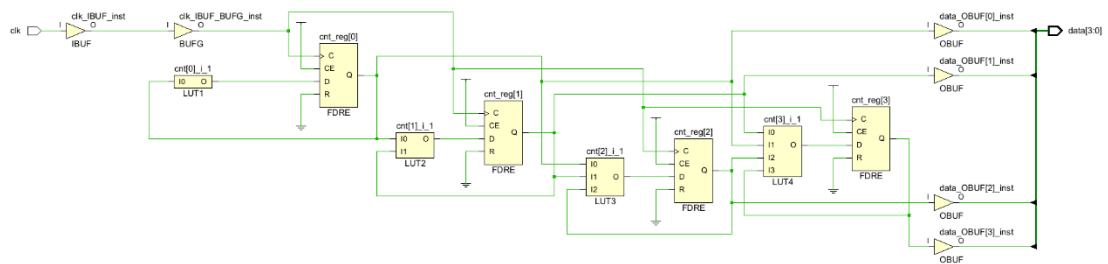
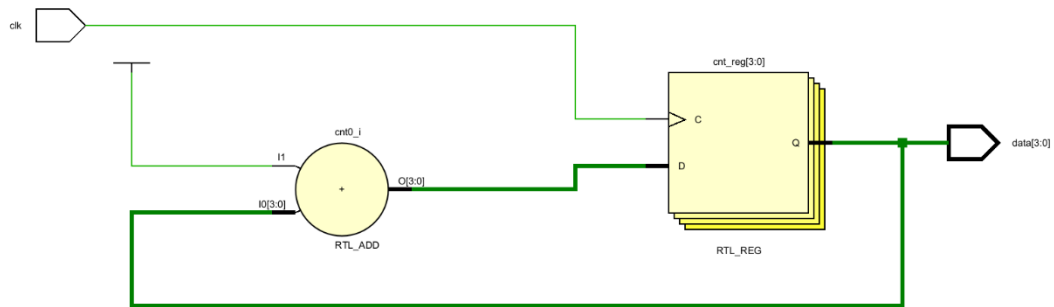


对比 1
NONBLOCK



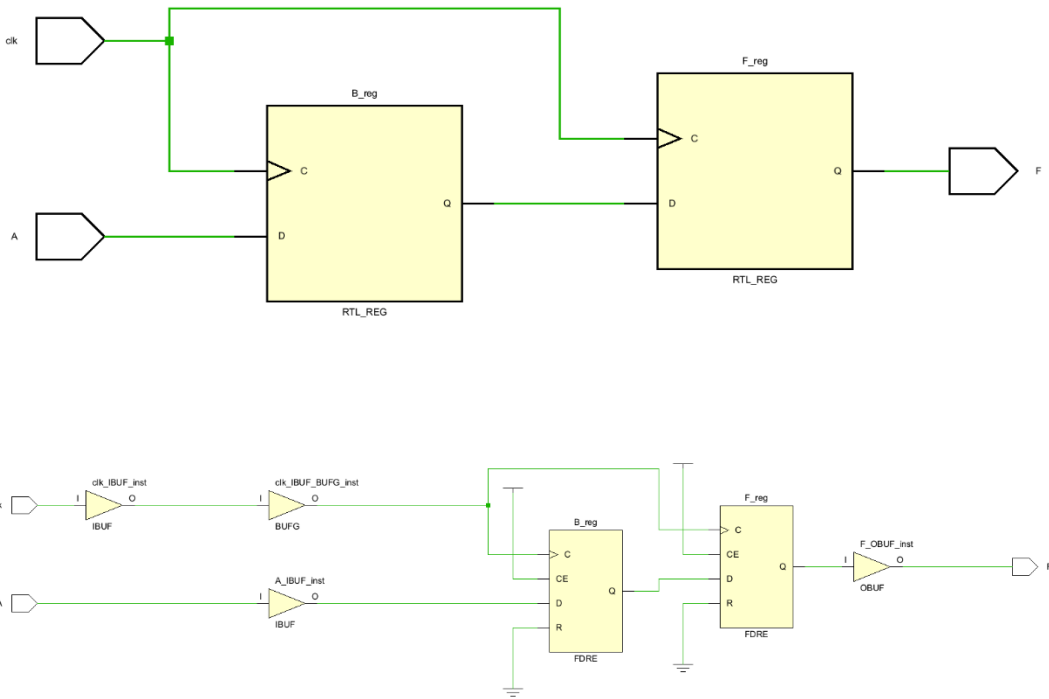
一个时钟周期后 cnt 是 1，两个时钟周期后是 2

BLOCK

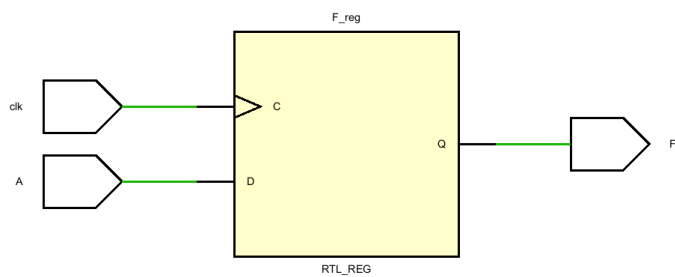


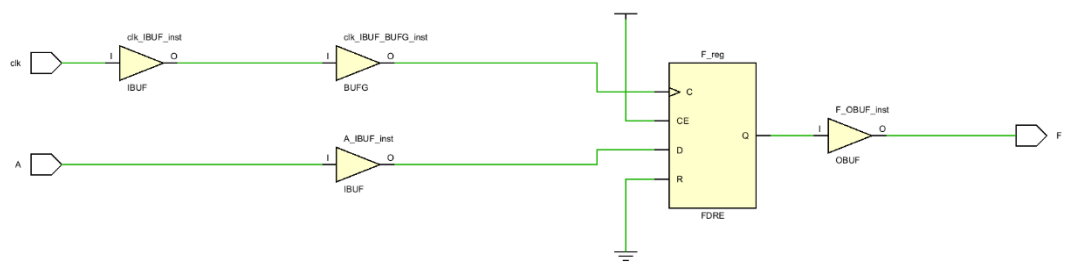
对比 2

NONBLOCK



BLOCK





一个是一个D触发器，一个是两个D触发器

上面BF异步，下面BF同步