



计分项目	报告分数	课堂表现	总分
分值	70	30	100
得分			

姓名: 郭其收 学号: 11914633 班级: 42112 实验日期: 2020.11.5

差动放大电路研究

1. 实验目的

- 加深对差动放大电路工作原理的理解, 学习差动放大电路静态工作点的测试方法;
- 了解差动放大电路零漂产生的原因及抑制零漂的方法;
- 学习差动放大电路差模放大倍数、共模放大倍数和共模抑制比的测量方法。

2. 实验原理

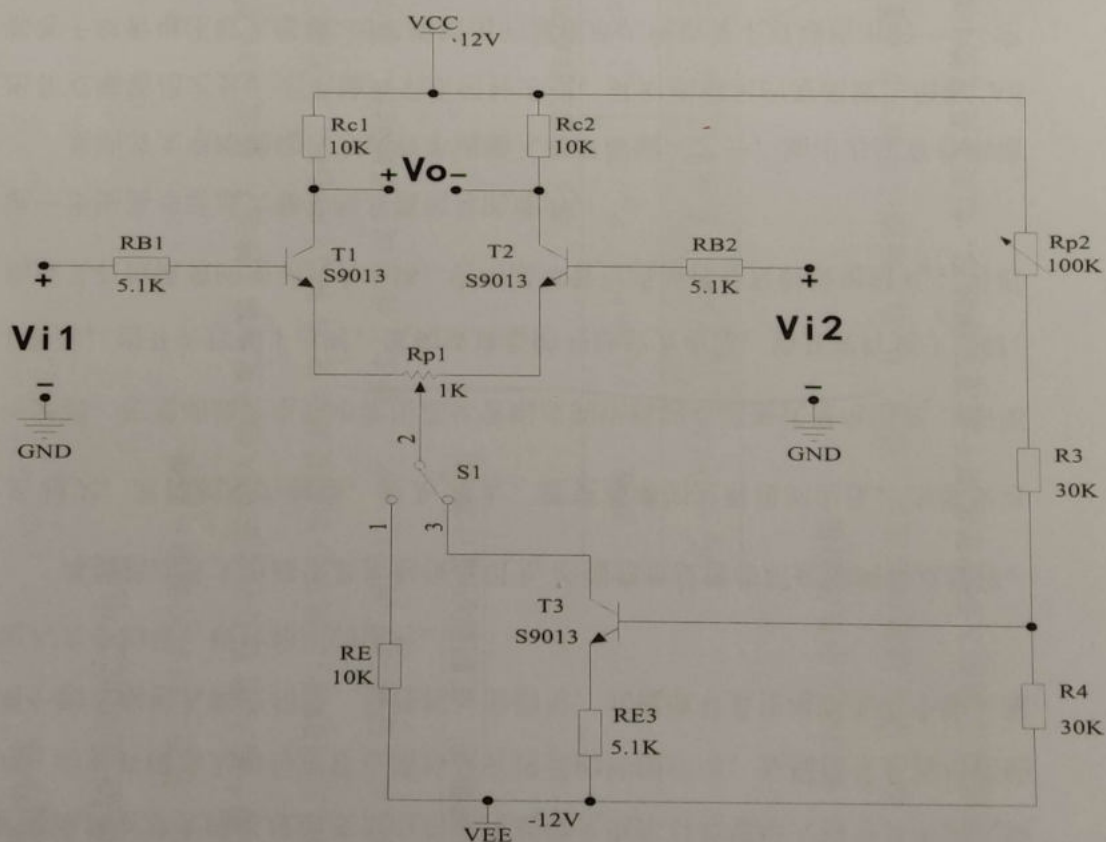


图 1. 差动放大电路原理图



差动放大电路原理如图 1 所示, 可以将其看成是由两个电路参数相同的单管交流共射放大器组成的放大电路。差动放大电路对差模输入信号具有放大能力, 而对共模输入信号和零点漂移具有很强的抑制作用。差模信号是指电路的两个输入端输入幅值相等、极性相反的信号, 共模信号是指电路的两个输入端输入大小相等、极性相同的信号。

典型差动放大电路依靠发射极电阻 R_E 的强烈负反馈作用来抑制零点漂移。 R_E 越大, 其抑制能力越强, 但 R_E 越大, 就更需增加发射极的电压。为解决这一矛盾, 在差动放大电路中常用晶体管组成的恒流源电路来代替电阻 R_E 。如图 1 所示, 当开关打到 1 点时, 就构成典型的差动放大电路; 当开关打到 3 点时, 构成具有恒流源的差动放大电路, 它用晶体管恒流源代替发射极电阻 R_E , 可以进一步提高差动放大器抑制共模信号的能力。

差动放大电路的输入方式有单端输入和双端输入之分, 输出方式有单端输出和双端输出之分。无论输入采用何种方式, 其双端输出的差模放大倍数 A_d 都等于单管电压放大倍数, 而单端输出的差模放大倍数等于双端输出的一半(空载时), 共模放大倍数 A_c 在理想情况下为零, 而实际中并不为零。

3. 实验器材

序号	名 称	型号与规格	数 量	备 注
1	直流稳压电源	DP1308A	1	
2	数字万用表	DM3051	1	
3	函数信号发生器	DG1022	1	
4	示波器	TDS2012C	1	
5	面包板		1	
6	电阻、三极管	三极管S9013三个 100k Ω 可调电阻1个 1k Ω 可调电阻1个 30k Ω 电阻2个 10k Ω 电阻3个 5.1k Ω 电阻3个	13	



4. 实验内容

1) 典型差动放大电路

a) 静态工作点的调整与测量

将两个输入端 V_{i1}, V_{i2} 的输入信号置为零 (接地), 接通 $\pm 12V$ 的直流电源, 调节电位器 R_{p1} 使 $V_o = 0$, 即 $V_{C1} = V_{C2}$ (用数字万用表直流电压档测量), 然后分别测量晶体管 T1 和 T2 的基极、发射极、集电极对地电压, 填入表 1 中。由于元件参数的离散, 有的实验电路有可能最终只能调到 $V_{C1} \approx V_{C2}$ 。静态工作点调整得越对称, 差动放大器的共模抑制比就越高。本实验所有表格中带阴影的空格是需要测量的, 无阴影的是计算值

表 1. 静态工作点的调整与测量

参数	V_{B1} / mV	V_{C1} / V	V_{E1} / mV	V_{B2} / mV	V_{C2} / V	V_{E2} / mV
$R_E = 10k\Omega$	-12.83 mV	6.48 V	-6.608 V	-10.66 mV	6.50 V	-0.602 V

b) 差模放大倍数的测量

输入端 V_{i1} 的正端接信号源第一通道, V_{i2} 的正端接信号源的第二通道, 调节信号源使第二通道的相位为 180 度 (设置好相位后, 将信号源两通道分别接入示波器的两个通道观察波形, 如果不是相差 180 度, 则需要进行两个通道的同步设置, 对于 RIGOL 品牌的信号



源 DG1022, 按一下信号源“同相位”软件菜单按钮, 对于固纬品牌信号源 AFG2225, 按 UTIL 按钮, 设置 Dual Channel \rightarrow Tracking \rightarrow ON 进行设置), 便组成双端输入差模放大电路。调节信号源为 $f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$ (600 毫伏峰-峰值) 的正弦信号, 在输出无失真的情况下, 用数字万用表交流电压档测量 V_O 、 V_{C1} 、 V_{C2} 及 R_E 上的电压降 V_{R_E} 信号的有效值 (交流成分), 将测量结果填入表 2 第一行中, 并计算空载单端输出差模放大倍数 A_{d1} (A_{d2}) 及空载双端输出差模放大倍数 A_d 。

将输入信号 V_{i2} 调为零 (接地), 即组成单端输入差模放大电路, V_{i1} 接 $f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$ (峰-峰值为 600 毫伏) 的正弦信号, 用数字万用表交流电压档测量 V_O 、 V_{C1} 、 V_{C2} 及 R_E 上的电压降 V_{R_E} 信号的有效值 (交流成分), 将测量结果填入表 2 第二行中, 并计算空载单端输出差模放大倍数 A_{d1} 及空载双端输出差模放大倍数 A_d 。

c) 共模放大倍数的测量

将输入信号 V_{i1} 和 V_{i2} 的正端短接, 信号源接入短接点和地之间, 便组成共模放大电路, 调节输入信号为 $f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$ (峰-峰值为 600 毫伏) 的正弦信号, 在输出电压无失真的情况下, 用数字万用表交流电压档测量 V_{C1} 、 V_{C2} 及 R_E 上的电压降 V_{R_E} 信号的有效值, 计算空载单端输出共模放大倍数 A_{c1} 、 A_{c2} 及空载双端输出共模放大系数 A_c (由于 $2R_E$ 的作用, V_{C1} 、 V_{C2} 本身就很微小, V_O 用表测量不准确, 直接计算), 将结果填入表 2 第三行中。同时计算双端输入单端输出的共模抑制比 K_{CMR} (用 dB 表示, $20\log(A_{d1}/A_{c1})$)。



表 2. 典型差动放大电路参数测量

$f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$		V_{C1}	V_{C2}	V_o	V_{RE}	A_{d1}	A_{c1}	A_{d2}	A_{c2}	A_d	A_c
差模	双端输入	3.71V	3.71V	7.34V	9.53mV	-8.74	/	-8.74	/	-17.30	/
	单端输入	1.97V	1.87V	3.80V	106.09mV	-9.27	/	/	/	-17.91	/
共模		104.82mV	103.11mV	1.71mV	210.48mV	/	-0.49	/	-0.49	/	-8.06 $\times 10^{-3}$
双端输入单端输出的 $K_{CMR} = \frac{2221}{80} = 25.03$											

$$R_{be} = 300\Omega \quad \beta = 200$$

2) 具有恒流源的差动放大电路

a) 静态工作点的调整与测量

将开关拨向 3 点，不接信号源，将输入端短接并接地，调节 R_{P1} 和 R_{P2} ，使 $V_{C1} = V_{C2}$ ，并等于上面开关 K 接 1 点时的 V_{C1} 值。

b) 差模放大倍数的测量

输入端 V_{i1} 的正端接信号源第一通道， V_{i2} 的正端接信号源的第二通道，调节信号源使第二通道的相位为 180 度（同上，设置好相位后，将信号源两通道分别接入示波器的两个通道观察波形，如果不是相差 180 度，则需要两个通道的同步设置，对于 RIGOL 品牌的信号源 DG1022，按一下信号源“同相位”软件菜单按钮，对于固纬品牌信号源 AFG2225，按 UTIL 按钮，设置 Dual Channel \rightarrow Tracking



模拟电路实验报告

->ON 进行设置), 便组成双端输入差模放大电路。调节信号源为 $f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$ (峰-峰值为 600 毫伏) 的正弦信号, 在输出无失真的情况下, 用数字万用表交流电压档测量 V_O 、 V_{C1} 、 V_{C2} 及 V_{C3} 的有效值, 将测量结果填入表 3 第一行中, 并计算空载单端输出差模放大倍数 A_{d1} (A_{d2}) 及空载双端输出差模放大倍数 A_d 。

c) 共模放大倍数的测量

将输入信号 V_{i1} 和 V_{i2} 的正端短接, 信号源接入短接点和地之间, 便组成共模放大电路, 调节输入信号为 $f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$ (峰-峰值为 600 毫伏) 的正弦信号, 在输出电压无失真的情况下, 用数字万用表交流电压档测量 V_O 、 V_{C1} 、 V_{C2} 及 V_{C3} 的有效值, 计算空载单端输出共模放大倍数 A_{c1} 、 A_{c2} 及空载双端输出共模放大系数 A_c (由于 $2R_E$ 的作用, V_{C1} 、 V_{C2} 本身就很微小, V_O 用表测量不准确, 直接计算), 将结果填入表 3 第二行中。同时计算双端输入单端输出的共模抑制比 K_{CMR} (用 dB 表示, $20\log(A_{d1}/A_{c1})$)。

表 3. 具有恒流源的差动放大电路参数测量

$f = 1\text{kHz}$, $V_{ip-p} = 600\text{mV}$	V_{C1}	V_{C2}	V_O	V_{C3}	A_{d1}	A_{c1}	A_{d2}	A_{c2}	A_d	A_c
差模输入	3.71 V	3.71 V	7.34 V	9.87 mV	-8.74	/	-8.74	/	-17.40	/
共模输入	11.12 mV	12.10 mV	-0.98 mV	0.216 V	/	0.052	/	0.057	/	4.62×10^3
双端输入单端输出的 $K_{CMR} = 44.33 \text{ dB}$										



5. 思考题

1. 差动放大器为什么具有高的共模抑制比?

$K_{CMR} = \left| \frac{A_d}{A_c} \right|$. 对于单端输出电路, 由于 R_e 的抑制作用 A_c 很小
对于双端输出电路, 由于电路对称, A_c 为零. 较高的 R_e 使 A_d 较大, 故两者比值较大, 有较高的共模抑制比

① 静态分析过程 (Si 接 1)

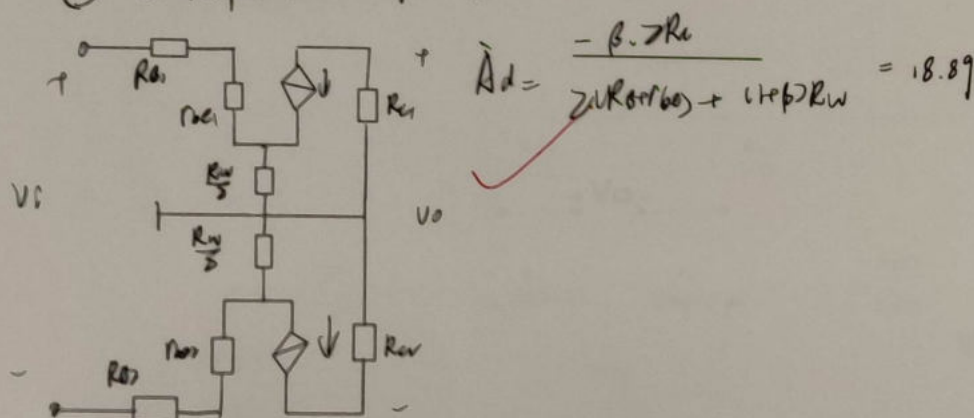
$$0 - V_{BE} = I_{E2} R_{E1} + U_{BE2} + (1 + \beta) \left(\frac{R_W}{2} + 2R_{E2} \right) I_{E2}$$

$$I_{E2} = 2.74 \times 10^{-6}$$

$$I_{E2} = 0.55 \times 10^{-3}$$

$$U_{CE2} = V_{CC} - I_{E2} R_{E1} - U_{BE2} = 5.8V$$

② 双端输入/输出的差模放大倍数



③ 单端输出的共模放大倍数

